

## AT32F403A/407固件库BSP&Pack应用指南

---

### 前言

这篇应用指南对如何使用AT32F403A/407固件库BSP(Board Support Package)以及如何安装AT32 Pack进行了简单的描述，对用户起到引导性的作用。

## 目录

<b>1</b>	<b>简介</b> .....	<b>40</b>
<b>2</b>	<b>Pack 安装步骤</b> .....	<b>41</b>
2.1	IAR Pack 安装.....	41
2.2	Keil_v5 Pack 安装.....	43
2.3	Keil_v4 Pack 安装.....	44
2.4	Segger Pack 安装.....	47
<b>3</b>	<b>Flash 算法文件说明</b> .....	<b>51</b>
3.1	Keil 算法文件的使用方法.....	51
3.2	IAR 算法文件的使用方法.....	53
<b>4</b>	<b>BSP 使用简述</b> .....	<b>57</b>
4.1	BSP 快速使用.....	57
4.1.1	模板工程介绍.....	57
4.1.2	BSP 相关宏定义.....	58
4.2	BSP 规范.....	59
4.2.1	外设缩写.....	59
4.2.2	命名规则.....	60
4.2.3	编码规则.....	60
4.3	BSP 结构.....	63
4.3.1	BSP 文件夹结构.....	63
4.3.2	BSP 库函数文件描述.....	64
4.3.3	外设初始化和设置.....	65
4.3.4	外设库函数格式.....	65
<b>5</b>	<b>AT32F403A/407 外设库函数概述</b> .....	<b>66</b>
5.1	HICK 自动时钟校准 (ACC).....	66
5.1.1	函数 acc_calibration_mode_enable.....	66

5.1.2	函数 acc_step_set .....	67
5.1.3	函数 acc_interrupt_enable .....	68
5.1.4	函数 acc_hicktrim_get .....	68
5.1.5	函数 acc_hickcal_get .....	69
5.1.6	函数 acc_write_c1 .....	69
5.1.7	函数 acc_write_c2 .....	69
5.1.8	函数 acc_write_c3 .....	70
5.1.9	函数 acc_read_c1 .....	70
5.1.10	函数 acc_read_c2 .....	71
5.1.11	函数 acc_read_c3 .....	71
5.1.12	函数 acc_flag_get .....	72
5.1.13	函数 acc_flag_clear .....	72
5.2	模拟/数字转换器（ADC） .....	73
5.2.1	函数 adc_reset .....	74
5.2.2	函数 adc_enable .....	75
5.2.3	函数 adc_combine_mode_select .....	75
5.2.4	函数 adc_base_default_para_init .....	76
5.2.5	函数 adc_base_config .....	77
5.2.6	函数 adc_dma_mode_enable .....	78
5.2.7	函数 adc_interrupt_enable .....	78
5.2.8	函数 adc_calibration_init .....	79
5.2.9	函数 adc_calibration_init_status_get .....	79
5.2.10	函数 adc_calibration_start .....	80
5.2.11	函数 adc_calibration_status_get .....	80
5.2.12	函数 adc_voltage_monitor_enable .....	80
5.2.13	函数 adc_voltage_monitor_threshold_value_set .....	81
5.2.14	函数 adc_voltage_monitor_single_channel_select .....	82
5.2.15	函数 adc_ordinary_channel_set .....	82
5.2.16	函数 adc_preempt_channel_length_set .....	83
5.2.17	函数 adc_preempt_channel_set .....	84
5.2.18	函数 adc_ordinary_conversion_trigger_set .....	84

5.2.19	函数 adc_preempt_conversion_trigger_set .....	85
5.2.20	函数 adc_preempt_offset_value_set.....	86
5.2.21	函数 adc_ordinary_part_count_set .....	87
5.2.22	函数 adc_ordinary_part_mode_enable .....	88
5.2.23	函数 adc_preempt_part_mode_enable.....	88
5.2.24	函数 adc_preempt_auto_mode_enable .....	89
5.2.25	函数 adc_tempsensor_vintrv_enable.....	89
5.2.26	函数 adc_ordinary_software_trigger_enable .....	89
5.2.27	函数 adc_ordinary_software_trigger_status_get .....	90
5.2.28	函数 adc_preempt_software_trigger_enable .....	90
5.2.29	函数 adc_preempt_software_trigger_status_get .....	91
5.2.30	函数 adc_ordinary_conversion_data_get.....	91
5.2.31	函数 adc_combine_ordinary_conversion_data_get.....	92
5.2.32	函数 adc_preempt_conversion_data_get .....	92
5.2.33	函数 adc_flag_get.....	93
5.2.34	函数 adc_flag_clear.....	93
5.3	电池供电域（BPR） .....	94
5.3.1	函数 bpr_reset .....	96
5.3.2	函数 bpr_flag_get .....	96
5.3.3	函数 bpr_flag_clear .....	96
5.3.4	函数 bpr_interrupt_enable .....	97
5.3.5	函数 bpr_data_read.....	97
5.3.6	函数 bpr_data_write .....	98
5.3.7	函数 bpr_rtc_output_select .....	98
5.3.8	函数 bpr_rtc_clock_calibration_value_set.....	99
5.3.9	函数 bpr_tamper_pin_enable .....	99
5.3.10	函数 bpr_tamper_pin_active_level_set.....	100
5.4	控制器局域网模块（CAN） .....	100
5.4.1	函数 can_reset.....	102
5.4.2	函数 can_baudrate_default_para_init .....	103
5.4.3	函数 can_baudrate_set .....	103

5.4.4	函数 can_default_para_init.....	104
5.4.5	函数 can_base_init.....	105
5.4.6	函数 can_filter_default_para_init.....	106
5.4.7	函数 can_filter_init.....	107
5.4.8	函数 can_debug_transmission_prohibit.....	108
5.4.9	函数 can_ttc_mode_enable.....	109
5.4.10	函数 can_message_transmit.....	109
5.4.11	函数 can_transmit_status_get.....	111
5.4.12	函数 can_transmit_cancel.....	112
5.4.13	函数 can_message_receive.....	112
5.4.14	函数 can_receive_fifo_release.....	114
5.4.15	函数 can_receive_message_pending_get.....	114
5.4.16	函数 can_operating_mode_set.....	115
5.4.17	函数 can_doze_mode_enter.....	116
5.4.18	函数 can_doze_mode_exit.....	116
5.4.19	函数 can_error_type_record_get.....	117
5.4.20	函数 can_receive_error_counter_get.....	117
5.4.21	函数 can_transmit_error_counter_get.....	118
5.4.22	函数 can_interrupt_enable.....	118
5.4.23	函数 can_flag_get.....	119
5.4.24	函数 can_flag_clear.....	120
5.5	CRC 计算单元 (CRC).....	121
5.5.1	函数 crc_data_reset.....	122
5.5.2	函数 crc_one_word_calculate.....	123
5.5.3	函数 crc_block_calculate.....	123
5.5.4	函数 crc_data_get.....	123
5.5.5	函数 crc_common_data_set.....	124
5.5.6	函数 crc_common_data_get.....	124
5.5.7	函数 crc_init_data_set.....	125
5.5.8	函数 crc_reverse_input_data_set.....	125
5.5.9	函数 crc_reverse_output_data_set.....	126

5.5.10	函数 crc_poly_value_set .....	126
5.5.11	函数 crc_poly_value_get .....	127
5.5.12	函数 crc_poly_size_set .....	127
5.5.13	函数 crc_poly_size_get .....	128
5.6	时钟和复位管理 (CRM) .....	128
5.6.1	函数 crm_reset .....	130
5.6.2	函数 crm_lxt_bypass .....	130
5.6.3	函数 crm_hext_bypass .....	131
5.6.4	函数 crm_flag_get .....	131
5.6.5	函数 crm_hext_stable_wait .....	132
5.6.6	函数 crm_hick_clock_trimming_set .....	133
5.6.7	函数 crm_hick_clock_calibration_set .....	133
5.6.8	函数 crm_periph_clock_enable .....	133
5.6.9	函数 crm_periph_reset .....	134
5.6.10	函数 crm_periph_sleep_mode_clock_enable .....	135
5.6.11	函数 crm_clock_source_enable .....	135
5.6.12	函数 crm_flag_clear .....	136
5.6.13	函数 crm_rtc_clock_select .....	137
5.6.14	函数 crm_rtc_clock_enable .....	137
5.6.15	函数 crm_ahb_div_set .....	138
5.6.16	函数 crm_apb1_div_set .....	138
5.6.17	函数 crm_apb2_div_set .....	139
5.6.18	函数 crm_adc_clock_div_set .....	139
5.6.19	函数 crm_usb_clock_div_set .....	140
5.6.20	函数 crm_clock_failure_detection_enable .....	141
5.6.21	函数 crm_battery_powered_domain_reset .....	141
5.6.22	函数 crm_pll_config .....	141
5.6.23	函数 crm_sysclk_switch .....	142
5.6.24	函数 crm_sysclk_switch_status_get .....	143
5.6.25	函数 crm_clocks_freq_get .....	143
5.6.26	函数 crm_clock_out_set .....	144

5.6.27	函数 crm_interrupt_enable .....	145
5.6.28	函数 crm_auto_step_mode_enable .....	145
5.6.29	函数 crm_usb_interrupt_remapping_set .....	146
5.6.30	函数 crm_hick_sclk_frequency_select .....	146
5.6.31	函数 crm_usb_clock_source_select .....	147
5.6.32	函数 crm_clkout_to_tmr10_enable .....	147
5.6.33	函数 crm_hext_clock_div_set .....	148
5.6.34	函数 crm_clkout_div_set .....	148
5.6.35	函数 crm_emac_output_pulse_set .....	149
5.7	数字/模拟转换 (DAC) .....	149
5.7.1	函数 dac_reset .....	150
5.7.2	函数 dac_enable .....	151
5.7.3	函数 dac_output_buffer_enable .....	151
5.7.4	函数 dac_trigger_enable .....	152
5.7.5	函数 dac_trigger_select .....	152
5.7.6	函数 dac_software_trigger_generate .....	153
5.7.7	函数 dac_dual_software_trigger_generate .....	153
5.7.8	函数 dac_wave_generate .....	154
5.7.9	函数 dac_mask_amplitude_select .....	154
5.7.10	函数 dac_dma_enable .....	155
5.7.11	dac_data_output_get .....	155
5.7.12	函数 dac_1_data_set .....	156
5.7.13	函数 dac_2_data_set .....	157
5.7.14	函数 dac_dual_data_set .....	157
5.8	DMA 控制器 (DMA) .....	158
5.8.1	函数 dma_default_para_init .....	159
5.8.2	函数 dma_init .....	160
5.8.3	函数 dma_reset .....	162
5.8.4	函数 dma_data_number_set .....	162
5.8.5	函数 dma_data_number_get .....	163
5.8.6	函数 dma_interrupt_enable .....	163

5.8.7	函数 dma_channel_enable.....	164
5.8.8	函数 dma_flexible_config .....	165
5.8.9	函数 dma_flag_get .....	166
5.8.10	函数 dma_flag_clear.....	168
5.9	调试（DEBUG） .....	170
5.9.1	函数 debug_device_id_get.....	170
5.9.2	函数 debug_periph_mode_set .....	171
5.10	外部中断/事件控制器（EXINT） .....	172
5.10.1	函数 exint_reset.....	173
5.10.2	函数 exint_default_para_init.....	173
5.10.3	函数 exint_init .....	173
5.10.4	函数 exint_flag_clear .....	175
5.10.5	函数 exint_flag_get.....	175
5.10.6	函数 exint_software_interrupt_event_generate .....	176
5.10.7	函数 exint_interrupt_enable .....	176
5.10.8	函数 exint_event_enable .....	176
5.11	闪存控制器（FLASH） .....	177
5.11.1	函数 flash_flag_get.....	179
5.11.2	函数 flash_flag_clear .....	180
5.11.3	函数 flash_operation_status_get.....	180
5.11.4	函数 flash_bank1_operation_status_get.....	181
5.11.5	函数 flash_bank2_operation_status_get.....	181
5.11.6	函数 flash_spim_operation_status_get .....	182
5.11.7	函数 flash_operation_wait_for.....	182
5.11.8	函数 flash_bank1_operation_wait_for.....	183
5.11.9	函数 flash_bank2_operation_wait_for .....	183
5.11.10	函数 flash_spim_operation_wait_for .....	184
5.11.11	函数 flash_unlock .....	184
5.11.12	函数 flash_bank1_unlock .....	184
5.11.13	函数 flash_bank2_unlock .....	185
5.11.14	函数 flash_spim_unlock.....	185

5.11.15函数 flash_lock .....	186
5.11.16函数 flash_bank1_lock .....	186
5.11.17函数 flash_bank2_lock .....	186
5.11.18函数 flash_spim_lock.....	187
5.11.19函数 flash_sector_erase.....	187
5.11.20函数 flash_internal_all_erase .....	187
5.11.21函数 flash_bank1_erase.....	188
5.11.22函数 flash_bank2_erase.....	188
5.11.23函数 flash_spim_all_erase .....	189
5.11.24函数 flash_user_system_data_erase.....	189
5.11.25函数 flash_word_program .....	190
5.11.26函数 flash_halfword_program .....	190
5.11.27函数 flash_byte_program .....	191
5.11.28函数 flash_user_system_data_program .....	191
5.11.29函数 flash_epp_set.....	192
5.11.30函数 flash_epp_status_get.....	193
5.11.31函数 flash_fap_enable.....	193
5.11.32函数 flash_fap_status_get.....	194
5.11.33函数 flash_ssb_set .....	194
5.11.34函数 flash_ssb_status_get .....	195
5.11.35函数 flash_interrupt_enable .....	195
5.11.36函数 flash_spim_model_select.....	196
5.11.37函数 flash_spim_encryption_range_set.....	196
5.11.38函数 flash_slib_enable .....	197
5.11.39函数 flash_slib_disable.....	197
5.11.40函数 flash_slib_remaining_count_get .....	198
5.11.41函数 flash_slib_state_get .....	198
5.11.42函数 flash_slib_start_sector_get .....	198
5.11.43函数 flash_slib_datastart_sector_get.....	199
5.11.44函数 flash_slib_end_sector_get .....	199
5.11.45函数 flash_crc_calibrate .....	200

5.12 通用和复用功能输入输出（GPIO/IOMUX） .....	200
5.12.1 函数 gpio_reset .....	202
5.12.2 函数 gpio_iomux_reset.....	202
5.12.3 函数 gpio_init.....	202
5.12.4 函数 gpio_default_para_init.....	204
5.12.5 函数 gpio_input_data_bit_read .....	205
5.12.6 函数 gpio_input_data_read .....	205
5.12.7 函数 gpio_output_data_bit_read .....	205
5.12.8 函数 gpio_output_data_read .....	206
5.12.9 函数 gpio_bits_set.....	206
5.12.10 函数 gpio_bits_reset.....	207
5.12.11 函数 gpio_bits_write .....	207
5.12.12 函数 gpio_port_write.....	207
5.12.13 函数 gpio_pin_wp_config .....	208
5.12.14 函数 gpio_pins_huge_driven_config .....	208
5.12.15 函数 gpio_event_output_config.....	209
5.12.16 函数 gpio_event_output_enable.....	210
5.12.17 函数 gpio_pin_remap_config.....	210
5.12.18 函数 gpio_exint_line_config .....	211
5.13 I2C 接口（I2C） .....	211
5.13.1 函数 i2c_reset.....	213
5.13.2 函数 i2c_software_reset.....	214
5.13.3 函数 i2c_init .....	214
5.13.4 函数 i2c_own_address1_set .....	215
5.13.5 函数 i2c_own_address2_set .....	215
5.13.6 函数 i2c_own_address2_enable .....	216
5.13.7 函数 i2c_smbus_enable .....	216
5.13.8 函数 i2c_enable.....	216
5.13.9 函数 i2c_fast_mode_duty_set.....	217
5.13.10 函数 i2c_clock_stretch_enable.....	217
5.13.11 函数 i2c_ack_enable .....	218

5.13.12函数 i2c_master_receive_ack_set .....	218
5.13.13函数 i2c_pec_position_set .....	219
5.13.14函数 i2c_general_call_enable .....	220
5.13.15函数 i2c_arp_mode_enable .....	220
5.13.16函数 i2c_smbus_mode_set .....	221
5.13.17函数 i2c_smbus_alert_set .....	221
5.13.18函数 i2c_pec_transmit_enable .....	222
5.13.19函数 i2c_pec_calculate_enable.....	222
5.13.20函数 i2c_pec_value_get .....	222
5.13.21函数 i2c_dma_end_transfer_set .....	223
5.13.22函数 i2c_dma_enable.....	223
5.13.23函数 i2c_interrupt_enable .....	224
5.13.24函数 i2c_start_generate .....	224
5.13.25函数 i2c_stop_generate.....	225
5.13.26函数 i2c_7bit_address_send .....	225
5.13.27函数 i2c_data_send.....	226
5.13.28函数 i2c_data_receive .....	226
5.13.29函数 i2c_flag_get.....	227
5.13.30函数 i2c_flag_clear .....	228
5.13.31函数 i2c_config .....	228
5.13.32函数 i2c_lowlevel_init .....	230
5.13.33函数 i2c_wait_end .....	231
5.13.34函数 i2c_wait_flag .....	231
5.13.35函数 i2c_master_transmit.....	232
5.13.36函数 i2c_master_receive .....	233
5.13.37函数 i2c_slave_transmit .....	233
5.13.38函数 i2c_slave_receive.....	234
5.13.39函数 i2c_master_transmit_int.....	234
5.13.40函数 i2c_master_receive_int .....	235
5.13.41函数 i2c_slave_transmit_int .....	236
5.13.42函数 i2c_slave_receive_int.....	236
5.13.43函数 i2c_master_transmit_dma.....	237

5.13.44	函数 i2c_master_receive_dma	237
5.13.45	函数 i2c_slave_transmit_dma	238
5.13.46	函数 i2c_slave_receive_dma	238
5.13.47	函数 i2c_memory_write	239
5.13.48	函数 i2c_memory_write_int	239
5.13.49	函数 i2c_memory_write_dma	240
5.13.50	函数 i2c_memory_read	241
5.13.51	函数 i2c_memory_read_int	242
5.13.52	函数 i2c_memory_read_dma	242
5.13.53	函数 i2c_evt_irq_handler	243
5.13.54	函数 i2c_err_irq_handler	244
5.13.55	函数 i2c_dma_tx_irq_handler	244
5.13.56	函数 i2c_dma_rx_irq_handler	244
5.14	嵌套的向量式中断控制器（NVIC）	245
5.14.1	函数 nvic_system_reset	246
5.14.2	函数 nvic_irq_enable	246
5.14.3	函数 nvic_irq_disable	247
5.14.4	函数 nvic_priority_group_config	247
5.14.5	函数 nvic_vector_table_set	248
5.14.6	函数 nvic_lowpower_mode_config	248
5.15	电源控制（PWC）	249
5.15.1	函数 pwc_reset	250
5.15.2	函数 pwc_battery_powered_domain_access	250
5.15.3	函数 pwc_pvm_level_select	250
5.15.4	函数 pwc_power_voltage_monitor_enable	251
5.15.5	函数 pwc_wakeup_pin_enable	251
5.15.6	函数 pwc_flag_clear	252
5.15.7	函数 pwc_flag_get	253
5.15.8	函数 pwc_sleep_mode_enter	253
5.15.9	函数 pwc_deep_sleep_mode_enter	253
5.15.10	函数 pwc_voltage_regulate_set	254

5.15.11 函数 pwc_standby_mode_enter.....	254
5.16 实时时钟（RTC）.....	255
5.16.1 函数 rtc_counter_set.....	256
5.16.2 函数 rtc_counter_get.....	256
5.16.3 函数 rtc_divider_set.....	257
5.16.4 函数 rtc_divider_get.....	257
5.16.5 函数 rtc_alarm_set.....	257
5.16.6 函数 rtc_interrupt_enable.....	258
5.16.7 函数 rtc_flag_get.....	258
5.16.8 函数 rtc_flag_clear.....	259
5.16.9 函数 rtc_wait_config_finish.....	259
5.16.10 函数 rtc_wait_update_finish.....	260
5.17 SDIO 接口（SDIO）.....	260
5.17.1 函数 sdio_reset.....	262
5.17.2 函数 sdio_power_set.....	262
5.17.3 函数 sdio_power_status_get.....	263
5.17.4 函数 sdio_clock_config.....	263
5.17.5 函数 sdio_bus_width_config.....	264
5.17.6 函数 sdio_clock_bypass.....	264
5.17.7 函数 sdio_power_saving_mode_enable.....	264
5.17.8 函数 sdio_flow_control_enable.....	265
5.17.9 函数 sdio_clock_enable.....	265
5.17.10 函数 sdio_dma_enable.....	266
5.17.11 函数 sdio_interrupt_enable.....	266
5.17.12 函数 sdio_flag_get.....	267
5.17.13 函数 sdio_flag_clear.....	268
5.17.14 函数 sdio_command_config.....	269
5.17.15 函数 sdio_command_state_machine_enable.....	270
5.17.16 函数 sdio_command_response_get.....	270
5.17.17 函数 sdio_response_get.....	271
5.17.18 函数 sdio_data_config.....	271

5.17.19	函数 sdio_data_state_machine_enable .....	273
5.17.20	函数 sdio_data_counter_get .....	273
5.17.21	函数 sdio_data_read .....	274
5.17.22	函数 sdio_buffer_counter_get .....	274
5.17.23	函数 sdio_data_write .....	275
5.17.24	函数 sdio_read_wait_mode_set .....	275
5.17.25	函数 sdio_read_wait_start .....	276
5.17.26	函数 sdio_read_wait_stop .....	276
5.17.27	函数 sdio_io_function_enable .....	276
5.17.28	函数 sdio_io_suspend_command_set .....	277
<b>5.18</b>	<b>串行外设口 (SPI) / 音频接口 (I<sup>2</sup>S) .....</b>	<b>277</b>
5.18.1	函数 spi_i2s_reset .....	278
5.18.2	函数 spi_default_para_init .....	279
5.18.3	函数 spi_init .....	279
5.18.4	函数 spi_crc_next_transmit .....	281
5.18.5	函数 spi_crc_polynomial_set .....	282
5.18.6	函数 spi_crc_polynomial_get .....	282
5.18.7	函数 spi_crc_enable .....	282
5.18.8	函数 spi_crc_value_get .....	283
5.18.9	函数 spi_hardware_cs_output_enable .....	284
5.18.10	函数 spi_software_cs_internal_level_set .....	284
5.18.11	函数 spi_frame_bit_num_set .....	285
5.18.12	函数 spi_half_duplex_direction_set .....	285
5.18.13	函数 spi_enable .....	286
5.18.14	函数 i2s_default_para_init .....	286
5.18.15	函数 i2s_init .....	287
5.18.16	函数 i2s_enable .....	288
5.18.17	函数 spi_i2s_interrupt_enable .....	289
5.18.18	函数 spi_i2s_dma_transmitter_enable .....	289
5.18.19	函数 spi_i2s_dma_receiver_enable .....	290
5.18.20	函数 spi_i2s_data_transmit .....	290

5.18.21函数 spi_i2s_data_receive .....	291
5.18.22函数 spi_i2s_flag_get .....	291
5.18.23函数 spi_i2s_flag_clear .....	292
5.19 系统滴答（SysTick） .....	293
5.19.1 函数 systick_clock_source_config.....	293
5.19.2 函数 SysTick_Config .....	294
5.20 定时器（TMR） .....	294
5.20.1 函数 tmr_reset .....	297
5.20.2 函数 tmr_counter_enable .....	297
5.20.3 函数 tmr_output_default_para_init .....	297
5.20.4 函数 tmr_input_default_para_init .....	298
5.20.5 函数 tmr_brkdt_default_para_init .....	299
5.20.6 函数 tmr_base_init.....	299
5.20.7 函数 tmr_clock_source_div_set .....	300
5.20.8 函数 tmr_cnt_dir_set .....	300
5.20.9 函数 tmr_repetition_counter_set .....	301
5.20.10函数 tmr_counter_value_set .....	301
5.20.11函数 tmr_counter_value_get .....	302
5.20.12函数 tmr_div_value_set.....	302
5.20.13函数 tmr_div_value_get.....	303
5.20.14函数 tmr_output_channel_config.....	303
5.20.15函数 tmr_output_channel_mode_select.....	305
5.20.16函数 tmr_period_value_set .....	305
5.20.17函数 tmr_period_value_get .....	306
5.20.18函数 tmr_channel_value_set.....	306
5.20.19函数 tmr_channel_value_get.....	307
5.20.20函数 tmr_period_buffer_enable.....	307
5.20.21函数 tmr_output_channel_buffer_enable .....	308
5.20.22函数 tmr_output_channel_immediately_set .....	308
5.20.23函数 tmr_output_channel_switch_set .....	309
5.20.24函数 tmr_one_cycle_mode_enable.....	309

5.20.25 函数 tmr_32_bit_function_enable.....	310
5.20.26 函数 tmr_overflow_request_source_set.....	310
5.20.27 函数 tmr_overflow_event_disable .....	311
5.20.28 函数 tmr_input_channel_init.....	311
5.20.29 函数 tmr_channel_enable .....	313
5.20.30 函数 tmr_input_channel_filter_set.....	313
5.20.31 函数 tmr_pwm_input_config.....	314
5.20.32 函数 tmr_channel1_input_select.....	314
5.20.33 函数 tmr_input_channel_divider_set.....	315
5.20.34 函数 tmr_primary_mode_select .....	316
5.20.35 函数 tmr_sub_mode_select.....	316
5.20.36 函数 tmr_channel_dma_select.....	317
5.20.37 函数 tmr_hall_select.....	317
5.20.38 函数 tmr_channel_buffer_enable .....	318
5.20.39 函数 tmr_trigger_input_select .....	318
5.20.40 函数 tmr_sub_sync_mode_set.....	319
5.20.41 函数 tmr_dma_request_enable .....	320
5.20.42 函数 tmr_interrupt_enable .....	320
5.20.43 函数 tmr_flag_get .....	321
5.20.44 函数 tmr_flag_clear .....	322
5.20.45 函数 tmr_event_sw_trigger .....	322
5.20.46 函数 tmr_output_enable .....	323
5.20.47 函数 tmr_internal_clock_set .....	323
5.20.48 函数 tmr_output_channel_polarity_set.....	324
5.20.49 函数 tmr_external_clock_config .....	324
5.20.50 函数 tmr_external_clock_mode1_config .....	325
5.20.51 函数 tmr_external_clock_mode2_config .....	326
5.20.52 函数 tmr_encoder_mode_config .....	326
5.20.53 函数 tmr_force_output_set.....	327
5.20.54 函数 tmr_dma_control_config .....	328
5.20.55 函数 tmr_brkdt_config .....	329

5.21 通用同步异步收发器（USART） .....	330
5.21.1 函数 usart_reset .....	332
5.21.2 函数 usart_init.....	332
5.21.3 函数 usart_parity_selection_config .....	333
5.21.4 函数 usart_enable .....	333
5.21.5 函数 usart_transmitter_enable .....	334
5.21.6 函数 usart_receiver_enable .....	334
5.21.7 函数 usart_clock_config .....	334
5.21.8 函数 usart_clock_enable .....	335
5.21.9 函数 usart_interrupt_enable .....	336
5.21.10函数 usart_dma_transmitter_enable .....	336
5.21.11函数 usart_dma_receiver_enable .....	337
5.21.12函数 usart_wakeup_id_set.....	337
5.21.13函数 usart_wakeup_mode_set.....	338
5.21.14函数 usart_receiver_mute_enable .....	338
5.21.15函数 usart_break_bit_num_set .....	339
5.21.16函数 usart_lin_mode_enable.....	339
5.21.17函数 usart_data_transmit .....	339
5.21.18函数 usart_data_receive.....	340
5.21.19函数 usart_break_send .....	340
5.21.20函数 usart_smartcard_guard_time_set.....	341
5.21.21函数 usart_irda_smartcard_division_set.....	341
5.21.22函数 usart_smartcard_mode_enable .....	342
5.21.23函数 usart_smartcard_nack_set.....	342
5.21.24函数 usart_single_line_halfduplex_select.....	342
5.21.25函数 usart_irda_mode_enable .....	343
5.21.26函数 usart_irda_low_power_enable.....	343
5.21.27函数 usart_hardware_flow_control_set.....	344
5.21.28函数 usart_flag_get .....	344
5.21.29函数 usart_flag_clear.....	345
5.22 看门狗（WDT） .....	346

5.22.1	函数 wdt_enable .....	346
5.22.2	函数 wdt_counter_reload .....	347
5.22.3	函数 wdt_reload_value_set .....	347
5.22.4	函数 wdt_divider_set .....	347
5.22.5	函数 wdt_register_write_enable .....	348
5.22.6	函数 wdt_flag_get .....	348
5.23	窗口看门狗 (WWDT) .....	349
5.23.1	函数 wwdt_reset .....	350
5.23.2	函数 wwdt_divider_set .....	350
5.23.3	函数 wwdt_enable .....	350
5.23.4	函数 wwdt_interrupt_enable .....	351
5.23.5	函数 wwdt_counter_set .....	351
5.23.6	函数 wwdt_window_counter_set .....	352
5.23.7	函数 wwdt_flag_get .....	352
5.23.8	函数 wwdt_flag_clear .....	352
5.24	外部存储控制器 (XMC) .....	353
5.24.1	函数 xmc_nor_sram_reset .....	355
5.24.2	函数 xmc_nor_sram_init .....	355
5.24.3	函数 xmc_nor_sram_timing_config .....	357
5.24.4	函数 xmc_norsram_default_para_init .....	360
5.24.5	函数 xmc_norsram_timing_default_para_init .....	361
5.24.6	函数 xmc_nor_sram_enable .....	361
5.24.7	函数 xmc_ext_timing_config .....	362
5.24.8	函数 xmc_nand_reset .....	363
5.24.9	函数 xmc_nand_init .....	363
5.24.10	函数 xmc_nand_timing_config .....	365
5.24.11	函数 xmc_nand_default_para_init .....	366
5.24.12	函数 xmc_nand_timing_default_para_init .....	367
5.24.13	函数 xmc_nand_enable .....	368
5.24.14	函数 xmc_nand_ecc_enable .....	368
5.24.15	函数 xmc_ecc_get .....	369

	5.24.16函数 xmc_interrupt_enable .....	369
	5.24.17函数 xmc_flag_status_get .....	370
	5.24.18函数 xmc_flag_clear .....	371
<b>6</b>	<b>注意事项 .....</b>	<b>372</b>
6.1	型号切换 .....	372
6.1.1	KEIL 上型号切换 .....	372
6.1.2	IAR 上型号切换 .....	373
6.2	Keil 项目内 Jlink 无法找到 IC 问题 .....	375
6.3	更换外部高速晶振后异常 .....	377
<b>7</b>	<b>版本历史 .....</b>	<b>379</b>

## 表目录

表 1. 型号宏定义对应表.....	58
表 2. 外设缩写对应表 .....	59
表 3. BSP 函数库文件描述 .....	64
表 4. 外设库函数格式 .....	65
表 5. ACC 寄存器对应表 .....	66
表 6. ACC 库函数总览.....	66
表 7. 函数 acc_calibration_mode_enable .....	67
表 8. 函数 acc_step_set .....	67
表 9. 函数 acc_interrupt_enable.....	68
表 10. 函数 acc_hicktrim_get .....	68
表 11. 函数 acc_hickcal_get.....	69
表 12. 函数 acc_write_c1 .....	69
表 13. 函数 acc_write_c2 .....	70
表 14. 函数 acc_write_c3 .....	70
表 15. 函数 acc_read_c1.....	70
表 16. 函数 acc_read_c2.....	71
表 17. 函数 acc_read_c3.....	71
表 18. 函数 acc_flag_get.....	72
表 19. 函数 acc_flag_clear .....	72
表 20. ADC 寄存器对应表 .....	73
表 21. ADC 库函数总览 .....	74
表 22. 函数 adc_reset.....	74
表 23. 函数 adc_enable.....	75
表 24. 函数 adc_combine_mode_select .....	75
表 25. 函数 adc_base_default_para_init.....	76
表 26. 函数 adc_base_config .....	77
表 27. 函数 adc_dma_mode_enable.....	78
表 28. 函数 adc_interrupt_enable .....	78
表 29. 函数 adc_calibration_init .....	79
表 30. 函数 adc_calibration_init_status_get.....	79

表 31. 函数 adc_calibration_start .....	80
表 32. 函数 adc_calibration_status_get .....	80
表 33. 函数 adc_voltage_monitor_enable .....	80
表 34. 函数 adc_voltage_monitor_threshold_value_set .....	81
表 35. 函数 adc_voltage_monitor_single_channel_select .....	82
表 36. 函数 adc_ordinary_channel_set .....	82
表 37. 函数 adc_preempt_channel_length_set .....	83
表 38. 函数 adc_preempt_channel_set .....	84
表 39. 函数 adc_ordinary_conversion_trigger_set .....	84
表 40. 函数 adc_preempt_conversion_trigger_set .....	85
表 41. 函数 adc_preempt_offset_value_set .....	87
表 42. 函数 adc_ordinary_part_count_set .....	87
表 43. 函数 adc_ordinary_part_mode_enable .....	88
表 44. 函数 adc_preempt_part_mode_enable .....	88
表 45. 函数 adc_preempt_auto_mode_enable .....	89
表 46. 函数 adc_tempsensor_vintrv_enable .....	89
表 47. 函数 adc_ordinary_software_trigger_enable .....	90
表 48. 函数 adc_ordinary_software_trigger_status_get .....	90
表 49. 函数 adc_preempt_software_trigger_enable .....	90
表 50. 函数 adc_preempt_software_trigger_status_get .....	91
表 51. 函数 adc_ordinary_conversion_data_get .....	91
表 52. 函数 adc_combine_ordinary_conversion_data_get .....	92
表 53. 函数 adc_preempt_conversion_data_get .....	92
表 54. 函数 adc_flag_get .....	93
表 55. 函数 adc_flag_clear .....	93
表 56. BPR 寄存器对应表 .....	94
表 57. BPR 库函数总览 .....	95
表 58. 函数 bpr_reset .....	96
表 59. 函数 bpr_flag_get .....	96
表 60. 函数 bpr_flag_clear .....	97
表 61. 函数 bpr_interrupt_enable .....	97
表 62. 函数 bpr_data_read .....	97

表 63. 函数 bpr_data_write.....	98
表 64. 函数 bpr_rtc_output_select.....	99
表 65. 函数 bpr_rtc_clock_calibration_value_set.....	99
表 66. 函数 bpr_tamper_pin_enable .....	100
表 67. 函数 bpr_tamper_pin_active_level_set .....	100
表 68. CAN 寄存器总览.....	101
表 69. CAN 库函数总览.....	102
表 70. 函数 can_reset.....	102
表 71. 函数 can_baudrate_default_para_init .....	103
表 72. 函数 can_baudrate_set.....	103
表 73. 函数 can_default_para_init.....	104
表 74. 函数 can_base_init .....	105
表 75. 函数 can_filter_default_para_init.....	106
表 76. 函数 can_filter_init .....	107
表 77. 函数 can_debug_transmission_prohibit .....	108
表 78. 函数 can_ttc_mode_enable.....	109
表 79. 函数 can_message_transmit.....	109
表 80. 函数 can_transmit_status_get.....	111
表 81. 函数 can_transmit_cancel .....	112
表 82. 函数 can_message_receive .....	112
表 83. 函数 can_receive_fifo_release .....	114
表 84. 函数 can_receive_message_pending_get.....	114
表 85. 函数 can_operating_mode_set.....	115
表 86. 函数 can_doze_mode_enter .....	116
表 87. 函数 can_doze_mode_exit.....	116
表 88. 函数 can_error_type_record_get.....	117
表 89. 函数 can_receive_error_counter_get.....	117
表 90. 函数 can_transmit_error_counter_get.....	118
表 91. 函数 can_interrupt_enable .....	118
表 92. 函数 can_flag_get.....	120
表 93. 函数 can_flag_clear .....	120
表 94. CRC 寄存器对应表.....	122

表 95. CRC 库函数总览.....	122
表 96. 函数 crc_data_reset.....	122
表 97. 函数 crc_one_word_calculate .....	123
表 98. 函数 crc_block_calculate.....	123
表 99. 函数 crc_data_get.....	124
表 100. 函数 crc_common_data_set.....	124
表 101. 函数 crc_common_data_get.....	124
表 102. 函数 crc_init_data_set.....	125
表 103. 函数 crc_reverse_input_data_set.....	125
表 104. 函数 crc_reverse_output_data_set .....	126
表 105. 函数 crc_poly_value_set .....	126
表 106. 函数 crc_poly_value_get .....	127
表 107. 函数 crc_poly_size_set.....	127
表 108. 函数 crc_poly_size_get .....	128
表 109. CRM 寄存器对应表.....	129
表 110. CRM 库函数总览.....	129
表 111. 函数 crm_reset.....	130
表 112. 函数 crm_lext_bypass.....	130
表 113. 函数 crm_hext_bypass .....	131
表 114. 函数 crm_flag_get.....	131
表 115. 函数 crm_hext_stable_wait.....	132
表 116. 函数 crm_hick_clock_trimming_set .....	133
表 117. 函数 crm_hick_clock_calibration_set .....	133
表 118. 函数 crm_periph_clock_enable .....	133
表 119. 函数 crm_periph_reset.....	134
表 120. 函数 crm_periph_sleep_mode_clock_enable .....	135
表 121. 函数 crm_clock_source_enable .....	135
表 122. 函数 crm_flag_clear.....	136
表 123. 函数 crm_rtc_clock_select.....	137
表 124. 函数 crm_rtc_clock_enable .....	137
表 125. 函数 crm_ahb_div_set.....	138
表 126. 函数 crm_apb1_div_set.....	138

表 127. 函数 crm_apb2_div_set.....	139
表 128. 函数 crm_adc_clock_div_set.....	139
表 129. 函数 crm_usb_clock_div_set.....	140
表 130. 函数 crm_clock_failure_detection_enable.....	141
表 131. 函数 crm_battery_powered_domain_reset .....	141
表 132. 函数 crm_pll_config .....	142
表 133. 函数 crm_sysclk_switch .....	142
表 134. 函数 crm_sysclk_switch_status_get.....	143
表 135. 函数 crm_clocks_freq_get.....	143
表 136. 函数 crm_clock_out_set .....	144
表 137. 函数 crm_interrupt_enable .....	145
表 138. 函数 crm_auto_step_mode_enable .....	145
表 139. 函数 crm_usb_interrupt_remapping_set.....	146
表 140. 函数 crm_hick_sclk_frequency_select.....	146
表 141. 函数 crm_usb_clock_source_select.....	147
表 142. 函数 crm_clkout_to_tmr10_enable.....	147
表 143. 函数 crm_hext_clock_div_set.....	148
表 144. 函数 crm_clkout_div_set .....	148
表 145. 函数 crm_emac_output_pulse_set.....	149
表 146. DAC 寄存器总览.....	150
表 147. DAC 库函数总览.....	150
表 148. 函数 dac_reset.....	150
表 149. 函数 dac_enable.....	151
表 150. 函数 dac_output_buffer_enable .....	151
表 151. 函数 dac_trigger_enable .....	152
表 152. 函数 dac_trigger_select.....	152
表 153. 函数 dac_software_trigger_generate .....	153
表 154. 函数 dac_dual_software_trigger_generate .....	153
表 155. 函数 dac_wave_generate.....	154
表 156. 函数 dac_mask_amplitude_select.....	154
表 157. 函数 dac_dma_enable.....	155
表 158. 函数 dac_data_output_get .....	156

表 159. 函数 dac_1_data_set.....	156
表 160. 函数 dac_2_data_set.....	157
表 161. 函数 dac_dual_data_set.....	157
表 162. DMA 寄存器对应表.....	158
表 163. DMA 库函数总览.....	159
表 164. 函数 dma_default_para_init.....	160
表 165. dma_init_struct 默认值.....	160
表 166. 函数 dma_init.....	160
表 167. 函数 dma_reset.....	162
表 168. 函数 dma_data_number_set.....	163
表 169. 函数 dma_data_number_get.....	163
表 170. 函数 dma_interrupt_enable.....	163
表 171. 函数 dma_channel_enable.....	164
表 172. 函数 dma_flexible_config.....	165
表 173. 弹性映射请求来源 ID 号.....	165
表 174. 函数 dma_flag_get.....	166
表 175. 函数 dma_flag_clear.....	168
表 176. DEBUG 寄存器对应表.....	170
表 177. DEBUG 库函数总览.....	170
表 178. 函数 debug_device_id_get.....	170
表 179. 函数 debug_periph_mode_set.....	171
表 180. EXINT 寄存器总览.....	172
表 181. EXINT 库函数总览.....	172
表 182. 函数 exint_reset.....	173
表 183. 函数 exint_default_para_init.....	173
表 184. 函数 exint_init.....	174
表 185. 函数 exint_flag_clear.....	175
表 186. 函数 exint_flag_get.....	175
表 187. 函数 exint_software_interrupt_event_generate.....	176
表 188. 函数 exint_interrupt_enable.....	176
表 189. 函数 exint_event_enable.....	176
表 190. FLASH 寄存器对应表.....	177

表 191. FLASH 库函数总览.....	178
表 192. 函数 flash_flag_get.....	179
表 193. 函数 flash_flag_clear.....	180
表 194. 函数 flash_operation_status_get.....	181
表 195. 函数 flash_bank1_operation_status_get.....	181
表 196. 函数 flash_bank2_operation_status_get.....	182
表 197. 函数 flash_spim_operation_status_get.....	182
表 198. 函数 flash_operation_wait_for.....	182
表 199. 函数 flash_bank1_operation_wait_for.....	183
表 200. 函数 flash_bank2_operation_wait_for.....	183
表 201. 函数 flash_spim_operation_wait_for.....	184
表 202. 函数 flash_unlock.....	184
表 203. 函数 flash_bank1_unlock.....	185
表 204. 函数 flash_bank2_unlock.....	185
表 205. 函数 flash_spim_unlock.....	185
表 206. 函数 flash_lock.....	186
表 207. 函数 flash_bank1_lock.....	186
表 208. 函数 flash_bank2_lock.....	186
表 209. 函数 flash_spim_lock.....	187
表 210. 函数 flash_sector_erase.....	187
表 211. 函数 flash_internal_all_erase.....	188
表 212. 函数 flash_bank1_erase.....	188
表 213. 函数 flash_bank2_erase.....	188
表 214. 函数 flash_spim_all_erase.....	189
表 215. 函数 flash_user_system_data_erase.....	189
表 216. 函数 flash_word_program.....	190
表 217. 函数 flash_halfword_program.....	190
表 218. 函数 flash_byte_program.....	191
表 219. 函数 flash_user_system_data_program.....	192
表 220. 函数 flash_epp_set.....	192
表 221. 函数 flash_epp_status_get.....	193
表 222. 函数 flash_fap_enable.....	193

表 223. 函数 flash_fap_status_get .....	194
表 224. 函数 flash_ssb_set .....	194
表 225. 函数 flash_ssb_status_get .....	195
表 226. 函数 flash_interrupt_enable.....	195
表 227. 函数 flash_spim_model_select.....	196
表 228. 函数 flash_spim_encryption_range_set .....	196
表 229. 函数 flash_slib_enable.....	197
表 230. 函数 flash_slib_disable.....	197
表 231. 函数 flash_slib_remaining_count_get .....	198
表 232. 函数 flash_slib_state_get .....	198
表 233. 函数 flash_slib_start_sector_get .....	198
表 234. 函数 flash_slib_datastart_sector_get .....	199
表 235. 函数 flash_slib_end_sector_get .....	199
表 236. 函数 flash_crc_calibrate .....	200
表 237. GPIO 寄存器对应表.....	200
表 238. IOMUX 寄存器对应表.....	201
表 239. GPIO 和 IOMUX 库函数总览.....	201
表 240. 函数 gpio_reset.....	202
表 241. 函数 gpio_iomux_reset.....	202
表 242. 函数 gpio_init.....	202
表 243. 函数 gpio_default_para_init.....	204
表 244. gpio_init_struct 默认值 .....	204
表 245. 函数 gpio_input_data_bit_read .....	205
表 246. 函数 gpio_input_data_read .....	205
表 247. 函数 gpio_output_data_bit_read .....	205
表 248. 函数 gpio_output_data_read .....	206
表 249. 函数 gpio_bits_set .....	206
表 250. 函数 gpio_bits_reset.....	207
表 251. 函数 gpio_bits_write .....	207
表 252. 函数 gpio_port_write.....	208
表 253. 函数 gpio_pin_wp_config .....	208
表 254. 函数 gpio_pins_huge_driven_config .....	208

表 255. 函数 gpio_event_output_config.....	209
表 256. 函数 gpio_event_output_enable.....	210
表 257. 函数 gpio_pin_remap_config.....	210
表 258. 函数 gpio_exint_line_config.....	211
表 259. I2C 寄存器对应表 .....	212
表 260. I2C 库函数总览.....	212
表 261. I2C 应用层库函数总览 .....	213
表 262. 函数 i2c_reset.....	213
表 263. 函数 i2c_software_reset.....	214
表 264. 函数 i2c_init .....	214
表 265. 函数 i2c_own_address1_set .....	215
表 266. 函数 i2c_own_address2_set .....	215
表 267. 函数 i2c_own_address2_enable .....	216
表 268. 函数 i2c_smbus_enable .....	216
表 269. 函数 i2c_enable .....	217
表 270. 函数 i2c_fast_mode_duty_set.....	217
表 271. 函数 i2c_clock_stretch_enable.....	218
表 272. 函数 i2c_ack_enable .....	218
表 273. 函数 i2c_master_receive_ack_set .....	219
表 274. 函数 i2c_pec_position_set.....	219
表 275. 函数 i2c_general_call_enable .....	220
表 276. 函数 i2c_arp_mode_enable.....	220
表 277. 函数 i2c_smbus_mode_set.....	221
表 278. 函数 i2c_smbus_alert_set .....	221
表 279. 函数 i2c_pec_transmit_enable .....	222
表 280. 函数 i2c_pec_calculate_enable.....	222
表 281. 函数 i2c_pec_value_get .....	223
表 282. 函数 i2c_dma_end_transfer_set.....	223
表 283. 函数 i2c_dma_enable.....	223
表 284. 函数 i2c_interrupt_enable.....	224
表 285. 函数 i2c_start_generate .....	224
表 286. 函数 i2c_stop_generate.....	225

表 287. 函数 i2c_7bit_address_send .....	225
表 288. 函数 i2c_data_send .....	226
表 289. 函数 i2c_data_receive .....	226
表 290. 函数 i2c_flag_get .....	227
表 291. 函数 i2c_flag_clear .....	228
表 292. 函数 i2c_config .....	228
表 293. 函数 i2c_lowlevel_init .....	230
表 294. 函数 i2c_wait_end .....	231
表 295. 函数 i2c_wait_flag .....	231
表 296. 函数 i2c_master_transmit .....	232
表 297. 函数 i2c_master_receive .....	233
表 298. 函数 i2c_slave_transmit .....	234
表 299. 函数 i2c_slave_receive .....	234
表 300. 函数 i2c_master_transmit_int .....	235
表 301. 函数 i2c_master_receive_int .....	235
表 302. 函数 i2c_slave_transmit_int .....	236
表 303. 函数 i2c_slave_receive_int .....	236
表 304. 函数 i2c_master_transmit_dma .....	237
表 305. 函数 i2c_master_receive_dma .....	237
表 306. 函数 i2c_slave_transmit_dma .....	238
表 307. 函数 i2c_slave_receive_dma .....	238
表 308. 函数 i2c_memory_write .....	239
表 309. 函数 i2c_memory_write_int .....	240
表 310. 函数 i2c_memory_write_dma .....	240
表 311. 函数 i2c_memory_read .....	241
表 312. 函数 i2c_memory_read_int .....	242
表 313. 函数 i2c_memory_read_dma .....	242
表 314. 函数 i2c_evt_irq_handler .....	243
表 315. 函数 i2c_err_irq_handler .....	244
表 316. 函数 i2c_dma_tx_irq_handler .....	244
表 317. 函数 i2c_dma_rx_irq_handler .....	245
表 318. PWC 寄存器对应表 .....	245

表 319. PWC 库函数总览 .....	245
表 320. 函数 nvic_system_reset .....	246
表 321. 函数 nvic_irq_enable .....	246
表 322. 函数 nvic_irq_disable.....	247
表 323. 函数 nvic_priority_group_config .....	247
表 324. 函数 nvic_vector_table_set .....	248
表 325. 函数 nvic_lowpower_mode_config.....	248
表 326. PWC 寄存器对应表 .....	249
表 327. PWC 库函数总览 .....	249
表 328. 函数 pwc_reset .....	250
表 329. 函数 pwc_battery_powered_domain_access.....	250
表 330. 函数 pwc_pvm_level_select .....	251
表 331. 函数 pwc_power_voltage_monitor_enable .....	251
表 332. 函数 pwc_wakeup_pin_enable.....	252
表 333. 函数 pwc_flag_clear .....	252
表 334. 函数 pwc_flag_get .....	253
表 335. 函数 pwc_sleep_mode_enter .....	253
表 336. 函数 pwc_deep_sleep_mode_enter .....	254
表 337. 函数 pwc_voltage_regulate_set .....	254
表 338. 函数 pwc_standby_mode_enter .....	255
表 339. RTC 寄存器对应表 .....	255
表 340. RTC 库函数总览 .....	255
表 341. 函数 rtc_counter_set.....	256
表 342. 函数 rtc_counter_get .....	256
表 343. 函数 rtc_divider_set.....	257
表 344. 函数 rtc_divider_get.....	257
表 345. 函数 rtc_alarm_set.....	257
表 346. 函数 rtc_interrupt_enable .....	258
表 347. 函数 rtc_flag_get.....	258
表 348. 函数 rtc_flag_clear .....	259
表 349. 函数 rtc_wait_config_finish.....	259
表 350. 函数 rtc_wait_update_finish .....	260

表 351. SDIO 寄存器对应表 .....	260
表 352. SDIO 库函数总览.....	261
表 353. 函数 sdio_reset.....	262
表 354. 函数 sdio_power_set .....	262
表 355. 函数 sdio_power_status_get .....	263
表 356. 函数 sdio_clock_config.....	263
表 357. 函数 sdio_bus_width_config.....	264
表 358. 函数 sdio_clock_bypass .....	264
表 359. 函数 sdio_power_saving_mode_enable .....	265
表 360. 函数 sdio_flow_control_enable.....	265
表 361. 函数 sdio_clock_enable.....	265
表 362. 函数 sdio_dma_enable .....	266
表 363. 函数 crm_flag_clear.....	266
表 364. 函数 sdio_flag_get.....	267
表 365. 函数 sdio_flag_clear .....	268
表 366. 函数 sdio_command_config .....	269
表 367. 函数 sdio_command_state_machine_enable .....	270
表 368. 函数 sdio_command_response_get.....	271
表 369. 函数 sdio_response_get.....	271
表 370. 函数 sdio_data_config .....	272
表 371. 函数 sdio_data_state_machine_enable .....	273
表 372. 函数 sdio_data_counter_get.....	273
表 373. 函数 sdio_data_read.....	274
表 374. 函数 sdio_buffer_counter_get .....	274
表 375. 函数 sdio_data_write .....	275
表 376. 函数 sdio_read_wait_mode_set .....	275
表 377. 函数 sdio_read_wait_start.....	276
表 378. 函数 sdio_read_wait_stop .....	276
表 379. 函数 sdio_io_function_enable .....	277
表 380. 函数 sdio_io_suspend_command_set .....	277
表 381. SPI 寄存器总览.....	278
表 382. SPI 库函数总览.....	278

表 383. 函数 spi_i2s_reset .....	279
表 384. 函数 spi_default_para_init.....	279
表 385. 函数 spi_init .....	279
表 386. 函数 spi_crc_next_transmit.....	281
表 387. 函数 spi_crc_polynomial_set.....	282
表 388. 函数 spi_crc_polynomial_get.....	282
表 389. 函数 spi_crc_enable .....	283
表 390. 函数 spi_crc_value_get .....	283
表 391. 函数 spi_hardware_cs_output_enable .....	284
表 392. 函数 spi_software_cs_internal_level_set.....	284
表 393. 函数 spi_frame_bit_num_set.....	285
表 394. 函数 spi_half_duplex_direction_set.....	285
表 395. 函数 spi_enable .....	286
表 396. 函数 i2s_default_para_init.....	286
表 397. 函数 i2s_init .....	287
表 398. 函数 i2s_enable .....	288
表 399. 函数 spi_i2s_interrupt_enable.....	289
表 400. 函数 spi_i2s_dma_transmitter_enable.....	290
表 401. 函数 spi_i2s_dma_receiver_enable .....	290
表 402. 函数 spi_i2s_data_transmit.....	291
表 403. 函数 spi_i2s_data_receive .....	291
表 404. 函数 spi_i2s_flag_get .....	292
表 405. 函数 spi_i2s_flag_clear.....	292
表 406. SysTick 寄存器对应表 .....	293
表 407. SysTick 库函数总览.....	293
表 408. 函数 systick_clock_source_config.....	294
表 409. 函数 SysTick_Config .....	294
表 410. TMR 寄存器对应表 .....	295
表 411. TMR 库函数总览.....	295
表 412. 函数 tmr_reset .....	297
表 413. 函数 tmr_counter_enable .....	297
表 414. 函数 tmr_output_default_para_init .....	297

表 415. tmr_output_struct 默认值 .....	298
表 416. 函数 tmr_input_default_para_init.....	298
表 417. tmr_input_struct 默认值.....	298
表 418. 函数 tmr_brkdt_default_para_init .....	299
表 419. tmr_brkdt_struct 默认值 .....	299
表 420. 函数 tmr_base_init.....	299
表 421. 函数 tmr_clock_source_div_set.....	300
表 422. 函数 tmr_cnt_dir_set.....	300
表 423. 函数 tmr_repetition_counter_set .....	301
表 424. 函数 tmr_counter_value_set.....	301
表 425. 函数 tmr_counter_value_get .....	302
表 426. 函数 tmr_div_value_set.....	302
表 427. 函数 tmr_div_value_get.....	303
表 428. 函数 tmr_output_channel_config.....	303
表 429. 函数 tmr_output_channel_mode_select.....	305
表 430. 函数 tmr_period_value_set.....	305
表 431. 函数 tmr_period_value_get .....	306
表 432. 函数 tmr_channel_value_set.....	306
表 433. 函数 tmr_channel_value_get.....	307
表 434. 函数 tmr_period_buffer_enable .....	307
表 435. 函数 tmr_output_channel_buffer_enable .....	308
表 436. 函数 tmr_output_channel_immediately_set .....	308
表 437. 函数 tmr_output_channel_switch_set .....	309
表 438. 函数 tmr_one_cycle_mode_enable.....	309
表 439. 函数 tmr_32_bit_function_enable.....	310
表 440. 函数 tmr_overflow_request_source_set.....	310
表 441. 函数 tmr_overflow_event_disable .....	311
表 442. 函数 tmr_input_channel_init.....	311
表 443. 函数 tmr_channel_enable.....	313
表 444. 函数 tmr_input_channel_filter_set.....	313
表 445. 函数 tmr_pwm_input_config .....	314
表 446. 函数 tmr_channel1_input_select .....	315

表 447. 函数 tmr_input_channel_divider_set.....	315
表 448. 函数 tmr_primary_mode_select.....	316
表 449. 函数 tmr_sub_mode_select.....	316
表 450. 函数 tmr_channel_dma_select.....	317
表 451. 函数 tmr_hall_select.....	318
表 452. 函数 tmr_channel_buffer_enable.....	318
表 453. 函数 tmr_trigger_input_select.....	318
表 454. 函数 tmr_sub_sync_mode_set.....	319
表 455. 函数 tmr_dma_request_enable.....	320
表 456. 函数 tmr_interrupt_enable.....	320
表 457. 函数 tmr_flag_get.....	321
表 458. 函数 tmr_flag_clear.....	322
表 459. 函数 tmr_event_sw_trigger.....	322
表 460. 函数 tmr_output_enable.....	323
表 461. 函数 tmr_internal_clock_set.....	323
表 462. 函数 tmr_output_channel_polarity_set.....	324
表 463. 函数 tmr_external_clock_config.....	324
表 464. 函数 tmr_external_clock_mode1_config.....	325
表 465. 函数 tmr_external_clock_mode2_config.....	326
表 466. 函数 tmr_encoder_mode_config.....	326
表 467. 函数 tmr_force_output_set.....	327
表 468. 函数 tmr_dma_control_config.....	328
表 469. 函数 tmr_brkdt_config.....	329
表 470. USART 寄存器对应表.....	331
表 471. USART 库函数总览.....	331
表 472. 函数 usart_reset.....	332
表 473. 函数 usart_init.....	332
表 474. 函数 usart_parity_selection_config.....	333
表 475. 函数 usart_enable.....	333
表 476. 函数 usart_transmitter_enable.....	334
表 477. 函数 usart_receiver_enable.....	334
表 478. 函数 usart_clock_config.....	335

表 479. 函数 usart_clock_enable .....	335
表 480. 函数 usart_interrupt_enable .....	336
表 481. 函数 usart_dma_transmitter_enable .....	336
表 482. 函数 usart_dma_receiver_enable .....	337
表 483. 函数 usart_wakeup_id_set .....	337
表 484. 函数 usart_wakeup_mode_set.....	338
表 485. 函数 usart_receiver_mute_enable .....	338
表 486. 函数 usart_break_bit_num_set.....	339
表 487. 函数 usart_lin_mode_enable.....	339
表 488. 函数 usart_data_transmit .....	340
表 489. 函数 usart_data_receive.....	340
表 490. 函数 usart_break_send.....	340
表 491. 函数 usart_smartcard_guard_time_set .....	341
表 492. 函数 usart_irda_smartcard_division_set.....	341
表 493. 函数 usart_smartcard_mode_enable .....	342
表 494. 函数 usart_smartcard_nack_set.....	342
表 495. 函数 usart_single_line_halfduplex_select .....	343
表 496. 函数 usart_irda_mode_enable .....	343
表 497. 函数 usart_irda_low_power_enable .....	343
表 498. 函数 usart_hardware_flow_control_set.....	344
表 499. 函数 usart_flag_get.....	344
表 500. 函数 usart_flag_clear.....	345
表 501. WDT 寄存器对应表.....	346
表 502. WDT 库函数总览 .....	346
表 503. 函数 wdt_enable .....	346
表 504. 函数 wdt_counter_reload.....	347
表 505. 函数 wdt_reload_value_set .....	347
表 506. 函数 wdt_divider_set .....	347
表 507. 函数 wdt_register_write_enable .....	348
表 508. 函数 wdt_flag_get.....	348
表 509. WWDT 寄存器对应表 .....	349
表 510. WWDT 库函数总览.....	349

表 511. 函数 wwdt_reset.....	350
表 512. 函数 wwdt_divider_set.....	350
表 513. 函数 wwdt_enable .....	351
表 514. 函数 wwdt_interrupt_enable .....	351
表 515. 函数 wwdt_counter_set .....	351
表 516. 函数 wwdt_window_counter_set .....	352
表 517. 函数 wwdt_flag_get .....	352
表 518. 函数 wwdt_flag_clear.....	352
表 519. XMC 寄存器对应表.....	354
表 520. XMC 库函数总览 .....	354
表 521. 函数 xmc_nor_sram_reset .....	355
表 522. 函数 xmc_nor_sram_init.....	355
表 523. 函数 xmc_nor_sram_timing_config .....	357
表 524. 函数 xmc_norsram_default_para_init.....	360
表 525. xmc_nor_sram_init_struct 默认值 .....	360
表 526. 函数 xmc_norsram_timing_default_para_init.....	361
表 527. xmc_rw_timing_struct 和 xmc_w_timing_struct 默认值 .....	361
表 528. 函数 xmc_nor_sram_enable.....	361
表 529. 函数 xmc_ext_timing_config.....	362
表 530. 函数 xmc_nand_reset.....	363
表 531. 函数 xmc_nand_init .....	363
表 532. 函数 xmc_nand_timing_config .....	365
表 533. 函数 xmc_nand_default_para_init.....	366
表 534. xmc_nand_init_struct 默认值 .....	367
表 535. 函数 xmc_nand_timing_default_para_init.....	367
表 536. xmc_common_spacetime_struct 和 xmc_attribute_spacetime_struct 默认值 .....	367
表 537. 函数 xmc_nand_enable .....	368
表 538. 函数 xmc_nand_ecc_enable .....	368
表 539. 函数 xmc_ecc_get .....	369
表 540. 函数 xmc_interrupt_enable.....	369
表 541. 函数 xmc_flag_status_get .....	370
表 542. 函数 xmc_flag_clear .....	371

表 543. 时钟配置应用指南.....	378
表 544. 文档版本历史.....	379

## 图目录

图 1. Pack 安装包.....	41
图 2. IAR Pack 安装界面 .....	41
图 3. IAR Pack 安装流程 .....	42
图 4. 查看 IAR Pack 安装情况 .....	43
图 5. 查看 Keil_v5 Pack 安装情况 .....	44
图 6. Keil_v4 Pack 安装界面 .....	45
图 7. Keil_v4 Pack 安装流程 .....	45
图 8. Keil_v4 Pack 安装完成 .....	46
图 9. 查看 Keil_v4 Pack 安装情况 .....	47
图 10. Segger 包安装界面.....	48
图 11. Segger 包安装流程 .....	48
图 12. 打开 J-Flash.....	49
图 13. J-Flash 创建新工程.....	49
图 14. 查看 Device 信息 .....	50
图 15. Keil 算法文件设置.....	51
图 16. Keil 算法文件配置栏 .....	52
图 17. Keil 选择算法文件 .....	52
图 18. Keil 新增算法文件 .....	53
图 19. IAR 工程名.....	54
图 20. IAR 算法文件配置.....	54
图 21. IAR Flash Loader 新增 .....	55
图 22. IAR Flash Loader 配置 .....	55
图 23. IAR Flash Loader 配置成功.....	56
图 24. templates 文件内容 .....	57
图 25. Keil_v5 模板工程示例 .....	57
图 26. 外设使能宏定义 .....	59
图 27. BSP 内容结构 .....	63
图 28. BSP 函数库的架构.....	64
图 29. Keil 改 device.....	372
图 30. Keil 改宏定义 .....	373

图 31. IAR 改 device.....	374
图 32. IAR 改宏定义 .....	375
图 33. 错误警告情形一 .....	375
图 34. 错误警告情形二 .....	376
图 35. 错误警告情形三 .....	376
图 36. JLinkLog 和 JLinkSettings.....	376
图 37. Unspecified Cortex-M4.....	377
图 38. AT32_New_Clock_Configuration 界面 .....	378

# 1 简介

为了让用户高效快速的使用Artery MCU，雅特力官方提供了一套完整的BSP&Pack用于开发。主要包括：外设驱动库、内核相关文件、完整的应用例程以及能够支持Keil\_v5、Keil\_v4、IAR\_v6和IAR\_v7、IAR\_v8等多种开发环境的Pack文件。

本应用指南会介绍BSP&Pack具体的使用方法。

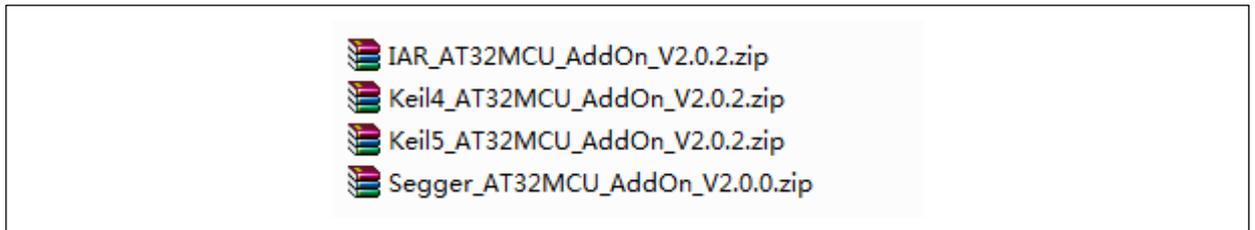
## 2 Pack 安装步骤

ArteryTek提供了支持Keil\_v5、Keil\_v4、IAR\_v6、IAR\_v7和IAR\_v8等多种开发环境的Pack文件，对应的Pack采用‘双击’完成一键式安装。

*注意：本章节主要以AT32F403A做举例说明，AT32 MCU其他型号的Pack安装步骤是类似的，不再累述。*

Pack安装文件如下图（具体版本信息按实际情况为准）。

图 1. Pack 安装包

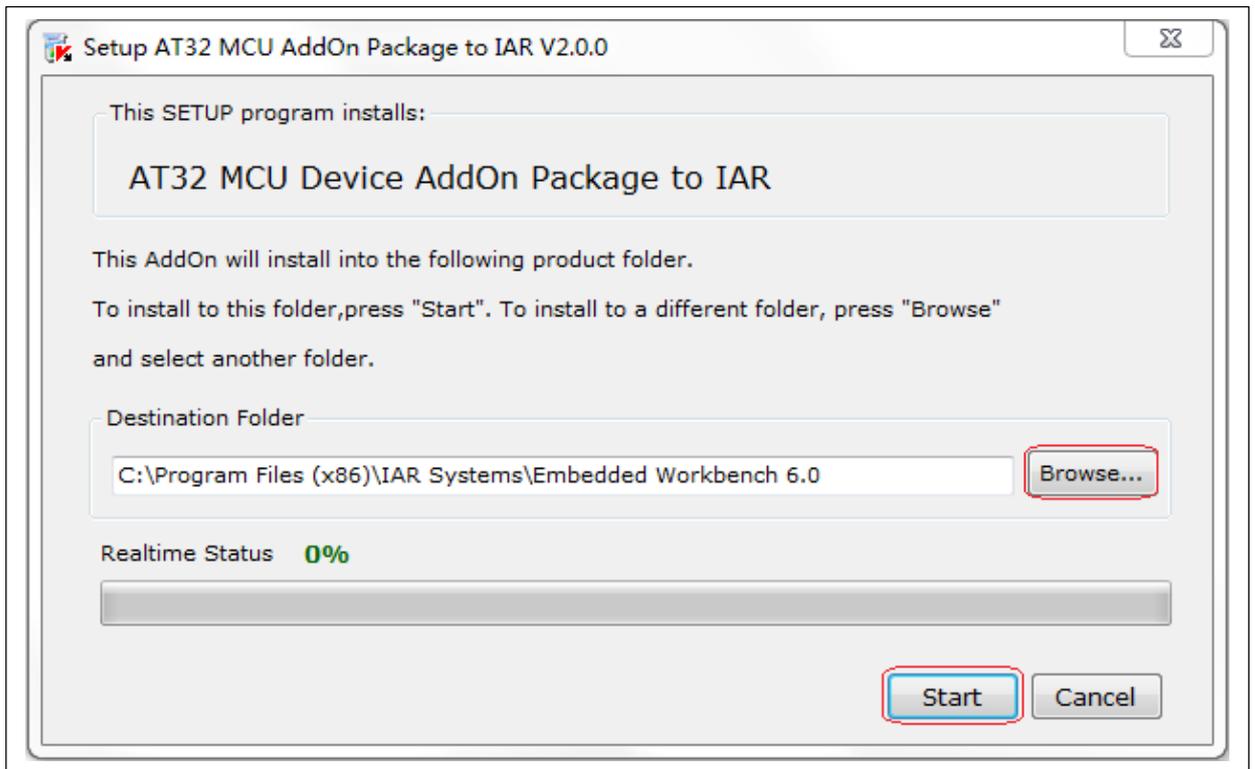


### 2.1 IAR Pack 安装

IAR\_AT32MCU\_AddOn.zip: 支援 IAR\_V6、IAR\_V7 和 IAR\_V8 的压缩包，安装步骤如下：

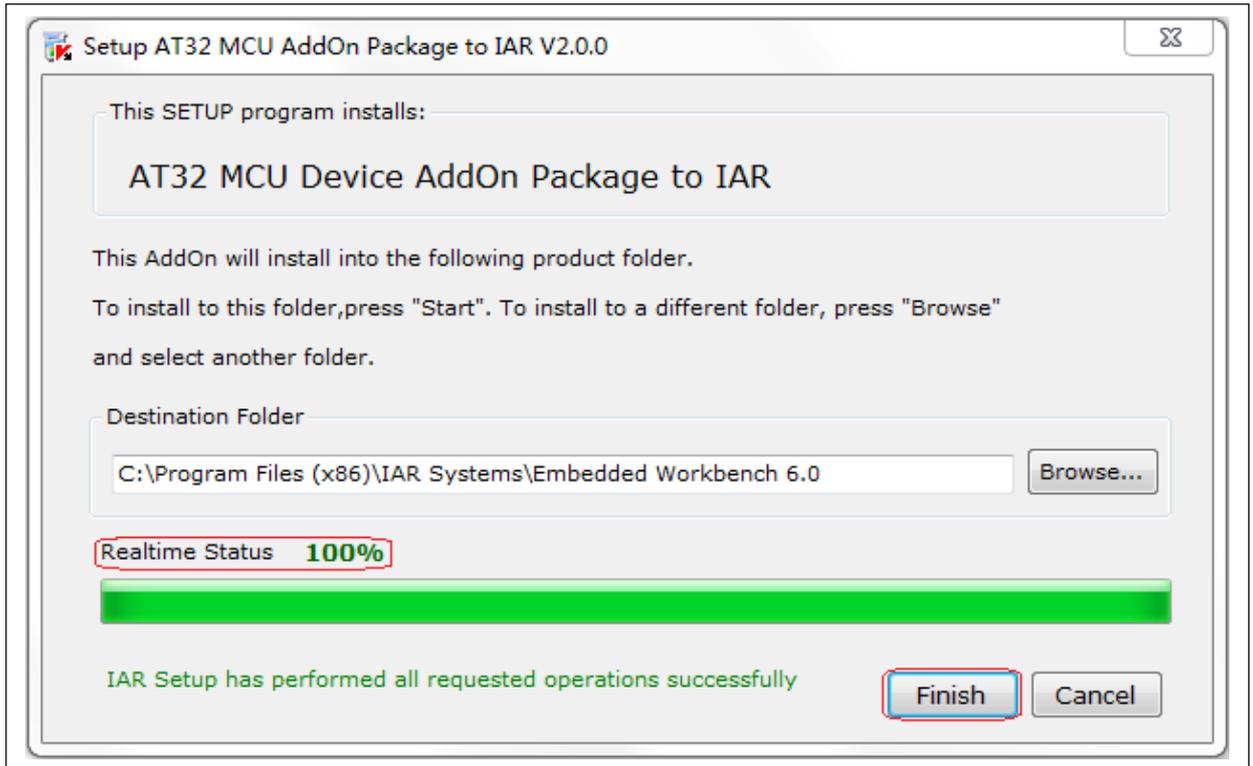
- ① 解压 IAR\_AT32MCU\_AddOn.zip。
- ② 双击 IAR\_AT32MCU\_AddOn.exe，弹出如下界面（具体版本信息按实际情况为准）。

图 2. IAR Pack 安装界面



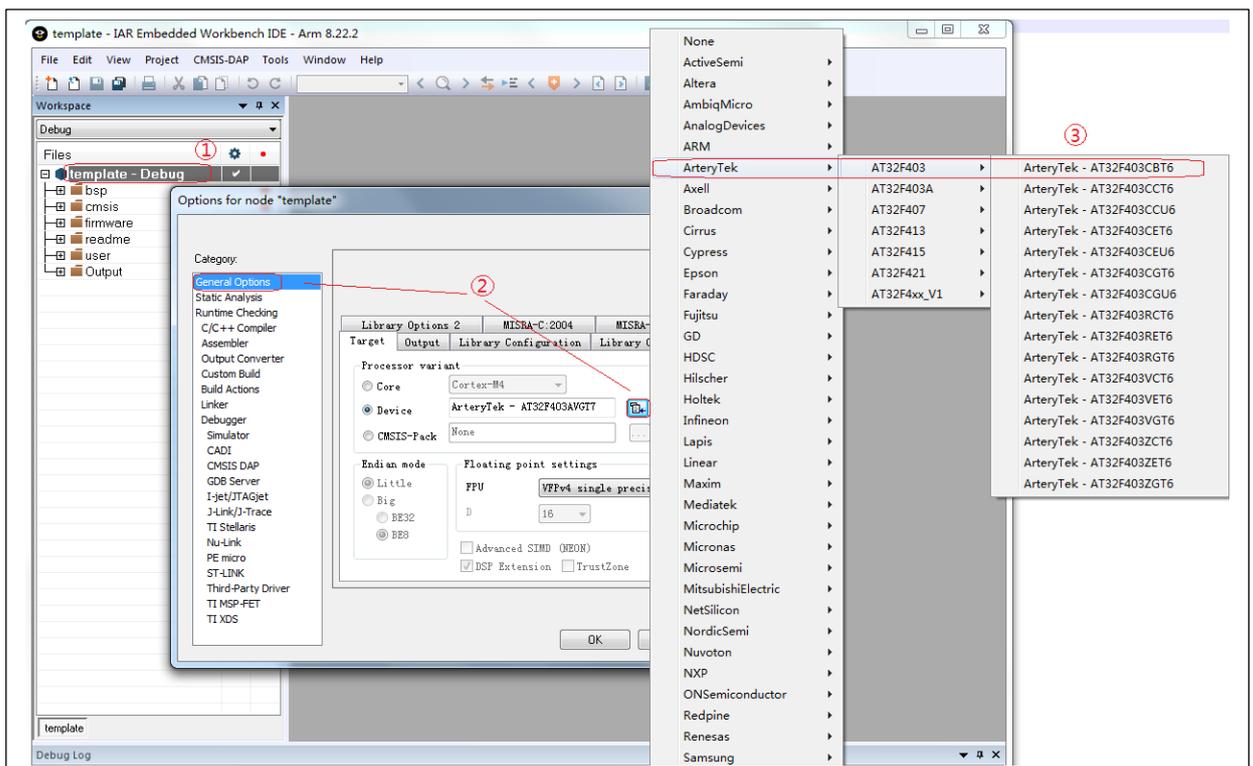
*注意：如果IAR的实际安装路径与“Destination Folder”对话框内的路径不一致，点击“Browse”选择实际安装路径。然后点击“Start”启动安装过程，如下图。*

图 3. IAR Pack 安装流程



- ③ 点击“Finish”完成安装。
- ④ 查看 IAR Pack 是否安装成功。任意打开一个 IAR 工程，按如下步骤操作和查看：
  - 鼠标右键点击工程名，并选择 Options...
  - 选择 General Options，并点选复选框。
  - 查看 ArteryTek 以及 ArteryTek – AT32F...相关的型号信息。

图 4. 查看 IAR Pack 安装情况

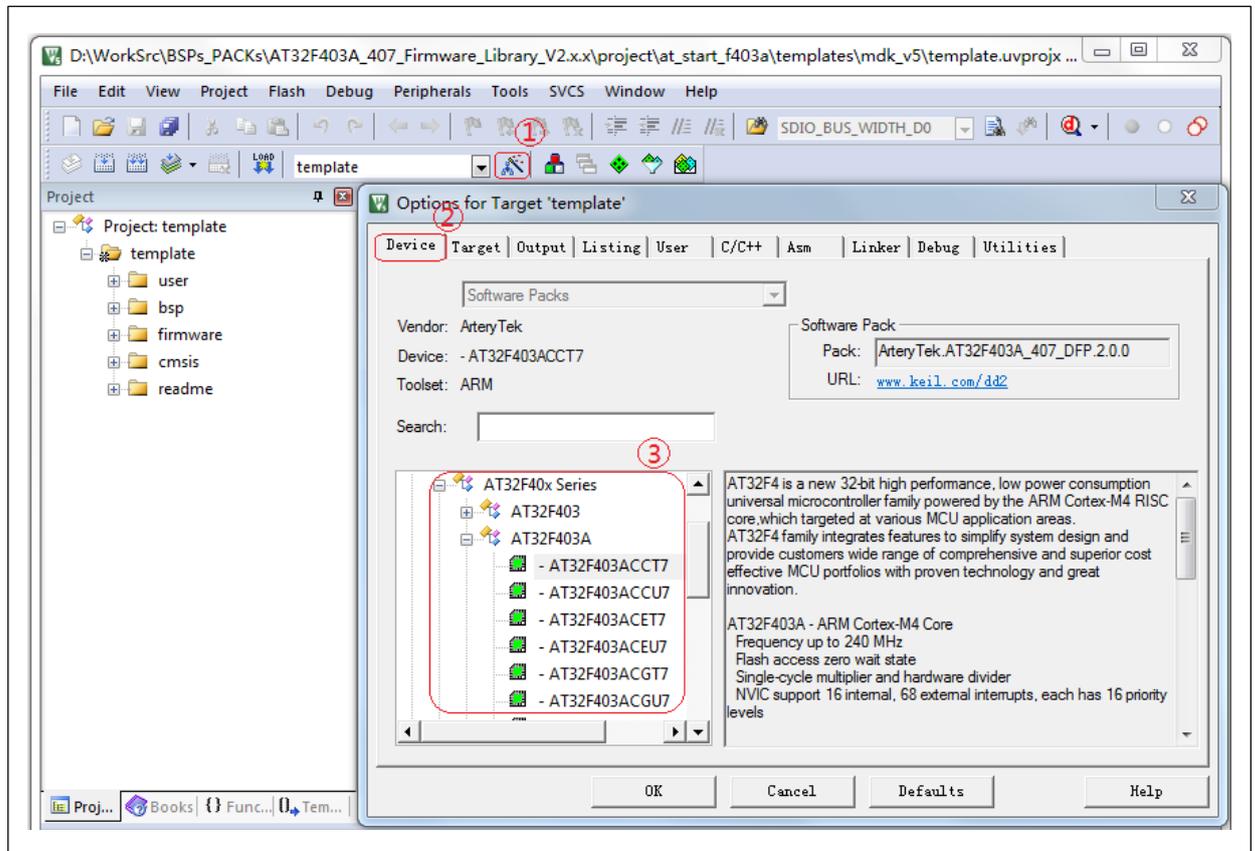


## 2.2 Keil\_v5 Pack 安装

Keil5\_AT32MCU\_AddOn.zip: 支援 Keil\_v5 的 pack 压缩包，具体版本见包内实际内容，安装步骤如下：

- ① 解压 Keil5\_AT32MCU\_AddOn.zip，里面包含了所有目前支持的 Keil5 pack 安装包，都是标准的 Keil\_v5 DFP 安装文件。
- ② 选择所需系列的安装包，双击 ArteryTek.AT32xxxx\_DFP.2.x.x.pack 完成一键式安装。
- ⑤ 查看 Keil\_v5 Pack 是否安装成功。按如下步骤操作和查看：
  - 点击魔术棒。
  - 选择 Device 选项卡。
  - 出现 ArteryTek 及相关型号信息。

图 5. 查看 Keil\_v5 Pack 安装情况

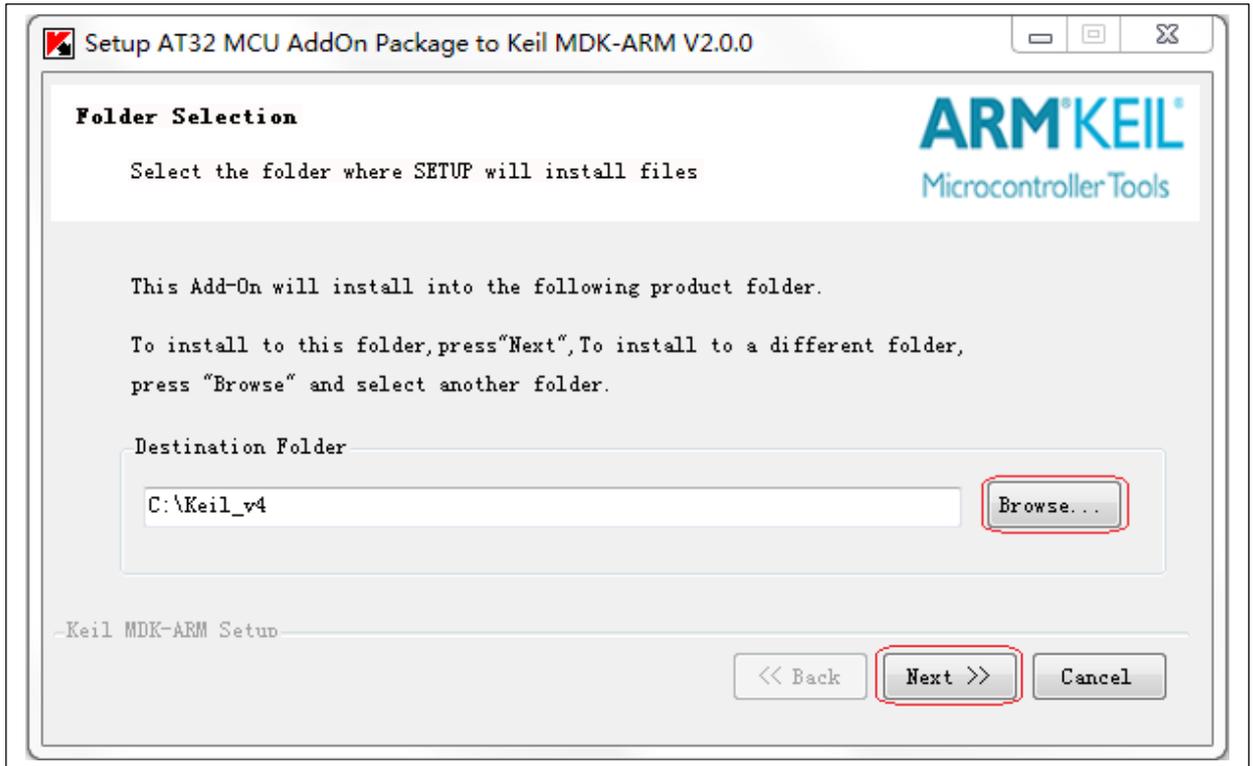


## 2.3 Keil\_v4 Pack 安装

Keil4\_AT32MCU\_AddOn.zip: 支援 Keil\_v4 的压缩包，安装步骤如下：

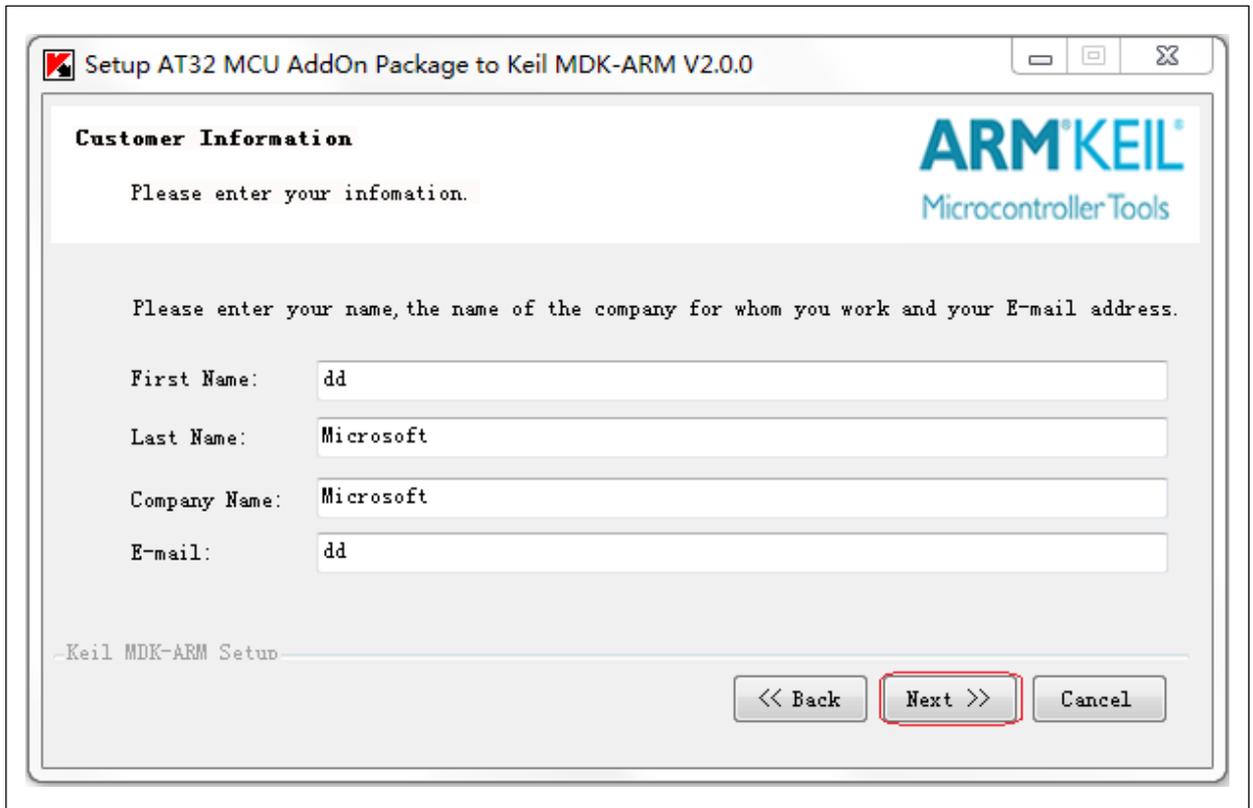
- ① 解压 Keil4\_AT32MCU\_AddOn.zip。
- ② 双击 Keil4\_AT32MCU\_AddOn.exe，弹出如下界面（具体版本信息按实际情况为准）。

图 6. Keil\_v4 Pack 安装界面



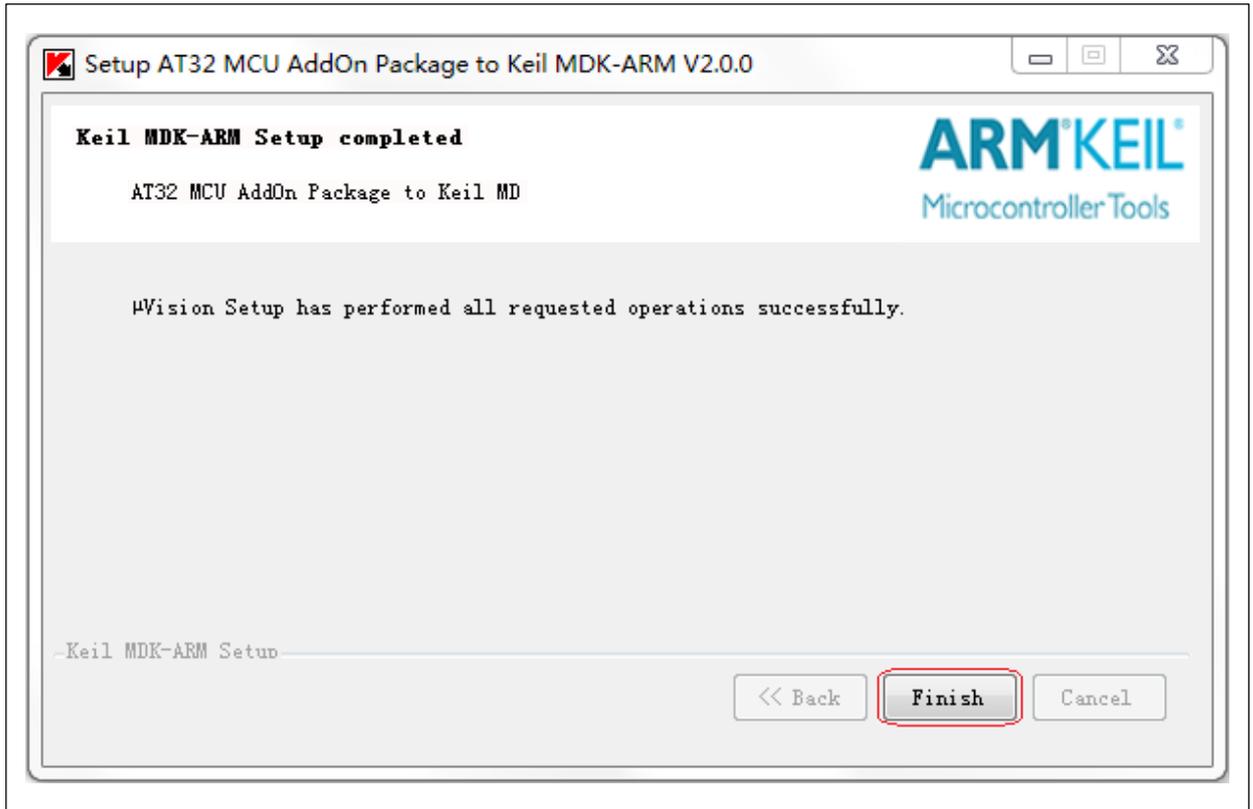
- ③ 如果 Keil\_v4 的实际安装路径与 “Destination Folder”对话框内的路径不一致，点击“Browse”选择实际安装路径。然后点击“Next”，弹出如下界面。

图 7. Keil\_v4 Pack 安装流程



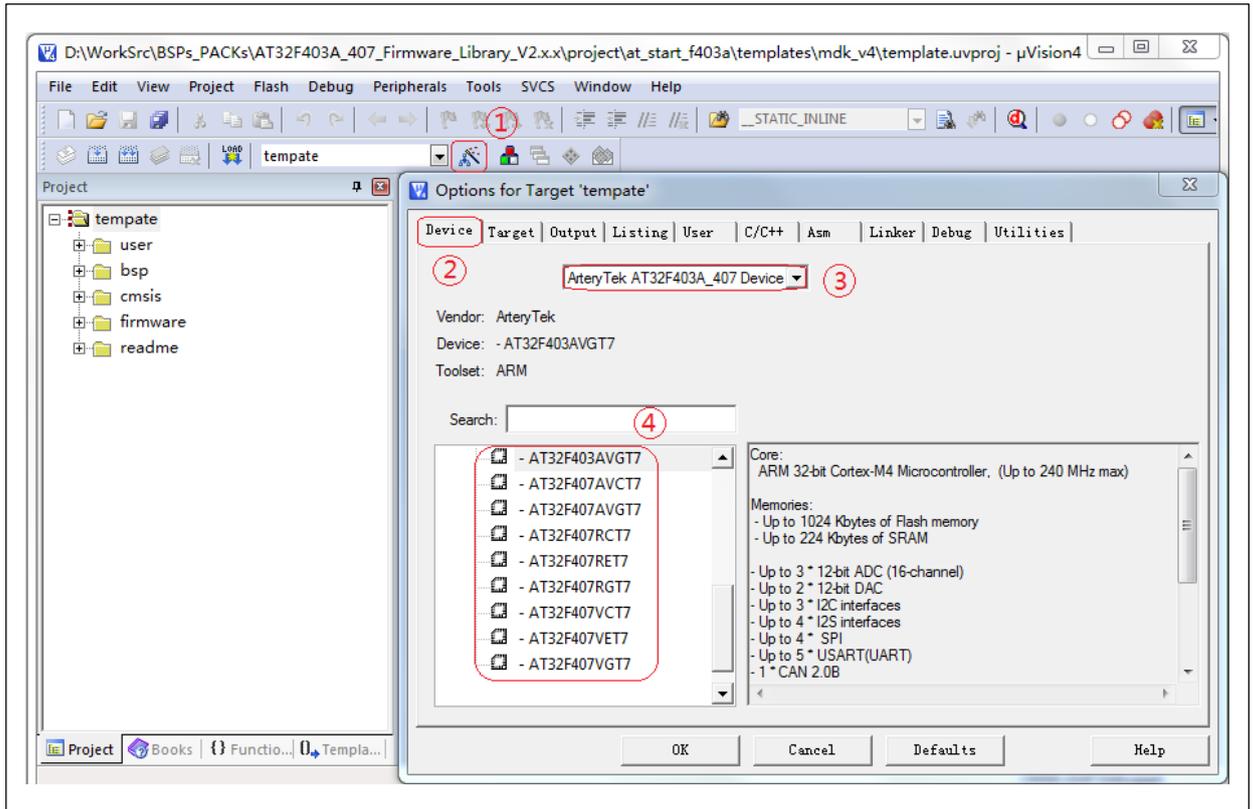
- ④ 在上图的界面中修改 “Customer Information”，一般不需要修改此类信息。然后点击“Next”启动安装过程，安装结果如下图：

图 8. Keil\_v4 Pack 安装完成



- ⑤ 点击“Finish”完成安装。查看 Keil\_v4 Pack 安装是否成功。请按如下步骤进行操作和查看：
- 点击魔术棒。
  - 点选 Device 选项卡。
  - 选择 ArteryTek 提供的对应系列的型号包文件。
  - 出现 ArteryTek 信息及芯片型号。

图 9. 查看 Keil\_v4 Pack 安装情况

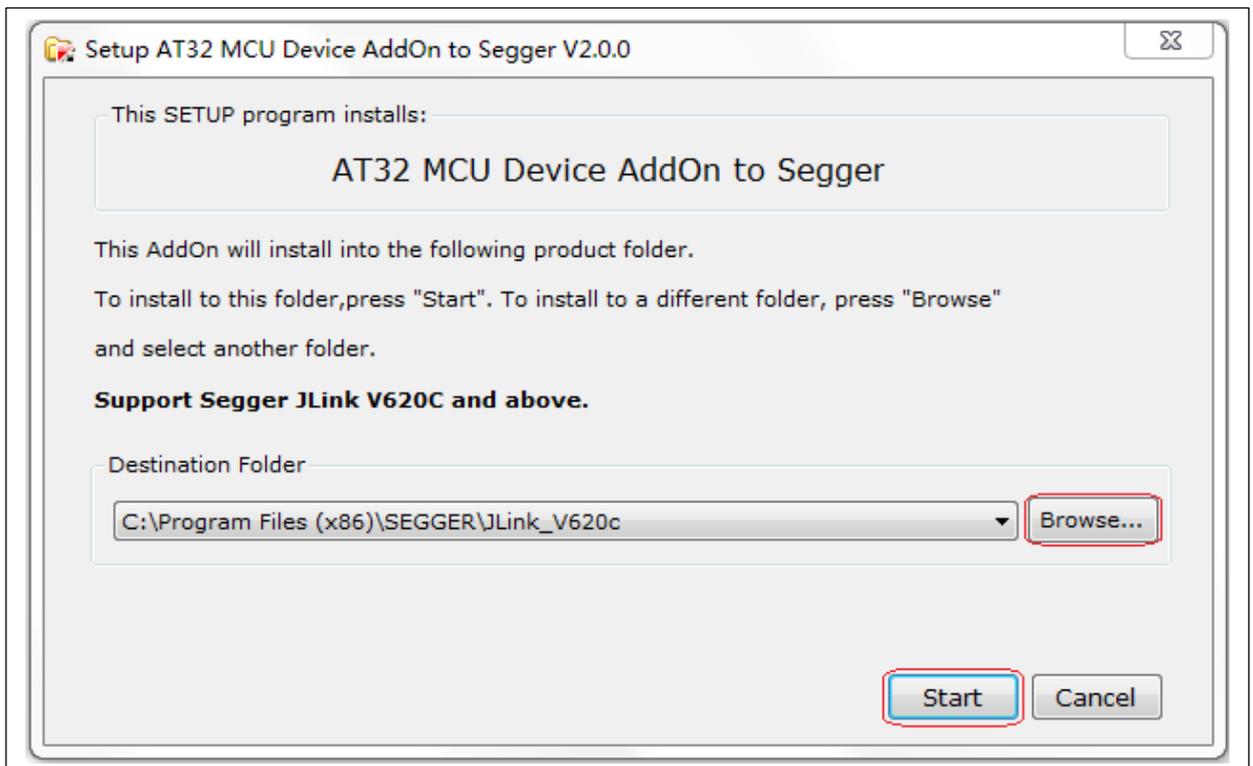


## 2.4 Segger Pack 安装

Segger\_AT32MCU\_AddOn.zip: 支援 J-Flash 下载的压缩包，安装步骤如下：

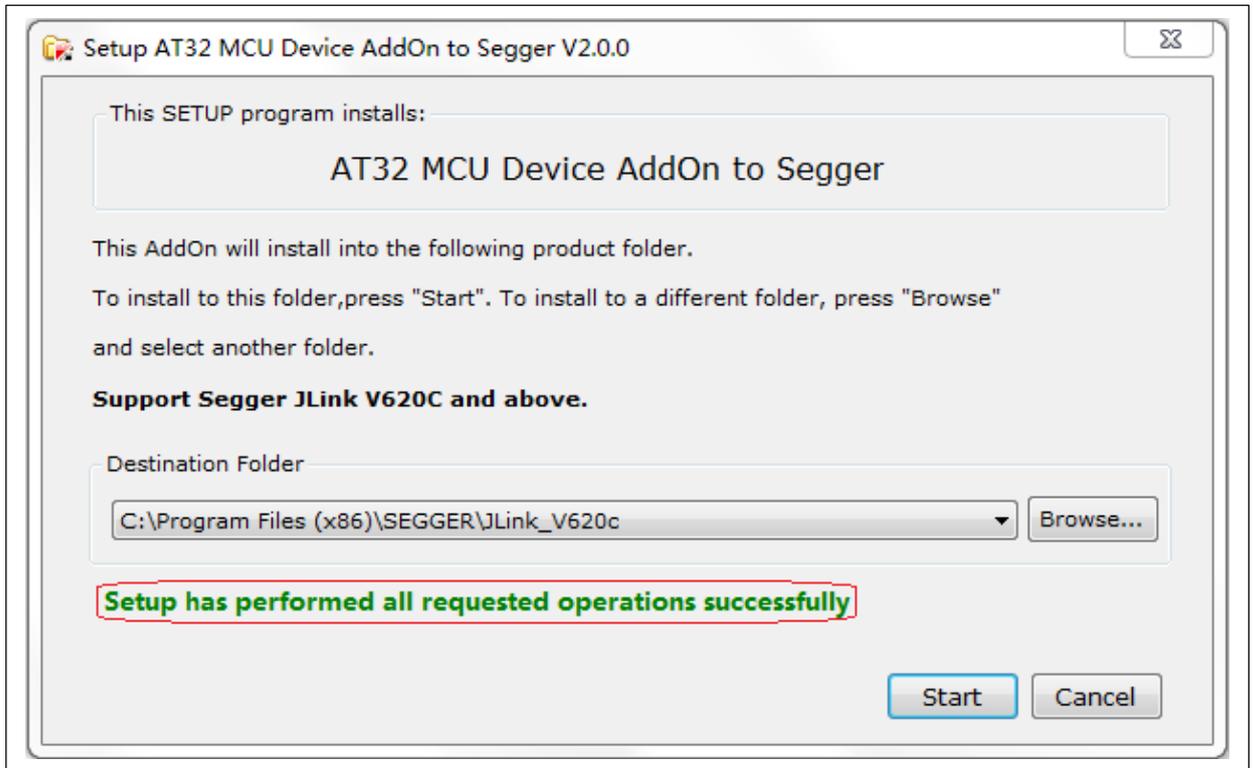
- ① 解压 Segger\_AT32MCU\_AddOn.zip。
- ② 双击 Segger\_AT32MCU\_AddOn.exe，弹出如下界面（具体版本信息按实际情况为准）。

图 10. Segger 包安装界面



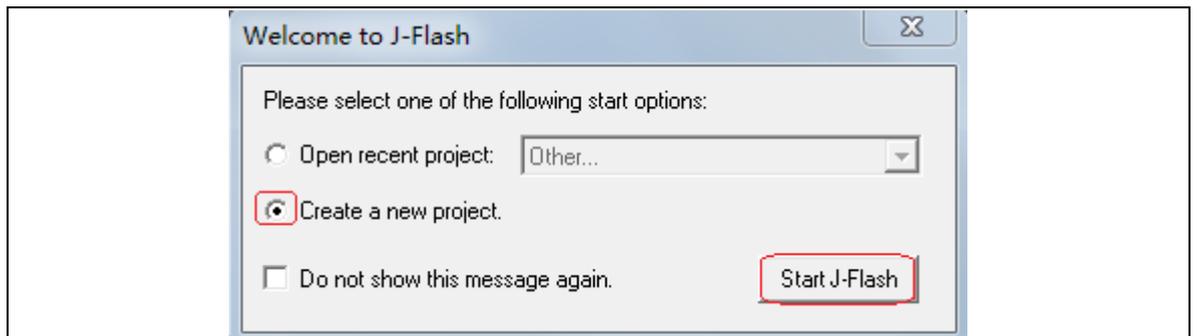
注意：如果Segger的实际安装路径与“Destination Folder”对话框内的路径不一致，点击“Browse”选择实际安装路径。然后点击“Start”，弹出如下界面。

图 11. Segger 包安装流程



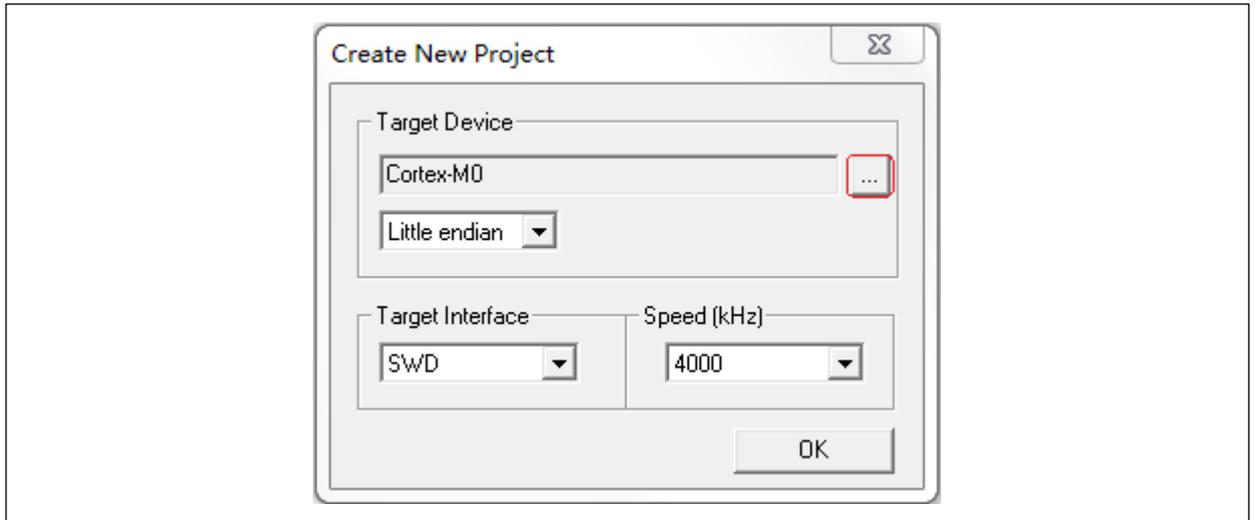
- ③ 出现“Setup has performed all requested operations successfully”则表示已安装成功。查看是否安装成功，请按如下步骤进行操作和查看：
- 打开 J-Flash.exe，出现如下对话框则选择 Create a new project 并点击 Start J-Flash 按钮，如下图：

图 12. 打开 J-Flash



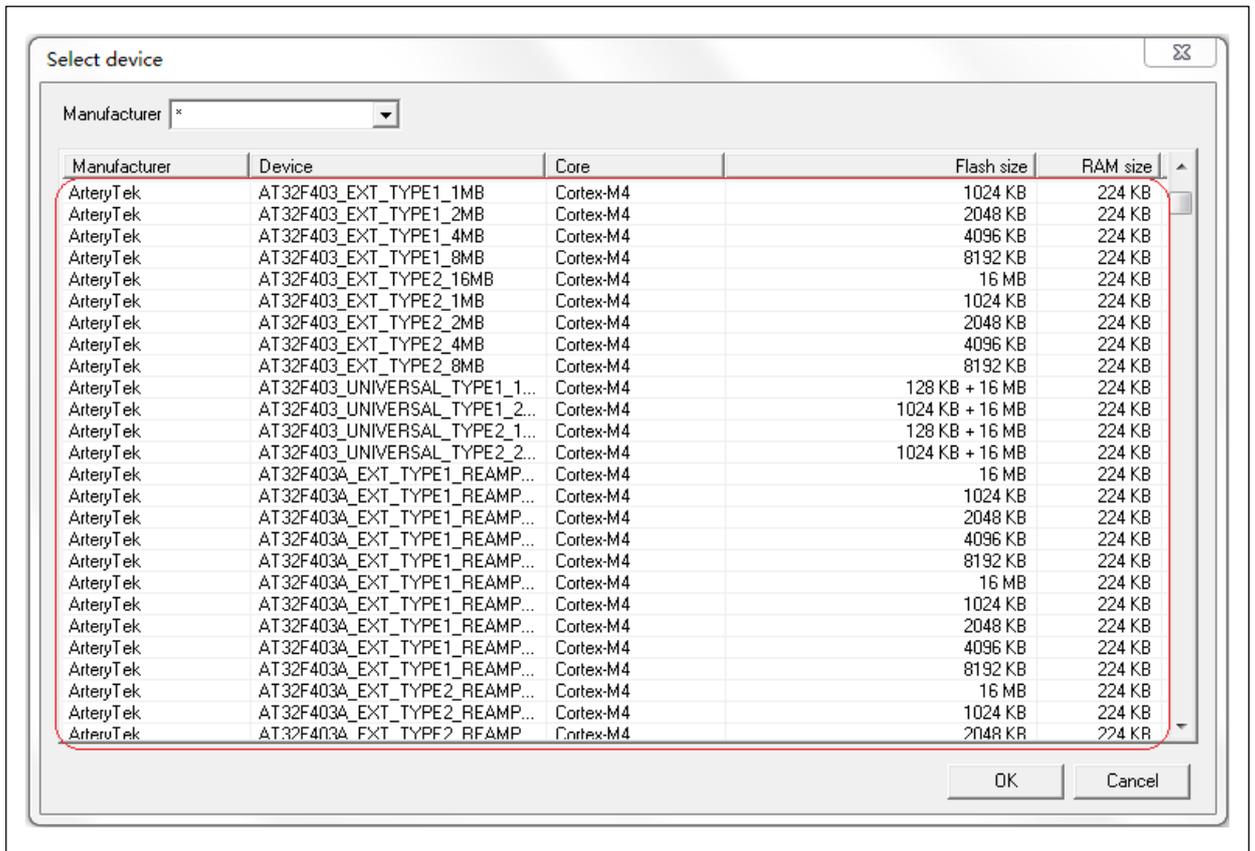
- 启动 J-Flash 后，点击 Target Device 栏后的复选按钮，如下图：

图 13. J-Flash 创建新工程



- 在复选框中上下拉动滚动条如查找到 ArteryTek 相关信息及算法文件则表示安装成功，如下图：

图 14. 查看 Device 信息



### 3 Flash 算法文件说明

对于Artery MCU，我们都有在对应发布的Pack文件中整合了相关型号的Flash算法文件以供如KEIL/IAR等IDE工具进行在线code下载。虽各IDE工具对于算法文件的使用方法大致都一样，以下还是对算法文件的使用方法进行简单的说明。

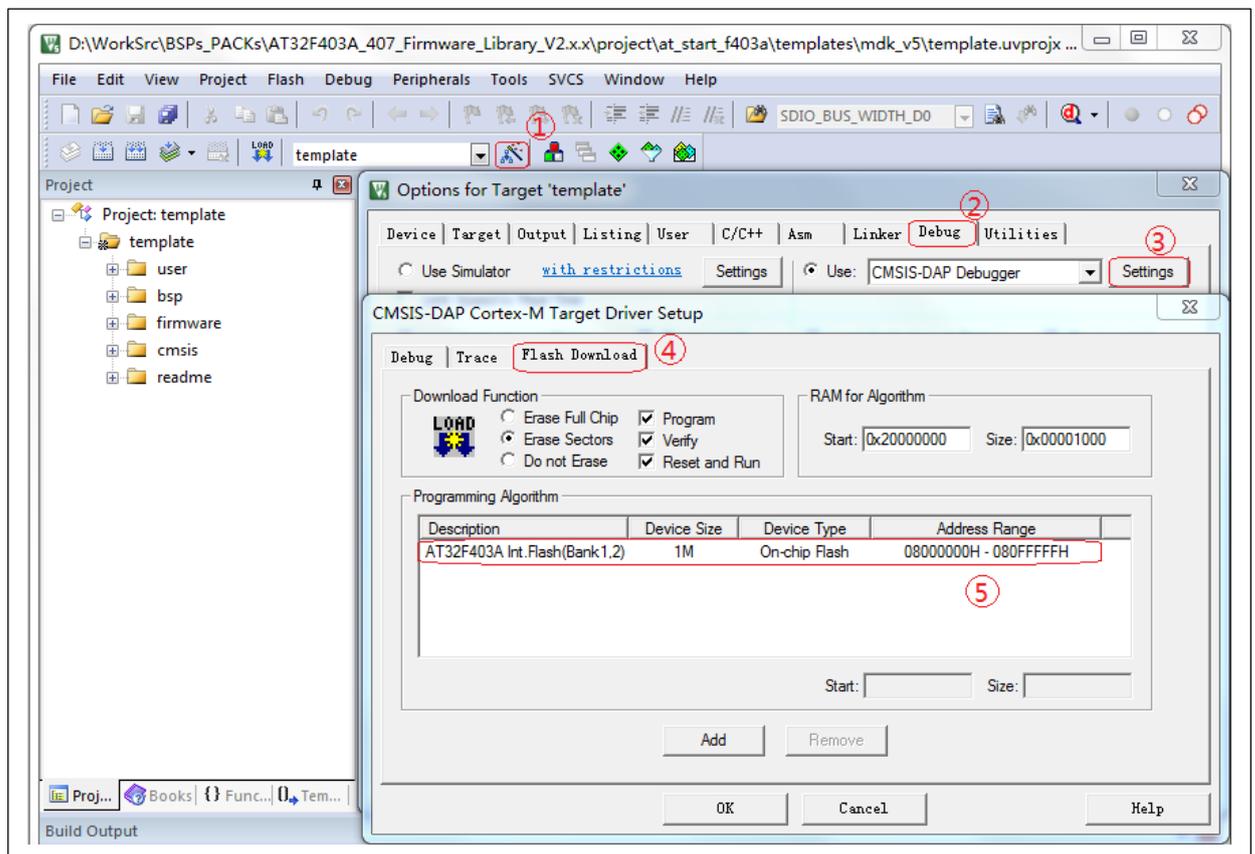
*注意：本章节主要以AT32F403A做举例说明，AT32 MCU其他型号的Flash算法说明是类似的，不再累述。*

#### 3.1 Keil 算法文件的使用方法

因常用的Keil\_v4和Keil\_v5 IDE开发环境在算法文件选择方法和使用上基本一样，以下对应Keil\_v5环境的使用来进行说明。

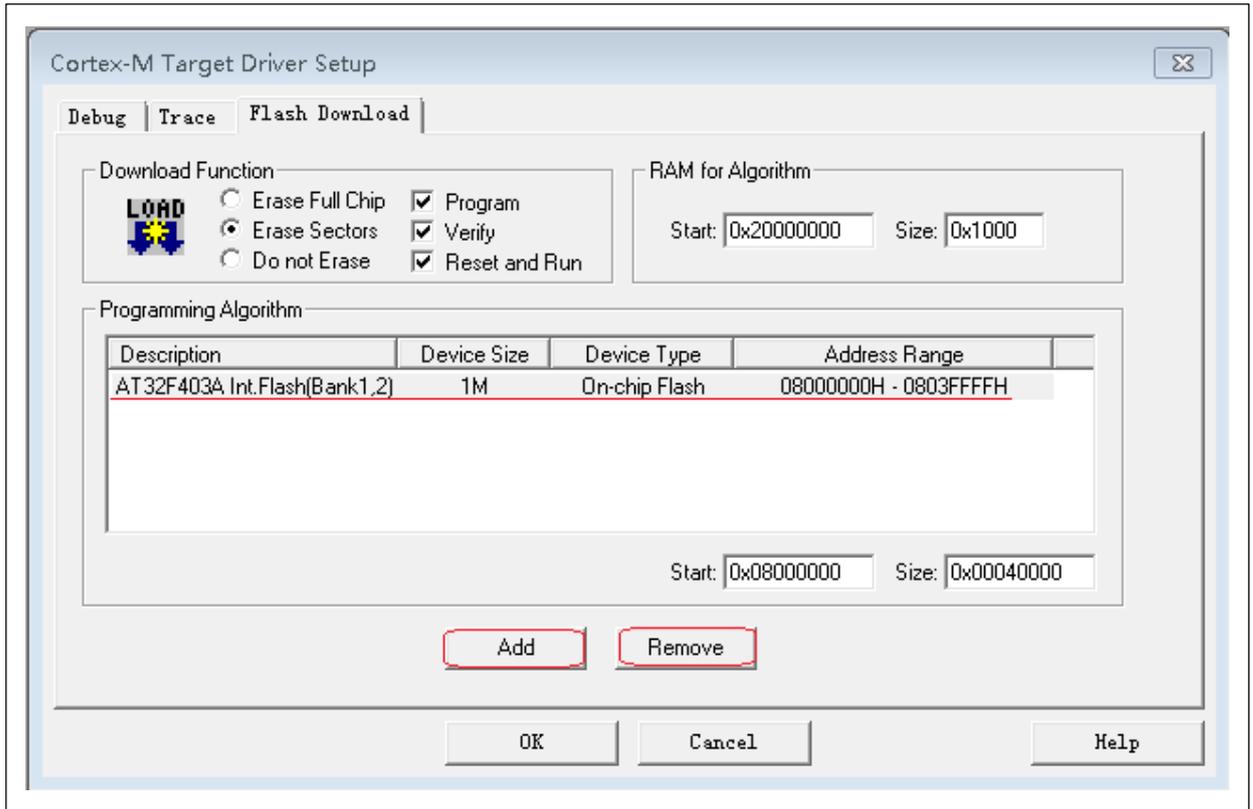
当在Keil IDE开发工具工程建立起来之后即可进行Debug方式配置和flash算法文件的选择。在开发工具内依次点击：配置魔术棒—>Debug选项卡—>Settings—>Flash Download，流程如下图：

图 15. Keil 算法文件设置



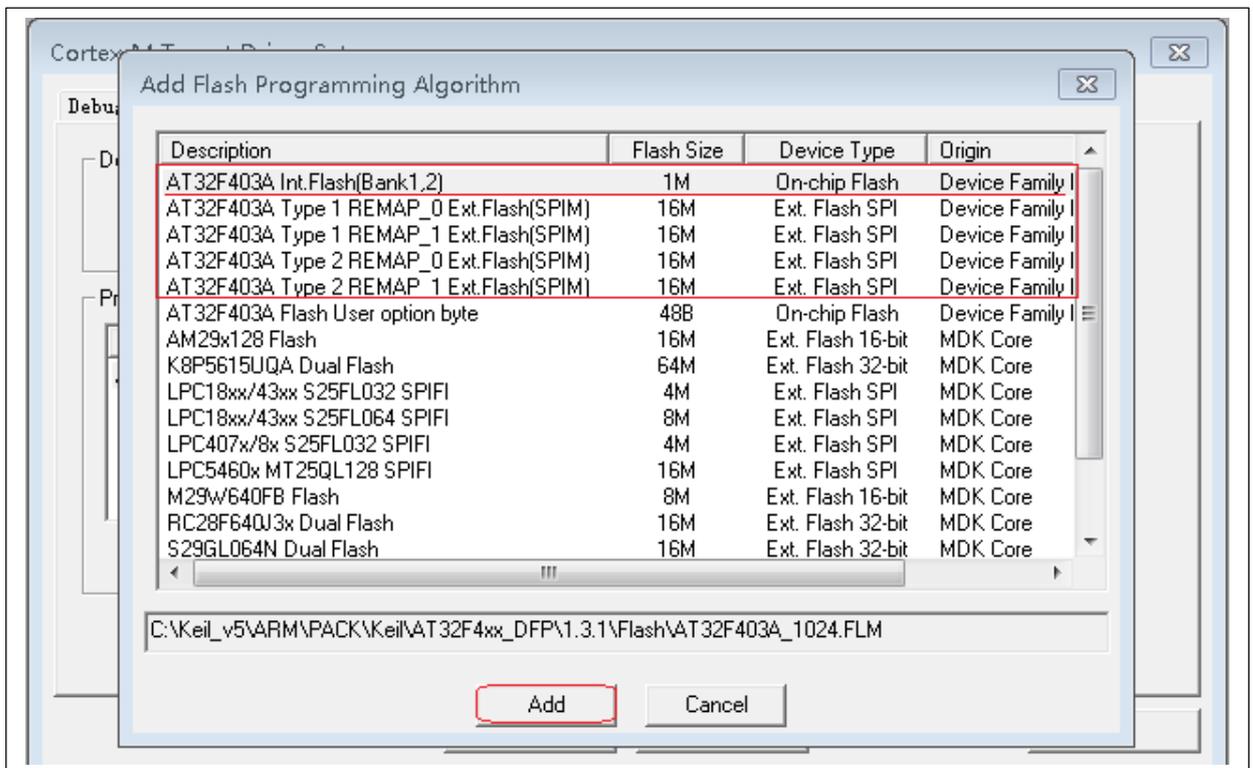
此处示例可看到所选择的Flash算法文件为默认的Flash算法文件，如需更改和移除可自行配置，点击到算法文件后可看到Add和Remove按钮可选择，如所选算法和实际MCU不匹配可使用以下方法重新配置

图 16. Keil 算法文件配置栏



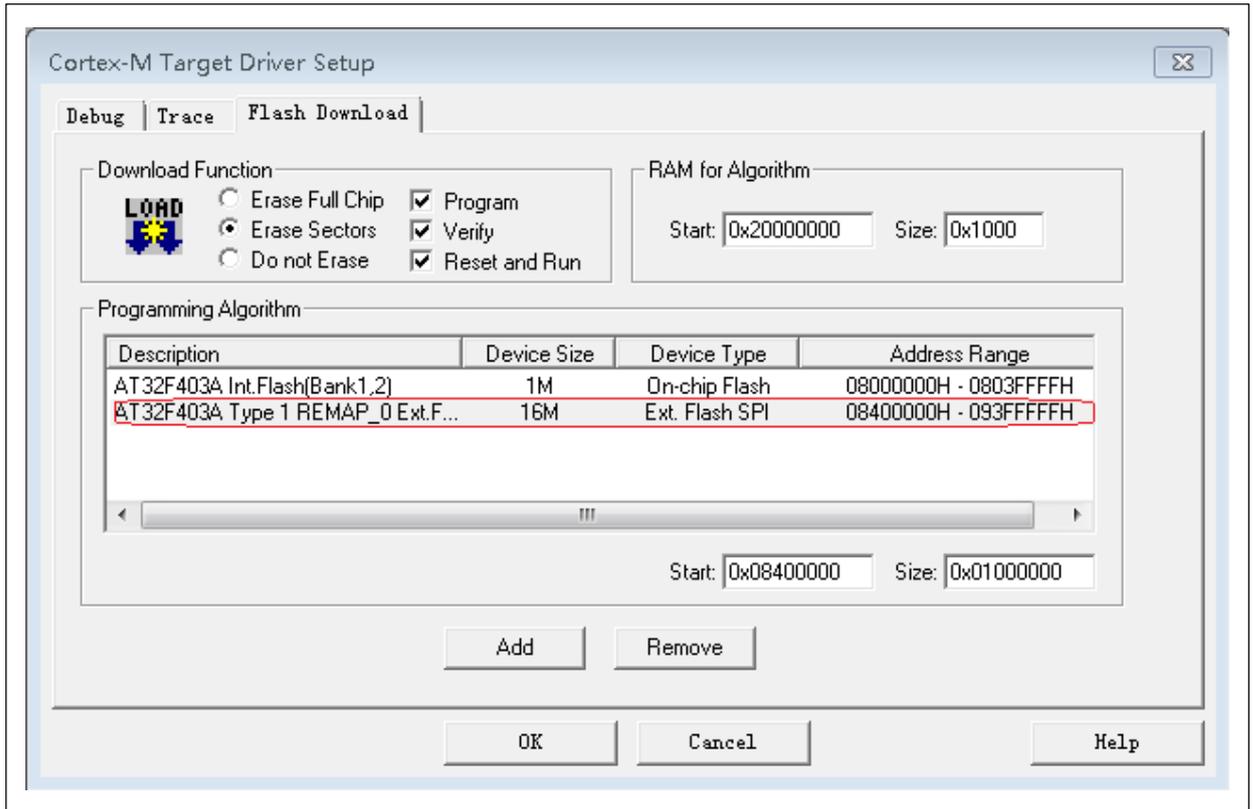
点击**Remove**可将当前选择到的算法文件从工程配置中移除，点击**Add**可查看支持此型MCU的算法文件并进行选择，示例如下：

图 17. Keil 选择算法文件



当选择到相应的算法文件后点击**Add**即可将新算法文件加入到当前工程配置，如下示例是新增SPIM算法到工程中：

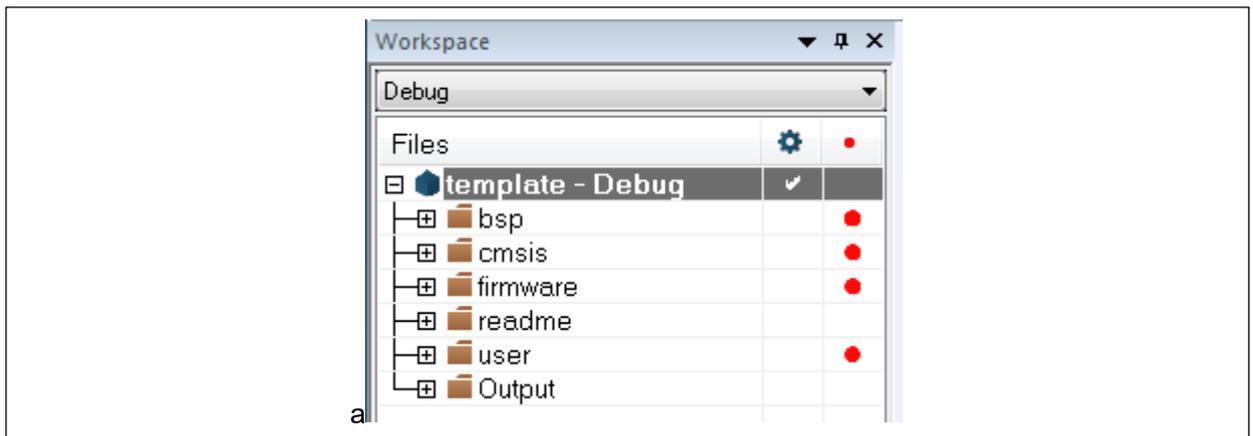
图 18. Keil 新增算法文件



### 3.2 IAR 算法文件的使用方法

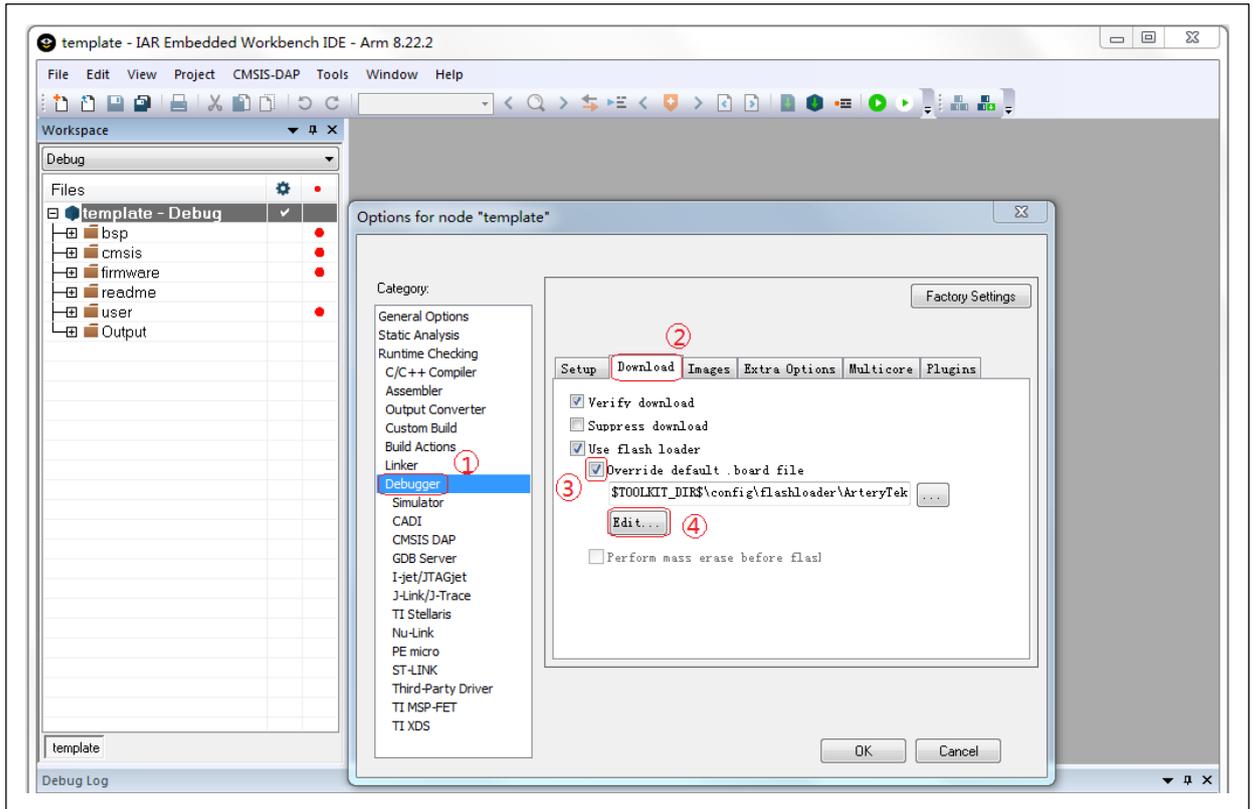
IAR开发环境对算法文件的选择方法是在当新建工程的配置中选定指定的MCU型号后自动选定的对应的默认flash算法文件。如需手动去进行算法文件配置，可在IAR工程建立起来之后，鼠标右击如下灰色选框位置的工程名：

图 19. IAR 工程名



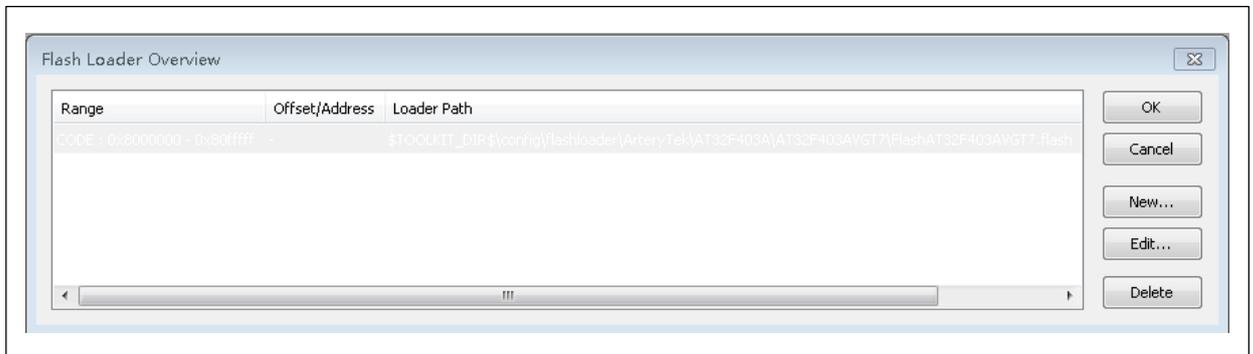
选择Options—>Debugger—>Download—>勾选Override default .board file—>点击Edit，流程如下图所示：

图 20. IAR 算法文件配置



进入后可看见如下的配置界面：

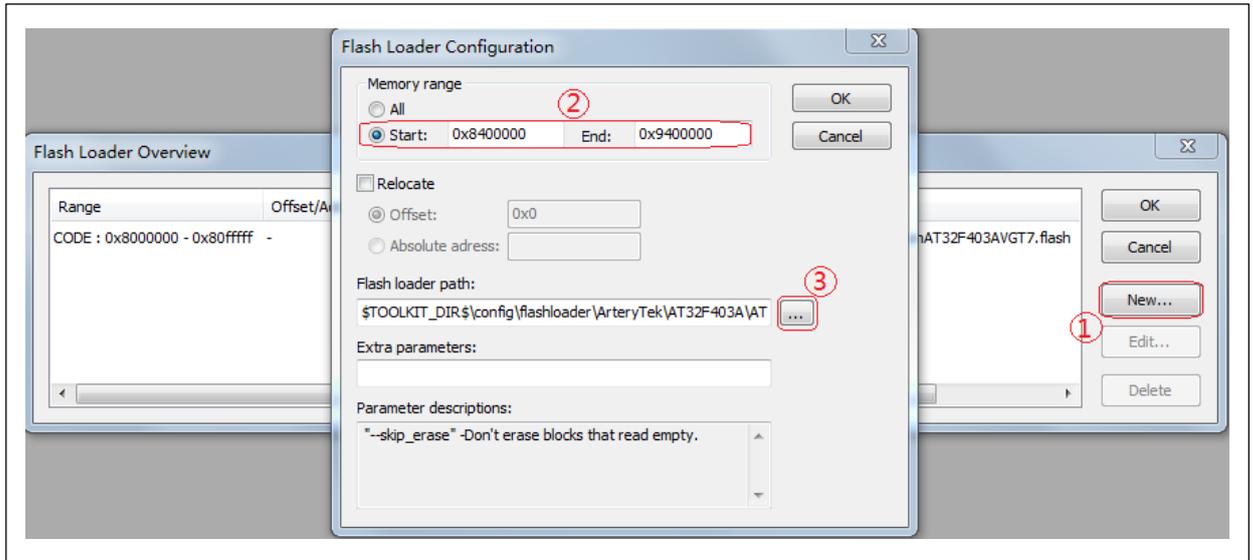
图 21. IAR Flash Loader 新增



其中的flash算法配置方法是选定MCU芯片型号后默认指定，如需手动进行修改可点击旁边的New/Edit/Delete三个选项进行修改。

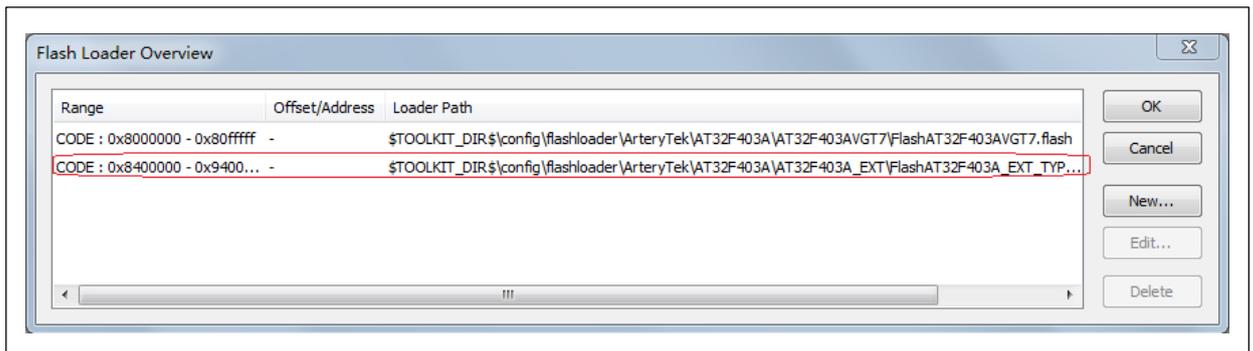
以点击New新增配置Flash算法文件举例。1.点击New—>2.配置Flash范围—>3.选择对应的Flash算法配置文件。流程如下图所示：

图 22. IAR Flash Loader 配置



此处示例是新增SPIM flash算法文件举例。需选择对应型号且正确的Flash算法文件进行配置。被选择的flash算法配置文件是由IAR\_AT32MCU\_AddOn工具安装到IAR开发环境内。示例新增的SPIM flash算法完成配置后如下图：

图 23. IAR Flash Loader 配置成功



### 1. SPIM 算法文件说明

Artery部分MCU 支持Bank3（详情请参考官方Reference Manual或DataSheet），其接口外挂flash可作为内部flash不足或特殊应用需求情况下的flash存储介质的扩充，当软件程序中部分code或数据指定编译链接地址在SPIM存储空间时，IDE工具在线下载的过程中需要使用到此算法文件进行外部flash编程。Artery SPIM算法文件的命名方式如下：AT32F4xxTypeNREMAP\_P Ext.Flash。

N=1,2

P=0,1

TYPEN: 外接的SPI Flash类型，按外接flash类型和型号进行选择。详细信息请参考对应MCU Reference Manual的FLASH\_SELECT寄存器描述。

REMAP\_P: MCU SPIM PIN脚的复用选择，按连接外部flash的硬件电路PIN脚连线方式进行选择。详细信息请参考对应MCU Reference Manual的外部SPIF重映射章节。

REMAP0: EXT\_SPIF\_GRMP=000

REMAP1: EXT\_SPIF\_GRMP=001

## 4 BSP 使用简述

### 4.1 BSP 快速使用

#### 4.1.1 模板工程介绍

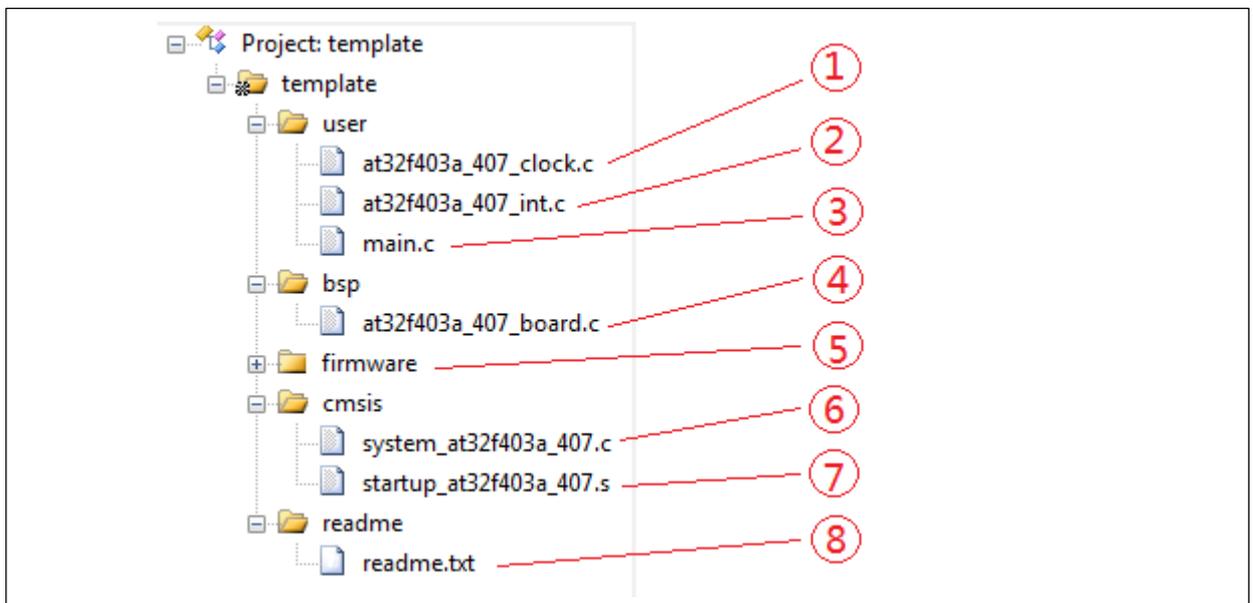
在 ArteryTek 提供的固件库 BSP 中都默认建立好了 Keil 和 IAR 常用版本下的模板工程。以 AT32F403A/407 系列为例，其存放目录在 AT32F403A\_407\_Firmware\_Library\_V2.x.x/project/at\_start\_xxx/templates 中，内容如下：

图 24. templates 文件内容

iar_v6.10	21/05/24 16:03	文件夹
iar_v7.4	21/05/24 16:03	文件夹
iar_v8.2	21/05/24 16:03	文件夹
inc	21/05/24 16:03	文件夹
mdk_v4	21/05/24 16:03	文件夹
mdk_v5	21/05/24 16:03	文件夹
src	21/05/24 16:03	文件夹
readme.txt	21/05/21 11:15	TXT 文件

在此创建了 Keil\_v5、Keil\_v4、IAR\_6.10、IAR\_7.4 和 IAR\_8.2 版本的模板工程。inc 和 src 文件夹分别保存了模板工程中所用到的应用部分的头文件及源码文件。打开对应工程的文件夹并点击工程文件即可打开对应的 IDE 工程。如下是 Keil\_v5 工程示例（具体内容及版本以实际固件包内容为准）：

图 25. Keil\_v5 模板工程示例



工程内添加的内容描述如下（以 AT32F403A/407 系列举例，其他系列与此类似）：

- ① at32f403a\_407\_clock.c 时钟配置文件，设置了默认的时钟频率及时钟路径。
- ② at32f403a\_407\_int.c 中断文件，默认编写了部分内核中断函数的代码流程。
- ③ main.c 模板工程的主代码文件。
- ④ at32f403a\_407\_board.c 板级配置文件，设置了 AT-START 上的按键和 LED 等常用硬件配置。
- ⑤ firmware 下的 at32f403a\_407\_xx.c 是各片上外设的驱动文件。

- ⑥ system\_at32f403a\_407.c 系统初始化文件。
- ⑦ startup\_at32f403a\_407.s 启动文件。
- ⑧ readme.txt 工程的说明文件，记录了模板工程的一些应用功能及设置方式等信息。

注意：本章节主要以AT32F403A做举例说明，AT32 MCU其他型号的BSP使用简述是类似的，不再累述。

## 4.1.2 BSP 相关宏定义

- ① 在创建工程时，需要导入启动代码（startup\_at32f403a\_407.s）到工程，Code 编译之前，还需要根据 MCU 型号，开启对应的宏定义，MCU 型号与宏定义的对应关系如下表

表 1. 型号宏定义对应表

MCU型号	宏定义	PINs	Flash大小(KB)
AT32F403ACCT7	AT32F403ACCT7	48	256
AT32F403ACET7	AT32F403ACET7	48	512
AT32F403ACGT7	AT32F403ACGT7	48	1024
AT32F403ACCU7	AT32F403ACCU7	48	256
AT32F403ACEU7	AT32F403ACEU7	48	512
AT32F403ACGU7	AT32F403ACGU7	48	1024
AT32F403ARCT7	AT32F403ARCT7	64	256
AT32F403ARET7	AT32F403ARET7	64	512
AT32F403ARGT7	AT32F403ARGT7	64	1024
AT32F403AVCT7	AT32F403AVCT7	100	256
AT32F403AVET7	AT32F403AVET7	100	512
AT32F403AVGT7	AT32F403AVGT7	100	1024
AT32F407RCT7	AT32F407RCT7	64	256
AT32F407RET7	AT32F407RET7	64	512
AT32F407RGT7	AT32F407RGT7	64	1024
AT32F407VCT7	AT32F407VCT7	100	256
AT32F407VET7	AT32F407VET7	100	512
AT32F407VGT7	AT32F407VGT7	100	1024
AT32F407AVCT7	AT32F407AVCT7	100	256
AT32F407AVGT7	AT32F407AVGT7	100	1024

- ② 系列芯片头文件中（at32f403a\_407.h），USE\_STDPERIPH\_DRIVER 宏定义用于区别是否使用 Keil RTE 功能，在未使用 Keil RTE 功能时开启这个宏定义可规避 Keil-MDK 的某些版本误开启 \_RTE\_ 的错误问题。
- ③ 配置头文件中（at32f403a\_407\_conf.h），定义了外设模块开启的宏定义，可用于控制外设模块的使用，关闭时只需屏蔽掉外设对应的\_MODULE\_ENABLED 宏定义即可，如下图所示：

图 26. 外设使能宏定义

```

#define CRM_MODULE_ENABLED
#define TMR_MODULE_ENABLED
#define RTC_MODULE_ENABLED
#define BPR_MODULE_ENABLED
#define GPIO_MODULE_ENABLED
#define I2C_MODULE_ENABLED
#define USART_MODULE_ENABLED
#define PWC_MODULE_ENABLED
#define CAN_MODULE_ENABLED
#define ADC_MODULE_ENABLED
#define DAC_MODULE_ENABLED
#define SPI_MODULE_ENABLED
#define DMA_MODULE_ENABLED
#define DEBUG_MODULE_ENABLED
#define FLASH_MODULE_ENABLED
#define CRC_MODULE_ENABLED
#define WWDI_MODULE_ENABLED
#define WDT_MODULE_ENABLED
#define EXINT_MODULE_ENABLED
#define SDIO_MODULE_ENABLED
#define XMC_MODULE_ENABLED
#define USB_MODULE_ENABLED
#define ACC_MODULE_ENABLED
#define MISC_MODULE_ENABLED
#define EMAC_MODULE_ENABLED

```

at32f403a\_407\_conf.h 同时也定义了外部高速时钟大小 HEXT\_VALUE，更换外部高速晶振时须注意这里 HEXT\_VALUE 同步修改。

- ④ 系统时钟配置文件（at32f403a\_407\_clock.c/h），配置了默认的系统时钟频率及时钟路径。用户如有自定义需求时可自行修改倍频流程及系数，后续也可结合 ArteryTek 提供的时钟配置上位机来生成相应的时钟配置文件。

## 4.2 BSP 规范

BSP 按照以下章节所描述的规范进行编写。

### 4.2.1 外设缩写

表 2. 外设缩写对应表

外设缩写	外设
ADC	模拟/数字转换器
BPR	电池供电域
CAN	控制器局域网模块
CRC	CRC 计算单元
CRM	时钟和复位管理
DAC	数字/模拟转换器
DMA	直接存储器访问（DMA）控制器
DEBUG	调试
EXINT	外部中断/事件控制器
GPIO	通用功能输入输出

外设缩写	外设
IOMUX	复用功能输入输出
I2C	串行外设口
NVIC	嵌套的向量式中断控制器
PWC	电源控制
RTC	实时时钟
SPI	串行外设口
I2S	音频接口
SysTick	系统滴答
TMR	定时器
USART	通用同步异步收发器
WDT	看门狗
WWDT	窗口看门狗
XMC	外部存储控制器

## 4.2.2 命名规则

BSP 遵从以下命名规则

ip 表示任一外设缩写，例如：ADC，TMR，GPIO 等，小写含义相同，例如 adc,tmr,gpio...

- 源程序文件  
以“at32fxxx\_ip.c”作为开头,例如 at32f403a\_407\_adc.c
- 头文件  
以“at32fxxx\_ip.h”作为开头，例如：at32f403a\_407\_adc.h
- 常量  
被应用于一个文件的，定义于该文件中； 被应用于多个文件的，在对应头文件中定义。  
所有常量都由英文字母大写书写。
- 变量  
被应用于一个文件的，定义于该文件中； 被应用于多个文件的，在对应头文件中会用 **extern** 进行声明。
- 函数命名规则  
外设函数的命名以“**外设缩写\_属性\_动作**”或**外设缩写\_动作**”为基本规则，常见的函数名如下：

外设复位函数	ip_reset,	例如 adc_reset
外设使能函数	ip_enable ,	例如 adc_enable
外设结构体反初始化函数	ip_default_para_init ,	例如 spi_default_para_init
外设初始化函数	ip_init,	例如 spi_init
外设中断开启函数	ip_interrupt_enable ,	例如 adc_interrupt_enable
外设标志位获取函数	ip_flag_get ,	例如 adc_flag_get
外设标志位清除函数	ip_flag_clear ,	例如 adc_flag_clear

## 4.2.3 编码规则

本章节描述了固件库函数的编码规则。

变量类型

```
typedef int32_t INT32;
typedef int16_t INT16;
typedef int8_t INT8;
```

```
typedef uint32_t UINT32;
typedef uint16_t UINT16;
typedef uint8_t  UINT8;

typedef int32_t  s32;
typedef int16_t s16;
typedef int8_t  s8;

typedef const int32_t sc32; /*!< read only */
typedef const int16_t sc16; /*!< read only */
typedef const int8_t  sc8;  /*!< read only */

typedef __IO int32_t vs32;
typedef __IO int16_t vs16;
typedef __IO int8_t  vs8;

typedef __I int32_t vsc32; /*!< read only */
typedef __I int16_t vsc16; /*!< read only */
typedef __I int8_t  vsc8;  /*!< read only */

typedef uint32_t u32;
typedef uint16_t u16;
typedef uint8_t  u8;

typedef const uint32_t uc32; /*!< read only */
typedef const uint16_t uc16; /*!< read only */
typedef const uint8_t  uc8;  /*!< read only */

typedef __IO uint32_t vu32;
typedef __IO uint16_t vu16;
typedef __IO uint8_t  vu8;

typedef __I uint32_t vuc32; /*!< read only */
typedef __I uint16_t vuc16; /*!< read only */
typedef __I uint8_t  vuc8;  /*!< read only */
```

#### 4.2.3.1 标志位类型

```
typedef enum {RESET = 0, SET = !RESET} flag_status;
```

#### 4.2.3.2 功能状态类型

```
typedef enum {FALSE = 0, TRUE = !FALSE} confirm_state;
```

#### 4.2.3.3 错误标志位类型

```
typedef enum {ERROR = 0, SUCCESS = !ERROR} error_status;
```

## 4.2.3.4 外设类型

### ① 外设

在 at32fxxx\_ip.h 定义外设基地址，例如 at32f403a\_407.h 的定义如下

```
#define ADC1_BASE                (APB2PERIPH_BASE + 0x2400)
#define ADC2_BASE                (APB2PERIPH_BASE + 0x2800)
```

在 at32fxxx\_ip.h 外设类型，例如 at32f403a\_407\_adc.h 的定义如下

```
#define ADC1                    ((adc_type *) ADC1_BASE)
#define ADC2                    ((adc_type *) ADC2_BASE)
```

### ② 外设寄存器和 bit 位

在 at32fxxx\_ip.h 外设类型，例如 at32f403a\_407\_adc.h 的定义如下

```
/**
 * @brief type define adc register all
 */
typedef struct
{
    /**
     * @brief adc sts register, offset:0x00
     */
    union
    {
        __IO uint32_t sts;
        struct
        {
            __IO uint32_t vmor           : 1; /* [0] */
            __IO uint32_t cce           : 1; /* [1] */
            __IO uint32_t pcce          : 1; /* [2] */
            __IO uint32_t pccs          : 1; /* [3] */
            __IO uint32_t occs          : 1; /* [4] */
            __IO uint32_t reserved1     : 27; /* [31:5] */
        } sts_bit;
    };
    ...
    ...
    ...
    /**
     * @brief adc odt register, offset:0x4C
     */
    union
    {
        __IO uint32_t odt;
        struct
        {
```

```

__IO uint32_t odt                : 16; /* [15:0] */
__IO uint32_t adc2odt           : 16; /* [31:16] */
} odt_bit;
};

} adc_type;

```

### ③ 外设寄存器访问示例

```

寄存器读          i = ADC1-> ctrl1;
寄存器写          ADC1-> ctrl1 = i;
bit 5 按位域方式读  i = ADC1-> ctrl1. cceien;
bit 5 按位域方式写 1  ADC1-> ctrl1. cceien= TRUE;
bit 5 直接写 1      ADC1-> ctrl1 |= 1<<5;
bit 5 直接写 0      ADC1-> ctrl1&= ~(1<<5);

```

## 4.3 BSP 结构

### 4.3.1 BSP 文件夹结构

BSP(Board Support Package)中内容结构大致如下图所示：

图 27. BSP 内容结构

 document	21/05/18 10:32	文件夹
 libraries	21/05/18 10:32	文件夹
 middlewares	21/05/18 10:32	文件夹
 project	21/05/18 10:32	文件夹
 utilities	21/05/14 11:35	文件夹

document:

- AT32Fxxx 固件库 BSP&Pack 应用指南.pdf: 对应型号的 BSP/Pack 应用指南
- ReleaseNotes\_AT32F403A\_407\_Firmware\_Library.pdf: 进版记录

libraries:

- drivers: 外设驱动
  - src 文件夹 每个外设的底层驱动源文件: at32fxxx\_ip.c
  - inc 文件夹 每个外设的底层驱动头文件: at32fxxx\_ip.h
- cmsis: 内核相关文件
  - cm4 文件夹 内核相关文件。包括 cortex-m4 库文件、系统初始化文件、启动文件等
  - dsp 文件夹 dsp 库相关文件

middlewares:

第三方软件包或公用协议包。如 USB 协议层驱动、网络协议层驱动、操作系统源码等。

project:

examples: 型号相关的示例 demo。

templates: 模板工程。包括 Keil4 、 keil5 、 IAR6、 IAR7、 IAR8 及 eclipse\_gcc

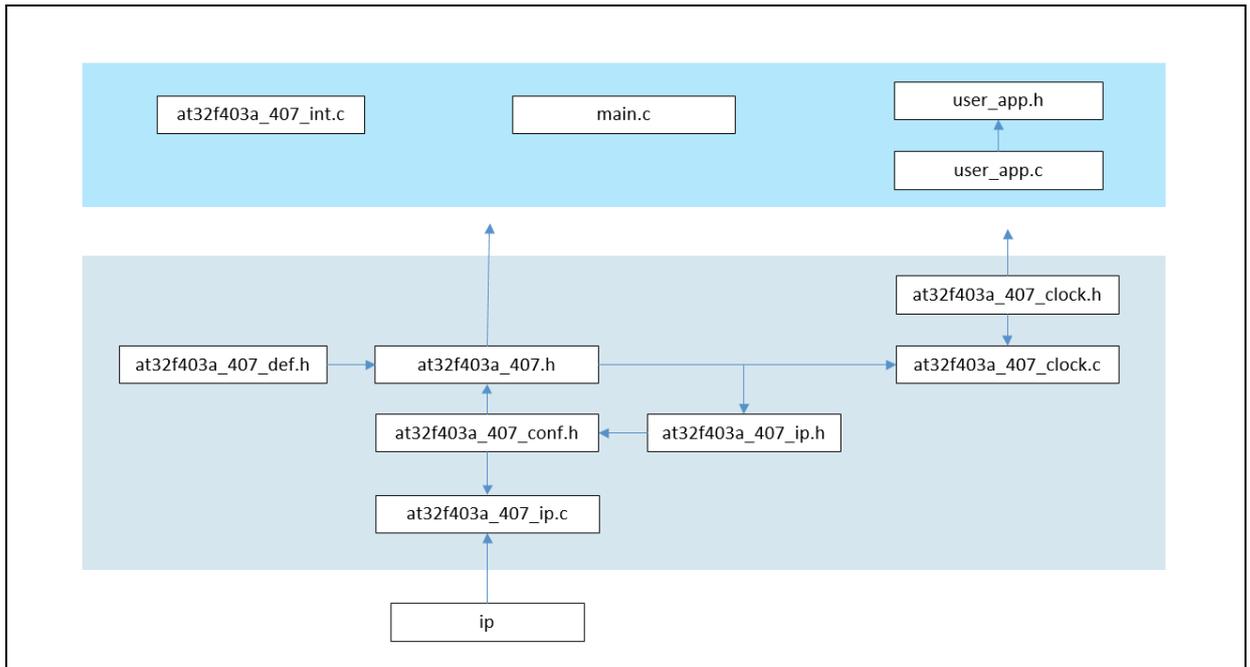
utilities:

各经典应用案例存放目录。

## 4.3.2 BSP 库函数文件描述

BSP 函数库的架构如下图

图 28. BSP 函数库的架构



BSP 函数库文件描述如下表

表 3. BSP 函数库文件描述

文件名	描述
at32f403a_407_conf.h	外设模块开启的宏定义，外部高速时钟 HEXT_VALUE 的宏定义
main.c	主函数
at32f403a_407_ip.c	外设驱动源文件，例如 at32f403a_407_adc.c
at32f403a_407_ip.h	外设驱动头文件，例如 at32f403a_407_adc.h
at32f403a_407.h	系列芯片头文件中（at32f403a_407.h），USE_STDPERIPH_DRIVER 宏定义用于区别是否使用 Keil RTE 功能，在未使用 Keil RTE 功能时开启这个宏定义可规避 Keil-MDK 的某些版本误开启_RTE_的错误问题
at32f403a_407_clock.c	时钟配置文件，设置了默认的时钟频率及时钟路径
at32f403a_407_clock.h	时钟配置头文件
at32f403a_407_int.c	中断函数源文件，默认编写了部分内核中断函数的代码流程。
at32f403a_407_int.h	中断函数头文件
at32f403a_407_misc.c	其他配置源文件，如 nvic 配置函数，systick 时钟源选择
at32f403a_407_misc.h	其他配置头文件
startup_at32f403a_407.s	启动文件

### 4.3.3 外设初始化和设置

本节以 GPIO 举例，描述了如何进行初始化和设置。

#### GPIO 做普通输入输出的初始化

Step 1: 定义 gpio\_init\_type 结构体，示例如下

```
gpio_init_type gpio_init_struct;
```

Step 2: 调用 crm\_periph\_clock\_enable 函数，开启对应 GPIO 时钟

Step 3: 反初始化 gpio\_init\_struct 结构体，这样可以保证其他成员的值（多为 default 值）被正确填入。示例如下

```
gpio_default_para_init(&gpio_init_struct);
```

Step 4: 配置结构体成员，并将结构体参数通过 gpio\_init 写入到 GPIO 寄存器

示例如下：

```
gpio_init_struct.gpio_pins = GPIO_PINS_2 | GPIO_PINS_3;
```

```
gpio_init_struct.gpio_mode = GPIO_MODE_OUTPUT;
```

```
gpio_init_struct.gpio_out_type = GPIO_OUTPUT_PUSH_PULL;
```

```
gpio_init_struct.gpio_pull = GPIO_PULL_NONE;
```

```
gpio_init_struct.gpio_drive_strength = GPIO_DRIVE_STRENGTH_STRONGER;
```

```
gpio_init(GPIOA, &gpio_init_struct);
```

更多外设的初始化流程可参考 Reference Manual 外设的功能描述章节，以及

AT32Fxxx\_Firmware\_Library\_V2.x.x.zip\project\at\_start\_fxxx\examples 中各外设的初始化流程和方法。

### 4.3.4 外设库函数格式

函数的描述按如下格式进行

表 4. 外设库函数格式

项目	描述
函数名	函数名称
函数原型	函数原形声明
功能描述	函数要实现的功能简要描述
输入参数 n	输入参数描述
输出参数 n	输出参数描述
返回值	函数的返回值
先决条件	调用函数前应满足的要求
被调用函数	其他被该函数调用的库函数

## 5 AT32F403A/407 外设库函数概述

### 5.1 HICK 自动时钟校准 (ACC)

ACC 寄存器结构 `acc_type`，定义于文件“`at32f403a_407_acc.h`”如下：

```
/**
 * @brief type define acc register all
 */
typedef struct
{
    .....
} acc_type;
```

下表给出了 ACC 寄存器总览：

表 5.ACC 寄存器对应表

寄存器	描述
<code>acc_sts</code>	ACC 状态寄存器
<code>acc_ctrl1</code>	ACC 控制寄存器 1
<code>acc_ctrl2</code>	ACC 控制寄存器 2
<code>acc_c1</code>	ACC 比较值寄存器 1
<code>acc_c2</code>	ACC 比较值寄存器 2
<code>acc_c3</code>	ACC 比较值寄存器 3

下表给出了 ACC 库函数总览：

表 6.ACC 库函数总览

函数名	描述
<code>acc_calibration_mode_enable</code>	ACC 校准模式使能
<code>acc_step_set</code>	ACC 校准步长配置函数
<code>acc_interrupt_enable</code>	ACC 中断使能函数
<code>acc_hicktrim_get</code>	获取 ACC 精校验值
<code>acc_hickcal_get</code>	获取 ACC 粗校验值
<code>acc_write_c1</code>	写 ACC C1 寄存器值
<code>acc_write_c2</code>	写 ACC C2 寄存器值
<code>acc_write_c3</code>	写 ACC C3 寄存器值
<code>acc_read_c1</code>	读 ACC C1 寄存器值
<code>acc_read_c2</code>	读 ACC C2 寄存器值
<code>acc_read_c3</code>	读 ACC C3 寄存器值
<code>acc_flag_get</code>	ACC 中断标志位获取
<code>acc_flag_clear</code>	ACC 中断标志位清除

#### 5.1.1 函数 `acc_calibration_mode_enable`

下表描述了函数 `acc_calibration_mode_enable`

表 7. 函数 `acc_calibration_mode_enable`

项目	描述
函数名	<code>acc_calibration_mode_enable</code>
函数原型	<code>void acc_calibration_mode_enable(uint16_t acc_trim, confirm_state new_state);</code>
功能描述	ACC 校准模式使能
输入参数 1	<code>acc_trim</code> : 校验模式选择, 可选择: <code>ACC_CAL_HICKCAL</code> 或 <code>ACC_CAL_HICKTRIM</code>
输入参数 2	<code>new_state</code> : 开启或关闭 ACC
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**acc\_trim**

校验模式选择

`ACC_CAL_HICKCAL`: 粗检验模式

`ACC_CAL_HICKTRIM`: 精校验模式

**new\_state**

选择使能还是关闭 ACC

`FALSE`: 关闭中断

`TRUE`: 使能中断

## 示例

```
/* open acc calibration */
acc_calibration_mode_enable(ACC_CAL_HICKTRIM, TRUE);
```

## 5.1.2 函数 `acc_step_set`

下表描述了函数 `acc_step_set`

表 8. 函数 `acc_step_set`

项目	描述
函数名	<code>acc_step_set</code>
函数原型	<code>void acc_step_set(uint8_t step_value);</code>
功能描述	ACC 校准步长配置
输入参数 1	<code>step_value</code> : 校准步长设置
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**step\_value**

这 4 位定义了每次校准改变的值。

备注: 为了获得更高的校准精度, 建议将 `step` 设为 1。当 `ENTRIM=0`, 仅校准 `HICKCAL`, 若 `step` 改变 1, 对应的 `HICKCAL` 也改变 1, `HICK` 频率改变 40KHz (设计值), 为正相关关系。当 `ENTRIM=1`, 仅校准 `HICKTRIM`, 若 `step` 改变 1, 对应的 `HICKTRIM` 也改变 1, `HICK` 频率改变 20KHz (设计值), 为正相关关系。

## 示例

```
/* set acc step value */
acc_step_set(0x1);
```

### 5.1.3 函数 acc\_interrupt\_enable

下表描述了函数 acc\_interrupt\_enable

表 9. 函数 acc\_interrupt\_enable

项目	描述
函数名	dma_interrupt_enable
函数原型	void acc_interrupt_enable(uint16_t acc_int, confirm_state new_state);
功能描述	使能 acc 中断
输入参数 1	acc_int: 中断源选择
输入参数 2	new_state: 使能或关闭中断
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### acc\_int

选择中断源

ACC\_CALRDYIEN\_INT: 校准完成中断

ACC\_EIEN\_INT: 参考信号丢失中断

#### new\_state

选择中断是使能还是关闭

FALSE: 关闭中断

TRUE: 使能中断

#### 示例

```
/* enable the acc reference signal lost interrupt */
acc_interrupt_enable(ACC_EIEN_INT, TRUE);
```

### 5.1.4 函数 acc\_hicktrim\_get

下表描述了函数 acc\_hicktrim\_get

表 10. 函数 acc\_hicktrim\_get

项目	描述
函数名	acc_hicktrim_get
函数原型	uint8_t acc_hicktrim_get(void);
功能描述	获取 acc 精校验值
输入参数	无
输出参数	无
返回值	获取的 acc 精校验值
先决条件	无
被调用函数	无

#### 示例

```

/* get trim value*/
uint8_t trim_value;
trim_value = acc_hicktrim_get();

```

### 5.1.5 函数 acc\_hickcal\_get

下表描述了函数 acc\_hicktrim\_get

表 11. 函数 acc\_hickcal\_get

项目	描述
函数名	acc_hickcal_get
函数原型	uint8_t acc_hickcal_get(void);
功能描述	获取 acc 粗校验值
输入参数	无
输出参数	无
返回值	获取的 acc 粗校验值
先决条件	无
被调用函数	无

示例

```

/* get cal value*/
uint8_t cal_value;
cal_value = acc_hickcal_get ();

```

### 5.1.6 函数 acc\_write\_c1

下表描述了函数 acc\_write\_c1

表 12. 函数 acc\_write\_c1

项目	描述
函数名	acc_write_c1
函数原型	void acc_write_c1(uint16_t acc_c1_value);
功能描述	写 ACC C1 寄存器值
输入参数	acc_c1_value: 写入 C1 的值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```

/* update the c1 value */
acc_c2_value = 8000;
acc_write_c1(acc_c2_value - 10);

```

### 5.1.7 函数 acc\_write\_c2

下表描述了函数 acc\_write\_c2

表 13. 函数 acc\_write\_c2

项目	描述
函数名	acc_write_c2
函数原型	void acc_write_c2(uint16_t acc_c2_value);
功能描述	写 ACC C2 寄存器值
输入参数	acc_c2_value: 写入 C2 的值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* update the c2 value */
acc_c2_value = 8000;
acc_write_c2(acc_c2_value - 10);
```

### 5.1.8 函数 acc\_write\_c3

下表描述了函数 acc\_write\_c3

表 14. 函数 acc\_write\_c3

项目	描述
函数名	acc_write_c3
函数原型	void acc_write_c3(uint16_t acc_c3_value);
功能描述	写 ACC C3 寄存器值
输入参数	acc_c3_value: 写入 C3 的值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* update the c3 value */
acc_c2_value = 8000;
acc_write_c3(acc_c2_value - 10);
```

### 5.1.9 函数 acc\_read\_c1

下表描述了函数 acc\_read\_c1

表 15. 函数 acc\_read\_c1

项目	描述
函数名	acc_read_c1
函数原型	uint16_t acc_read_c1(void);
功能描述	读 ACC C1 寄存器值
输入参数	无
输出参数	无
返回值	ACC C1 的值

项目	描述
先决条件	无
被调用函数	无

## 示例

```
/* get the c1 value */
uint16_t acc_c1_value;
acc_c1_value = acc_read_c1();
```

### 5.1.10 函数 acc\_read\_c2

下表描述了函数 acc\_read\_c2

表 16. 函数 acc\_read\_c2

项目	描述
函数名	acc_read_c2
函数原型	uint16_t acc_read_c2(void);
功能描述	读 ACC C2 寄存器值
输入参数	无
输出参数	无
返回值	ACC C2 的值
先决条件	无
被调用函数	无

## 示例

```
/* get the c2 value */
uint16_t acc_c2_value;
acc_c2_value = acc_read_c2();
```

### 5.1.11 函数 acc\_read\_c3

下表描述了函数 acc\_read\_c3

表 17. 函数 acc\_read\_c3

项目	描述
函数名	acc_read_c3
函数原型	uint16_t acc_read_c3(void);
功能描述	读 ACC C3 寄存器值
输入参数	无
输出参数	无
返回值	ACC C3 的值
先决条件	无
被调用函数	无

## 示例

```
/* get the c3 value */
uint16_t acc_c3_value;
acc_c3_value = acc_read_c3();
```

### 5.1.12 函数 acc\_flag\_get

下表描述了函数 acc\_flag\_get

表 18. 函数 acc\_flag\_get

项目	描述
函数名	acc_flag_get
函数原型	flag_status acc_flag_get(uint16_t acc_flag);
功能描述	获取 acc 标志位
输入参数 1	acc_flag: 需要获取的标志位
输出参数	无
返回值	flag_status: 标志位是否置起
先决条件	无
被调用函数	无

#### acc\_flag

acc\_flag 用于选择需要获取状态的标志，其可选参数罗列如下

ACC\_RSLOST\_FLAG: 参考信号丢失中断

ACC\_CALRDY\_FLAG: 校准完成中断

#### flag\_status

RESET: 相应标志位未置起

SET: 相应标志位置起

#### 示例

```
if(acc_flag_get(ACC_CALRDY_FLAG) != RESET)
{
    at32_led_toggle(LED2);
    /* clear acc calibration ready flag */
    acc_flag_clear(ACC_CALRDY_FLAG);
}
```

### 5.1.13 函数 acc\_flag\_clear

下表描述了函数 acc\_flag\_clear

表 19. 函数 acc\_flag\_clear

项目	描述
函数名	acc_flag_clear
函数原型	void acc_flag_clear(uint16_t acc_flag);
功能描述	清除 acc 标志位
输入参数 1	acc_flag: 需要清除的标志位
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### acc\_flag

acc\_flag 用于选择需要清除的标志，其可选参数罗列如下

ACC\_RSLOST\_FLAG: 参考信号丢失中断

ACC\_CALRDY\_FLAG: 校准完成中断

示例

```

if(acc_flag_get(ACC_CALRDY_FLAG) != RESET)
{
    at32_led_toggle(LED2);
    /* clear acc calibration ready flag */
    acc_flag_clear(ACC_CALRDY_FLAG);
}
    
```

## 5.2 模拟/数字转换器（ADC）

ADC 寄存器结构 `adc_type`，定义于文件“at32f403a\_407\_adc.h”如下：

```

/**
 * @brief type define adc register all
 */
typedef struct
{
    .....
} adc_type;
    
```

下表给出了 ADC 寄存器总览：

表 20. ADC 寄存器对应表

寄存器	描述
sts	ADC 状态寄存器
ctrl1	ADC 控制寄存器 1
ctrl2	ADC 控制寄存器 2
spt1	ADC 采样时间寄存器 1
spt2	ADC 采样时间寄存器 2
pcdto1	ADC 抢占通道数据偏移寄存器 1
pcdto2	ADC 抢占通道数据偏移寄存器 2
pcdto3	ADC 抢占通道数据偏移寄存器 3
pcdto4	ADC 抢占通道数据偏移寄存器 4
vmhb	ADC 电压监测高边界寄存器
vmlb	ADC 电压监测低边界寄存器
osq1	ADC 普通序列寄存器 1
osq2	ADC 普通序列寄存器 2
osq3	ADC 普通序列寄存器 3
psq	ADC 抢占序列寄存器
pdt1	ADC 抢占数据寄存器 1
pdt2	ADC 抢占数据寄存器 2
pdt3	ADC 抢占数据寄存器 3
pdt4	ADC 抢占数据寄存器 4
odt	ADC 普通数据寄存器

下表给出了 ADC 库函数总览：

表 21. ADC 库函数总览

函数名	描述
adc_reset	复位 ADC 使其所有寄存器保持复位值
adc_enable	A/D 转换器使能
adc_combine_mode_select	主从组合模式选择
adc_base_default_para_init	为 adc_base_struct 指定初始默认值
adc_base_config	将 adc_base_struct 中指定的参数初始化到外设 ADC 的寄存器
adc_dma_mode_enable	普通通道转换数据的 DMA 传输使能
adc_interrupt_enable	被选择的 ADC 事件中断使能
adc_calibration_init	初始化校准
adc_calibration_init_status_get	初始化校准状态获取
adc_calibration_start	开始校准
adc_calibration_status_get	校准状态获取
adc_voltage_monitor_enable	普通/抢占通道的电压监测使能及单个通道的电压监测使能
adc_voltage_monitor_threshold_value_set	电压监测高低边界设定
adc_voltage_monitor_single_channel_select	单个通道电压监测功能下待监测通道选择
adc_ordinary_channel_set	普通通道设定，包括通道选择、转换序列编号及采样时间
adc_preempt_channel_length_set	抢占转换序列长度设定
adc_preempt_channel_set	抢占通道设定，包括通道选择、转换序列编号及采样时间
adc_ordinary_conversion_trigger_set	普通通道组转换的触发模式使能及触发事件选择
adc_preempt_conversion_trigger_set	抢占通道组转换的触发模式使能及触发事件选择
adc_preempt_offset_value_set	抢占通道转换数据偏移量设定
adc_ordinary_part_count_set	分割模式下每次触发转换的普通通道个数设定
adc_ordinary_part_mode_enable	普通通道上的分割模式使能
adc_preempt_part_mode_enable	抢占通道上的分割模式使能
adc_preempt_auto_mode_enable	普通通道组转换结束后的抢占组自动转换使能
adc_temperSENSOR_vintrv_enable	内部温度传感器及 VINTRV 使能
adc_ordinary_software_trigger_enable	软件触发普通通道转换
adc_ordinary_software_trigger_status_get	获取软件触发的普通通道转换状态
adc_preempt_software_trigger_enable	软件触发抢占通道转换
adc_preempt_software_trigger_status_get	获取软件触发的抢占通道转换状态
adc_ordinary_conversion_data_get	获取非主从模式下普通通道转换数据
adc_combine_ordinary_conversion_data_get	获取主从组合模式下普通通道转换数据
adc_preempt_conversion_data_get	获取抢占通道转换数据
adc_flag_get	获取标志位状态
adc_flag_clear	清除已置位的标志位

## 5.2.1 函数 adc\_reset

下表描述了函数 adc\_reset

表 22. 函数 adc\_reset

项目	描述
函数名	adc_reset
函数原型	void adc_reset(adc_type *adc_x)

项目	描述
功能描述	复位 ADC 使其所有寄存器保持复位值
输入参数	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输出参数	无
返回值	无
先决条件	无
被调用函数	crm_periph_reset()

## 示例

<pre>/* deinitialize adc1 */ adc_reset(ADC1);</pre>
---

## 5.2.2 函数 adc\_enable

下表描述了函数 adc\_enable

表 23. 函数 adc\_enable

项目	描述
函数名	adc_enable
函数原型	void adc_enable(adc_type *adc_x, confirm_state new_state)
功能描述	设定 A/D 转换器使能状态为关闭或开启
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	new_state: A/D 转换器的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

<pre>/* enable adc1 */ adc_enable(ADC1, TRUE);</pre>
--

注意: ADC 已处于使能状态时, 再调用此 adc\_enable 函数将会导致普通通道响应转换。

## 5.2.3 函数 adc\_combine\_mode\_select

下表描述了函数 adc\_combine\_mode\_select

表 24. 函数 adc\_combine\_mode\_select

项目	描述
函数名	adc_combine_mode_select
函数原型	void adc_combine_mode_select(adc_combine_mode_type combine_mode)
功能描述	选择 ADC1 的主从组合模式
输入参数	combine_mode: ADC1 支持的主从模式 该参数可以选取自 adc_combine_mode_type 内的任意一个枚举值.
输出参数	无

项目	描述
返回值	无
先决条件	无
被调用函数	无

**combine\_mode**

combine\_mode 用于选择主从模式，其可选参数罗列如下

ADC_INDEPENDENT_MODE:	非主从模式
ADC_ORDINARY_SMLT_PREEMPT_SMLT_MODE:	混合普通同时+抢占同时模式
ADC_ORDINARY_SMLT_PREEMPT_INTERLTRIG_MODE:	混合普通同时+抢占交错触发模式
ADC_ORDINARY_SHORTSHIFT_PREEMPT_SMLT_MODE:	混合抢占同时+普通短位移模式
ADC_ORDINARY_LONGSHIFT_PREEMPT_SMLT_MODE:	混合抢占同时+普通长位移模式
ADC_PREEMPT_SMLT_ONLY_MODE:	抢占同时模式
ADC_ORDINARY_SMLT_ONLY_MODE:	普通同时模式
ADC_ORDINARY_SHORTSHIFT_ONLY_MODE:	普通短位移模式
ADC_ORDINARY_LONGSHIFT_ONLY_MODE:	普通长位移模式
ADC_PREEMPT_INTERLTRIG_ONLY_MODE:	抢占交错触发模式

**示例**

```
/* select combine mode as independent mode */
adc_combine_mode_select(ADC_INDEPENDENT_MODE);
```

注意: adc\_combine\_mode\_select函数仅适用于ADC1，其对ADC2和ADC3无效。

## 5.2.4 函数 adc\_base\_default\_para\_init

下表描述了函数 adc\_base\_default\_para\_init

表 25. 函数 adc\_base\_default\_para\_init

项目	描述
函数名	adc_base_default_para_init
函数原型	void adc_base_default_para_init(adc_base_config_type *adc_base_struct)
功能描述	为 adc_base_struct 指定初始默认值
输入参数	adc_base_struct: 指向结构体 adc_base_config_type 的指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

adc\_base\_struct 成员的初始默认值如下

sequence_mode:	FALSE
repeat_mode:	FALSE
data_align:	ADC_RIGHT_ALIGNMENT
ordinary_channel_length:	1

**示例**

```
/* initialize a adc_base_config_type structure */
adc_base_config_type adc_base_struct;
adc_base_default_para_init(&adc_base_struct);
```

## 5.2.5 函数 adc\_base\_config

下表描述了函数 adc\_base\_config

表 26. 函数 adc\_base\_config

项目	描述
函数名	adc_base_config
函数原型	void adc_base_config(adc_type *adc_x, adc_base_config_type *adc_base_struct);
功能描述	将 adc_base_struct 中指定的参数初始化到外设 ADC 的寄存器
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	adc_base_struct: 指向 adc_base_config_type 类型的结构体指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### adc\_base\_config\_type structure

adc\_base\_config\_type 定义在 at32f403a\_407\_adc.h 中

typedef struct

```
{
    confirm_state      sequence_mode;
    confirm_state      repeat_mode;
    adc_data_align_type data_align;
    uint8_t            ordinary_channel_length;
}
```

} adc\_base\_config\_type; 如下是对成员中各个参数的说明

### sequence\_mode

设置 ADC 工作的序列模式

FALSE: 转换选择的单一通道

TRUE: 转换设定的多个通道

### repeat\_mode

设置 ADC 工作的反复模式

FALSE: SQEN=0 时, 每次触发转换单个通道, SQEN=1 时, 每次触发转换一组通道

TRUE: SQEN =0 时, 一次触发后将反复转换单个通道, SQEN=1 时, 一次触发后将反复转换一组通道。直到 ADCEN 被清零。

### data\_align

设置 ADC 工作的数据对齐方式

ADC\_RIGHT\_ALIGNMENT: 右对齐

ADC\_LEFT\_ALIGNMENT: 左对齐

### ordinary\_channel\_length

设置 ADC 工作的普通转换序列长度

### 示例

```
adc_base_config_type adc_base_struct;
adc_base_struct.sequence_mode = TRUE;
adc_base_struct.repeat_mode = FALSE;
adc_base_struct.data_align = ADC_RIGHT_ALIGNMENT;
```

```
adc_base_struct.ordinary_channel_length = 3;
adc_base_config(ADC1, &adc_base_struct);
```

## 5.2.6 函数 adc\_dma\_mode\_enable

下表描述了函数 adc\_dma\_mode\_enable

表 27. 函数 adc\_dma\_mode\_enable

项目	描述
函数名	adc_dma_mode_enable
函数原型	void adc_dma_mode_enable(adc_type *adc_x, confirm_state new_state)
功能描述	普通通道转换数据的 DMA 传输使能
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	new_state: DMA 传输普通通道数据的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable dma transfer adc ordinary conversion data */
adc_dma_mode_enable(ADC1, TRUE);
```

注意: adc\_dma\_mode\_enable函数对ADC2无效, 其仅适用于ADC1和ADC3。

## 5.2.7 函数 adc\_interrupt\_enable

下表描述了函数 adc\_interrupt\_enable

表 28. 函数 adc\_interrupt\_enable

项目	描述
函数名	adc_interrupt_enable
函数原型	void adc_interrupt_enable(adc_type *adc_x, uint32_t adc_int, confirm_state new_state)
功能描述	被选择的 ADC 事件中断使能
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	adc_int: ADC 事件中断选择 该参数可以选取 ADC 支持的任意事件中断.
输入参数 3	new_state: ADC 事件中断的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

adc\_int

adc\_int 用于选择需要设定状态的事件中断，其可选参数罗列如下

ADC\_CCE\_INT: 通道转换结束中断使能

ADC\_VMOR\_INT: 电压监测超出范围中断使能

ADC\_PCCE\_INT: 抢占通道组转换结束中断使能

示例

```
/* enable voltage monitoring out of range interrupt */
adc_interrupt_enable(ADC1, ADC_VMOR_INT, TRUE);
```

## 5.2.8 函数 adc\_calibration\_init

下表描述了函数 adc\_calibration\_init

表 29. 函数 adc\_calibration\_init

项目	描述
函数名	adc_calibration_init
函数原型	void adc_calibration_init(adc_type *adc_x)
功能描述	初始化校准
输入参数	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* initialize A/D calibration */
adc_calibration_init(ADC1);
```

## 5.2.9 函数 adc\_calibration\_init\_status\_get

下表描述了函数 adc\_calibration\_init\_status\_get

表 30. 函数 adc\_calibration\_init\_status\_get

项目	描述
函数名	adc_calibration_init_status_get
函数原型	flag_status adc_calibration_init_status_get(adc_type *adc_x)
功能描述	初始化校准状态获取
输入参数	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输出参数	无
返回值	flag_status: 初始化校准的状态 该返回值可为罗列的其中之一: SET, RESET.
先决条件	无
被调用函数	无

示例

```
/* wait initialize A/D calibration success */
while(adc_calibration_init_status_get(ADC1));
```

## 5.2.10 函数 adc\_calibration\_start

下表描述了函数 adc\_calibration\_start

表 31. 函数 adc\_calibration\_start

项目	描述
函数名	adc_calibration_start
函数原型	void adc_calibration_start(adc_type *adc_x)
功能描述	开始校准
输入参数	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* start calibration process */
adc_calibration_start(ADC1);
```

## 5.2.11 函数 adc\_calibration\_status\_get

下表描述了函数 adc\_calibration\_status\_get

表 32. 函数 adc\_calibration\_status\_get

项目	描述
函数名	adc_calibration_status_get
函数原型	flag_status adc_calibration_status_get(adc_type *adc_x)
功能描述	校准状态获取
输入参数	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输出参数	无
返回值	flag_status: 校准的状态 该返回值可为罗列的其中之一: SET, RESET.
先决条件	无
被调用函数	无

示例

```
/* wait calibration success */
while(adc_calibration_status_get(ADC1));
```

## 5.2.12 函数 adc\_voltage\_monitor\_enable

下表描述了函数 adc\_voltage\_monitor\_enable

表 33. 函数 adc\_voltage\_monitor\_enable

项目	描述
函数名	adc_voltage_monitor_enable

项目	描述
函数原型	void adc_voltage_monitor_enable(adc_type *adc_x, adc_voltage_monitoring_type adc_voltage_monitoring)
功能描述	普通/抢占通道的电压监测使能及单个通道的电压监测使能
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	adc_voltage_monitoring: 普通/抢占通道组及单个通道选择 该参数可以选取 adc_voltage_monitoring_type 内的任意一个枚举值.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## adc\_voltage\_monitoring

adc\_voltage\_monitoring 用于设置电压监测作用范围为普通/抢占通道组的一个或多个通道，其可选参数罗列如下

ADC_VMONITOR_SINGLE_ORDINARY:	电压监测作用于单个普通通道
ADC_VMONITOR_SINGLE_PREEMPT:	电压监测作用于单个抢占通道
ADC_VMONITOR_SINGLE_ORDINARY_PREEMPT:	电压监测作用于单个普通或抢占通道
ADC_VMONITOR_ALL_ORDINARY:	电压监测作用于所有普通通道
ADC_VMONITOR_ALL_PREEMPT:	电压监测作用于所有抢占通道
ADC_VMONITOR_ALL_ORDINARY_PREEMPT:	电压监测作用于所有普通和抢占通道
ADC_VMONITOR_NONE:	电压监测不作用于任何通道

### 示例

<pre>/* enable the voltage monitoring on all ordinary and preempt channels */ adc_voltage_monitor_enable(ADC1, ADC_VMONITOR_ALL_ORDINARY_PREEMPT);</pre>
--

## 5.2.13 函数 adc\_voltage\_monitor\_threshold\_value\_set

下表描述了函数 adc\_voltage\_monitor\_threshold\_value\_set

表 34. 函数 adc\_voltage\_monitor\_threshold\_value\_set

项目	描述
函数名	adc_voltage_monitor_threshold_value_set
函数原型	void adc_voltage_monitor_threshold_value_set(adc_type *adc_x, uint16_t adc_high_threshold, uint16_t adc_low_threshold)
功能描述	电压监测高低边界设定
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	adc_high_threshold: 设定电压监测的高边界值 该参数可以被设定为 0x000~0xFFF 内的任意数值.
输入参数 3	adc_low_threshold: 设定电压监测的低边界值 该参数可以被设定为 0x000~0xFFF 内的任意不大于 adc_high_threshold 的数值.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* set voltage monitoring's high and low thresholds value */
adc_voltage_monitor_threshold_value_set(ADC1, 0xBBB, 0xAAA);
```

## 5.2.14 函数 adc\_voltage\_monitor\_single\_channel\_select

下表描述了函数 `adc_voltage_monitor_single_channel_select`

表 35. 函数 `adc_voltage_monitor_single_channel_select`

项目	描述
函数名	<code>adc_voltage_monitor_single_channel_select</code>
函数原型	<code>void adc_voltage_monitor_single_channel_select(adc_type *adc_x, adc_channel_select_type adc_channel)</code>
功能描述	单个通道电压监测功能下待监测通道选择
输入参数 1	<code>adc_x</code> : 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	<code>adc_channel</code> : 待监测通道选择 该参数详细描述见 <a href="#">adc_channel</a> .
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### adc\_channel

`adc_channel` 用于选择待监测通道，其可选参数罗列如下

ADC\_CHANNEL\_0: ADC 通道 0

ADC\_CHANNEL\_1: ADC 通道 1

.....

ADC\_CHANNEL\_16: ADC 通道 16

ADC\_CHANNEL\_17: ADC 通道 17

### 示例

```
/* select the voltage monitoring's channel */
adc_voltage_monitor_single_channel_select(ADC1, ADC_CHANNEL_5);
```

## 5.2.15 函数 adc\_ordinary\_channel\_set

下表描述了函数 `adc_ordinary_channel_set`

表 36. 函数 `adc_ordinary_channel_set`

项目	描述
函数名	<code>adc_ordinary_channel_set</code>
函数原型	<code>void adc_ordinary_channel_set(adc_type *adc_x, adc_channel_select_type adc_channel, uint8_t adc_sequence, adc_samptime_select_type adc_samptime)</code>
功能描述	普通通道设定，包括通道选择、转换序列编号及采样时间
输入参数 1	<code>adc_x</code> : 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.

项目	描述
输入参数 2	adc_channel: 待配置通道选择 该参数详细描述见 <a href="#">adc_channel</a> .
输入参数 3	adc_sequence: 通道转换序列设定 该参数可以被设定为 1~16 内的任意数值.
输入参数 4	adc_sampletime: 通道采样时间设定 该参数详细描述见 <a href="#">adc_sampletime</a> .
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### adc\_sampletime

adc\_sampletime 用于设定通道采样时间，其可选参数罗列如下

ADC\_SAMPLETIME\_1\_5: 采样时间为 1.5 个 ADCCLK 周期  
 ADC\_SAMPLETIME\_7\_5: 采样时间为 7.5 个 ADCCLK 周期  
 ADC\_SAMPLETIME\_13\_5: 采样时间为 13.5 个 ADCCLK 周期  
 ADC\_SAMPLETIME\_28\_5: 采样时间为 28.5 个 ADCCLK 周期  
 ADC\_SAMPLETIME\_41\_5: 采样时间为 41.5 个 ADCCLK 周期  
 ADC\_SAMPLETIME\_55\_5: 采样时间为 55.5 个 ADCCLK 周期  
 ADC\_SAMPLETIME\_71\_5: 采样时间为 71.5 个 ADCCLK 周期  
 ADC\_SAMPLETIME\_239\_5: 采样时间为 239.5 个 ADCCLK 周期

#### 示例

```
/* set ordinary channel's corresponding rank in the sequencer and sample time */
adc_ordinary_channel_set(ADC1, ADC_CHANNEL_4, 1, ADC_SAMPLETIME_239_5);
adc_ordinary_channel_set(ADC1, ADC_CHANNEL_5, 2, ADC_SAMPLETIME_239_5);
```

## 5.2.16 函数 adc\_preempt\_channel\_length\_set

下表描述了函数 adc\_preempt\_channel\_length\_set

表 37. 函数 adc\_preempt\_channel\_length\_set

项目	描述
函数名	adc_preempt_channel_length_set
函数原型	void adc_preempt_channel_length_set(adc_type *adc_x, uint8_t adc_channel_lenght)
功能描述	抢占转换序列长度设定
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	adc_channel_lenght: 抢占转换序列长度设定 该参数可以被设定为 0x1~0x4 内的任意数值.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* set preempt channel length */
```

```
adc_preempt_channel_length_set(ADC1, 3);
```

## 5.2.17 函数 adc\_preempt\_channel\_set

下表描述了函数 adc\_preempt\_channel\_set

表 38. 函数 adc\_preempt\_channel\_set

项目	描述
函数名	adc_preempt_channel_set
函数原型	void adc_preempt_channel_set(adc_type *adc_x, adc_channel_select_type adc_channel, uint8_t adc_sequence, adc_sampletime_select_type adc_sampletime)
功能描述	抢占通道设定，包括通道选择、转换序列编号及采样时间
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一：ADC1, ADC2, ADC3.
输入参数 2	adc_channel: 待配置通道选择 该参数详细描述见 <a href="#">adc_channel</a> .
输入参数 3	adc_sequence: 通道转换序列设定 该参数可以被设定为 1~4 内的任意数值.
输入参数 4	adc_sampletime: 通道采样时间设定 该参数详细描述见 <a href="#">adc_sampletime</a> .
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* set ordinary channel's corresponding rank in the sequencer and sample time */
adc_preempt_channel_set(ADC1, ADC_CHANNEL_7, 1, ADC_SAMPLETIME_239_5);
adc_preempt_channel_set(ADC1, ADC_CHANNEL_8, 2, ADC_SAMPLETIME_239_5);
```

## 5.2.18 函数 adc\_ordinary\_conversion\_trigger\_set

下表描述了函数 adc\_ordinary\_conversion\_trigger\_set

表 39. 函数 adc\_ordinary\_conversion\_trigger\_set

项目	描述
函数名	adc_ordinary_conversion_trigger_set
函数原型	void adc_ordinary_conversion_trigger_set(adc_type *adc_x, adc_ordinary_trig_select_type adc_ordinary_trig, confirm_state new_state)
功能描述	普通通道组转换的触发模式使能及触发事件选择
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一：ADC1, ADC2, ADC3.
输入参数 2	adc_ordinary_trig: 普通通道组触发事件选择 该参数可以选取 adc_ordinary_trig_select_type 内的任意一个枚举值.
输入参数 3	new_state: 触发模式的预设状态 该参数可以选取自其中之一：TRUE, FALSE.

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### adc\_ordinary\_trig

adc\_ordinary\_trig 用于选择普通通道组转换的触发事件，其可选参数罗列如下

ADC1 & ADC2 的触发事件

ADC12_ORDINARY_TRIG_TMR1CH1:	TMR1 的 CH1 事件
ADC12_ORDINARY_TRIG_TMR1CH2:	TMR1 的 CH2 事件
ADC12_ORDINARY_TRIG_TMR1CH3:	TMR1 的 CH3 事件
ADC12_ORDINARY_TRIG_TMR2CH2:	TMR2 的 CH2 事件
ADC12_ORDINARY_TRIG_TMR3TRGOUT:	TMR3 的 TRGOUT 事件
ADC12_ORDINARY_TRIG_TMR4CH4:	TMR4 的 CH4 事件
ADC12_ORDINARY_TRIG_EXINT11_TMR8TRGOUT:	EXINT 线 11/TMR8 的 TRGOUT 事件
ADC12_ORDINARY_TRIG_SOFTWARE:	软件触发事件
ADC12_ORDINARY_TRIG_TMR1TRGOUT:	TMR1 的 TRGOUT 事件
ADC12_ORDINARY_TRIG_TMR8CH1:	TMR8 的 CH1 事件
ADC12_ORDINARY_TRIG_TMR8CH2:	TMR8 的 CH2 事件

ADC3 的触发事件

ADC3_ORDINARY_TRIG_TMR3CH1:	TMR3 的 CH1 事件
ADC3_ORDINARY_TRIG_TMR2CH3:	TMR2 的 CH3 事件
ADC3_ORDINARY_TRIG_TMR1CH3:	TMR1 的 CH3 事件
ADC3_ORDINARY_TRIG_TMR8CH1:	TMR8 的 CH1 事件
ADC3_ORDINARY_TRIG_TMR8TRGOUT:	TMR8 的 TRGOUT 事件
ADC3_ORDINARY_TRIG_TMR5CH1:	TMR5 的 CH1 事件
ADC3_ORDINARY_TRIG_TMR5CH3:	TMR5 的 CH3 事件
ADC3_ORDINARY_TRIG_SOFTWARE:	软件触发事件
ADC3_ORDINARY_TRIG_TMR1TRGOUT:	TMR1 的 TRGOUT 事件
ADC3_ORDINARY_TRIG_TMR1CH1:	TMR1 的 CH1 事件
ADC3_ORDINARY_TRIG_TMR8CH3:	TMR8 的 CH3 事件

示例

```
/* set ordinary external trigger event */
adc_ordinary_conversion_trigger_set(ADC1, ADC12_ORDINARY_TRIG_TMR1CH1, TRUE);
```

## 5.2.19 函数 adc\_preempt\_conversion\_trigger\_set

下表描述了函数 adc\_preempt\_conversion\_trigger\_set

表 40. 函数 adc\_preempt\_conversion\_trigger\_set

项目	描述
函数名	adc_preempt_conversion_trigger_set
函数原型	void adc_preempt_conversion_trigger_set(adc_type *adc_x, adc_preempt_trig_select_type adc_preempt_trig, confirm_state new_state)
功能描述	抢占通道组转换的触发模式使能及触发事件选择
输入参数 1	adc_x: 所选择的 ADC 外设

项目	描述
	该参数可以选取自其中之一：ADC1, ADC2, ADC3.
输入参数 2	adc_preempt_trig: 抢占通道组触发事件选择 该参数可以选取自 adc_preempt_trig_select_type 内的任意一个枚举值.
输入参数 3	new_state: 触发模式的预设状态 该参数可以选取自其中之一：TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### adc\_preempt\_trig

adc\_preempt\_trig 用于选择抢占通道组转换的触发事件，其可选参数罗列如下  
ADC1 &ADC2 的触发事件

ADC12_PREEMPT_TRIG_TMR1TRGOUT:	TMR1 的 TRGOUT 事件
ADC12_PREEMPT_TRIG_TMR1CH4:	TMR1 的 CH4 事件
ADC12_PREEMPT_TRIG_TMR2TRGOUT:	TMR2 的 TRGOUT 事件
ADC12_PREEMPT_TRIG_TMR2CH1:	TMR2 的 CH1 事件
ADC12_PREEMPT_TRIG_TMR3CH4:	TMR3 的 CH4 事件
ADC12_PREEMPT_TRIG_TMR4TRGOUT:	TMR4 的 TRGOUT 事件
ADC12_PREEMPT_TRIG_EXINT15_TMR8CH4:	EXINT 线 15/TMR8 的 CH4 事件
ADC12_PREEMPT_TRIG_SOFTWARE:	软件触发事件
ADC12_PREEMPT_TRIG_TMR1CH1:	TMR1 的 CH1 事件
ADC12_PREEMPT_TRIG_TMR8CH1:	TMR8 的 CH1 事件
ADC12_PREEMPT_TRIG_TMR8TRGOUT:	TMR8 的 TRGOUT 事件

ADC3 的触发事件

ADC3_PREEMPT_TRIG_TMR1TRGOUT:	TMR3 的 TRGOUT 事件
ADC3_PREEMPT_TRIG_TMR1CH4:	TMR1 的 CH4 事件
ADC3_PREEMPT_TRIG_TMR4CH3:	TMR4 的 CH3 事件
ADC3_PREEMPT_TRIG_TMR8CH2:	TMR8 的 CH2 事件
ADC3_PREEMPT_TRIG_TMR8CH4:	TMR8 的 CH4 事件
ADC3_PREEMPT_TRIG_TMR5TRGOUT:	TMR5 的 TRGOUT 事件
ADC3_PREEMPT_TRIG_TMR5CH4:	TMR5 的 CH4 事件
ADC3_PREEMPT_TRIG_SOFTWARE:	软件触发事件
ADC3_PREEMPT_TRIG_TMR1CH1:	TMR1 的 CH1 事件
ADC3_PREEMPT_TRIG_TMR1CH2:	TMR1 的 CH2 事件
ADC3_PREEMPT_TRIG_TMR8TRGOUT:	TMR8 的 TRGOUT 事件

示例

```
/* set preempt external trigger event */
adc_preempt_conversion_trigger_set(ADC1, ADC12_PREEMPT_TRIG_SOFTWARE, TRUE);
```

## 5.2.20 函数 adc\_preempt\_offset\_value\_set

下表描述了函数 adc\_preempt\_offset\_value\_set

表 41. 函数 `adc_preempt_offset_value_set`

项目	描述
函数名	<code>adc_preempt_offset_value_set</code>
函数原型	<code>void adc_preempt_offset_value_set(adc_type *adc_x, adc_preempt_channel_type adc_preempt_channel, uint16_t adc_offset_value)</code>
功能描述	抢占通道转换数据偏移量设定
输入参数 1	<code>adc_x</code> : 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	<code>adc_preempt_channel</code> : 选择需要设定偏移量的通道 该参数详细描述见 <a href="#">adc_preempt_channel</a> .
输入参数 3	<code>adc_offset_value</code> : 设定通道偏移量值 该参数可以被设定为 0x000~0xFFF 内的任意数值.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**adc\_preempt\_channel**

`adc_preempt_channel` 用于选择需要设定偏移量的通道，其可选参数罗列如下

ADC\_PREEMPT\_CHANNEL\_1: 抢占通道 1

ADC\_PREEMPT\_CHANNEL\_2: 抢占通道 2

ADC\_PREEMPT\_CHANNEL\_3: 抢占通道 3

ADC\_PREEMPT\_CHANNEL\_4: 抢占通道 4

## 示例

```
/* set preempt channel's conversion value offset */
adc_preempt_offset_value_set(ADC1, ADC_PREEMPT_CHANNEL_1, 0x111);
adc_preempt_offset_value_set(ADC1, ADC_PREEMPT_CHANNEL_2, 0x222);
adc_preempt_offset_value_set(ADC1, ADC_PREEMPT_CHANNEL_3, 0x333);
```

**5.2.21 函数 `adc_ordinary_part_count_set`**

下表描述了函数 `adc_ordinary_part_count_set`

表 42. 函数 `adc_ordinary_part_count_set`

项目	描述
函数名	<code>adc_ordinary_part_count_set</code>
函数原型	<code>void adc_ordinary_part_count_set(adc_type *adc_x, uint8_t adc_channel_count)</code>
功能描述	分割模式下每次触发转换的普通通道个数设定
输入参数 1	<code>adc_x</code> : 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	<code>adc_channel_count</code> : 分割模式下普通通道子组别个数设定 该参数可以被设定为 0x1~0x8 内的任意数值.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* set partitioned mode channel count */
adc_ordinary_part_count_set(ADC1, 2);
```

注意：分割模式下，只有普通通道组的子组别个数可设定，抢占通道组的子组别个数固定为1。

## 5.2.22 函数 adc\_ordinary\_part\_mode\_enable

下表描述了函数 adc\_ordinary\_part\_mode\_enable

表 43. 函数 adc\_ordinary\_part\_mode\_enable

项目	描述
函数名	adc_ordinary_part_mode_enable
函数原型	void adc_ordinary_part_mode_enable(adc_type *adc_x, confirm_state new_state)
功能描述	普通通道上的分割模式使能
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一：ADC1, ADC2, ADC3.
输入参数 2	new_state: 普通通道分割模式的预设状态 该参数可以选取自其中之一：TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable the partitioned mode on ordinary channel */
adc_ordinary_part_mode_enable(ADC1, TRUE);
```

## 5.2.23 函数 adc\_preempt\_part\_mode\_enable

下表描述了函数 adc\_preempt\_part\_mode\_enable

表 44. 函数 adc\_preempt\_part\_mode\_enable

项目	描述
函数名	adc_preempt_part_mode_enable
函数原型	void adc_preempt_part_mode_enable(adc_type *adc_x, confirm_state new_state)
功能描述	抢占通道上的分割模式使能
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一：ADC1, ADC2, ADC3.
输入参数 2	new_state: 普通通道分割模式的预设状态 该参数可以选取自其中之一：TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable the partitioned mode on preempt channel */
adc_preempt_part_mode_enable(ADC1, TRUE);
```

### 5.2.24 函数 adc\_preempt\_auto\_mode\_enable

下表描述了函数 adc\_preempt\_auto\_mode\_enable

表 45. 函数 adc\_preempt\_auto\_mode\_enable

项目	描述
函数名	adc_preempt_auto_mode_enable
函数原型	void adc_preempt_auto_mode_enable(adc_type *adc_x, confirm_state, new_state)
功能描述	普通通道组转换结束后的抢占组自动转换使能
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	new_state: 抢占组自动转换的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* enable automatic preempt group conversion */
adc_preempt_auto_mode_enable(ADC1, TRUE);
```

### 5.2.25 函数 adc\_temperensensor\_vintrv\_enable

下表描述了函数 adc\_temperensensor\_vintrv\_enable

表 46. 函数 adc\_temperensensor\_vintrv\_enable

项目	描述
函数名	adc_temperensensor_vintrv_enable
函数原型	void adc_temperensensor_vintrv_enable(confirm_state new_state)
功能描述	内部温度传感器及 VINTRV 使能
输入参数	new_state: 内部温度传感器及 VINTRV 的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* enable the temperature sensor and vintrv channel */
adc_temperensensor_vintrv_enable(TRUE);
```

### 5.2.26 函数 adc\_ordinary\_software\_trigger\_enable

下表描述了函数 adc\_ordinary\_software\_trigger\_enable

表 47. 函数 `adc_ordinary_software_trigger_enable`

项目	描述
函数名	<code>adc_ordinary_software_trigger_enable</code>
函数原型	<code>void adc_ordinary_software_trigger_enable(adc_type *adc_x, confirm_state new_state)</code>
功能描述	软件触发普通通道转换
输入参数 1	<code>adc_x</code> : 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	<code>new_state</code> : 软件触发普通通道转换的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable ordinary software start conversion */
adc_ordinary_software_trigger_enable(ADC1, TRUE);
```

5.2.27 函数 `adc_ordinary_software_trigger_status_get`

下表描述了函数 `adc_ordinary_software_trigger_status_get`

表 48. 函数 `adc_ordinary_software_trigger_status_get`

项目	描述
函数名	<code>adc_ordinary_software_trigger_status_get</code>
函数原型	<code>flag_status adc_ordinary_software_trigger_status_get(adc_type *adc_x)</code>
功能描述	获取软件触发的普通通道转换状态
输入参数	<code>adc_x</code> : 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输出参数	无
返回值	<code>flag_status</code> : 普通通道软件触发转换的状态 该返回值可为罗列的其中之一: SET, RESET.
先决条件	无
被调用函数	无

## 示例

```
/* wait ordinary software start conversion */
while(adc_ordinary_software_trigger_status_get(ADC1));
```

5.2.28 函数 `adc_preempt_software_trigger_enable`

下表描述了函数 `adc_preempt_software_trigger_enable`

表 49. 函数 `adc_preempt_software_trigger_enable`

项目	描述
函数名	<code>adc_preempt_software_trigger_enable</code>
函数原型	<code>void adc_preempt_software_trigger_enable(adc_type *adc_x, confirm_state</code>

项目	描述
	new_state)
功能描述	软件触发抢占通道转换
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	new_state: 软件触发抢占通道转换的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable preempt software start conversion */
adc_preempt_software_trigger_enable(ADC1, TRUE);
```

## 5.2.29 函数 adc\_preempt\_software\_trigger\_status\_get

下表描述了函数 adc\_preempt\_software\_trigger\_status\_get

表 50. 函数 adc\_preempt\_software\_trigger\_status\_get

项目	描述
函数名	adc_preempt_software_trigger_status_get
函数原型	flag_status adc_preempt_software_trigger_status_get(adc_type *adc_x)
功能描述	获取软件触发的抢占通道转换状态
输入参数	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输出参数	无
返回值	flag_status: 抢占通道软件触发转换的状态 该返回值可为罗列的其中之一: SET, RESET.
先决条件	无
被调用函数	无

## 示例

```
/* wait preempt software start conversion */
while(adc_preempt_software_trigger_status_get(ADC1));
```

## 5.2.30 函数 adc\_ordinary\_conversion\_data\_get

下表描述了函数 adc\_ordinary\_conversion\_data\_get

表 51. 函数 adc\_ordinary\_conversion\_data\_get

项目	描述
函数名	adc_ordinary_conversion_data_get
函数原型	uint16_t adc_ordinary_conversion_data_get(adc_type *adc_x)
功能描述	获取非主从模式下普通通道转换数据
输入参数	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.

项目	描述
输出参数	无
返回值	16 位的普通通道转换数据.
先决条件	无
被调用函数	无

## 示例

```
uint16_t adc1_ordinary_index = 0;
adc1_ordinary_index = adc_ordinary_conversion_data_get(ADC1);
```

注意：只有配置ADC为独立模式，且各ADC仅配置单个通道时，才可使用此函数。

### 5.2.31 函数 adc\_combine\_ordinary\_conversion\_data\_get

下表描述了函数 adc\_combine\_ordinary\_conversion\_data\_get

表 52. 函数 adc\_combine\_ordinary\_conversion\_data\_get

项目	描述
函数名	adc_combine_ordinary_conversion_data_get
函数原型	uint32_t adc_combine_ordinary_conversion_data_get(void)
功能描述	获取主从组合模式下普通通道转换数据
输入参数	无
输出参数	无
返回值	32 位的普通通道转换数据（高 16 为 ADC2 的数据，低 16 位为 ADC1 的数据）.
先决条件	无
被调用函数	无

## 示例

```
uint32_t common_ordinary_index = 0;
common_ordinary_index = adc_combine_ordinary_conversion_data_get();
```

注意：只有配置ADC为主从组合模式，且各ADC仅配置单个通道时，才可使用此函数。

### 5.2.32 函数 adc\_preempt\_conversion\_data\_get

下表描述了函数 adc\_preempt\_conversion\_data\_get

表 53. 函数 adc\_preempt\_conversion\_data\_get

项目	描述
函数名	adc_preempt_conversion_data_get
函数原型	uint16_t adc_preempt_conversion_data_get(adc_type *adc_x, adc_preempt_channel_type adc_preempt_channel)
功能描述	获取抢占通道转换数据
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一：ADC1, ADC2, ADC3.
输入参数 2	adc_preempt_channel: 抢占通道选择 该参数详细描述见 <a href="#">adc_preempt_channel</a> .
输出参数	无
返回值	16 位的抢占通道转换数据.
先决条件	无

项目	描述
被调用函数	无

## 示例

```
uint16_t adc1_preempt_valuetab[3] = {0};
adc1_preempt_valuetab[0] = adc_preempt_conversion_data_get(ADC1, ADC_PREEMPT_CHANNEL_1);
adc1_preempt_valuetab[1] = adc_preempt_conversion_data_get(ADC1,
ADC_PREEMPT_CHANNEL_2);
adc1_preempt_valuetab[2] = adc_preempt_conversion_data_get(ADC1, ADC_PREEMPT_CHANNEL_3);
```

### 5.2.33 函数 adc\_flag\_get

下表描述了函数 `adc_flag_get`

表 54. 函数 `adc_flag_get`

项目	描述
函数名	<code>adc_flag_get</code>
函数原型	<code>flag_status adc_flag_get(adc_type *adc_x, uint8_t adc_flag)</code>
功能描述	获取标志位状态
输入参数 1	<code>adc_x</code> : 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	<code>adc_flag</code> : 需要获取状态的标志选择 该参数详细描述见 <a href="#">adc_flag</a>
输出参数	无
返回值	<code>flag_status</code> : 标志位的状态 该返回值可为罗列的其中之一: SET, RESET.
先决条件	无
被调用函数	无

#### adc\_flag

`adc_flag` 用于选择需要获取状态的标志，其可选参数罗列如下

ADC\_VMOR\_FLAG: 电压监测超出范围标志  
 ADC\_CCE\_FLAG: 通道转换结束标志  
 ADC\_PCCE\_FLAG: 抢占通道组转换结束标志  
 ADC\_PCCS\_FLAG: 抢占通道转换开始标志  
 ADC\_OCCS\_FLAG: 普通通道转换开始标志

## 示例

```
/* check if wakeup preempted channelsconversion end flag is set */
if(adc_flag_get(ADC1, ADC_PCCE_FLAG) != RESET)
```

### 5.2.34 函数 adc\_flag\_clear

下表描述了函数 `adc_flag_clear`

表 55. 函数 `adc_flag_clear`

项目	描述
函数名	<code>adc_flag_clear</code>
函数原型	<code>void adc_flag_clear(adc_type *adc_x, uint32_t adc_flag)</code>

项目	描述
功能描述	清除已置位的标志位
输入参数 1	adc_x: 所选择的 ADC 外设 该参数可以选取自其中之一: ADC1, ADC2, ADC3.
输入参数 2	adc_flag: 待清除的标志选择 该参数详细描述见 <a href="#">adc_flag</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
/* preempted channelsconversion end flag clear */
adc_flag_clear(ADC1, ADC_PCCE_FLAG);
```

## 5.3 电池供电域 (BPR)

BPR 寄存器结构 bpr\_type, 定义于文件“at32f403a\_407\_bpr.h”如下:

```
/**
 * @brief type define bpr register all
 */
typedef struct
{
    } bpr_type;
```

下表给出了 BPR 寄存器总览:

表 56. BPR 寄存器对应表

寄存器	描述
dt1	电池供电数据寄存器 1
dt2	电池供电数据寄存器 2
dt3	电池供电数据寄存器 3
dt4	电池供电数据寄存器 4
dt5	电池供电数据寄存器 5
dt6	电池供电数据寄存器 6
dt7	电池供电数据寄存器 7
dt8	电池供电数据寄存器 8
dt9	电池供电数据寄存器 9
dt10	电池供电数据寄存器 10
rtccal	RTC 校准寄存器
ctrl	电池供电控制寄存器
ctrlsts	电池供电控制/状态寄存器
dt11	电池供电数据寄存器 11
dt12	电池供电数据寄存器 12
dt13	电池供电数据寄存器 13

寄存器	描述
dt14	电池供电数据寄存器 14
dt15	电池供电数据寄存器 15
dt16	电池供电数据寄存器 16
dt17	电池供电数据寄存器 17
dt18	电池供电数据寄存器 18
dt19	电池供电数据寄存器 19
dt20	电池供电数据寄存器 20
dt21	电池供电数据寄存器 21
dt22	电池供电数据寄存器 22
dt23	电池供电数据寄存器 23
dt24	电池供电数据寄存器 24
dt25	电池供电数据寄存器 25
dt26	电池供电数据寄存器 26
dt27	电池供电数据寄存器 27
dt28	电池供电数据寄存器 28
dt29	电池供电数据寄存器 29
dt30	电池供电数据寄存器 30
dt31	电池供电数据寄存器 31
dt32	电池供电数据寄存器 32
dt33	电池供电数据寄存器 33
dt34	电池供电数据寄存器 34
dt35	电池供电数据寄存器 35
dt36	电池供电数据寄存器 36
dt37	电池供电数据寄存器 37
dt38	电池供电数据寄存器 38
dt39	电池供电数据寄存器 39
dt40	电池供电数据寄存器 40
dt41	电池供电数据寄存器 41
dt42	电池供电数据寄存器 42

下表给出了 BPR 库函数总览：

**表 57. BPR 库函数总览**

函数名	描述
bpr_reset	所有电池供电数据寄存器复位到默认值
bpr_flag_get	获取标志
bpr_flag_clear	清除标志
bpr_interrupt_enable	入侵检测中断使能
bpr_data_read	从电池供电数据寄存器读取数据
bpr_data_write	向电池供电数据寄存器读写数据
bpr_rtc_output_select	事件输出设置
bpr_rtc_clock_calibration_value_set	时钟校准设置
bpr_tamper_pin_enable	入侵检测使能
bpr_tamper_pin_active_level_set	入侵检测有效电平设置

### 5.3.1 函数 bpr\_reset

下表描述了函数 bpr\_reset

表 58. 函数 bpr\_reset

项目	描述
函数名	bpr_reset
函数原型	void bpr_reset(void);
功能描述	所有电池供电数据寄存器复位到默认值
输入参数 1	无
输出参数	无
返回值	无
先决条件	无
被调用函数	void crm_battery_powered_domain_reset(confirm_state new_state);

示例

```
bpr_reset();
```

### 5.3.2 函数 bpr\_flag\_get

下表描述了函数 bpr\_flag\_get

表 59. 函数 bpr\_flag\_get

项目	描述
函数名	bpr_flag_get
函数原型	flag_status bpr_flag_get(uint32_t flag);
功能描述	获取标志位状态
输入参数 1	<b>flag:</b> 需要获取状态的标志选择 该参数详细描述见 flag
输出参数	无
返回值	<b>flag_status:</b> 标志位的状态 该返回值可为其中之一: SET、RESET
先决条件	无
被调用函数	无

flag

用于选择需要获取状态的标志，其可选参数罗列如下

BPR\_TAMPER\_INTERRUPT\_FLAG: 入侵检测中断标志

BPR\_TAMPER\_EVENT\_FLAG: 入侵检测事件标志

示例

```
bpr_flag_get(BPR_TAMPER_INTERRUPT_FLAG);
```

### 5.3.3 函数 bpr\_flag\_clear

下表描述了函数 bpr\_flag\_clear

表 60. 函数 bpr\_flag\_clear

项目	描述
函数名	bpr_flag_clear
函数原型	void bpr_flag_clear(uint32_t flag);
功能描述	清除标志位
输入参数 1	flag: 待清除的标志选择 该参数详细描述见 flag
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**flag**

用于选择需要清除状态的标志，其可选参数罗列如下

BPR\_TAMPER\_INTERRUPT\_FLAG: 入侵检测中断标志

BPR\_TAMPER\_EVENT\_FLAG: 入侵检测事件标志

**示例**

```
bpr_flag_clear(BPR_TAMPER_INTERRUPT_FLAG);
```

### 5.3.4 函数 bpr\_interrupt\_enable

下表描述了函数 bpr\_interrupt\_enable

表 61. 函数 bpr\_interrupt\_enable

项目	描述
函数名	bpr_interrupt_enable
函数原型	void bpr_interrupt_enable(confirm_state new_state);
功能描述	入侵检测中断使能
输入参数 1	new_state: 入侵检测中断使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
bpr_interrupt_enable(TRUE);
```

### 5.3.5 函数 bpr\_data\_read

下表描述了函数 bpr\_data\_read

表 62. 函数 bpr\_data\_read

项目	描述
函数名	bpr_data_read
函数原型	uint16_t bpr_data_read(bpr_data_type bpr_data);
功能描述	从电池供电数据寄存器读取数据
输入参数 1	bpr_data: 数据寄存器

项目	描述
	参阅章节： <a href="#">bpr_data</a> 查阅更多该参数允许取值范围
输出参数	无
返回值	电池供电数据寄存器数据
先决条件	无
被调用函数	无

**bpr\_data**

数据寄存器

BPR\_DATA1: 数据寄存器 1

BPR\_DATA2: 数据寄存器 2

BPR\_DATA41: 数据寄存器 41

BPR\_DATA42: 数据寄存器 42

示例

```
bpr_data_read(BPR_DATA1);
```

### 5.3.6 函数 bpr\_data\_write

下表描述了函数 `bpr_data_write`表 63. 函数 `bpr_data_write`

项目	描述
函数名	<code>bpr_data_write</code>
函数原型	<code>void bpr_data_write(bpr_data_type bpr_data, uint16_t data_value);</code>
功能描述	向电池供电数据寄存器读写数据
输入参数 1	<code>bpr_data</code> : 数据寄存器 参阅章节： <a href="#">bpr_data</a> 查阅更多该参数允许取值范围
输入参数 2	<code>data_value</code> : 16 位数据
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**bpr\_data**

数据寄存器

BPR\_DATA1: 数据寄存器 1

BPR\_DATA2: 数据寄存器 2

BPR\_DATA41: 数据寄存器 41

BPR\_DATA42: 数据寄存器 42

示例

```
bpr_data_write(BPR_DATA1, 0x5A5A);
```

### 5.3.7 函数 bpr\_rtc\_output\_select

下表描述了函数 `bpr_rtc_output_select`

表 64. 函数 bpr\_rtc\_output\_select

项目	描述
函数名	bpr_rtc_output_select
函数原型	void bpr_rtc_output_select(bpr_rtc_output_type output_source);
功能描述	事件输出设置
输入参数 1	output_source: 输出事件 参阅章节: output_source 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**output\_source**

输出事件

BPR_RTC_OUTPUT_NONE:	输出关闭
BPR_RTC_OUTPUT_CLOCK_CAL_BEFORE:	校准前的时钟 64 分频输出
BPR_RTC_OUTPUT_ALARM:	脉冲输出输出闹钟事件
BPR_RTC_OUTPUT_SECOND:	脉冲输出输出秒事件
BPR_RTC_OUTPUT_CLOCK_CAL_AFTER:	校准后的时钟 64 分频输出
BPR_RTC_OUTPUT_ALARM_TOGGLE:	翻转输出闹钟事件
BPR_RTC_OUTPUT_SECOND_TOGGLE:	翻转输出秒事件

## 示例

```
bpr_rtc_output_select(BPR_RTC_OUTPUT_ALARM);
```

### 5.3.8 函数 bpr\_rtc\_clock\_calibration\_value\_set

下表描述了函数 bpr\_rtc\_clock\_calibration\_value\_set

表 65. 函数 bpr\_rtc\_clock\_calibration\_value\_set

项目	描述
函数名	bpr_rtc_clock_calibration_value_set
函数原型	void bpr_rtc_clock_calibration_value_set(uint8_t calibration_value);
功能描述	时钟校准设置
输入参数 1	value: 校准值, 范围 0~0x7F
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
bpr_rtc_clock_calibration_value_set(0x7F);
```

### 5.3.9 函数 bpr\_tamper\_pin\_enable

下表描述了函数 bpr\_tamper\_pin\_enable

表 66. 函数 bpr\_tamper\_pin\_enable

项目	描述
函数名	bpr_tamper_pin_enable
函数原型	void bpr_tamper_pin_enable(confirm_state new_state);
功能描述	入侵检测使能
输入参数 1	new_state: 中断使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
bpr_tamper_pin_enable(TRUE);
```

## 5.3.10 函数 bpr\_tamper\_pin\_active\_level\_set

下表描述了函数 bpr\_tamper\_pin\_active\_level\_set

表 67. 函数 bpr\_tamper\_pin\_active\_level\_set

项目	描述
函数名	bpr_tamper_pin_active_level_set
函数原型	void bpr_tamper_pin_active_level_set(bpr_tamper_pin_active_level_type active_level);
功能描述	设置入侵检测有效电平
输入参数 1	active_level: 入侵检测有效电平 参阅章节: active_level 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**active\_level**

入侵检测有效电平

BPR\_TAMPER\_PIN\_ACTIVE\_HIGH: 高电平触发入侵检测

BPR\_TAMPER\_PIN\_ACTIVE\_LOW: 低电平触发入侵检测

**示例**

```
bpr_tamper_pin_active_level_set(BPR_TAMPER_PIN_ACTIVE_HIGH);
```

## 5.4 控制器局域网模块 (CAN)

CAN 寄存器结构 can\_type, 定义于文件“at32f403a\_407\_can.h”如下:

```
/**
 * @brief type define can register all
 */
typedef struct
{
    ...
}
```

```
} can_type;
```

下表给出了 CAN 寄存器总览：

表 68. CAN 寄存器总览

寄存器	描述
mctrl	CAN 主控制寄存器
msts	CAN 主状态寄存器
tsts	CAN 发送状态寄存器
rf0	CAN 接收 FIFO 0 寄存器
fr1	CAN 接收 FIFO 1 寄存器
inten	CAN 中断使能寄存器
ests	CAN 错误状态寄存器
btmg	CAN 位时序寄存器
tmi0	发送邮箱 0 标识符寄存器
tmc0	发送邮箱 0 数据长度和时间戳寄存器
tmdtl0	发送邮箱 0 低字节数据寄存器
tmdth0	发送邮箱 0 高字节数据寄存器
tmi1	发送邮箱 1 标识符寄存器
tmc1	发送邮箱 1 数据长度和时间戳寄存器
tmdtl1	发送邮箱 1 低字节数据寄存器
tmdth1	发送邮箱 1 高字节数据寄存器
tmi2	发送邮箱 2 标识符寄存器
tmc2	发送邮箱 2 数据长度和时间戳寄存器
tmdtl2	发送邮箱 2 低字节数据寄存器
tmdth2	发送邮箱 2 高字节数据寄存器
rfi0	接收 FIFO0 邮箱标识符寄存器
rfc0	接收 FIFO0 邮箱数据长度和时间戳寄存器
rfdtl0	接收 FIFO0 邮箱低字节数据寄存器
rfdth0	接收 FIFO0 邮箱高字节数据寄存器
rfi1	接收 FIFO1 邮箱标识符寄存器
rfc1	接收 FIFO1 邮箱数据长度和时间戳寄存器
rfdtl1	接收 FIFO1 邮箱低字节数据寄存器
rfdth1	接收 FIFO1 邮箱高字节数据寄存器
fctrl	CAN 过滤器控制寄存器
fmcfg	CAN 过滤器模式配置寄存器
fscfg	CAN 过滤器位宽配置寄存器
frf	CAN 过滤器 FIFO 关联寄存器
facfg	CAN 过滤器激活控制寄存器
fb0f1	CAN 过滤器组 0 的过滤位寄存器 1
fb0f2	CAN 过滤器组 0 的过滤位寄存器 2
fb1f1	CAN 过滤器组 1 的过滤位寄存器 1
fb1f2	CAN 过滤器组 1 的过滤位寄存器 2
...	...
fb13f1	CAN 过滤器组 13 的过滤位寄存器 1

寄存器	描述
fb13f2	CAN 过滤器组 13 的过滤位寄存器 2

下表给出了 CAN 库函数总览：

表 69. CAN 库函数总览

函数名	描述
can_reset	将 CAN 所有寄存器值恢复到复位值
can_baudrate_default_para_init	给 CAN 波特率初始化结构体赋初值
can_baudrate_set	设置 CAN 波特率
can_default_para_init	给 CAN 初始化结构体赋初值
can_base_init	将 can_base_struct 中指定的参数初始化到 CAN 的相关寄存器
can_filter_default_para_init	给 CAN 过滤器初始化结构体赋初值
can_filter_init	将 can_filter_init_struct 中指定的参数初始化到 CAN 的相关寄存器
can_debug_transmission_prohibit	选择调试时禁止/不禁止收发报文
can_ttc_mode_enable	时间触发模式使能
can_message_transmit	发送一帧报文
can_transmit_status_get	获取发送状态
can_transmit_cancel	取消发送
can_message_receive	接收一帧报文
can_receive_fifo_release	释放接收 FIFO
can_receive_message_pending_get	获取 FIFO 中待读取的报文数目
can_operating_mode_set	CAN 工作模式设置
can_doze_mode_enter	进入睡眠模式
can_doze_mode_exit	退出睡眠模式
can_error_type_record_get	读取 CAN 错误类型
can_receive_error_counter_get	读取 CAN 接收错误计数
can_transmit_error_counter_get	读取 CAN 发送错误计数
can_interrupt_enable	使能选定的 CAN 中断
can_flag_get	读取选定的 CAN 标志
can_flag_clear	清除选定的 CAN 标志

### 5.4.1 函数 can\_reset

下表描述了函数 can\_reset

表 70. 函数 can\_reset

项目	描述
函数名	can_reset
函数原型	void can_reset(can_type* can_x);
功能描述	将 can 寄存器值复位到默认值
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一：CAN1, CAN2.
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	crm_periph_reset();

示例

```
can_reset(CAN1);
```

## 5.4.2 函数 can\_baudrate\_default\_para\_init

下表描述了函数 can\_baudrate\_default\_para\_init

表 71. 函数 can\_baudrate\_default\_para\_init

项目	描述
函数名	can_baudrate_default_para_init
函数原型	void can_baudrate_default_para_init(can_baudrate_type* can_baudrate_struct);
功能描述	给 CAN 波特率初始化结构体赋初值
输入参数 1	can_baudrate_struct: 指向 <a href="#">can_baudrate_type</a> 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 can_baudrate_type 类型的变量
被调用函数	无

示例

```
can_baudrate_type can_baudrate_struct;
can_baudrate_default_para_init(&can_baudrate_struct);
```

## 5.4.3 函数 can\_baudrate\_set

下表描述了函数 can\_baudrate\_set

表 72. 函数 can\_baudrate\_set

项目	描述
函数名	can_baudrate_set
函数原型	error_status can_baudrate_set(can_type* can_x, can_baudrate_type* can_baudrate_struct);
功能描述	设置 CAN 波特率
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	can_baudrate_struct: 指向 <a href="#">can_baudrate_type</a> 类型的指针
输出参数	无
返回值	status_index: 波特率设置是否成功
先决条件	需要先定义一个 can_baudrate_type 类型的变量
被调用函数	无

can\_baudrate\_type 在 at32f403a\_407\_can.h 中定义:

```
typedef struct
{
    uint16_t    baudrate_div;
```

```

    can_rsaw_type   rsaw_size;
    can_bts1_type   bts1_size;
    can_bts2_type   bts2_size;
} can_baudrate_type;

```

**baudrate\_div**

CAN 时钟分频系数

取值范围：0x001~0x400

**rsaw\_size**

重新同步同步跳跃宽度，即每个 bit 可以延长/缩短的时间上限

CAN\_RSAW\_1TQ: 重同步跳跃宽度上限为 1 个时间单位

CAN\_RSAW\_2TQ: 重同步跳跃宽度上限为 2 个时间单位

CAN\_RSAW\_3TQ: 重同步跳跃宽度上限为 3 个时间单位

CAN\_RSAW\_4TQ: 重同步跳跃宽度上限为 4 个时间单位

**bts1\_size**

segment1 段时长

bts1\_size 描述

CAN\_BTS1\_1TQ: 位时间段 1 时长为 1 个时间单位

.....

CAN\_BTS1\_16TQ: 位时间段 1 时长为 16 个时间单位

**bts2\_size**

segment2 段时长

CAN\_BTS2\_1TQ: 位时间段 2 时长为 1 个时间单位

.....

CAN\_BTS2\_8TQ: 位时间段 2 时长为 8 个时间单位

**示例**

```

/* can baudrate, set baudrate = pclk/(baudrate_div*(1 + bts1_size + bts2_size)) */
can_baudrate_struct.baudrate_div = 10;
can_baudrate_struct.rsaw_size = CAN_RSAW_3TQ;
can_baudrate_struct.bts1_size = CAN_BTS1_8TQ;
can_baudrate_struct.bts2_size = CAN_BTS2_3TQ;
can_baudrate_set(CAN1, &can_baudrate_struct);

```

## 5.4.4 函数 can\_default\_para\_init

下表描述了函数 can\_default\_para\_init

表 73. 函数 can\_default\_para\_init

项目	描述
函数名	can_default_para_init
函数原型	void can_default_para_init(can_base_type* can_base_struct);
功能描述	给 CAN 初始化结构体赋初值
输入参数 1	can_base_struct: 指向 can_base_type 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 can_base_type 类型的变量
被调用函数	无

示例

```
can_base_type can_base_struct;
can_default_para_init (&can_base_struct);
```

## 5.4.5 函数 can\_base\_init

下表描述了函数 can\_base\_init

表 74. 函数 can\_base\_init

项目	描述
函数名	can_base_init
函数原型	error_status can_base_init(can_type* can_x, can_base_type* can_base_struct);
功能描述	将 can_base_struct 中指定的参数初始化到 CAN 的相关寄存器
输入参数 1	can_base_struct: 指向 can_base_type 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 can_base_type 类型的变量
被调用函数	无

can\_base\_type 在 at32f403a\_407\_can.h 中定义:

```
typedef struct
```

```
{
```

```
    can_mode_type           mode_selection;
    confirm_state           ttc_enable;
    confirm_state           aebo_enable;
    confirm_state           aed_enable;
    confirm_state           prsf_enable;
    can_msg_discarding_rule_type mdrsel_selection;
    can_msg_sending_rule_type  mmsr_selection;
```

```
} can_base_type;
```

### mode\_selection

测试模式选择

```
CAN_MODE_COMMUNICATE:    通信模式
CAN_MODE_LOOPBACK:       环回模式
CAN_MODE_LISTENONLY:     只听模式
CAN_MODE_LISTENONLY_LOOPBACK: 环回+只听模式
```

### ttc\_enable

开启/关闭时间触发通信模式

FALSE: 关闭时间通信模式;

TRUE: 开启时间通信模式 (接收/发送报文时, 截取时间戳并存储在 CAN\_RFCx 和 CAN\_TMCx 寄存器)。

### aebo\_enable

自动退出离线状态模式使能

FALSE: 关闭自动退出离线模式;

TRUE: 开启自动退出离线模式。

**aed\_enable**

自动退出睡眠模式使能

FALSE: 关闭自动退出睡眠模式;

TRUE: 开启自动退出睡眠模式。

**prsf\_enable**

发送失败时禁止重传使能

FALSE: 发送失败时自动重传;

TRUE: 发送失败时禁止重传。

**mdrsel\_selection**

接收溢出时报文丢弃规则选择

CAN\_DISCARDING\_FIRST\_RECEIVED: 丢弃上一帧收到的报文;

CAN\_DISCARDING\_LAST\_RECEIVED: 丢弃最新收到的报文。

**mmssr\_selection**

多报文发送顺序规则选择。

CAN\_SENDING\_BY\_ID: 标识符最小的最先被发送;

CAN\_SENDING\_BY\_REQUEST: 最先请求的最先被发送。

**示例**

```
/* can base init */
can_base_struct.mode_selection = CAN_MODE_COMMUNICATE;
can_base_struct.ttc_enable = FALSE;
can_base_struct.aebo_enable = TRUE;
can_base_struct.aed_enable = TRUE;
can_base_struct.prsf_enable = FALSE;
can_base_struct.mdrsel_selection = CAN_DISCARDING_FIRST_RECEIVED;
can_base_struct.mmssr_selection = CAN_SENDING_BY_ID;
can_base_init(CAN1, &can_base_struct);
```

## 5.4.6 函数 can\_filter\_default\_para\_init

下表描述了函数 can\_filter\_default\_para\_init

表 75. 函数 can\_filter\_default\_para\_init

项目	描述
函数名	can_filter_default_para_init
函数原型	void can_filter_default_para_init(can_filter_init_type* can_filter_init_struct);
功能描述	给 CAN 过滤器初始化结构体赋初值
输入参数 1	can_filter_init_struct: 指向 can_filter_init_type 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 can_filter_init_type 类型的变量
被调用函数	无

**示例**

```
can_filter_init_type can_filter_init_struct;
can_filter_default_para_init(&can_filter_init_struct);
```

## 5.4.7 函数 can\_filter\_init

下表描述了函数 can\_filter\_init

表 76. 函数 can\_filter\_init

项目	描述
函数名	can_filter_init
函数原型	void can_filter_init(can_type* can_x, can_filter_init_type* can_filter_init_struct);
功能描述	将 can_base_struct 中指定的参数初始化到 CAN 的相关寄存器
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	can_filter_init_struct: 指向 can_filter_init_type 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 can_filter_init_type 类型的变量
被调用函数	无

can\_filter\_init\_type 在 at32f403a\_407\_can.h 中定义:

typedef struct

```
{
    confirm_state          filter_activate_enable;
    can_filter_mode_type   filter_mode;
    can_filter_fifo_type   filter_fifo;
    uint8_t                filter_number;
    can_filter_bit_width_type filter_bit;
    uint16_t               filter_id_high;
    uint16_t               filter_id_low;
    uint16_t               filter_mask_high;
    uint16_t               filter_mask_low;
}
```

} can\_filter\_init\_type;

### filter\_activate\_enable

开启/关闭过滤器组

FALSE: 关闭过滤器组

TRUE: 使能过滤器组

### filter\_mode

过滤器组关联 FIFO 选择

CAN\_FILTER\_MODE\_ID\_MASK: 掩码模式

CAN\_FILTER\_MODE\_ID\_LIST: 列表模式

### filter\_fifo

过滤器组关联 FIFO 选择

CAN\_FILTER\_FIFO0: 关联 FIFO0

CAN\_FILTER\_FIFO1: 关联 FIFO1

### filter\_number

过滤器组选择

取值范围: 0~13

### filter\_bit

过滤器宽度选择

CAN\_FILTER\_16BIT: 过滤器宽度 16bit

CAN\_FILTER\_32BIT: 过滤器宽度 32bit

#### filter\_id\_high

filter\_id\_high 用于设定过滤器标识符 1 高 16 位（32bit 位宽，屏蔽/列表模式）或设定过滤器标识符 2（16bit 位宽，列表模式）或设定过滤器屏蔽标识符 1（16bit 位宽，屏蔽模式）。

取值范围：0x0000~0xFFFF

#### filter\_id\_low

filter\_id\_low 用于设定过滤器标识符 1 低 16 位（32bit 位宽，屏蔽/列表模式）或设定过滤器标识符 1（16bit 位宽，屏蔽/列表模式）。

取值范围：0x0000~0xFFFF

#### filter\_mask\_high

filter\_mask\_high 用于设定过滤器屏蔽标识符 1 高 16 位（32bit 位宽，屏蔽模式）或设定过滤器屏蔽标识符 2（16bit 位宽，屏蔽模式）或设定过滤器标识符 2 高 16 位（32bit 位宽，列表模式）或设定过滤器标识符 4（16bit 位宽，列表模式）。

取值范围：0x0000~0xFFFF

#### filter\_mask\_low

filter\_mask\_low 用于设定过滤器屏蔽标识符 1 低 16 位（32bit 位宽，屏蔽模式）或设定过滤器标识符 2（16bit 位宽，屏蔽模式）或设定过滤器标识符 2 低 16 位（32bit 位宽，列表模式）或设定过滤器标识符 3（16bit 位宽，列表模式）。

取值范围：0x0000~0xFFFF

#### 示例

```

/* can filter init */
can_filter_init_struct.filter_activate_enable = TRUE;
can_filter_init_struct.filter_mode = CAN_FILTER_MODE_ID_MASK;
can_filter_init_struct.filter_fifo = CAN_FILTER_FIFO0;
can_filter_init_struct.filter_number = 0;
can_filter_init_struct.filter_bit = CAN_FILTER_32BIT;
can_filter_init_struct.filter_id_high = 0;
can_filter_init_struct.filter_id_low = 0;
can_filter_init_struct.filter_mask_high = 0;
can_filter_init_struct.filter_mask_low = 0;
can_filter_init(CAN1, &can_filter_init_struct);

```

## 5.4.8 函数 can\_debug\_transmission\_prohibit

下表描述了函数 can\_debug\_transmission\_prohibit

表 77. 函数 can\_debug\_transmission\_prohibit

项目	描述
函数名	can_debug_transmission_prohibit
函数原型	void can_debug_transmission_prohibit(can_type* can_x, confirm_state new_state);
功能描述	选择调试时禁止/不禁止收发报文
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一：CAN1, CAN2.
输入参数 2	new_state: 使能或关闭

项目	描述
	该参数可以选取自其中之一：FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* prohibit can trans when debug*/
can_debug_transmission_prohibit(CAN1, TRUE);
```

### 5.4.9 函数 can\_ttc\_mode\_enable

下表描述了函数 can\_ttc\_mode\_enable

表 78. 函数 can\_ttc\_mode\_enable

项目	描述
函数名	can_ttc_mode_enable
函数原型	void can_ttc_mode_enable(can_type* can_x, confirm_state new_state);
功能描述	时间触发模式使能
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一：CAN1, CAN2.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一：FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* can time trigger operation communication mode enable*/
can_ttc_mode_enable (CAN1, TRUE);
```

*注意：函数can\_base\_init中的ttc\_enable一项使能后，仅开启时间戳功能（在接收/发送报文时，截取时间戳并存储在CAN\_RFCx和CAN\_TMCx寄存器中）。而此处的can\_ttc\_mode\_enable函数使能后，会开启时间戳功能，且开启时间戳发送功能（在发送报文时，将时间戳填入数据段的第7和8字节发送）。*

### 5.4.10 函数 can\_message\_transmit

下表描述了函数 can\_message\_transmit

表 79. 函数 can\_message\_transmit

项目	描述
函数名	can_message_transmit
函数原型	uint8_t can_message_transmit(can_type* can_x, can_tx_message_type* tx_message_struct);
功能描述	发送一帧报文

项目	描述
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	tx_message_struct: 待发送的报文, 参考 <a href="#">can_tx_message_type</a>
输出参数	无
返回值	transmit_mailbox: 发送这帧报文选用的邮箱号
先决条件	在 tx_message_struct 填入待发送的报文
被调用函数	无

can\_tx\_message\_type 在 at32f403a\_407\_can.h 中定义:

```
typedef struct
```

```
{
```

```
    uint32_t          standard_id;
    uint32_t          extended_id;
    can_identifier_type id_type;
    can_trans_frame_type frame_type;
    uint8_t           dlc;
    uint8_t           data[8];
```

```
} can_tx_message_type;
```

#### **standard\_id**

标准标识符 (11bit 有效)

取值范围: 0x000~0x7FF

#### **extended\_id**

扩展标识符 (29bit 有效)

取值范围: 0x000~0x1FFFFFFF

#### **id\_type**

标识符类型

CAN\_ID\_STANDARD: 标准标识符

CAN\_ID\_EXTENDED: 扩展标识符

#### **frame\_type**

帧类型

CAN\_TFT\_DATA: 数据帧

CAN\_TFT\_REMOTE: 远程帧

#### **dlc**

数据长度 (单位 byte)

取值范围: 0~8

#### **data[8]**

待发送的数据

取值范围 0x00~0xFF

#### 示例

```
/* can transmit data */
static void can_transmit_data(void)
{
    uint8_t transmit_mailbox;
    can_tx_message_type tx_message_struct;
    tx_message_struct.standard_id = 0x400;
    tx_message_struct.extended_id = 0;
```

```

tx_message_struct.id_type = CAN_ID_STANDARD;
tx_message_struct.frame_type = CAN_TFT_DATA;
tx_message_struct.dlc = 8;
tx_message_struct.data[0] = 0x11;
tx_message_struct.data[1] = 0x22;
tx_message_struct.data[2] = 0x33;
tx_message_struct.data[3] = 0x44;
tx_message_struct.data[4] = 0x55;
tx_message_struct.data[5] = 0x66;
tx_message_struct.data[6] = 0x77;
tx_message_struct.data[7] = 0x88;
transmit_mailbox = can_message_transmit(CAN1, &tx_message_struct);
while(can_transmit_status_get(CAN1, (can_tx_mailbox_num_type)transmit_mailbox) !=
CAN_TX_STATUS_SUCCESSFUL);
}

```

### 5.4.11 函数 can\_transmit\_status\_get

下表描述了函数 can\_transmit\_status\_get

表 80. 函数 can\_transmit\_status\_get

项目	描述
函数名	can_transmit_status_get
函数原型	can_transmit_status_type can_transmit_status_get(can_type* can_x, can_tx_mailbox_num_type transmit_mailbox);
功能描述	获取发送状态
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	transmit_mailbox: 发送这帧报文选用的邮箱号
输出参数	无
返回值	state_index: 发送状态
先决条件	先发送一帧报文并获取发送邮箱号
被调用函数	无

#### 示例

```

/* can transmit data */
static void can_transmit_data(void)
{
    uint8_t transmit_mailbox;
    can_tx_message_type tx_message_struct;
    tx_message_struct.standard_id = 0x400;
    tx_message_struct.extended_id = 0;
    tx_message_struct.id_type = CAN_ID_STANDARD;
    tx_message_struct.frame_type = CAN_TFT_DATA;
    tx_message_struct.dlc = 8;
    tx_message_struct.data[0] = 0x11;

```

```

tx_message_struct.data[1] = 0x22;
tx_message_struct.data[2] = 0x33;
tx_message_struct.data[3] = 0x44;
tx_message_struct.data[4] = 0x55;
tx_message_struct.data[5] = 0x66;
tx_message_struct.data[6] = 0x77;
tx_message_struct.data[7] = 0x88;
transmit_mailbox = can_message_transmit(CAN1, &tx_message_struct);
while(can_transmit_status_get(CAN1, (can_tx_mailbox_num_type)transmit_mailbox) !=
CAN_TX_STATUS_SUCCESSFUL);
}

```

### 5.4.12 函数 can\_transmit\_cancel

下表描述了函数 can\_transmit\_cancel

表 81. 函数 can\_transmit\_cancel

项目	描述
函数名	can_transmit_cancel
函数原型	void can_transmit_cancel(can_type* can_x, can_tx_mailbox_num_type transmit_mailbox);
功能描述	取消发送
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	transmit_mailbox: 发送这帧报文选用的邮箱号
输出参数	无
返回值	无
先决条件	先发送一帧报文并获取发送邮箱号
被调用函数	无

#### 示例

```

/* cancel a transmit request */
uint8_t transmit_mailbox;
transmit_mailbox = can_message_transmit(CAN1, &tx_message_struct);
can_transmit_cancel(CAN1, (can_tx_mailbox_num_type)transmit_mailbox);

```

### 5.4.13 函数 can\_message\_receive

下表描述了函数 can\_message\_receive

表 82. 函数 can\_message\_receive

项目	描述
函数名	can_message_receive
函数原型	void can_message_receive(can_type* can_x, can_rx_fifo_num_type fifo_number, can_rx_message_type* rx_message_struct);
功能描述	接收一帧报文
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.

项目	描述
输入参数 2	fifo_number: 使用的接收 FIFO 该参数可以选取自其中之一 : CAN_RX_FIFO0, CAN_RX_FIFO1
输出参数	rx_message_struct: 接收到的报文, 参考 <a href="#">can_rx_message_type</a>
返回值	无
先决条件	接收 FIFO 非空 (FIFO 报文数目不为 0)
被调用函数	void can_receive_fifo_release(can_type* can_x, can_rx_fifo_num_type fifo_number);

can\_rx\_message\_type 在 at32f403a\_407\_can.h 中定义:

typedef struct

{

```

uint32_t          standard_id;
uint32_t          extended_id;
can_identifier_type id_type;
can_trans_frame_type frame_type;
uint8_t           dlc;
uint8_t           data[8];
uint8_t           filter_index;

```

} can\_rx\_message\_type;

#### **standard\_id**

标准标识符 (11bit 有效)

取值范围: 0x000~0x7FF

#### **extended\_id**

扩展标识符 (29bit 有效)

取值范围: 0x000~0x1FFFFFFF

#### **id\_type**

标识符类型

CAN\_ID\_STANDARD: 标准标识符

CAN\_ID\_EXTENDED: 扩展标识符

#### **frame\_type**

帧类型

CAN\_TFT\_DATA: 数据帧

CAN\_TFT\_REMOTE: 远程帧

#### **dlc**

数据长度 (单位 byte)

取值范围: 0~8

#### **data[8]**

待发送的数据

取值范围: 0x00~0xFF

#### **filter\_index**

过滤器匹配序号 (指示成功通过的过滤器的索引序号)

取值范围: 0x00~0xFF

#### **示例**

```

/* can receive message */
can_rx_message_type rx_message_struct;
can_message_receive(CAN1, CAN_RX_FIFO0, &rx_message_struct);

```

### 5.4.14 函数 can\_receive\_fifo\_release

下表描述了函数 can\_receive\_fifo\_release

表 83. 函数 can\_receive\_fifo\_release

项目	描述
函数名	can_receive_fifo_release
函数原型	void can_receive_fifo_release(can_type* can_x, can_rx_fifo_num_type fifo_number);
功能描述	释放接收 FIFO
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	fifo_number: 使用的接收 FIFO 该参数可以选取自其中之一 : CAN_RX_FIFO0, CAN_RX_FIFO1
输出参数	无
返回值	无
先决条件	已读取 FIFO 中的报文
被调用函数	无

#### 示例

```

/* can receive message */
void can_message_receive(can_type* can_x, can_rx_fifo_num_type fifo_number, can_rx_message_type*
rx_message_struct)
{
    /* get the id type */
    rx_message_struct->id_type = (can_identifier_type)can_x->fifo_mailbox[fifo_number].rfi_bit.rfidi;
    ...

    /* get the data field */
    rx_message_struct->data[0] = can_x->fifo_mailbox[fifo_number].rfdtl_bit.rfdt0;
    ...
    rx_message_struct->data[7] = can_x->fifo_mailbox[fifo_number].rfdth_bit.rfdt7;

    /*释放 FIFO 前必须先读取 FIFO*/
    /* release the fifo */
    can_receive_fifo_release(can_x, fifo_number);
}

```

### 5.4.15 函数 can\_receive\_message\_pending\_get

下表描述了函数 can\_receive\_message\_pending\_get

表 84. 函数 can\_receive\_message\_pending\_get

项目	描述
函数名	can_receive_message_pending_get
函数原型	uint8_t can_receive_message_pending_get(can_type* can_x, can_rx_fifo_num_type fifo_number);
功能描述	获取 FIFO 中待读取的报文数目

项目	描述
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	fifo_number: 使用的接收 FIFO 该参数可以选取自其中之一: CAN_RX_FIFO0, CAN_RX_FIFO1
输出参数	无
返回值	message_pending: FIFO 中待读取的报文数目
先决条件	无
被调用函数	无

#### 示例

```
/* return the number of pending messages of */
can_receive_message_pending_get (CAN1, CAN_RX_FIFO0);
```

### 5.4.16 函数 can\_operating\_mode\_set

下表描述了函数 can\_operating\_mode\_set

表 85. 函数 can\_operating\_mode\_set

项目	描述
函数名	can_operating_mode_set
函数原型	error_status can_operating_mode_set(can_type* can_x, can_operating_mode_type can_operating_mode);
功能描述	CAN 工作模式设置
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	can_operating_mode: CAN 工作模式选择
输出参数	无
返回值	status: 设置是否成功
先决条件	无
被调用函数	无

#### can\_operating\_mode

CAN\_OPERATINGMODE\_FREEZE: 冻结模式--用于 CAN 控制器初始化  
 CAN\_OPERATINGMODE\_DOZE: 睡眠模式--CAN 时钟停止, 节省电能  
 CAN\_OPERATINGMODE\_COMMUNICATE: 通信模式--用于正常通信

#### 示例

```
/* set the operation mode --enter freeze mode*/
can_operating_mode_set (CAN1, CAN_OPERATINGMODE_FREEZE);

/*进行 CAN 控制器初始化*/
...

/* set the operation mode --enter communicate mode*/
can_operating_mode_set (CAN1, CAN_OPERATINGMODE_COMMUNICATE);
```

```
/*开始正常通信：收/发报文*/
```

```
...
```

### 5.4.17 函数 can\_doze\_mode\_enter

下表描述了函数 can\_doze\_mode\_enter

表 86. 函数 can\_doze\_mode\_enter

项目	描述
函数名	can_doze_mode_enter
函数原型	can_enter_doze_status_type can_doze_mode_enter(can_type* can_x);
功能描述	进入睡眠模式
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输出参数	无
返回值	<a href="#">can_enter_doze_status</a> : 进入睡眠模式是否成功
先决条件	无
被调用函数	无

#### can\_enter\_doze\_status

进入睡眠模式是否成功

CAN\_ENTER\_DOZE\_FAILED: 进入睡眠模式失败

CAN\_ENTER\_DOZE\_SUCCESSFUL: 进入睡眠模式成功

示例

```
/* can enter the low power mode */
can_enter_doze_status_type can_enter_doze_status;
can_enter_doze_status = can_doze_mode_enter(CAN1);
```

### 5.4.18 函数 can\_doze\_mode\_exit

下表描述了函数 can\_doze\_mode\_exit

表 87. 函数 can\_doze\_mode\_exit

项目	描述
函数名	can_doze_mode_exit
函数原型	can_quit_doze_status_type can_doze_mode_exit(can_type* can_x);
功能描述	退出睡眠模式
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输出参数	无
返回值	<a href="#">can_quit_doze_status</a> : 退出睡眠模式是否成功
先决条件	无
被调用函数	无

#### can\_quit\_doze\_status

退出睡眠模式是否成功

CAN\_QUIT\_DOZE\_FAILED: 退出睡眠模式失败

CAN\_QUIT\_DOZE\_SUCCESSFUL: 退出睡眠模式成功

示例

```
/* can exit the low power mode */
can_quit_doze_status_type can_quit_doze_status;
can_quit_doze_status = can_doze_mode_exit (CAN1);
```

### 5.4.19 函数 can\_error\_type\_record\_get

下表描述了函数 can\_error\_type\_record\_get

表 88. 函数 can\_error\_type\_record\_get

项目	描述
函数名	can_error_type_record_get
函数原型	can_error_record_type can_error_type_record_get(can_type* can_x);
功能描述	读取 CAN 错误类型
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输出参数	无
返回值	can_error_record: 错误类型
先决条件	无
被调用函数	无

#### can\_error\_record

错误类型

CAN\_ERRORRECORD\_NOERR: 没有错误产生

CAN\_ERRORRECORD\_STUFFERR: 位填充错误

CAN\_ERRORRECORD\_FORMERR: 格式错误

CAN\_ERRORRECORD\_ACKERR: 应答错误

CAN\_ERRORRECORD\_BITRECESSIVEERR: 隐性位错误

CAN\_ERRORRECORD\_BITDOMINANTERR: 显性位错误

CAN\_ERRORRECORD\_CRCERR: CRC 校验错误

CAN\_ERRORRECORD\_SOFTWARESETERR: 软件设置错误

示例

```
/* get the error type record (etr) */
can_error_record_type can_error_record;
can_error_record = can_error_type_record_get (CAN1);
```

### 5.4.20 函数 can\_receive\_error\_counter\_get

下表描述了函数 can\_receive\_error\_counter\_get

表 89. 函数 can\_receive\_error\_counter\_get

项目	描述
函数名	can_receive_error_counter_get
函数原型	uint8_t can_receive_error_counter_get(can_type* can_x);
功能描述	读取 CAN 接收错误计数

项目	描述
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输出参数	无
返回值	receive_error_counter: 接收错误计数 参数范围: 0x00~0xFF
先决条件	无
被调用函数	无

#### 示例

```
/* get the receive error counter (rec) */
uint8_t receive_error_counter;
receive_error_counter = can_receive_error_counter_get (CAN1);
```

### 5.4.21 函数 can\_transmit\_error\_counter\_get

下表描述了函数 can\_transmit\_error\_counter\_get

表 90. 函数 can\_transmit\_error\_counter\_get

项目	描述
函数名	can_transmit_error_counter_get
函数原型	uint8_t can_transmit_error_counter_get(can_type* can_x);
功能描述	读取 CAN 发送错误计数
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输出参数	无
返回值	transmit_error_counter: 发送错误计数 参数范围: 0x00~0xFF
先决条件	无
被调用函数	无

#### 示例

```
/* get the transmit error counter (tec) */
uint8_t transmit_error_counter;
transmit_error_counter = can_transmit_error_counter_get (CAN1);
```

### 5.4.22 函数 can\_interrupt\_enable

下表描述了函数 can\_interrupt\_enable

表 91. 函数 can\_interrupt\_enable

项目	描述
函数名	can_interrupt_enable
函数原型	void can_interrupt_enable(can_type* can_x, uint32_t can_int, confirm_state new_state);
功能描述	使能选定的 CAN 中断
输入参数 1	can_x: 所选择的 CAN 外设

项目	描述
	该参数可以选取自其中之一：CAN1，CAN2.
输入参数 2	<code>can_int</code> : CAN 中断选择
输入参数 3	<code>new_state</code> : 使能或关闭 该参数可以选取自其中之一：FALSE，TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**can\_int**

CAN 中断选择

CAN_TCIEN_INT:	发送邮箱发送完成中断使能
CAN_RF0MIEN_INT:	接收 FIFO 0 报文接收中断使能
CAN_RF0FIEN_INT:	接收 FIFO 0 满中断使能
CAN_RF0OIEIN_INT:	接收 FIFO 0 溢出中断使能
CAN_RF1MIEN_INT:	接收 FIFO 1 报文接收中断使能
CAN_RF1FIEN_INT:	接收 FIFO 1 满中断使能
CAN_RF1OIEIN_INT:	接收 FIFO 1 溢出中断使能
CAN_EAIEN_INT:	错误警告中断使能
CAN_EPIEN_INT:	错误被动中断使能
CAN_BOIEN_INT:	总线关闭中断使能
CAN_ETRIEN_INT:	错误类型记录中断使能
CAN_EOIEN_INT:	出现错误的中断使能
CAN_QDZIEN_INT:	退出睡眠模式的中断使能
CAN_EDZIEN_INT:	进入睡眠模式的中断使能

**示例**

```

/* can interrupt config */
nvic_irq_enable(CAN1_SE_IRQn, 0x00, 0x00);/*CAN1 错误/状态变化中断*/
nvic_irq_enable(USBFS_L_CAN1_RX0_IRQn, 0x00, 0x00);/*CAN1 FIFO0 接收中断*/

/* FIFO 0 receive message interrupt enable */
can_interrupt_enable(CAN1, CAN_RF0MIEN_INT, TRUE);
/* error type record interrupt enable */
can_interrupt_enable(CAN1, CAN_ETRIEN_INT, TRUE);

/*此项为错误中断总开关，需要使能错误相关中断必须要使能此项*/
can_interrupt_enable(CAN1, CAN_EOIEN_INT, TRUE);

```

**5.4.23 函数 can\_flag\_get**下表描述了函数 `can_flag_get`

表 92. 函数 can\_flag\_get

项目	描述
函数名	can_flag_get
函数原型	flag_status can_flag_get(can_type* can_x, uint32_t can_flag);
功能描述	获取所选择的 CAN 标志
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	can_flag: 需要获取状态的标志选择 该参数详细描述见 can_flag
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET, RESET
先决条件	无
被调用函数	无

**can\_flag**

CAN 用于选择需要获取状态的标志，其可选参数罗列如下：

- CAN\_EAF\_FLAG: 错误主动标志
- CAN\_EPF\_FLAG: 错误被动标志
- CAN\_BOF\_FLAG: 总线关闭标志
- CAN\_ETR\_FLAG: 错误类型记录标志（错误类型非 0 标志）
- CAN\_EOIF\_FLAG: 出现错误标志
- CAN\_TM0TCF\_FLAG: 邮箱 0 发送完成标志
- CAN\_TM1TCF\_FLAG: 邮箱 1 发送完成标志
- CAN\_TM2TCF\_FLAG: 邮箱 2 发送完成标志
- CAN\_RF0MN\_FLAG: FIFO0 非空标志
- CAN\_RF0FF\_FLAG: FIFO0 满标志
- CAN\_RF0OF\_FLAG: FIFO0 溢出标志
- CAN\_RF1MN\_FLAG: FIFO1 非空标志
- CAN\_RF1FF\_FLAG: FIFO1 满标志
- CAN\_RF1OF\_FLAG: FIFO1 溢出标志
- CAN\_QDZIF\_FLAG: 退出睡眠模式标志
- CAN\_EDZC\_FLAG: 进入睡眠模式标志
- CAN\_TMEF\_FLAG: 发送邮箱空标志（三个发送邮箱任一为空）

**示例**

```
/* get receive fifo 0 message num flag */
flag_status bit_status = RESET;
bit_status = can_flag_get (CAN1, CAN_RF0MN_FLAG);
```

**5.4.24 函数 can\_flag\_clear**

下表描述了函数 can\_flag\_clear

表 93. 函数 can\_flag\_clear

项目	描述
函数名	can_flag_clear

项目	描述
函数原型	void can_flag_clear(can_type* can_x, uint32_t can_flag);
功能描述	清除选定的 CAN 标志
输入参数 1	can_x: 所选择的 CAN 外设 该参数可以选取自其中之一: CAN1, CAN2.
输入参数 2	can_flag: 待清除的标志选择 该参数详细描述见 can_flag
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**can\_flag:**

CAN 用于选择需要清除的标志，其可选参数罗列如下：

CAN_EAF_FLAG:	错误主动标志
CAN_EPF_FLAG:	错误被动标志
CAN_BOF_FLAG:	总线关闭标志
CAN_ETR_FLAG:	错误类型记录标志（错误类型非 0 标志）
CAN_EOIF_FLAG:	出现错误标志
CAN_TM0TCF_FLAG:	邮箱 0 发送完成标志
CAN_TM1TCF_FLAG:	邮箱 1 发送完成标志
CAN_TM2TCF_FLAG:	邮箱 2 发送完成标志
CAN_RF0FF_FLAG:	FIFO0 满标志
CAN_RF0OF_FLAG:	FIFO0 溢出标志
CAN_RF1FF_FLAG:	FIFO1 满标志
CAN_RF1OF_FLAG:	FIFO1 溢出标志
CAN_QDZIF_FLAG:	退出睡眠模式标志
CAN_EDZC_FLAG:	进入睡眠模式标志
CAN_TMEF_FLAG:	发送邮箱空标志（三个发送邮箱任一为空）

*注意：CAN\_RF0MN\_FLAG（FIFO0非空标志）和CAN\_RF1MN\_FLAG（FIFO1非空标志）是软件自定义的标志，因此不存在清除操作。*

**示例**

```
/* clear receive fifo 0 overflow flag */
can_flag_clear (CAN1, CAN_RF1OF_FLAG);
```

## 5.5 CRC 计算单元（CRC）

CRC 寄存器结构 crc\_type，定义于文件“at32f403a\_407\_crc.h”如下：

```
/**
 * @brief type define crc register all
 */
typedef struct
{
    ...
} crc_type;
```

下表给出了 CRC 寄存器总览：

表 94. CRC 寄存器对应表

寄存器	描述
dt	数据寄存器
cdt	通用数据寄存器
ctrl	控制寄存器
idt	初始化寄存器
poly	生成多项式寄存器

下表给出了 CRC 库函数总览：

表 95. CRC 库函数总览

函数名	描述
crc_data_reset	数据寄存器复位
crc_one_word_calculate	输入一个 32-bit 数据与上一次计算结果进行 CRC 计算并返回计算结果
crc_block_calculate	依次写入一个数据块逐次进行 CRC 计算并返回计算结果
crc_data_get	返回当前 CRC 计算结果
crc_common_data_set	设置通用寄存器值
crc_common_data_get	返回通用寄存器值
crc_init_data_set	设置 CRC 初始化寄存器值
crc_reverse_input_data_set	设置 CRC 输入数据 bit 反转数据类型
crc_reverse_output_data_set	设置 CRC 输出数据反转类型
crc_poly_value_set	设置多项式参数值
crc_poly_value_get	获取当前多项式参数值
crc_poly_size_set	设置多项式有效宽度
crc_poly_size_get	获取当前多项式有效宽度

### 5.5.1 函数 crc\_data\_reset

下表描述了函数 crc\_data\_reset

表 96. 函数 crc\_data\_reset

项目	描述
函数名	crc_data_reset
函数原型	void crc_data_reset(void);
功能描述	数据寄存器复位，会将初始化寄存器的值刷新到数据寄存器作为初始值，默认复位值为 0xFFFFFFFF
输入参数 1	无
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* reset crc data register */
crc_data_reset();
```

## 5.5.2 函数 crc\_one\_word\_calculate

下表描述了函数 crc\_one\_word\_calculate

表 97. 函数 crc\_one\_word\_calculate

项目	描述
函数名	crc_one_word_calculate
函数原型	uint32_t crc_one_word_calculate(uint32_t data);
功能描述	输入一个 32-bit 数据与上一次计算结果进行 CRC 计算并返回计算结果
输入参数 1	data: 输入计算的 32-bit 数据
输入参数 2	无
输出参数	无
返回值	uint32_t: 返回 CRC 计算结果
先决条件	无
被调用函数	无

### 示例

```
/* calculate and return result */
uint32_t data = 0x12345678, result = 0;
result = crc_one_word_calculate (data);
```

## 5.5.3 函数 crc\_block\_calculate

下表描述了函数 crc\_block\_calculate

表 98. 函数 crc\_block\_calculate

项目	描述
函数名	crc_block_calculate
函数原型	uint32_t crc_block_calculate(uint32_t *pbuffer, uint32_t length);
功能描述	依次写入一个数据块逐次进行 CRC 计算并返回计算结果
输入参数 1	pbuffer: 指针指向待进行 CRC 计算的数据块
输入参数 2	length: 待计算数据块长度, 长度以 32-bit 计算
输出参数	无
返回值	uint32_t: 返回 CRC 计算结果
先决条件	无
被调用函数	无

### 示例

```
/* calculate and return result */
uint32_t pbuffer[2] = {0x12345678, 0x87654321};
uint32_t result = 0;
result = crc_block_calculate (pbuffer, 2);
```

## 5.5.4 函数 crc\_data\_get

下表描述了函数 crc\_data\_get

表 99. 函数 crc\_data\_get

项目	描述
函数名	crc_data_get
函数原型	uint32_t crc_data_get(void);
功能描述	返回当前 CRC 计算结果
输入参数 1	无
输入参数 2	无
输出参数	无
返回值	uint32_t: 返回 CRC 计算结果
先决条件	无
被调用函数	无

## 示例

```
/* get result */
uint32_t result = 0;
result = crc_data_get ();
```

### 5.5.5 函数 crc\_common\_data\_set

下表描述了函数 crc\_common\_data\_set

表 100. 函数 crc\_common\_data\_set

项目	描述
函数名	crc_common_data_set
函数原型	void crc_common_data_set(uint8_t cdt_value);
功能描述	设置通用寄存器值
输入参数 1	cdt_value: 8-bit 通用数据, 可作为临时存储数据使用
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* set common data */
crc_common_data_set (0x88);
```

### 5.5.6 函数 crc\_common\_data\_get

下表描述了函数 crc\_common\_data\_get

表 101. 函数 crc\_common\_data\_get

项目	描述
函数名	crc_common_data_get
函数原型	uint8_t crc_common_data_get(void);
功能描述	返回通用寄存器值
输入参数 1	无
输入参数 2	无

项目	描述
输出参数	无
返回值	uint8_t: 返回之前设置的通用寄存器值
先决条件	无
被调用函数	无

#### 示例

```
/* get common data */
uint8_t cdt_value = 0;
cdt_value = crc_common_data_get ();
```

## 5.5.7 函数 crc\_init\_data\_set

下表描述了函数 crc\_init\_data\_set

表 102. 函数 crc\_init\_data\_set

项目	描述
函数名	crc_init_data_set
函数原型	void crc_init_data_set(uint32_t value);
功能描述	设置 CRC 初始化寄存器值
输入参数 1	value: CRC 初始化寄存器值
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

CRC 初始化寄存器值设定好后，每次进行 crc\_data\_reset 函数调用时会将 CRC 初始化寄存器的值刷新到 CRC 数据寄存器。

#### 示例

```
/* set initial data */
uint32_t init_value = 0x11223344;
crc_init_data_set (init_value);
```

## 5.5.8 函数 crc\_reverse\_input\_data\_set

下表描述了函数 crc\_reverse\_input\_data\_set

表 103. 函数 crc\_reverse\_input\_data\_set

项目	描述
函数名	crc_reverse_input_data_set
函数原型	void crc_reverse_input_data_set(crc_reverse_input_type value);
功能描述	设置 CRC 输入数据 bit 反转数据类型
输入参数 1	value: 输入数据 bit 反转类型 该参数详细描述见 value
输入参数 2	无
输出参数	无
返回值	无

项目	描述
先决条件	无
被调用函数	无

### value

指定输入数据 bit 反转数据类型

CRC\_REVERSE\_INPUT\_NO\_AFFECTE: 数据数据不进行 bit 反转

CRC\_REVERSE\_INPUT\_BY\_BYTE: 32-bit 数据按字节进行 bit 反转

CRC\_REVERSE\_INPUT\_BY\_HALFWORD: 32-bit 数据按半字进行 bit 反转

CRC\_REVERSE\_INPUT\_BY\_WORD: 32-bit 数据按字进行 bit 反转

### 示例

```
/* set input data reversing type */
crc_reverse_input_data_set(CRC_REVERSE_INPUT_BY_WORD);
```

## 5.5.9 函数 crc\_reverse\_output\_data\_set

下表描述了函数 crc\_reverse\_output\_data\_set

表 104. 函数 crc\_reverse\_output\_data\_set

项目	描述
函数名	crc_reverse_output_data_set
函数原型	void crc_reverse_output_data_set(crc_reverse_output_type value);
功能描述	设置 CRC 输出数据反转类型
输入参数 1	value: 输出数据 bit 反转类型 该参数详细描述见 value
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### value

指定输出数据 bit 反转数据类型

CRC\_REVERSE\_OUTPUT\_NO\_AFFECTE: 输出数据不进行 bit 反转

CRC\_REVERSE\_OUTPUT\_DATA: 32-bit 输出数据按字进行 bit 反转

### 示例

```
/* set output data reversing type */
crc_reverse_output_data_set (CRC_REVERSE_OUTPUT_DATA);
```

## 5.5.10 函数 crc\_poly\_value\_set

下表描述了函数 crc\_poly\_value\_set

表 105. 函数 crc\_poly\_value\_set

项目	描述
函数名	crc_poly_value_set
函数原型	void crc_poly_value_set(uint32_t value);
功能描述	设置 CRC 多项式参数值

项目	描述
输入参数 1	value: 多项式值
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* set poly value */
crc_poly_value_set(0x12345671);
```

### 5.5.11 函数 crc\_poly\_value\_get

下表描述了函数 crc\_poly\_value\_get

表 106. 函数 crc\_poly\_value\_get

项目	描述
函数名	crc_poly_value_get
函数原型	uint32_t crc_poly_value_get(void);
功能描述	获取当前 CRC 多项式值
输入参数 1	无
输入参数 2	无
输出参数	无
返回值	uint32_t: 当前多项式值
先决条件	无
被调用函数	无

## 示例

```
/* get poly value */
uint32_t poly = 0;
poly = crc_poly_value_get();
```

### 5.5.12 函数 crc\_poly\_size\_set

下表描述了函数 crc\_poly\_size\_set

表 107. 函数 crc\_poly\_size\_set

项目	描述
函数名	crc_poly_size_set
函数原型	void crc_poly_size_set(crc_poly_size_type size);
功能描述	设置 CRC 多项式有效宽度
输入参数 1	size: 多项式有效宽度
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**size**

指定多项式有效宽度类型

CRC\_POLY\_SIZE\_32B: 多项式有效宽度 32-bit

CRC\_POLY\_SIZE\_16B: 多项式有效宽度 16-bit

CRC\_POLY\_SIZE\_8B: 多项式有效宽度 8-bit

CRC\_POLY\_SIZE\_7B: 多项式有效宽度 7-bit

**示例**

```
/* set poly size 32-bit */
crc_poly_size_set(CRC_POLY_SIZE_32B);
```

### 5.5.13 函数 crc\_poly\_size\_get

下表描述了函数 crc\_poly\_size\_get

表 108. 函数 crc\_poly\_size\_get

项目	描述
函数名	crc_poly_size_get
函数原型	crc_poly_size_type crc_poly_size_get(void);
功能描述	返回 CRC 多项式有效宽度
输入参数 1	无
输入参数 2	无
输出参数	无
返回值	crc_poly_size_type: 多项式有效宽度类型
先决条件	无
被调用函数	无

**crc\_poly\_size\_type**

多项式有效宽度类型

CRC\_POLY\_SIZE\_32B: 多项式有效宽度 32-bit

CRC\_POLY\_SIZE\_16B: 多项式有效宽度 16-bit

CRC\_POLY\_SIZE\_8B: 多项式有效宽度 8-bit

CRC\_POLY\_SIZE\_7B: 多项式有效宽度 7-bit

**示例**

```
/* get poly size */
crc_poly_size_type size;
size = crc_poly_size_get();
```

## 5.6 时钟和复位管理 (CRM)

CRM 寄存器结构 crm\_type, 定义于文件“at32f403a\_407\_crm.h”如下:

```
/**
 * @brief type define crm register all
 */
typedef struct
{
    ...
```

```
} crm_type;
```

下表给出了 CRM 寄存器总览：

表 109. CRM 寄存器对应表

寄存器	描述
ctrl	时钟控制寄存器
cfg	时钟配置寄存器
clkint	时钟中断寄存器
apb2rst	APB2 外设复位寄存器
apb1rst	APB1 外设复位寄存器
ahben	AHB 外设时钟使能寄存器
apb2en	APB2 外设时钟使能寄存器
apb1en	APB1 外设时钟使能寄存器
bpdcc	电池供电域控制寄存器
ctrlsts	控制/状态寄存器
ahbrst	AHB 外设复位寄存器
misc1	额外寄存器 1
misc2	额外寄存器 2
misc3	额外寄存器 3

下表给出了 CRM 库函数总览：

表 110. CRM 库函数总览

函数名	描述
crm_reset	将时钟复位管理模块的寄存器和控制状态复位
crm_lext_bypass	低速外部时钟旁路设置
crm_hext_bypass	高速外部时钟旁路设置
crm_flag_get	检查指定的 flag 标志位设置与否
crm_hext_stable_wait	等待外部高速时钟起振并稳定
crm_hick_clock_trimming_set	步进调整内部高速时钟校准值
crm_hick_clock_calibration_set	调整内部高速时钟校准值
crm_periph_clock_enable	外设时钟使能设置
crm_periph_reset	外设复位设置
crm_periph_sleep_mode_clock_enable	外设睡眠模式下时钟使能设置
crm_clock_source_enable	各时钟源使能设置
crm_flag_clear	清除指定标志位
crm_rtc_clock_select	rtc 时钟源选择
crm_rtc_clock_enable	rtc 时钟使能设置
crm_ahb_div_set	SCLK 到 AHB 时钟的分频设置
crm_apb1_div_set	AHB 时钟到 APB1 时钟的分频设置
crm_apb2_div_set	AHB 时钟到 APB2 时钟的分频设置
crm_adc_clock_div_set	ADC 时钟分频设置
crm_usb_clock_div_set	PLL 时钟到 USB 时钟的分频设置
crm_clock_failure_detection_enable	时钟失效检测功能使能设置

crm_battery_powered_domain_reset	电池供电域的复位设置
crm_pll_config	设置 PLL 时钟源及倍频系数
crm_sysclk_switch	用作系统时钟的时钟源切换
crm_sysclk_switch_status_get	返回当前用作系统时钟的时钟源
crm_clocks_freq_get	返回片上不同的时钟频率
crm_clock_out_set	选择在 clkout 管脚上输出的时钟源
crm_interrupt_enable	指定的中断使能设置
crm_auto_step_mode_enable	自动顺滑使能设置
crm_usb_interrupt_remapping_set	USB 中断号重映射设置
crm_hick_sclk_frequency_select	当内部高速时钟被选择作为系统时钟时，设置系统时钟频率为 8M 或 48M
crm_usb_clock_source_select	选择 PLL 或内部高速时钟（48M）作为 USB 时钟源
crm_clkout_to_tmr10_enable	clkout 内部连接到 tmr10 的通道 1 使能设置
crm_hext_clock_div_set	外部高速时钟作为 PLL 的输入时钟时的分频设置
crm_clkout_div_set	clkout 输出时钟分频设置
crm_emac_output_pulse_set	emac 输出脉冲宽度设置

### 5.6.1 函数 crm\_reset

下表描述了函数 crm\_reset

表 111. 函数 crm\_reset

项目	描述
函数名	crm_reset
函数原型	void crm_reset(void);
功能描述	将时钟复位管理模块的寄存器和控制状态复位
输入参数 1	无
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

1. 该函数不改动寄存器 CRM\_CTRL 的 HICKTRIM[5:0]位。
2. 改函数不重置寄存器 CRM\_BPDC 和寄存器 CRM\_CTRLSTS。

示例

```
/* reset crm */
crm_reset();
```

### 5.6.2 函数 crm\_lext\_bypass

下表描述了函数 crm\_lext\_bypass

表 112. 函数 crm\_lext\_bypass

项目	描述
函数名	crm_lext_bypass
函数原型	void crm_lext_bypass(confirm_state new_state);

项目	描述
功能描述	低速外部时钟旁路设置
输入参数 1	<b>new_state</b> : lext 旁路的新状态。使能旁路 (TRUE), 关闭旁路 (FALSE)
输入参数 2	无
输出参数	无
返回值	无
先决条件	外部低速时钟在未使能的情况下进行设定
被调用函数	无

## 示例

```
/* enable lext bypass mode */
crm_lext_bypass(TRUE);
```

### 5.6.3 函数 crm\_hext\_bypass

下表描述了函数 crm\_hext\_bypass

表 113. 函数 crm\_hext\_bypass

项目	描述
函数名	crm_hext_bypass
函数原型	void crm_hext_bypass(confirm_state new_state);
功能描述	高速外部时钟旁路设置
输入参数 1	<b>new_state</b> : hext 旁路的新状态。使能旁路 (TRUE), 关闭旁路 (FALSE)
输入参数 2	无
输出参数	无
返回值	无
先决条件	外部高速时钟在未使能的情况下进行设定
被调用函数	无

## 示例

```
/* enable hext bypass mode */
crm_hext_bypass(TRUE);
```

### 5.6.4 函数 crm\_flag\_get

下表描述了函数 crm\_flag\_get

表 114. 函数 crm\_flag\_get

项目	描述
函数名	crm_flag_get
函数原型	flag_status crm_flag_get(uint32_t flag);
功能描述	检查指定的 flag 标志位设置与否
输入参数 1	<b>flag</b> : 指定的需要读取判断的 flag 标志 该参数详细描述见 flag
输入参数 2	无
输出参数	无
返回值	<b>flag_status</b> : flag 标志是否置起。置起 (SET), 未置起 (RESET)
先决条件	无

项目	描述
被调用函数	无

**flag**

指定需要读取判断的 flag 标志

CRM_HICK_STABLE_FLAG:	内部高速时钟稳定标志
CRM_HEXT_STABLE_FLAG:	外部高速时钟稳定标志
CRM_PLL_STABLE_FLAG:	PLL 时钟稳定标志
CRM_LEXT_STABLE_FLAG:	外部低速时钟稳定标志
CRM_LICK_STABLE_FLAG:	内部低速时钟稳定标志
CRM_NRST_RESET_FLAG:	NRST 管脚复位标志
CRM_POR_RESET_FLAG:	上电/低电压复位标志
CRM_SW_RESET_FLAG:	软件复位标志标志
CRM_WDT_RESET_FLAG:	看门狗复位标志
CRM_WWDT_RESET_FLAG:	窗口看门狗复位标志
CRM_LOWPOWER_RESET_FLAG:	低功耗复位标志
CRM_LICK_READY_INT_FLAG:	低速内部时钟稳定中断标志
CRM_LEXT_READY_INT_FLAG:	低速外部时钟稳定中断标志
CRM_HICK_READY_INT_FLAG:	高速内部时钟稳定中断标志
CRM_HEXT_READY_INT_FLAG:	高速外部时钟稳定中断标志
CRM_PLL_READY_INT_FLAG:	PLL 时钟稳定中断标志
CRM_CLOCK_FAILURE_INT_FLAG:	时钟失效中断标志

**示例**

```
/* wait till pll is ready */
while(crm_flag_get(CRM_PLL_STABLE_FLAG) != SET)
{
}
```

## 5.6.5 函数 crm\_hext\_stable\_wait

下表描述了函数 crm\_hext\_stable\_wait

表 115. 函数 crm\_hext\_stable\_wait

项目	描述
函数名	crm_hext_stable_wait
函数原型	error_status crm_hext_stable_wait(void);
功能描述	等待外部高速时钟起振并稳定
输入参数 1	无
输入参数 2	无
输出参数	无
返回值	error_status: 返回起振和稳定状态。成功 (SUCCESS), 失败 (ERROR)
先决条件	无
被调用函数	无

**示例**

```
/* wait till hext is ready */
while(crm_hext_stable_wait() == ERROR)
{
}
```

}

### 5.6.6 函数 `crm_hick_clock_trimming_set`

下表描述了函数 `crm_hick_clock_trimming_set`

表 116. 函数 `crm_hick_clock_trimming_set`

项目	描述
函数名	<code>crm_hick_clock_trimming_set</code>
函数原型	<code>void crm_hick_clock_trimming_set(uint8_t trim_value);</code>
功能描述	步进调整内部高速时钟校准值
输入参数 1	<code>trim_value</code> : 校准补偿值。默认值为 0x20, 设置范围为 0~0x3F
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* set trimming value */
crm_hick_clock_trimming_set(0x1F);
```

### 5.6.7 函数 `crm_hick_clock_calibration_set`

下表描述了函数 `crm_hick_clock_calibration_set`

表 117. 函数 `crm_hick_clock_calibration_set`

项目	描述
函数名	<code>crm_hick_clock_calibration_set</code>
函数原型	<code>void crm_hick_clock_calibration_set(uint8_t cali_value);</code>
功能描述	调整内部高速时钟校准值
输入参数 1	<code>cali_value</code> : 校准补偿值。默认值为出厂校准值, 设置范围为 0~0xFF
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* set trimming value */
crm_hick_clock_trimming_set(0x80);
```

### 5.6.8 函数 `crm_periph_clock_enable`

下表描述了函数 `crm_periph_clock_enable`

表 118. 函数 `crm_periph_clock_enable`

项目	描述
函数名	<code>crm_periph_clock_enable</code>

项目	描述
函数原型	void crm_periph_clock_enable(crm_periph_clock_type value, confirm_state new_state);
功能描述	外设时钟使能设置
输入参数 1	value: 指定的片上外设时钟类型 该参数详细描述见 value
输入参数 2	new_state: 新的时钟设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### value

指定的外设, crm\_periph\_clock\_type 在 at32f403a\_407\_crm.h 中。此参数类型的命名规则为: CRM\_外设名\_PERIPH\_CLOCK。

CRM\_DMA1\_PERIPH\_CLOCK: 外设 dma1 的外设时钟定义

CRM\_DMA2\_PERIPH\_CLOCK: 外设 dma2 的外设时钟定义

...

CRM\_PWC\_PERIPH\_CLOCK: 外设 pwc 的外设时钟定义

CRM\_DAC\_PERIPH\_CLOCK: 外设 dac 的外设时钟定义

### 示例

```
/* enable gpioa periph clock */
crm_periph_clock_enable(CRM_GPIOA_PERIPH_CLOCK, TRUE);
```

## 5.6.9 函数 crm\_periph\_reset

下表描述了函数 crm\_periph\_reset

表 119. 函数 crm\_periph\_reset

项目	描述
函数名	crm_periph_reset
函数原型	void crm_periph_reset(crm_periph_reset_type value, confirm_state new_state);
功能描述	外设复位设置
输入参数 1	value: 指定的片上外设复位类型 该参数详细描述见 value
输入参数 2	new_state: 新的时钟设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### value

指定的外设, crm\_periph\_reset\_type 在 at32f403a\_407\_crm.h 中。此参数类型的命名规则为: CRM\_外设名\_PERIPH\_RESET。

CRM\_DMA1\_PERIPH\_RESET: 外设 dma1 的外设复位定义

CRM\_DMA2\_PERIPH\_RESET: 外设 dma2 的外设复位定义

...

CRM\_PWC\_PERIPH\_RESET: 外设 pwc 的外设复位定义

CRM\_DAC\_PERIPH\_RESET: 外设 dac 的外设复位定义

示例

```
/* reset gpioa periph */
crm_periph_reset(CRM_GPIOA_PERIPH_RESET, TRUE);
```

## 5.6.10 函数 crm\_periph\_sleep\_mode\_clock\_enable

下表描述了函数 crm\_periph\_sleep\_mode\_clock\_enable

表 120. 函数 crm\_periph\_sleep\_mode\_clock\_enable

项目	描述
函数名	crm_periph_sleep_mode_clock_enable
函数原型	void crm_periph_sleep_mode_clock_enable(crm_periph_clock_sleepmd_type value, confirm_state new_state);
功能描述	外设睡眠模式下时钟使能设置
输入参数 1	value: 指定的片上外设睡眠模式下时钟类型 该参数详细描述见 value
输入参数 2	new_state: 新的时钟设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**value**

指定的外设, crm\_periph\_clock\_sleepmd\_type 在 at32f403a\_407\_crm.h 中。此参数类型的命名规则为: CRM\_外设名\_PERIPH\_CLOCK\_SLEEP\_MODE。

CRM\_SRAM\_PERIPH\_RESET: 外设 sram 在睡眠模式下的时钟定义

CRM\_FLASH\_PERIPH\_RESET: 外设 flash 在睡眠模式下的时钟定义

示例

```
/* disable flash clock when entry sleep mode */
crm_periph_sleep_mode_clock_enable (CRM_FLASH_PERIPH_CLOCK_SLEEP_MODE, FALSE);
```

## 5.6.11 函数 crm\_clock\_source\_enable

下表描述了函数 crm\_clock\_source\_enable

表 121. 函数 crm\_clock\_source\_enable

项目	描述
函数名	crm_clock_source_enable
函数原型	void crm_clock_source_enable(crm_clock_source_type source, confirm_state new_state);
功能描述	各时钟源使能设置
输入参数 1	source: 指定的时钟源类型
输入参数 2	new_state: 新的时钟设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

### source

指定的时钟源。

- CRM\_CLOCK\_SOURCE\_HICK: 高速内部时钟源
- CRM\_CLOCK\_SOURCE\_HEXT: 高速外部时钟源
- CRM\_CLOCK\_SOURCE\_PLL: PLL 时钟源
- CRM\_CLOCK\_SOURCE\_LEXT: 低速外部时钟源
- CRM\_CLOCK\_SOURCE\_LICK: 低速内部时钟源

### 示例

```
/* enable hext */
crm_clock_source_enable(CRM_CLOCK_SOURCE_HEXT, FALSE);
```

## 5.6.12 函数 crm\_flag\_clear

下表描述了函数 crm\_flag\_clear

表 122. 函数 crm\_flag\_clear

项目	描述
函数名	crm_flag_clear
函数原型	void crm_flag_clear(uint32_t flag);
功能描述	清除指定标志位
输入参数 1	<b>flag:</b> 指定的需要清除的 flag 标志 该参数详细描述见 flag
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### flag

指定需要清除的 flag 标志

- CRM\_NRST\_RESET\_FLAG: NRST 管脚复位标志
- CRM\_POR\_RESET\_FLAG: 上电/低电压复位标志
- CRM\_SW\_RESET\_FLAG: 软件复位标志标志
- CRM\_WDT\_RESET\_FLAG: 看门狗复位标志
- CRM\_WWDT\_RESET\_FLAG: 窗口看门狗复位标志
- CRM\_LOWPOWER\_RESET\_FLAG: 低功耗复位标志
- CRM\_ALL\_RESET\_FLAG: 所有复位标志
- CRM\_LICK\_READY\_INT\_FLAG: 低速内部时钟稳定中断标志
- CRM\_LEXT\_READY\_INT\_FLAG: 低速外部时钟稳定中断标志
- CRM\_HICK\_READY\_INT\_FLAG: 高速内部时钟稳定中断标志
- CRM\_HEXT\_READY\_INT\_FLAG: 高速外部时钟稳定中断标志
- CRM\_PLL\_READY\_INT\_FLAG: PLL 时钟稳定中断标志
- CRM\_CLOCK\_FAILURE\_INT\_FLAG: 时钟失效中断标志

### 示例

```
/* clear clock failure detection flag */
```

```
crm_flag_clear(CRM_CLOCK_FAILURE_INT_FLAG);
```

### 5.6.13 函数 crm\_rtc\_clock\_select

下表描述了函数 crm\_rtc\_clock\_select

表 123. 函数 crm\_rtc\_clock\_select

项目	描述
函数名	crm_rtc_clock_select
函数原型	void crm_rtc_clock_select(crm_rtc_clock_type value);
功能描述	rtc 时钟源选择
输入参数 1	value: 需设置的 rtc 时钟源类型 该参数详细描述见 value
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### value

指定需要设置的 rtc 时钟源

CRM\_RTC\_CLOCK\_NOCLK: 无时钟源选作 rtc 时钟

CRM\_RTC\_CLOCK\_LEXT: 外部低速时钟选作 rtc 时钟

CRM\_RTC\_CLOCK\_LICK: 内部低速时钟选择 rtc 时钟

CRM\_RTC\_CLOCK\_HEXT\_DIV: 外部高速时钟 128 分频后选作 rtc 时钟

#### 示例

```
/* config lext as rtc clock */
crm_rtc_clock_select (CRM_RTC_CLOCK_LEXT);
```

### 5.6.14 函数 crm\_rtc\_clock\_enable

下表描述了函数 crm\_rtc\_clock\_enable

表 124. 函数 crm\_rtc\_clock\_enable

项目	描述
函数名	crm_rtc_clock_enable
函数原型	void crm_rtc_clock_enable(confirm_state new_state);
功能描述	rtc 时钟使能设置
输入参数 1	new_state: 新的 rtc 时钟设置状态。开启 (TRUE), 关闭 (FALSE)
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* enable rtc clock */
crm_rtc_clock_enable (TRUE);
```

### 5.6.15 函数 `crm_ahb_div_set`

下表描述了函数 `crm_ahb_div_set`

表 125. 函数 `crm_ahb_div_set`

项目	描述
函数名	<code>crm_ahb_div_set</code>
函数原型	<code>void crm_ahb_div_set(crm_ahb_div_type value);</code>
功能描述	SCLK 到 AHB 时钟的分频设置
输入参数 1	<b>value:</b> 需设置的分频值 该参数详细描述见 <b>value</b>
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### **value**

<code>CRM_AHB_DIV_1:</code>	SCLK 时钟 1 分频作为 AHB 时钟
<code>CRM_AHB_DIV_2:</code>	SCLK 时钟 2 分频作为 AHB 时钟
<code>CRM_AHB_DIV_4:</code>	SCLK 时钟 4 分频作为 AHB 时钟
<code>CRM_AHB_DIV_8:</code>	SCLK 时钟 8 分频作为 AHB 时钟
<code>CRM_AHB_DIV_16:</code>	SCLK 时钟 16 分频作为 AHB 时钟
<code>CRM_AHB_DIV_64:</code>	SCLK 时钟 64 分频作为 AHB 时钟
<code>CRM_AHB_DIV_128:</code>	SCLK 时钟 128 分频作为 AHB 时钟
<code>CRM_AHB_DIV_256:</code>	SCLK 时钟 256 分频作为 AHB 时钟
<code>CRM_AHB_DIV_512:</code>	SCLK 时钟 512 分频作为 AHB 时钟

#### 示例

```
/* config ahbclk */
crm_ahb_div_set(CRM_AHB_DIV_1);
```

### 5.6.16 函数 `crm_apb1_div_set`

下表描述了函数 `crm_apb1_div_set`

表 126. 函数 `crm_apb1_div_set`

项目	描述
函数名	<code>crm_apb1_div_set</code>
函数原型	<code>void crm_apb1_div_set(crm_apb1_div_type value);</code>
功能描述	AHB 时钟到 APB1 时钟的分频设置
输入参数 1	<b>value:</b> 需设置的分频值 该参数详细描述见 <b>value</b>
输入参数 2	无
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

**value**

CRM\_APB1\_DIV\_1: AHB 时钟 1 分频作为 APB1 时钟  
 CRM\_APB1\_DIV\_2: AHB 时钟 2 分频作为 APB1 时钟  
 CRM\_APB1\_DIV\_4: AHB 时钟 4 分频作为 APB1 时钟  
 CRM\_APB1\_DIV\_8: AHB 时钟 8 分频作为 APB1 时钟  
 CRM\_APB1\_DIV\_16: AHB 时钟 16 分频作为 APB1 时钟

**示例**

```
/* config apb1clk */
crm_apb1_div_set(CRM_APB1_DIV_2);
```

### 5.6.17 函数 crm\_apb2\_div\_set

下表描述了函数 crm\_apb2\_div\_set

表 127. 函数 crm\_apb2\_div\_set

项目	描述
函数名	crm_apb2_div_set
函数原型	void crm_apb2_div_set(crm_apb2_div_type value);
功能描述	AHB 时钟到 APB2 时钟的分频设置
输入参数 1	value: 需设置的分频值 该参数详细描述见 value
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**value**

CRM\_APB2\_DIV\_1: AHB 时钟 1 分频作为 APB2 时钟  
 CRM\_APB2\_DIV\_2: AHB 时钟 2 分频作为 APB2 时钟  
 CRM\_APB2\_DIV\_4: AHB 时钟 4 分频作为 APB2 时钟  
 CRM\_APB2\_DIV\_8: AHB 时钟 8 分频作为 APB2 时钟  
 CRM\_APB2\_DIV\_16: AHB 时钟 16 分频作为 APB2 时钟

**示例**

```
/* config apb2clk */
crm_apb2_div_set(CRM_APB2_DIV_2);
```

### 5.6.18 函数 crm\_adc\_clock\_div\_set

下表描述了函数 crm\_adc\_clock\_div\_set

表 128. 函数 crm\_adc\_clock\_div\_set

项目	描述
函数名	crm_adc_clock_div_set
函数原型	void crm_adc_clock_div_set(crm_adc_div_type div_value);

项目	描述
功能描述	ADC 时钟分频设置
输入参数 1	div_value: 需设置的分频值 该参数详细描述见 div_value
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**div\_value**

CRM\_ADC\_DIV\_2: APB 时钟 2 分频作为 ADC 时钟  
 CRM\_ADC\_DIV\_4: APB 时钟 4 分频作为 ADC 时钟  
 CRM\_ADC\_DIV\_6: APB 时钟 6 分频作为 ADC 时钟  
 CRM\_ADC\_DIV\_8: APB 时钟 8 分频作为 ADC 时钟  
 CRM\_ADC\_DIV\_12: APB 时钟 12 分频作为 ADC 时钟  
 CRM\_ADC\_DIV\_16: APB 时钟 16 分频作为 ADC 时钟

**示例**

```
/* config adc div 4 */
crm_adc_clock_div_set(CRM_ADC_DIV_4);
```

## 5.6.19 函数 crm\_usb\_clock\_div\_set

下表描述了函数 crm\_usb\_clock\_div\_set

表 129. 函数 crm\_usb\_clock\_div\_set

项目	描述
函数名	crm_usb_clock_div_set
函数原型	void crm_usb_clock_div_set(crm_usb_div_type div_value);
功能描述	PLL 时钟到 USB 时钟的分频设置
输入参数 1	div_value: 需设置的分频值 该参数详细描述见 div_value
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**div\_value**

CRM\_USB\_DIV\_1\_5: PLL 时钟 1.5 倍分频作为 USB 时钟  
 CRM\_USB\_DIV\_1: PLL 时钟 1 倍分频作为 USB 时钟  
 CRM\_USB\_DIV\_2\_5: PLL 时钟 2.5 倍分频作为 USB 时钟  
 CRM\_USB\_DIV\_2: PLL 时钟 2 倍分频作为 USB 时钟  
 CRM\_USB\_DIV\_3\_5: PLL 时钟 3.5 倍分频作为 USB 时钟  
 CRM\_USB\_DIV\_3: PLL 时钟 3 倍分频作为 USB 时钟  
 CRM\_USB\_DIV\_4: PLL 时钟 4 倍分频作为 USB 时钟

**示例**

```
/* config usb div 2 */
```

```
crm_usb_clock_div_set(CRM_USB_DIV_2);
```

## 5.6.20 函数 crm\_clock\_failure\_detection\_enable

下表描述了函数 crm\_clock\_failure\_detection\_enable

表 130. 函数 crm\_clock\_failure\_detection\_enable

项目	描述
函数名	crm_clock_failure_detection_enable
函数原型	void crm_clock_failure_detection_enable(confirm_state new_state);
功能描述	时钟失效检测功能使能设置
输入参数 1	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable clock failure detection */
crm_clock_failure_detection_enable(TRUE);
```

## 5.6.21 函数 crm\_battery\_powered\_domain\_reset

下表描述了函数 crm\_battery\_powered\_domain\_reset

表 131. 函数 crm\_battery\_powered\_domain\_reset

项目	描述
函数名	crm_battery_powered_domain_reset
函数原型	void crm_battery_powered_domain_reset(confirm_state new_state);
功能描述	电池供电域的复位设置
输入参数 1	new_state: 新的设置状态。复位 (TRUE), 不复位 (FALSE)
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

在需要对电池供电域复位时，通常的操作流程是先 TRUE 设定对电池供电域进行复位，完成复位后再 FALSE 设定关闭电池供电域复位。

示例

```
/* reset battery powered domain */
crm_battery_powered_domain_reset(TRUE);
```

## 5.6.22 函数 crm\_pll\_config

下表描述了函数 crm\_pll\_config

表 132. 函数 `crm_pll_config`

项目	描述
函数名	<code>crm_pll_config</code>
函数原型	<code>void crm_pll_config(crm_pll_clock_source_type clock_source, crm_pll_mult_type mult_value, crm_pll_output_range_type pll_range);</code>
功能描述	设置 PLL 时钟源及倍频系数
输入参数 1	<code>clock_source</code> : PLL 倍频时钟源 该参数详细描述见 <code>clock_source</code>
输入参数 2	<code>mult_value</code> : 倍频系数 该参数详细描述见 <code>mult_value</code>
输入参数 3	<code>pll_range</code> : 按 pll 输出频率的范围是否大于 72MHz 来进行设定 该参数详细描述见 <code>pll_range</code>
输出参数	无
返回值	无
先决条件	在配置和使能 PLL 前应确保 pll 倍频时钟源已开启且稳定
被调用函数	无

**clock\_source**

`CRM_PLL_SOURCE_HICK`: 选择内部高速时钟作为 PLL 时钟源

`CRM_PLL_SOURCE_HEXT`: 选择外部高速时钟作为 PLL 时钟源

`CRM_PLL_SOURCE_HEXT_DIV`: 选择外部高速时钟分频后作为 PLL 时钟源

**mult\_value**

`CRM_PLL_MULT_2`: PLL 按输入时钟的 2 倍进行倍频

`CRM_PLL_MULT_3`: PLL 按输入时钟的 3 倍进行倍频

...

`CRM_PLL_MULT_63`: PLL 按输入时钟的 63 倍进行倍频

`CRM_PLL_MULT_64`: PLL 按输入时钟的 64 倍进行倍频

**pll\_range**

`CRM_PLL_OUTPUT_RANGE_LE72MHZ`: PLL 输出频率小于等于 72MHz 时所需设定

`CRM_PLL_OUTPUT_RANGE_GT72MHZ`: PLL 输出频率大于 72MHz 时所需设定

**示例**

```
/* config pll clock resource */
crm_pll_config(CRM_PLL_SOURCE_HEXT_DIV, CRM_PLL_MULT_60,
CRM_PLL_OUTPUT_RANGE_GT72MHZ);
```

### 5.6.23 函数 `crm_sysclk_switch`

下表描述了函数 `crm_sysclk_switch`

表 133. 函数 `crm_sysclk_switch`

项目	描述
函数名	<code>crm_sysclk_switch</code>
函数原型	<code>void crm_sysclk_switch(crm_sclk_type value);</code>
功能描述	用作系统时钟的时钟源切换
输入参数 1	<code>value</code> : 将用作系统时钟的时钟源 该参数详细描述见 <code>value</code>
输入参数 2	无

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**value**

CRM\_SCLK\_HICK: 选择内部高速时钟作为系统时钟

CRM\_SCLK\_HEXT: 选择外部高速时钟作为系统时钟

CRM\_SCLK\_PLL: 选择 PLL 时钟作为系统时钟

**示例**

```
/* select pll as system clock source */
crm_sysclk_switch(CRM_SCLK_PLL);
```

### 5.6.24 函数 crm\_sysclk\_switch\_status\_get

下表描述了函数 crm\_sysclk\_switch\_status\_get

表 134. 函数 crm\_sysclk\_switch\_status\_get

项目	描述
函数名	crm_sysclk_switch_status_get
函数原型	crm_sclk_type crm_sysclk_switch_status_get(void);
功能描述	返回用作系统时钟的时钟源
输入参数 1	无
输入参数 2	无
输出参数	无
返回值	crm_sclk_type: 返回用作系统时钟的时钟源
先决条件	无
被调用函数	无

**示例**

```
/* wait till pll is used as system clock source */
while(crm_sysclk_switch_status_get() != CRM_SCLK_PLL)
{
}
```

### 5.6.25 函数 crm\_clocks\_freq\_get

下表描述了函数 crm\_clocks\_freq\_get

表 135. 函数 crm\_clocks\_freq\_get

项目	描述
函数名	crm_clocks_freq_get
函数原型	void crm_clocks_freq_get(crm_clocks_freq_type *clocks_struct);
功能描述	返回片上不同的时钟频率
输入参数 1	clocks_struct: 指向结构体 crm_clocks_freq_type 的指针, 包含了各个时钟的频率 该参数详细描述见 crm_clocks_freq_type
输入参数 2	无

项目	描述
输出参数	无
返回值	crm_sclk_type: 返回用作系统时钟的时钟源
先决条件	无
被调用函数	无

## crm\_clocks\_freq\_type

crm\_clocks\_freq\_type 在 at32f403a\_407\_crm.h 中

typedef struct

{

uint32\_t sclk\_freq;

uint32\_t ahb\_freq;

uint32\_t apb2\_freq;

uint32\_t apb1\_freq;

uint32\_t adc\_freq;

} crm\_clocks\_freq\_type;

## sclk\_freq

该成员返回系统时钟频率，单位 Hz

## ahb\_freq

该成员返回 AHB 总线时钟频率，单位 Hz

## apb2\_freq

该成员返回 APB2 总线时钟频率，单位 Hz

## apb1\_freq

该成员返回 APB1 总线时钟频率，单位 Hz

## adc\_freq

该成员返回 ADC 时钟频率，单位 Hz

示例

```
/* get frequency */
crm_clocks_freq_type clocks_struct;
crm_clocks_freq_get(&clocks_struct);
```

## 5.6.26 函数 crm\_clock\_out\_set

下表描述了函数 crm\_clock\_out\_set

表 136. 函数 crm\_clock\_out\_set

项目	描述
函数名	crm_clock_out_set
函数原型	void crm_clock_out_set(crm_clkout_select_type clkout);
功能描述	选择在 clkout 管脚上输出的时钟源
输入参数 1	clkout: clkout 管脚上输出的时钟源
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* config PA8 output pll/4 */
crm_clock_out_set(CRM_CLKOUT_PLL_DIV_4);
```

### 5.6.27 函数 crm\_interrupt\_enable

下表描述了函数 crm\_interrupt\_enable

表 137. 函数 crm\_interrupt\_enable

项目	描述
函数名	crm_interrupt_enable
函数原型	void crm_interrupt_enable(uint32_t crm_int, confirm_state new_state);
功能描述	指定的中断使能设置
输入参数 1	crm_int: 指定的 crm 中断 该参数详细描述见 crm_int
输入参数 2	new_state: 中断新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### crm\_int

CRM\_LICK\_STABLE\_INT: 低速内部时钟稳定中断  
 CRM\_LEXT\_STABLE\_INT: 低速外部时钟稳定中断  
 CRM\_HICK\_STABLE\_INT: 高速内部时钟稳定中断  
 CRM\_HEXT\_STABLE\_INT: 高速外部时钟稳定中断  
 CRM\_PLL\_STABLE\_INT: PLL 时钟稳定中断  
 CRM\_CLOCK\_FAILURE\_INT: 时钟失效中断

#### 示例

```
/* enable pll stable interrupt */
crm_interrupt_enable (CRM_PLL_STABLE_INT);
```

### 5.6.28 函数 crm\_auto\_step\_mode\_enable

下表描述了函数 crm\_auto\_step\_mode\_enable

表 138. 函数 crm\_auto\_step\_mode\_enable

项目	描述
函数名	crm_auto_step_mode_enable
函数原型	void crm_auto_step_mode_enable(confirm_state new_state);
功能描述	自动顺滑使能设置
输入参数 1	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* enable auto step mode */
crm_auto_step_mode_enable(TRUE);
```

### 5.6.29 函数 crm\_usb\_interrupt\_remapping\_set

下表描述了函数 crm\_usb\_interrupt\_remapping\_set

表 139. 函数 crm\_usb\_interrupt\_remapping\_set

项目	描述
函数名	crm_usb_interrupt_remapping_set
函数原型	void crm_usb_interrupt_remapping_set(crm_usb_int_map_type int_remap);
功能描述	USB 中断号重映射设置
输入参数 1	int_remap: USB 需要使用的中断号 该参数详细描述见 int_remap
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### int\_remap

CRM\_USB\_INT19\_INT20: USB 使用 19 和 20 号中断

CRM\_USB\_INT73\_INT74: USB 使用 73 和 74 号中断

#### 示例

```
/* config usb IRQ number with 73/74 */
crm_usb_interrupt_remapping_set (CRM_USB_INT73_INT74);
```

### 5.6.30 函数 crm\_hick\_sclk\_frequency\_select

下表描述了函数 crm\_hick\_sclk\_frequency\_select

表 140. 函数 crm\_hick\_sclk\_frequency\_select

项目	描述
函数名	crm_hick_sclk_frequency_select
函数原型	void crm_hick_sclk_frequency_select(crm_hick_sclk_frequency_type value);
功能描述	当内部高速时钟被选择作为系统时钟时，设置系统时钟频率为 8M 或 48M
输入参数 1	value: 8M 或者 48M 内部高速时钟 该参数详细描述见 value
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### value

CRM\_HICK\_SCLK\_8MHZ: 内部高速时钟 8MHz 作为系统时钟

CRM\_HICK\_SCLK\_48MHZ: 内部高速时钟 48MHz 作为系统时钟

#### 示例

```
/* config sysclk with hick 48mhz */
crm_hick_sclk_frequency_select (CRM_HICK_SCLK_48MHZ);
```

### 5.6.31 函数 crm\_usb\_clock\_source\_select

下表描述了函数 crm\_usb\_clock\_source\_select

表 141. 函数 crm\_usb\_clock\_source\_select

项目	描述
函数名	crm_usb_clock_source_select
函数原型	void crm_usb_clock_source_select(crm_usb_clock_source_type value);
功能描述	选择 PLL 或内部高速时钟（48M）作为 USB 时钟源
输入参数 1	value: PLL 或者内部高速时钟（48M） 该参数详细描述见 value
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### value

CRM\_USB\_CLOCK\_SOURCE\_PLL: PLL 时钟作为 USB 时钟源

CRM\_USB\_CLOCK\_SOURCE\_HICK: 内部高速时钟作为 USB 时钟源

#### 示例

```
/* select hick48 as usb clock */
crm_usb_clock_source_select (CRM_USB_CLOCK_SOURCE_HICK);
```

### 5.6.32 函数 crm\_clkout\_to\_tmr10\_enable

下表描述了函数 crm\_clkout\_to\_tmr10\_enable

表 142. 函数 crm\_clkout\_to\_tmr10\_enable

项目	描述
函数名	crm_clkout_to_tmr10_enable
函数原型	void crm_clkout_to_tmr10_enable(confirm_state new_state);
功能描述	clkout 内部连接到 tmr10 的通道 1 使能设置
输入参数 1	new_state: 新的设置状态。使能（TRUE），失能（FALSE）
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* config clkout internal connect to tmr10 channel1 */
crm_clkout_to_tmr10_enable (TRUE);
```

### 5.6.33 函数 crm\_hext\_clock\_div\_set

下表描述了函数 crm\_hext\_clock\_div\_set

表 143. 函数 crm\_hext\_clock\_div\_set

项目	描述
函数名	crm_hext_clock_div_set
函数原型	void crm_hext_clock_div_set(crm_hext_div_type value);
功能描述	外部高速时钟作为 PLL 的输入时钟时的分频设置
输入参数 1	value: hext 作为 pll 输入时钟时的分频值 该参数详细描述见 value
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### value

CRM\_HEXT\_DIV\_2: 当 PLL 时钟源选择 CRM\_PLL\_SOURCE\_HEXT\_DIV, HEXT 分频值为 2 分频

CRM\_HEXT\_DIV\_3: 当 PLL 时钟源选择 CRM\_PLL\_SOURCE\_HEXT\_DIV, HEXT 分频值为 3 分频

CRM\_HEXT\_DIV\_4: 当 PLL 时钟源选择 CRM\_PLL\_SOURCE\_HEXT\_DIV, HEXT 分频值为 4 分频

CRM\_HEXT\_DIV\_5: 当 PLL 时钟源选择 CRM\_PLL\_SOURCE\_HEXT\_DIV, HEXT 分频值为 5 分频

#### 示例

```
/* config hext division */
crm_hext_clock_div_set(CRM_HEXT_DIV_2);
```

### 5.6.34 函数 crm\_clkout\_div\_set

下表描述了函数 crm\_clkout\_div\_set

表 144. 函数 crm\_clkout\_div\_set

项目	描述
函数名	crm_clkout_div_set
函数原型	void crm_clkout_div_set(crm_clkout_div_type clkout_div);
功能描述	clkout 输出时钟分频设置
输入参数 1	clkout_div: clkout 输出频率的分频值 该参数详细描述见 clkout_div
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### clkout\_div

CRM\_CLKOUT\_DIV\_1: CLKOUT 将选择输出的内部时钟按 1 分频输出

CRM\_CLKOUT\_DIV\_2: CLKOUT 将选择输出的内部时钟按 2 分频输出

CRM\_CLKOUT\_DIV\_4: CLKOUT 将选择输出的内部时钟按 4 分频输出

CRM\_CLKOUT\_DIV\_8: CLKOUT 将选择输出的内部时钟按 8 分频输出

CRM\_CLKOUT\_DIV\_16: CLKOUT 将选择输出的内部时钟按 16 分频输出  
 CRM\_CLKOUT\_DIV\_64: CLKOUT 将选择输出的内部时钟按 64 分频输出  
 CRM\_CLKOUT\_DIV\_128: CLKOUT 将选择输出的内部时钟按 128 分频输出  
 CRM\_CLKOUT\_DIV\_256: CLKOUT 将选择输出的内部时钟按 256 分频输出  
 CRM\_CLKOUT\_DIV\_512: CLKOUT 将选择输出的内部时钟按 512 分频输出

示例

```
/* config clkout division */
crm_clkout_div_set(CRM_CLKOUT_DIV_1);
```

## 5.6.35 函数 crm\_emac\_output\_pulse\_set

下表描述了函数 crm\_emac\_output\_pulse\_set

表 145. 函数 crm\_emac\_output\_pulse\_set

项目	描述
函数名	crm_emac_output_pulse_set
函数原型	void crm_emac_output_pulse_set(crm_emac_output_pulse_type width);
功能描述	emac 输出脉冲宽度设置
输入参数 1	width: emac 输出脉冲宽度设置 该参数详细描述见 width
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**width**

CRM\_EMAC\_PULSE\_125MS: EMAC 输出脉冲宽度为 125 毫秒  
 CRM\_EMAC\_PULSE\_1SCLK: EMAC 输出脉冲宽度为一个系统时钟周期

示例

```
/* config emac output pulse 125ms */
crm_emac_output_pulse_set (CRM_EMAC_PULSE_125MS);
```

## 5.7 数字/模拟转换 (DAC)

DAC 寄存器结构 dac\_type, 定义于文件“at32f403a\_407\_dac.h”如下:

```
/**
 * @brief type define dac register all
 */
typedef struct
{
    ...
} dac_type;
```

下表给出了 DAC 寄存器总览:

表 146. DAC 寄存器总览

寄存器	描述
ctrl	DAC 控制寄存器
swtrg	DAC 软件触发寄存器
d1dth12r	DAC1 的 12 位右对齐数据保持寄存器
d1dth12l	DAC1 的 12 位左对齐数据保持寄存器
d1dth8r	DAC1 的 8 位右对齐数据保持寄存器
d2dth12r	DAC2 的 12 位右对齐数据保持寄存器
d2dth12l	DAC2 的 12 位左对齐数据保持寄存器
d2dth8r	DAC2 的 8 位右对齐数据保持寄存器
ddth12r	双 DAC 的 12 位右对齐数据保持寄存器
ddth12l	双 DAC 的 12 位左对齐数据保持寄存器
ddth8r	双 DAC 的 8 位右对齐数据保持寄存器
d1odt	DAC1 数据输出寄存器
d2odt	DAC2 数据输出寄存器

下表给出了 DAC 寄存器总览：

表 147. DAC 库函数总览

函数名	描述
dac_reset	将 DAC 所有寄存器值恢复到复位值
dac_enable	使能 DAC
dac_output_buffer_enable	使能 DAC 输出缓存
dac_trigger_enable	使能 DAC 触发
dac_trigger_select	选择 DAC 触发源
dac_software_trigger_generate	软件触发 DAC
dac_dual_software_trigger_generate	软件同时触发 DAC1 和 DAC2
dac_wave_generate	DAC 输出波形选择
dac_mask_amplitude_select	DAC 噪声位宽/三角波幅值选择
dac_dma_enable	DAC 的 DMA 使能
dac_data_output_get	获取 DAC 输出值
dac_1_data_set	DAC1 输出值设置
dac_2_data_set	DAC2 输出值设置
dac_dual_data_set	DAC1 和 DAC2 输出值设置

## 5.7.1 函数 dac\_reset

下表描述了函数 dac\_reset

表 148. 函数 dac\_reset

项目	描述
函数名	dac_reset
函数原型	void dac_reset(void);
功能描述	将 DAC 所有寄存器值恢复到复位值
输入参数	无
输出参数	无

项目	描述
返回值	无
先决条件	无
被调用函数	crm_periph_reset();

### 示例

```
dac_reset ();
```

## 5.7.2 函数 dac\_enable

下表描述了函数 dac\_enable

表 149. 函数 dac\_enable

项目	描述
函数名	dac_enable
函数原型	void dac_enable(dac_select_type dac_select, confirm_state new_state);
功能描述	使能 DAC
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
dac_enable(DAC1_SELECT, TRUE);
```

## 5.7.3 函数 dac\_output\_buffer\_enable

下表描述了函数 dac\_output\_buffer\_enable

表 150. 函数 dac\_output\_buffer\_enable

项目	描述
函数名	dac_output_buffer_enable
函数原型	void dac_output_buffer_enable(dac_select_type dac_select, confirm_state new_state);
功能描述	使能 DAC 输出缓存
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

#### 示例

```
dac_output_buffer_enable (DAC1_SELECT, TRUE);
```

## 5.7.4 函数 dac\_trigger\_enable

下表描述了函数 dac\_trigger\_enable

表 151. 函数 dac\_trigger\_enable

项目	描述
函数名	dac_trigger_enable
函数原型	void dac_trigger_enable(dac_select_type dac_select, confirm_state new_state);
功能描述	使能 DAC 触发
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
dac_trigger_enable (DAC1_SELECT, TRUE);
```

## 5.7.5 函数 dac\_trigger\_select

下表描述了函数 dac\_trigger\_select

表 152. 函数 dac\_trigger\_select

项目	描述
函数名	dac_trigger_select
函数原型	void dac_trigger_select(dac_select_type dac_select, dac_trigger_type dac_trigger_source);
功能描述	选择 DAC 触发源
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输入参数 2	<i>dac_trigger_source</i> : 选择的触发源
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**dac\_trigger\_source**

选择的触发源

DAC_TMR6_TRGOUT_EVENT:	TMR6 TRGOUT 事件触发 DAC
DAC_TMR8_TRGOUT_EVENT:	TMR8 TRGOUT 事件触发 DAC
DAC_TMR7_TRGOUT_EVENT:	TMR7 TRGOUT 事件触发 DAC
DAC_TMR5_TRGOUT_EVENT:	TMR5 TRGOUT 事件触发 DAC
DAC_TMR2_TRGOUT_EVENT:	TMR2 TRGOUT 事件触发 DAC
DAC_TMR4_TRGOUT_EVENT:	TMR4 TRGOUT 事件触发 DAC
DAC_EXTERNAL_INTERRUPT_LINE_9:	EXINT LINE 9 事件触发 DAC
DAC_SOFTWARE_TRIGGER:	软件触发 DAC

示例

```
dac_trigger_select(DAC1_SELECT, DAC_TMR2_TRGOUT_EVENT);
dac_trigger_select(DAC2_SELECT, DAC_TMR2_TRGOUT_EVENT);
```

## 5.7.6 函数 dac\_software\_trigger\_generate

下表描述了函数 dac\_software\_trigger\_generate

表 153. 函数 dac\_software\_trigger\_generate

项目	描述
函数名	dac_software_trigger_generate
函数原型	void dac_software_trigger_generate(dac_select_type dac_select);
功能描述	软件触发 DAC
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
dac_software_trigger_generate (DAC1_SELECT);
```

## 5.7.7 函数 dac\_dual\_software\_trigger\_generate

下表描述了函数 dac\_dual\_software\_trigger\_generate

表 154. 函数 dac\_dual\_software\_trigger\_generate

项目	描述
函数名	dac_dual_software_trigger_generate
函数原型	void dac_dual_software_trigger_generate(void);
功能描述	软件同时触发 DAC1 和 DAC2
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
dac_dual_software_trigger_generate ();
```

## 5.7.8 函数 dac\_wave\_generate

下表描述了函数 dac\_wave\_generate

表 155. 函数 dac\_wave\_generate

项目	描述
函数名	dac_wave_generate
函数原型	void dac_wave_generate(dac_select_type dac_select, dac_wave_type dac_wave);
功能描述	DAC 输出波形选择
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输入参数 2	<b>dac_wave</b> : 选择的波形
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### dac\_wave

选择的波形

DAC\_WAVE\_GENERATE\_NONE: 不输出波形（输出数据保持寄存器的固定值）

DAC\_WAVE\_GENERATE\_NOISE: 输出噪声波

DAC\_WAVE\_GENERATE\_TRIANGLE: 输出三角波

示例

```
dac_wave_generate(DAC1_SELECT, DAC_WAVE_GENERATE_NONE);
dac_wave_generate(DAC2_SELECT, DAC_WAVE_GENERATE_NOISE);
```

## 5.7.9 函数 dac\_mask\_amplitude\_select

下表描述了函数 dac\_mask\_amplitude\_select

表 156. 函数 dac\_mask\_amplitude\_select

项目	描述
函数名	dac_mask_amplitude_select
函数原型	void dac_mask_amplitude_select(dac_select_type dac_select, dac_mask_amplitude_type dac_mask_amplitude);
功能描述	DAC 噪声位宽/三角波幅值选择
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输入参数 2	<b>dac_mask_amplitude</b> : 选择的噪声位宽/三角波幅值
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

### dac\_mask\_amplitude

选择的噪声位宽/三角波幅值

DAC_LSFR_BIT0_AMPLITUDE_1:	噪声模式下使用 LSFR[0]/三角波模式下幅值等于 1
DAC_LSFR_BIT10_AMPLITUDE_3:	噪声模式下使用 LSFR[1:0]/三角波模式下幅值等于 3
DAC_LSFR_BIT20_AMPLITUDE_7:	噪声模式下使用 LSFR[2:0]/三角波模式下幅值等于 7
DAC_LSFR_BIT30_AMPLITUDE_15:	噪声模式下使用 LSFR[3:0]/三角波模式下幅值等于 15
DAC_LSFR_BIT40_AMPLITUDE_31:	噪声模式下使用 LSFR[4:0]/三角波模式下幅值等于 31
DAC_LSFR_BIT50_AMPLITUDE_63:	噪声模式下使用 LSFR[5:0]/三角波模式下幅值等于 63
DAC_LSFR_BIT60_AMPLITUDE_127:	噪声模式下使用 LSFR[6:0]/三角波模式下幅值等于 127
DAC_LSFR_BIT70_AMPLITUDE_255:	噪声模式下使用 LSFR[7:0]/三角波模式下幅值等于 255
DAC_LSFR_BIT80_AMPLITUDE_511:	噪声模式下使用 LSFR[8:0]/三角波模式下幅值等于 511
DAC_LSFR_BIT90_AMPLITUDE_1023:	噪声模式下使用 LSFR[9:0]/三角波模式下幅值等于 1023
DAC_LSFR_BITA0_AMPLITUDE_2047:	噪声模式下使用 LSFR[10:0]/三角波模式下幅值等于 2047
DAC_LSFR_BITB0_AMPLITUDE_4095:	噪声模式下使用 LSFR[11:0]/三角波模式下幅值等于 4095

示例

```
dac_mask_amplitude_select (DAC1_SELECT, DAC_LSFR_BIT60_AMPLITUDE_127);
dac_mask_amplitude_select (DAC2_SELECT, DAC_LSFR_BIT80_AMPLITUDE_511);
```

## 5.7.10 函数 dac\_dma\_enable

下表描述了函数 dac\_dma\_enable

表 157. 函数 dac\_dma\_enable

项目	描述
函数名	dac_dma_enable
函数原型	void dac_dma_enable(dac_select_type dac_select, confirm_state new_state);
功能描述	DAC 的 DMA 使能
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
dac_dma_enable (DAC1_SELECT, TRUE);
```

## 5.7.11 dac\_data\_output\_get

下表描述了函数 dac\_data\_output\_get

表 158. 函数 dac\_data\_output\_get

项目	描述
函数名	dac_data_output_get
函数原型	uint16_t dac_data_output_get(dac_select_type dac_select);
功能描述	获取 DAC 输出值
输入参数 1	dac_select: DAC 选择 该参数可以选取自其中之一: DAC1_SELECT, DAC2_SELECT.
输出参数	无
返回值	dacx_data: dac1/dac2 的输出值
先决条件	无
被调用函数	无

## 示例

```
uint16_t dac1_data;
dac1_data = dac_data_output_get (DAC1_SELECT);
```

## 5.7.12 函数 dac\_1\_data\_set

下表描述了函数 dac\_1\_data\_set

表 159. 函数 dac\_1\_data\_set

项目	描述
函数名	dac_1_data_set
函数原型	void dac_1_data_set(dac1_aligned_data_type dac1_aligned, uint16_t dac1_data);
功能描述	DAC1 输出值设置
输入参数 1	<i>dac1_aligned</i> : 数据格式选择
输入参数 2	<i>dac1_data</i> : DAC 输出值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**dac1\_aligned**

数据格式选择

DAC1\_12BIT\_RIGHT: 12bit 右对齐格式

DAC1\_12BIT\_LEFT: 12bit 左对齐格式

DAC1\_8BIT\_RIGHT: 8bit 右对齐格式

**dac1\_data**

DAC 输出值设置, 不同格式取值范围不同

DAC1\_12BIT\_RIGHT: 0x000~0xFFF

DAC1\_12BIT\_LEFT: 0x0000~0xFFFF0

DAC1\_8BIT\_RIGHT: 0x00~0xFF

## 示例

```
dac_1_data_set (DAC1_12BIT_RIGHT, 0x666);
```

### 5.7.13 函数 dac\_2\_data\_set

下表描述了函数 dac\_2\_data\_set

表 160. 函数 dac\_2\_data\_set

项目	描述
函数名	dac_2_data_set
函数原型	void dac_2_data_set(dac2_aligned_data_type dac2_aligned, uint16_t dac2_data);
功能描述	DAC2 输出值设置
输入参数 1	<i>dac2_aligned</i> : 数据格式选择
输入参数 2	<i>dac2_data</i> : DAC 输出值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### dac2\_aligned

数据格式选择

DAC2\_12BIT\_RIGHT: 12bit 右对齐格式

DAC2\_12BIT\_LEFT: 12bit 左对齐格式

DAC2\_8BIT\_RIGHT: 8bit 右对齐格式

#### dac2\_data

DAC 输出值设置，不同格式取值范围不同

DAC2\_12BIT\_RIGHT: 0x000~0xFFFF

DAC2\_12BIT\_LEFT: 0x0000~0xFFFF0

DAC2\_8BIT\_RIGHT: 0x00~0xFF

示例

```
dac_2_data_set (DAC2_12BIT_RIGHT, 0x666);
```

### 5.7.14 函数 dac\_dual\_data\_set

下表描述了函数 dac\_dual\_data\_set

表 161. 函数 dac\_dual\_data\_set

项目	描述
函数名	dac_dual_data_set
函数原型	void dac_dual_data_set(dac_dual_data_type dac_dual, uint16_t data1, uint16_t data2);
功能描述	DAC1 和 DAC2 输出值设置
输入参数 1	<i>dac_dual</i> : 数据格式选择
输入参数 2	<i>data1</i> : DAC1 输出值
输入参数 3	<i>data2</i> : DAC2 输出值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## dac\_dual

数据格式选择

DAC\_DUAL\_12BIT\_RIGHT: 12bit 右对齐格式

DAC\_DUAL\_12BIT\_LEFT: 12bit 左对齐格式

DAC\_DUAL\_8BIT\_RIGHT: 8bit 右对齐格式

## data1/data2

DAC 输出值设置，不同格式取值范围不同

DAC\_DUAL\_12BIT\_RIGHT: 0x000~0xFFF

DAC\_DUAL\_12BIT\_LEFT: 0x0000~0xFFFF0

DAC\_DUAL\_8BIT\_RIGHT: 0x00~0xFF

示例

```
dac_dual_data_set (DAC_DUAL_12BIT_RIGHT, 0x666, 0x777);
```

## 5.8 DMA 控制器 (DMA)

DMA 寄存器结构 dma\_type，定义于文件“at32f403a\_407\_dma.h”如下：

```
/**
 * @brief type define dma register
 */
typedef struct
{
    ...
} dma_type;
```

DMA 通道寄存器结构 dma\_channel\_type，定义于文件“at32f403a\_407\_dma.h”如下：

```
/**
 * @brief type define dma channel register all
 */
typedef struct
{
    ...
} dma_channel_type;
```

下表给出了 DMA 寄存器总览：

表 162. DMA 寄存器对应表

寄存器	描述
dma_sts	DMA 状态寄存器
dma_clr	DMA 状态清除寄存器
dma_c1ctrl	DMA 通道 1 配置寄存器
dma_c1dttcnt	DMA 通道 1 数据传输量寄存器
dma_c1paddr	DMA 通道 1 外设地址寄存器
dma_c1maddr	DMA 通道 1 存储器地址寄存器
dma_c2ctrl	DMA 通道 2 配置寄存器

寄存器	描述
dma_c2dtcnt	DMA 通道 2 数据传输量寄存器
dma_c2paddr	DMA 通道 2 外设地址寄存器
dma_c2maddr	DMA 通道 2 存储器地址寄存器
dma_c3ctrl	DMA 通道 3 配置寄存器
dma_c3dtcnt	DMA 通道 3 数据传输量寄存器
dma_c3paddr	DMA 通道 3 外设地址寄存器
dma_c3maddr	DMA 通道 3 存储器地址寄存器
dma_c4ctrl	DMA 通道 4 配置寄存器
dma_c4dtcnt	DMA 通道 4 数据传输量寄存器
dma_c4paddr	DMA 通道 4 外设地址寄存器
dma_c4maddr	DMA 通道 4 存储器地址寄存器
dma_c5ctrl	DMA 通道 5 配置寄存器
dma_c5dtcnt	DMA 通道 5 数据传输量寄存器
dma_c5paddr	DMA 通道 5 外设地址寄存器
dma_c5maddr	DMA 通道 5 存储器地址寄存器
dma_c6ctrl	DMA 通道 6 配置寄存器
dma_c6dtcnt	DMA 通道 6 数据传输量寄存器
dma_c6paddr	DMA 通道 6 外设地址寄存器
dma_c6maddr	DMA 通道 6 存储器地址寄存器
dma_c7ctrl	DMA 通道 7 配置寄存器
dma_c7dtcnt	DMA 通道 7 数据传输量寄存器
dma_c7paddr	DMA 通道 7 外设地址寄存器
dma_c7maddr	DMA 通道 7 存储器地址寄存器
dma_src_sel0	通道来源寄存器 0
dma_src_sel1	通道来源寄存器 1

下表给出了 DMA 库函数总览：

表 163. DMA 库函数总览

函数名	描述
dma_default_para_init	将 dma_init_struct 中的参数初始化
dma_init	初始化指定的 DMA 通道
dma_reset	复位指定的 DMA 通道
dma_data_number_set	设置指定通道的数据传输量寄存器值
dma_data_number_get	获取指定通道的数据传输量寄存器值
dma_interrupt_enable	使能指定通道的相应中断
dma_channel_enable	使能指定通道
dma_flexible_config	配置弹性请求映射
dma_flag_get	获取通道相关标志位
dma_flag_clear	清除通道相关标志位

### 5.8.1 函数 dma\_default\_para\_init

下表描述了函数 dma\_default\_para\_init

表 164. 函数 dma\_default\_para\_init

项目	描述
函数名	dma_default_para_init
函数原型	void dma_default_para_init(dma_init_type* dma_init_struct);
功能描述	将 dma_init_struct 中的参数初始化
输入参数 1	dma_init_struct: 指向 dma_init_type 类型结构体
输出参数	无
返回值	无
先决条件	无
被调用函数	无

结构体 dma\_init\_struct 成员默认值如下表所示:

表 165. dma\_init\_struct 默认值

成员	默认值
peripheral_base_addr	0x0
memory_base_addr	0x0
direction	DMA_DIR_PERIPHERAL_TO_MEMORY
buffer_size	0x0
peripheral_inc_enable	FALSE
memory_inc_enable	FALSE
peripheral_data_width	DMA_PERIPHERAL_DATA_WIDTH_BYTE
memory_data_width	DMA_MEMORY_DATA_WIDTH_BYTE
loop_mode_enable	FALSE
priority	DMA_PRIORITY_LOW

示例

```
/* dma init config with its default value */
dma_init_type dma_init_struct = {0};
dma_default_para_init(&dma_init_struct);
```

## 5.8.2 函数 dma\_init

下表描述了函数 dma\_init

表 166. 函数 dma\_init

项目	描述
函数名	dma_init
函数原型	void dma_init(dma_channel_type* dma_channel, dma_init_type* dma_init_struct)
功能描述	初始化指定的 DMA 通道
输入参数 1	dma_channel: DMA_CHANNELy 指定 DMA 通道号, x=1 或 2, y=1...7
输入参数 2	dma_init_struct: 指向 dma_init_type 类型结构体
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**dma\_init\_type structure**

dma\_init\_type 在 at32f403a\_407\_dma.h 中

typedef struct

```
{
    uint32_t          peripheral_base_addr;
    uint32_t          memory_base_addr;
    dma_dir_type     direction;
    uint16_t         buffer_size;
    confirm_state    peripheral_inc_enable;
    confirm_state    memory_inc_enable;
    dma_peripheral_data_size_type peripheral_data_width;
    dma_memory_data_size_type memory_data_width;
    confirm_state    loop_mode_enable;
    dma_priority_level_type priority;
} dma_init_type;
```

**peripheral\_base\_addr**

设置 DMA 通道的外设地址

**memory\_base\_addr**

设置 DMA 通道存储器地址

**direction**

设置 DMA 通道传输方向类型

DMA\_DIR\_PERIPHERAL\_TO\_MEMORY: 方向为外设到存储器

DMA\_DIR\_MEMORY\_TO\_PERIPHERAL: 方向为存储器到外设

DMA\_DIR\_MEMORY\_TO\_MEMORY: 方向为存储器到存储器

**buffer\_size**

设置 DMA 通道传输数据量

**peripheral\_inc\_enable**

设置 DMA 通道外设地址是否自动递增

FALSE: 外设地址不递增

TRUE: 外设地址递增

**memory\_inc\_enable**

设置 DMA 通道存储器地址是否自动递增

FALSE: 存储器地址不递增

TRUE: 存储器地址递增

**peripheral\_data\_width**

设置 DMA 通道外设数据宽度

DMA\_PERIPHERAL\_DATA\_WIDTH\_BYTE: 外设数据宽度为字节

DMA\_PERIPHERAL\_DATA\_WIDTH\_HALFWORD: 外设数据宽度为半字

DMA\_PERIPHERAL\_DATA\_WIDTH\_WORD: 外设数据宽度为字

**memory\_data\_width**

设置 DMA 通道存储器数据宽度

DMA\_MEMORY\_DATA\_WIDTH\_BYTE: 存储器数据宽度为字节

DMA\_MEMORY\_DATA\_WIDTH\_HALFWORD: 存储器数据宽度为半字

DMA\_MEMORY\_DATA\_WIDTH\_WORD: 存储器数据宽度为字

**loop\_mode\_enable**

设置 DMA 通道是否为循环模式

FALSE: DMA 通道为单次模式  
 TRUE: DMA 通道为循环模式

### priority

设置 DMA 通道优先级

DMA\_PRIORITY\_LOW: DMA 通道优先级为低  
 DMA\_PRIORITY\_MEDIUM: DMA 通道优先级为中  
 DMA\_PRIORITY\_HIGH: DMA 通道优先级为高  
 DMA\_PRIORITY\_VERY\_HIGH: DMA 通道优先级为非常高

### 示例

```

dma_init_type dma_init_struct = {0};
/* dma2 channel1 configuration */
dma_init_struct.buffer_size = BUFFER_SIZE;
dma_init_struct.direction = DMA_DIR_MEMORY_TO_PERIPHERAL;
dma_init_struct.memory_base_addr = (uint32_t)src_buffer;
dma_init_struct.memory_data_width = DMA_MEMORY_DATA_WIDTH_HALFWORD;
dma_init_struct.memory_inc_enable = TRUE;
dma_init_struct.peripheral_base_addr = (uint32_t)0x4001100C;
dma_init_struct.peripheral_data_width = DMA_PERIPHERAL_DATA_WIDTH_HALFWORD;
dma_init_struct.peripheral_inc_enable = FALSE;
dma_init_struct.priority = DMA_PRIORITY_MEDIUM;
dma_init_struct.loop_mode_enable = FALSE;
dma_init(DMA2_CHANNEL1, &dma_init_struct);
    
```

## 5.8.3 函数 dma\_reset

下表描述了函数 dma\_reset

表 167. 函数 dma\_reset

项目	描述
函数名	dma_reset
函数原型	void dma_reset(dma_channel_type* dma_channel);
功能描述	复位指定的 DMA 通道
输入参数 1	dma_channel: DMAx_CHANNELy 指定 DMA 通道号, x=1 或 2, y=1...7
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```

/* reset dma2 channel1 */
dma_reset(DMA2_CHANNEL1);
    
```

## 5.8.4 函数 dma\_data\_number\_set

下表描述了函数 dma\_data\_number\_set

表 168. 函数 dma\_data\_number\_set

项目	描述
函数名	dma_data_number_set
函数原型	void dma_data_number_set(dma_channel_type* dmax_channely, uint16_t data_number);
功能描述	设置指定通道的数据传输量寄存器值
输入参数 1	dmax_channely: DMAx_CHANNELy 指定 DMA 通道号, x=1 或 2, y=1...7
输入参数 2	data_number: 数据传输量,最大 65535
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* set dma2 channel1 data count is 0x100*/
dma_data_number_set(DMA2_CHANNEL1, 0x100);
```

## 5.8.5 函数 dma\_data\_number\_get

下表描述了函数 dma\_data\_number\_get

表 169. 函数 dma\_data\_number\_get

项目	描述
函数名	dma_data_number_get
函数原型	uint16_t dma_data_number_get(dma_channel_type* dmax_channely);
功能描述	获取指定通道的数据传输量寄存器值
输入参数 1	dmax_channely: DMAx_CHANNELy 指定 DMA 通道号, x=1 或 2, y=1...7
输出参数	无
返回值	获取的指定通道数据传输量
先决条件	无
被调用函数	无

## 示例

```
/* get dma2 channel1 data count*/
uint16_t data_counter;
data_counter = dma_data_number_get(DMA2_CHANNEL1);
```

## 5.8.6 函数 dma\_interrupt\_enable

下表描述了函数 dma\_interrupt\_enable

表 170. 函数 dma\_interrupt\_enable

项目	描述
函数名	dma_interrupt_enable
函数原型	void dma_interrupt_enable(dma_channel_type* dmax_channely, uint32_t dma_int, confirm_state new_state);
功能描述	使能指定通道的相应中断
输入参数 1	dmax_channely: DMAx_CHANNELy 指定 DMA 通道号, x=1 或 2, y=1...7

项目	描述
输入参数 2	dma_int: 中断源选择
输入参数 3	new_state: 使能或关闭中断
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**dma\_int**

选择 DMA 通道中断源

DMA\_FDT\_INT: 传输完成中断  
 DMA\_HDT\_INT: 传输半完成中断  
 DMA\_DTERR\_INT: 传输错误中断

**new\_state**

选择 DMA 通道中断是使能还是关闭

FALSE: 关闭中断  
 TRUE: 使能中断

**示例**

```
/* enable dma2 channel1 transfer full data interrupt */
dma_interrupt_enable(DMA2_CHANNEL1, DMA_FDT_INT, TRUE);
```

## 5.8.7 函数 dma\_channel\_enable

下表描述了函数 dma\_interrupt\_enable

表 171. 函数 dma\_channel\_enable

项目	描述
函数名	dma_channel_enable
函数原型	void dma_channel_enable(dma_channel_type* dma_channel, confirm_state new_state);
功能描述	使能指定通道
输入参数 1	dma_channel: DMAx_CHANNELy 指定 DMA 通道号, x=1 或 2, y=1...7
输入参数 2	new_state: 使能或关闭通道
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**new\_state**

选择 DMA 通道是使能还是关闭

FALSE: 关闭通道  
 TRUE: 使能通道

**示例**

```
/* enable dma channel */
dma_channel_enable(DMA2_CHANNEL1, TRUE);
```

## 5.8.8 函数 dma\_flexible\_config

下表描述了函数 dma\_interrupt\_enable

表 172. 函数 dma\_flexible\_config

项目	描述
函数名	dma_flexible_config
函数原型	void dma_flexible_config(dma_type* dma_x, uint8_t flex_channelx, dma_flexible_request_type flexible_request);
功能描述	配置弹性请求映射
输入参数 1	dma_x: 指定 DMAx, x=1 或 2
输入参数 2	flex_channelx: FLEX_CHANNELx 指定通道号, x=1...7
输入参数 3	flexible_request: 弹性映射请求来源 ID 号
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### flexible\_request

弹性映射请求来源 ID 号如下表所示:

表 173. 弹性映射请求来源 ID 号

请求来源ID号	请求来源	请求来源ID号	请求来源
0x01	DMA_FLEXIBLE_ADC1	0x03	DMA_FLEXIBLE_ADC3
0x05	DMA_FLEXIBLE_DAC1	0x06	DMA_FLEXIBLE_DAC2
0x09	DMA_FLEXIBLE_SPI1_RX	0x0A	DMA_FLEXIBLE_SPI1_TX
0x0B	DMA_FLEXIBLE_SPI2_RX	0x0C	DMA_FLEXIBLE_SPI2_TX
0x0D	DMA_FLEXIBLE_SPI3_RX	0x0E	DMA_FLEXIBLE_SPI3_TX
0x0F	DMA_FLEXIBLE_SPI4_RX	0x10	DMA_FLEXIBLE_SPI4_TX
0x11	DMA_FLEXIBLE_I2S2EXT_RX	0x12	DMA_FLEXIBLE_I2S2EXT_TX
0x13	DMA_FLEXIBLE_I2S3EXT_RX	0x14	DMA_FLEXIBLE_I2S3EXT_TX
0x19	DMA_FLEXIBLE_UART1_RX	0x1A	DMA_FLEXIBLE_UART1_TX
0x1B	DMA_FLEXIBLE_UART2_RX	0x1C	DMA_FLEXIBLE_UART2_TX
0x1D	DMA_FLEXIBLE_UART3_RX	0x1E	DMA_FLEXIBLE_UART3_TX
0x1F	DMA_FLEXIBLE_UART4_RX	0x20	DMA_FLEXIBLE_UART4_TX
0x21	DMA_FLEXIBLE_UART5_RX	0x22	DMA_FLEXIBLE_UART5_TX
0x23	DMA_FLEXIBLE_UART6_RX	0x24	DMA_FLEXIBLE_UART6_TX
0x25	DMA_FLEXIBLE_UART7_RX	0x26	DMA_FLEXIBLE_UART7_TX
0x27	DMA_FLEXIBLE_UART8_RX	0x28	DMA_FLEXIBLE_UART8_TX
0x29	DMA_FLEXIBLE_I2C1_RX	0x2A	DMA_FLEXIBLE_I2C1_TX
0x2B	DMA_FLEXIBLE_I2C2_RX	0x2C	DMA_FLEXIBLE_I2C2_TX
0x2D	DMA_FLEXIBLE_I2C3_RX	0x2E	DMA_FLEXIBLE_I2C3_TX
0x31	DMA_FLEXIBLE_SDIO1	0x32	DMA_FLEXIBLE_SDIO2
0x35	DMA_FLEXIBLE_TMR1_TRIG	0x36	DMA_FLEXIBLE_TMR1_HALL
0x37	DMA_FLEXIBLE_TMR1_OVERFLOW	0x38	DMA_FLEXIBLE_TMR1_CH1

请求来源ID号	请求来源	请求来源ID号	请求来源
	W		
0x39	DMA_FLEXIBLE_TMR1_CH2	0x3A	DMA_FLEXIBLE_TMR1_CH3
0x3B	DMA_FLEXIBLE_TMR1_CH4	0x3D	DMA_FLEXIBLE_TMR2_TRIG
0x3F	DMA_FLEXIBLE_TMR2_OVERFLOW W	0x40	DMA_FLEXIBLE_TMR2_CH1
0x41	DMA_FLEXIBLE_TMR2_CH2	0x42	DMA_FLEXIBLE_TMR2_CH3
0x43	DMA_FLEXIBLE_TMR2_CH4	0x45	DMA_FLEXIBLE_TMR3_TRIG
0x47	DMA_FLEXIBLE_TMR3_OVERFLOW W	0x48	DMA_FLEXIBLE_TMR3_CH1
0x49	DMA_FLEXIBLE_TMR3_CH2	0x4A	DMA_FLEXIBLE_TMR3_CH3
0x4B	DMA_FLEXIBLE_TMR3_CH4	0x4D	DMA_FLEXIBLE_TMR4_TRIG
0x4F	DMA_FLEXIBLE_TMR4_OVERFLOW W	0x50	DMA_FLEXIBLE_TMR4_CH1
0x51	DMA_FLEXIBLE_TMR4_CH2	0x52	DMA_FLEXIBLE_TMR4_CH3
0x53	DMA_FLEXIBLE_TMR4_CH4	0x55	DMA_FLEXIBLE_TMR5_TRIG
0x57	DMA_FLEXIBLE_TMR5_OVERFLOW W	0x58	DMA_FLEXIBLE_TMR5_CH1
0x59	DMA_FLEXIBLE_TMR5_CH2	0x5A	DMA_FLEXIBLE_TMR5_CH3
0x5B	DMA_FLEXIBLE_TMR5_CH4	0x5F	DMA_FLEXIBLE_TMR6_OVERFLOW
0x67	DMA_FLEXIBLE_TMR7_OVERFLOW W	0x6D	DMA_FLEXIBLE_TMR8_TRIG
0x6E	DMA_FLEXIBLE_TMR8_HALL	0x6F	DMA_FLEXIBLE_TMR8_OVERFLOW
0x70	DMA_FLEXIBLE_TMR8_CH1	0x71	DMA_FLEXIBLE_TMR8_CH2
0x72	DMA_FLEXIBLE_TMR8_CH3	0x73	DMA_FLEXIBLE_TMR8_CH4

## 示例

```
/* tmr2 flexible function enable */
dma_flexible_config(DMA2, FLEX_CHANNEL1, DMA_FLEXIBLE_TMR2_OVERFLOW);
```

## 5.8.9 函数 dma\_flag\_get

下表描述了函数 dma\_flag\_get

表 174. 函数 dma\_flag\_get

项目	描述
函数名	dma_flag_get
函数原型	flag_status dma_flag_get(uint32_t dmax_flag);
功能描述	获取通道相关标志位
输入参数 1	dmax_flag: 需要获取的标志位
输出参数	无
返回值	flag_status: 标志位是否置起
先决条件	无
被调用函数	无

dmax\_flag

dmax\_flag 用于选择需要获取状态的标志，其可选参数罗列如下：

DMA1_GL1_FLAG:	DMA1 通道 1 全局标志
DMA1_FDT1_FLAG:	DMA1 通道 1 传输完成标志
DMA1_HDT1_FLAG:	DMA1 通道 1 半传输完成标志
DMA1_DTERR1_FLAG:	DMA1 通道 1 传输错误标志
DMA1_GL2_FLAG:	DMA1 通道 2 全局标志
DMA1_FDT2_FLAG:	DMA1 通道 2 传输完成标志
DMA1_HDT2_FLAG:	DMA1 通道 2 半传输完成标志
DMA1_DTERR2_FLAG:	DMA1 通道 2 传输错误标志
DMA1_GL3_FLAG:	DMA1 通道 3 全局标志
DMA1_FDT3_FLAG:	DMA1 通道 3 传输完成标志
DMA1_HDT3_FLAG:	DMA1 通道 3 半传输完成标志
DMA1_DTERR3_FLAG:	DMA1 通道 3 传输错误标志
DMA1_GL4_FLAG:	DMA1 通道 4 全局标志
DMA1_FDT4_FLAG:	DMA1 通道 4 传输完成标志
DMA1_HDT4_FLAG:	DMA1 通道 4 半传输完成标志
DMA1_DTERR4_FLAG:	DMA1 通道 4 传输错误标志
DMA1_GL5_FLAG:	DMA1 通道 5 全局标志
DMA1_FDT5_FLAG:	DMA1 通道 5 传输完成标志
DMA1_HDT5_FLAG:	DMA1 通道 5 半传输完成标志
DMA1_DTERR5_FLAG:	DMA1 通道 5 传输错误标志
DMA1_GL6_FLAG:	DMA1 通道 6 全局标志
DMA1_FDT6_FLAG:	DMA1 通道 6 传输完成标志
DMA1_HDT6_FLAG:	DMA1 通道 6 半传输完成标志
DMA1_DTERR6_FLAG:	DMA1 通道 6 传输错误标志
DMA1_GL7_FLAG:	DMA1 通道 7 全局标志
DMA1_FDT7_FLAG:	DMA1 通道 7 传输完成标志
DMA1_HDT7_FLAG:	DMA1 通道 7 半传输完成标志
DMA1_DTERR7_FLAG:	DMA1 通道 7 传输错误标志
DMA2_GL1_FLAG:	DMA2 通道 1 全局标志
DMA2_FDT1_FLAG:	DMA2 通道 1 传输完成标志
DMA2_HDT1_FLAG:	DMA2 通道 1 半传输完成标志
DMA2_DTERR1_FLAG:	DMA2 通道 1 传输错误标志
DMA2_GL2_FLAG:	DMA2 通道 2 全局标志
DMA2_FDT2_FLAG:	DMA2 通道 2 传输完成标志
DMA2_HDT2_FLAG:	DMA2 通道 2 半传输完成标志
DMA2_DTERR2_FLAG:	DMA2 通道 2 传输错误标志
DMA2_GL3_FLAG:	DMA2 通道 3 全局标志
DMA2_FDT3_FLAG:	DMA2 通道 3 传输完成标志
DMA2_HDT3_FLAG:	DMA2 通道 3 半传输完成标志
DMA2_DTERR3_FLAG:	DMA2 通道 3 传输错误标志
DMA2_GL4_FLAG:	DMA2 通道 4 全局标志
DMA2_FDT4_FLAG:	DMA2 通道 4 传输完成标志
DMA2_HDT4_FLAG:	DMA2 通道 4 半传输完成标志
DMA2_DTERR4_FLAG:	DMA2 通道 4 传输错误标志
DMA2_GL5_FLAG:	DMA2 通道 5 全局标志

DMA2_FDT5_FLAG:	DMA2 通道 5 传输完成标志
DMA2_HDT5_FLAG:	DMA2 通道 5 半传输完成标志
DMA2_DTERR5_FLAG:	DMA2 通道 5 传输错误标志
DMA2_GL6_FLAG:	DMA2 通道 6 全局标志
DMA2_FDT6_FLAG:	DMA2 通道 6 传输完成标志
DMA2_HDT6_FLAG:	DMA2 通道 6 半传输完成标志
DMA2_DTERR6_FLAG:	DMA2 通道 6 传输错误标志
DMA2_GL7_FLAG:	DMA2 通道 7 全局标志
DMA2_FDT7_FLAG:	DMA2 通道 7 传输完成标志
DMA2_HDT7_FLAG:	DMA2 通道 7 半传输完成标志
DMA2_DTERR7_FLAG:	DMA2 通道 7 传输错误标志

### flag\_status

RESET: 相应标志位未置起

SET: 相应标志位置起

示例

```
if(dma_flag_get(DMA2_FDT1_FLAG) != RESET)
{
    /* turn led2/led3/led4 on */
    at32_led_on(LED2);
    at32_led_on(LED3);
    at32_led_on(LED4);
}
```

## 5.8.10 函数 dma\_flag\_clear

下表描述了函数 dma\_flag\_clear

表 175. 函数 dma\_flag\_clear

项目	描述
函数名	dma_flag_clear
函数原型	void dma_flag_clear(uint32_t dma_flag);
功能描述	清除通道相关标志位
输入参数 1	dma_flag: 需要清除的标志位
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### dma\_flag

dma\_flag 用于选择需要获取状态的标志，其可选参数罗列如下：

DMA1_GL1_FLAG:	DMA1 通道 1 全局标志
DMA1_FDT1_FLAG:	DMA1 通道 1 传输完成标志
DMA1_HDT1_FLAG:	DMA1 通道 1 半传输完成标志
DMA1_DTERR1_FLAG:	DMA1 通道 1 传输错误标志
DMA1_GL2_FLAG:	DMA1 通道 2 全局标志
DMA1_FDT2_FLAG:	DMA1 通道 2 传输完成标志

DMA1_HDT2_FLAG:	DMA1 通道 2 半传输完成标志
DMA1_DTERR2_FLAG:	DMA1 通道 2 传输错误标志
DMA1_GL3_FLAG:	DMA1 通道 3 全局标志
DMA1_FDT3_FLAG:	DMA1 通道 3 传输完成标志
DMA1_HDT3_FLAG:	DMA1 通道 3 半传输完成标志
DMA1_DTERR3_FLAG:	DMA1 通道 3 传输错误标志
DMA1_GL4_FLAG:	DMA1 通道 4 全局标志
DMA1_FDT4_FLAG:	DMA1 通道 4 传输完成标志
DMA1_HDT4_FLAG:	DMA1 通道 4 半传输完成标志
DMA1_DTERR4_FLAG:	DMA1 通道 4 传输错误标志
DMA1_GL5_FLAG:	DMA1 通道 5 全局标志
DMA1_FDT5_FLAG:	DMA1 通道 5 传输完成标志
DMA1_HDT5_FLAG:	DMA1 通道 5 半传输完成标志
DMA1_DTERR5_FLAG:	DMA1 通道 5 传输错误标志
DMA1_GL6_FLAG:	DMA1 通道 6 全局标志
DMA1_FDT6_FLAG:	DMA1 通道 6 传输完成标志
DMA1_HDT6_FLAG:	DMA1 通道 6 半传输完成标志
DMA1_DTERR6_FLAG:	DMA1 通道 6 传输错误标志
DMA1_GL7_FLAG:	DMA1 通道 7 全局标志
DMA1_FDT7_FLAG:	DMA1 通道 7 传输完成标志
DMA1_HDT7_FLAG:	DMA1 通道 7 半传输完成标志
DMA1_DTERR7_FLAG:	DMA1 通道 7 传输错误标志
DMA2_GL1_FLAG:	DMA2 通道 1 全局标志
DMA2_FDT1_FLAG:	DMA2 通道 1 传输完成标志
DMA2_HDT1_FLAG:	DMA2 通道 1 半传输完成标志
DMA2_DTERR1_FLAG:	DMA2 通道 1 传输错误标志
DMA2_GL2_FLAG:	DMA2 通道 2 全局标志
DMA2_FDT2_FLAG:	DMA2 通道 2 传输完成标志
DMA2_HDT2_FLAG:	DMA2 通道 2 半传输完成标志
DMA2_DTERR2_FLAG:	DMA2 通道 2 传输错误标志
DMA2_GL3_FLAG:	DMA2 通道 3 全局标志
DMA2_FDT3_FLAG:	DMA2 通道 3 传输完成标志
DMA2_HDT3_FLAG:	DMA2 通道 3 半传输完成标志
DMA2_DTERR3_FLAG:	DMA2 通道 3 传输错误标志
DMA2_GL4_FLAG:	DMA2 通道 4 全局标志
DMA2_FDT4_FLAG:	DMA2 通道 4 传输完成标志
DMA2_HDT4_FLAG:	DMA2 通道 4 半传输完成标志
DMA2_DTERR4_FLAG:	DMA2 通道 4 传输错误标志
DMA2_GL5_FLAG:	DMA2 通道 5 全局标志
DMA2_FDT5_FLAG:	DMA2 通道 5 传输完成标志
DMA2_HDT5_FLAG:	DMA2 通道 5 半传输完成标志
DMA2_DTERR5_FLAG:	DMA2 通道 5 传输错误标志
DMA2_GL6_FLAG:	DMA2 通道 6 全局标志
DMA2_FDT6_FLAG:	DMA2 通道 6 传输完成标志
DMA2_HDT6_FLAG:	DMA2 通道 6 半传输完成标志
DMA2_DTERR6_FLAG:	DMA2 通道 6 传输错误标志

DMA2\_GL7\_FLAG: DMA2 通道 7 全局标志  
 DMA2\_FDT7\_FLAG: DMA2 通道 7 传输完成标志  
 DMA2\_HDT7\_FLAG: DMA2 通道 7 半传输完成标志  
 DMA2\_DTERR7\_FLAG: DMA2 通道 7 传输错误标志

示例

```
if(dma_flag_get(DMA2_FDT1_FLAG) != RESET)
{
    /* turn led2/led3/led4 on */
    at32_led_on(LED2);
    at32_led_on(LED3);
    at32_led_on(LED4);
    dma_flag_clear(DMA2_FDT1_FLAG);
}
```

## 5.9 调试 (DEBUG)

DEBUG 寄存器结构 debug\_type, 定义于文件“at32f403a\_407\_debug.h”如下:

```
/**
 * @brief type define debug register all
 */
typedef struct
{
    ...
} debug_type;
```

下表给出了 DEBUG 寄存器总览:

表 176. DEBUG 寄存器对应表

寄存器	描述
idcode	设备 ID
ctrl	控制寄存器

下表给出了 DEBUG 库函数总览:

表 177. DEBUG 库函数总览

函数名	描述
debug_device_id_get	读取设备 idcode
debug_periph_mode_set	对应外设的 debug 模式设置

### 5.9.1 函数 debug\_device\_id\_get

下表描述了函数 debug\_device\_id\_get

表 178. 函数 debug\_device\_id\_get

项目	描述
函数名	debug_device_id_get

项目	描述
函数原型	uint32_t debug_device_id_get(void);
功能描述	读取设备 idcode
输入参数 1	无
输入参数 2	无
输出参数	无
返回值	返回 32-bit idcode
先决条件	无
被调用函数	无

#### 示例

```
/* get idcode */
uint32_t idcode = 0;
idcode = debug_device_id_get();
```

## 5.9.2 函数 debug\_periph\_mode\_set

下表描述了函数 debug\_periph\_mode\_set

表 179. 函数 debug\_periph\_mode\_set

项目	描述
函数名	debug_periph_mode_set
函数原型	void debug_periph_mode_set(uint32_t periph_debug_mode, confirm_state new_state);
功能描述	指定外设或模式进行 debug 模式设置
输入参数 1	periph_debug_mode: 指定外设或模式 该参数详细描述见 periph_debug_mode
输入参数 2	new_state: 设置新状态, 开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### periph\_debug\_mode

指定对应的外设或模式进行 DEBUG 设置

DEBUG_SLEEP:	SLEEP 模式下 DEBUG 设置
DEBUG_DEEPSLEEP:	DEEPSLEEP 模式下 DEBUG 设置
DEBUG_STANDBY:	STANDBY 模式下 DEBUG 设置
DEBUG_WDT_PAUSE:	看门狗是否计数的 DEBUG 设置
DEBUG_WWDT_PAUSE:	窗口看门狗是否计数的 DEBUG 设置
DEBUG_TMR1_PAUSE:	TMR1 是否计数的 DEBUG 设置
DEBUG_TMR3_PAUSE:	TMR3 是否计数的 DEBUG 设置
DEBUG_I2C1_SMBUS_TIMEOUT:	I2C1 SMBUS TIMEOUT 是否计数的 DEBUG 设置
DEBUG_I2C2_SMBUS_TIMEOUT:	I2C2 SMBUS TIMEOUT 是否计数的 DEBUG 设置
DEBUG_I2C3_SMBUS_TIMEOUT:	I2C3 SMBUS TIMEOUT 是否计数的 DEBUG 设置
DEBUG_TMR2_PAUSE:	TMR2 是否计数的 DEBUG 设置
DEBUG_TMR4_PAUSE:	TMR4 是否计数的 DEBUG 设置
DEBUG_CAN1_PAUSE:	CAN1 接收寄存器是否继续工作的 DEBUG 设置

DEBUG_TMR8_PAUSE:	TMR8 是否计数的 DEBUG 设置
DEBUG_TMR5_PAUSE:	TMR5 是否计数的 DEBUG 设置
DEBUG_TMR6_PAUSE:	TMR6 是否计数的 DEBUG 设置
DEBUG_TMR7_PAUSE:	TMR7 是否计数的 DEBUG 设置
DEBUG_CAN2_PAUSE:	CAN2 接收寄存器是否继续工作的 DEBUG 设置
DEBUG_TMR12_PAUSE:	TMR12 是否计数的 DEBUG 设置
DEBUG_TMR13_PAUSE:	TMR13 是否计数的 DEBUG 设置
DEBUG_TMR14_PAUSE:	TMR14 是否计数的 DEBUG 设置
DEBUG_TMR9_PAUSE:	TMR9 是否计数的 DEBUG 设置
DEBUG_TMR10_PAUSE:	TMR10 是否计数的 DEBUG 设置
DEBUG_TMR11_PAUSE:	TMR11 是否计数的 DEBUG 设置

示例

```
/* enable tmr1 debug mode */
debug_periph_mode_set(DEBUG_TMR1_PAUSE, TRUE);
```

## 5.10 外部中断/事件控制器 (EXINT)

EXINT 寄存器结构 `exint_type`，定义于文件“at32f403a\_407\_exint.h”如下：

```
/**
 * @brief type define exint register all
 */
typedef struct
{
    ...
} exint_type;
```

下表给出了 EXINT 寄存器总览：

表 180. EXINT 寄存器总览

寄存器	描述
inten	中断使能寄存器
evten	事件使能寄存器
polcfg1	极性配置寄存器 1
polcfg2	极性配置寄存器 2
swtrg	软件触发寄存器
intsts	中断状态寄存器

下表给出了 EXINT 寄存器总览：

表 181. EXINT 库函数总览

函数名	描述
exint_reset	将 EXINT 所有寄存器值恢复到复位值
exint_default_para_init	给 EXINT 初始化结构体赋初值
exint_init	EXINT 初始化
exint_flag_clear	清除选定 EXINT 的中断标志位
exint_flag_get	读取选定 EXINT 的中断标志位

exint_software_interrupt_event_generate	软件中断事件产生
exint_interrupt_enable	使能选定的 EXINT 中断
exint_event_enable	使能选定的 EXINT 事件

### 5.10.1 函数 exint\_reset

下表描述了函数 exint\_reset

表 182. 函数 exint\_reset

项目	描述
函数名	exint_reset
函数原型	void exint_reset(void);
功能描述	将 EXINT 所有寄存器值恢复到复位值
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	crm_periph_reset();

示例

```
exint_reset ();
```

### 5.10.2 函数 exint\_default\_para\_init

下表描述了函数 exint\_default\_para\_init

表 183. 函数 exint\_default\_para\_init

项目	描述
函数名	exint_default_para_init
函数原型	void exint_default_para_init(exint_init_type *exint_struct);
功能描述	给 EXINT 初始化结构体赋初值
输入参数 1	exint_struct: 指向 <a href="#">exint_init_type</a> 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 exint_init_type 类型的变量
被调用函数	无

示例

```
exint_init_type exint_init_struct;
exint_default_para_init(&exint_init_struct);
```

### 5.10.3 函数 exint\_init

下表描述了函数 exint\_init

表 184. 函数 exint\_init

项目	描述
函数名	exint_init
函数原型	void exint_init(exint_init_type *exint_struct);
功能描述	EXINT 初始化
输入参数 1	<i>exint_init_type</i> : 指向 exint_init_struct 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 exint_init_type 类型的变量
被调用函数	无

exint\_init\_type 在 at32f403a\_407\_exint.h 中定义:

```
typedef struct
```

```
{
    exint_line_mode_type          line_mode;
    uint32_t                      line_select;
    exint_polarity_config_type    line_polarity;
    confirm_state                 line_enable;
} exint_init_type;
```

#### line\_mode

选择事件模式或中断模式

EXINT\_LINE\_INTERRUPT: 中断模式

EXINT\_LINE\_EVENT: 事件模式

#### line\_select

line 选择

EXINT\_LINE\_NONE: 不选择任何 line

EXINT\_LINE\_0: 选择 line0

EXINT\_LINE\_1: 选择 line1

...

EXINT\_LINE\_18: 选择 line18

EXINT\_LINE\_19: 选择 line19

#### line\_polarity

触发沿选择

EXINT\_TRIGGER\_RISING\_EDGE: 上升沿

EXINT\_TRIGGER\_FALLING\_EDGE: 下降沿

EXINT\_TRIGGER\_BOTH\_EDGE: 上升沿/下降沿均选择

#### line\_enable

使能/关闭选定 line。

FALSE: 关闭选定 line

TRUE: 使能选定 line

#### 示例

```
exint_init_type exint_init_struct;
exint_default_para_init(&exint_init_struct);
exint_init_struct.line_enable = TRUE;
```

```

exint_init_struct.line_mode = EXINT_LINE_INTERRUPT;
exint_init_struct.line_select = EXINT_LINE_0;
exint_init_struct.line_polarity = EXINT_TRIGGER_RISING_EDGE;
exint_init(&exint_init_struct);

```

### 5.10.4 函数 exint\_flag\_clear

下表描述了函数 exint\_flag\_clear

表 185. 函数 exint\_flag\_clear

项目	描述
函数名	exint_flag_clear
函数原型	void exint_flag_clear(uint32_t exint_line);
功能描述	清除选定 EXINT 的中断标志位
输入参数	exint_line: line 选择 取值范围: 参考前文的 <a href="#">line_select</a> 值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
exint_flag_clear(EXINT_LINE_0);
```

### 5.10.5 函数 exint\_flag\_get

下表描述了函数 exint\_flag\_get

表 186. 函数 exint\_flag\_get

项目	描述
函数名	exint_flag_get
函数原型	flag_status exint_flag_get(uint32_t exint_line);
功能描述	获取选定 EXINT 的中断标志位
输入参数	exint_line: line 选择 该参数详细描述见 <a href="#">line_select</a>
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET, RESET.
先决条件	无
被调用函数	无

#### 示例

```

flag_status status = RESET;
status = exint_flag_get(EXINT_LINE_0);

```

## 5.10.6 函数 `exint_software_interrupt_event_generate`

下表描述了函数 `exint_software_interrupt_event_generate`

表 187. 函数 `exint_software_interrupt_event_generate`

项目	描述
函数名	<code>exint_software_interrupt_event_generate</code>
函数原型	<code>void exint_software_interrupt_event_generate(uint32_t exint_line);</code>
功能描述	软件中断事件产生
输入参数	<code>exint_line</code> : line 选择 取值范围: 参考前文的 <a href="#">line_select</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
exint_software_interrupt_event_generate (EXINT_LINE_0);
```

## 5.10.7 函数 `exint_interrupt_enable`

下表描述了函数 `exint_interrupt_enable`

表 188. 函数 `exint_interrupt_enable`

项目	描述
函数名	<code>exint_interrupt_enable</code>
函数原型	<code>void exint_interrupt_enable(uint32_t exint_line, confirm_state new_state);</code>
功能描述	使能选定的 EXINT 中断
输入参数 1	<code>exint_line</code> : line 选择 取值范围: 参考前文的 <a href="#">line_select</a>
输入参数 2	<code>new_state</code> : 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
exint_interrupt_enable (EXINT_LINE_0);
```

## 5.10.8 函数 `exint_event_enable`

下表描述了函数 `exint_event_enable`

表 189. 函数 `exint_event_enable`

项目	描述
函数名	<code>exint_event_enable</code>

项目	描述
函数原型	void exint_event_enable(uint32_t exint_line, confirm_state new_state);
功能描述	使能选定的 EXINT 事件
输入参数 1	exint_line: line 选择 取值范围: 参考前文的 <a href="#">line_select</a>
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一 : FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
exint_event_enable (EXINT_LINE_0);
```

## 5.11 闪存控制器（FLASH）

FLASH 寄存器结构 flash\_type，定义于文件“at32f403a\_407\_flash.h”如下：

```
/**
 * @brief type define flash register all
 */
typedef struct
{
    ...
} flash_type;
```

下表给出了 FLASH 寄存器总览：

表 190. FLASH 寄存器对应表

寄存器	描述
flash_psr	闪存性能选择寄存器
flash_unlock	闪存解锁寄存器
flash_usd_unlock	闪存用户系统数据解锁寄存器
flash_sts	闪存状态寄存器
flash_ctrl	闪存控制寄存器
flash_addr	闪存地址寄存器
flash_usd	用户系统数据寄存器
flash_epps	擦除编程保护状态寄存器
flash_unlock2	闪存解锁寄存器 2
flash_sts2	闪存状态寄存器 2
flash_ctrl2	闪存控制寄存器 2
flash_addr2	闪存地址寄存器 2
flash_unlock3	闪存解锁寄存器 3
flash_select	闪存选择寄存器
flash_sts3	闪存状态寄存器 3
flash_ctrl3	闪存控制寄存器 3

寄存器	描述
flash_addr3	闪存地址寄存器 3
flash_da	闪存解密地址寄存器
slib_sts0	闪存安全库区状态寄存器 0
slib_sts1	闪存安全库区状态寄存器 1
slib_pwd_clr	闪存安全库区密码清除寄存器
slib_misc_sts	闪存安全库区额外状态寄存器
slib_set_pwd	闪存安全库区密码设定寄存器
slib_set_range	闪存安全库区地址设定寄存器
slib_unlock	闪存安全库区解锁寄存器
flash_crc_ctrl	闪存 CRC 校验控制寄存器
flash_crc_chkr	闪存 CRC 校验结果寄存器

下表给出了 FLASH 库函数总览：

表 191. FLASH 库函数总览

函数名	描述
flash_flag_get	获取标志状态
flash_flag_clear	清除已置位的标志
flash_operation_status_get	操作状态获取（内部闪存块 1）
flash_bank1_operation_status_get	内部闪存块 1 操作状态获取
flash_bank2_operation_status_get	内部闪存块 2 操作状态获取
flash_spim_operation_status_get	外部闪存操作状态获取
flash_operation_wait_for	等待操作完成（内部闪存块 1）
flash_bank1_operation_wait_for	等待内部闪存块 1 操作完成
flash_bank2_operation_wait_for	等待内部闪存块 2 操作完成
flash_spim_operation_wait_for	等待外部闪存操作完成
flash_unlock	闪存解锁（内部闪存块 1 和 2）
flash_bank1_unlock	内部闪存块 1 解锁
flash_bank2_unlock	内部闪存块 2 解锁
flash_spim_unlock	外部闪存解锁
flash_lock	闪存锁定（内部闪存块 1 和 2）
flash_bank1_lock	内部闪存块 1 锁定
flash_bank2_lock	内部闪存块 2 锁定
flash_spim_lock	外部闪存锁定
flash_sector_erase	扇区擦除
flash_internal_all_erase	内部闪存擦除
flash_bank1_erase	内部闪存块 1 擦除
flash_bank2_erase	内部闪存块 2 擦除
flash_spim_all_erase	外部闪存擦除
flash_user_system_data_erase	用户系统数据区擦除
flash_word_program	闪存按字编程
flash_halfword_program	闪存按半字编程
flash_byte_program	闪存按字节编程
flash_user_system_data_program	用户系统数据区编程

函数名	描述
flash_epp_set	擦除编程保护设置
flash_epp_status_get	擦除编程保护状态获取
flash_fap_enable	访问保护设置
flash_fap_status_get	访问保护状态获取
flash_ssb_set	系统配置字节设置
flash_ssb_status_get	系统配置字节状态获取
flash_interrupt_enable	闪存中断配置
flash_spim_model_select	外部闪存类型选择
flash_spim_encryption_range_set	外部闪存加密范围设置
flash_slib_enable	安全库区使能
flash_slib_disable	安全库区失能
flash_slib_remaining_count_get	安全库区剩余可使用次数
flash_slib_state_get	安全库区状态获取
flash_slib_start_sector_get	安全库区开始扇区获取
flash_slib_datastart_sector_get	安全库区数据区开始扇区获取
flash_slib_end_sector_get	安全库区结束扇区获取
flash_crc_calibrate	闪存 CRC 校验

### 5.11.1 函数 flash\_flag\_get

下表描述了函数 flash\_flag\_get

表 192. 函数 flash\_flag\_get

项目	描述
函数名	flash_flag_get
函数原型	flag_status flash_flag_get(uint32_t flash_flag);
功能描述	获取标志位状态
输入参数	flash_flag: 需要获取状态的标志选择
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET, RESET.
先决条件	无
被调用函数	无

#### flash\_flag

可获取的闪存状态标志

FLASH_OBF_FLAG:	闪存操作忙标志 (内部闪存块 1)
FLASH_ODF_FLAG:	闪存操作完成标志 (内部闪存块 1)
FLASH_PRGMERR_FLAG:	闪存编程错误标志 (内部闪存块 1)
FLASH_EPPERR_FLAG:	闪存擦写错误标志 (内部闪存块 1)
FLASH_BANK1_OBF_FLAG:	内部闪存块 1 操作忙标志
FLASH_BANK1_ODF_FLAG:	内部闪存块 1 操作完成标志
FLASH_BANK1_PRGMERR_FLAG:	内部闪存块 1 编程错误标志
FLASH_BANK1_EPPERR_FLAG:	内部闪存块 1 擦写错误标志
FLASH_BANK2_OBF_FLAG:	内部闪存块 2 操作忙标志
FLASH_BANK2_ODF_FLAG:	内部闪存块 2 操作完成标志

FLASH_BANK2_PRGMERR_FLAG:	内部闪存块 2 编程错误标志
FLASH_BANK2_EPPERR_FLAG:	内部闪存块 2 擦写错误标志
FLASH_SPIIM_OBF_FLAG:	外部闪存操作忙标志
FLASH_SPIIM_ODF_FLAG:	外部闪存操作完成标志
FLASH_SPIIM_PRGMERR_FLAG:	外部闪存编程错误标志
FLASH_SPIIM_EPPERR_FLAG:	外部闪存擦写错误标志
FLASH_USDERR_FLAG:	用户系统数据区错误标志

示例

```
flag_status status;
status = flash_flag_get (FLASH_ODF_FLAG);
```

## 5.11.2 函数 flash\_flag\_clear

下表描述了函数 flash\_flag\_clear

表 193. 函数 flash\_flag\_clear

项目	描述
函数名	flash_flag_clear
函数原型	void flash_flag_clear(uint32_t flash_flag);
功能描述	清除标志位
输入参数	flash_flag: 待清除的标志选择
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### flash\_flag

可清除的闪存状态标志

FLASH_ODF_FLAG:	闪存操作完成标志（内部闪存块 1）
FLASH_PRGMERR_FLAG:	闪存编程错误标志（内部闪存块 1）
FLASH_EPPERR_FLAG:	闪存擦写错误标志（内部闪存块 1）
FLASH_BANK1_ODF_FLAG:	内部闪存块 1 操作完成标志
FLASH_BANK1_PRGMERR_FLAG:	内部闪存块 1 编程错误标志
FLASH_BANK1_EPPERR_FLAG:	内部闪存块 1 擦写错误标志
FLASH_BANK2_ODF_FLAG:	内部闪存块 2 操作完成标志
FLASH_BANK2_PRGMERR_FLAG:	内部闪存块 2 编程错误标志
FLASH_BANK2_EPPERR_FLAG:	内部闪存块 2 擦写错误标志
FLASH_SPIIM_ODF_FLAG:	外部闪存操作完成标志
FLASH_SPIIM_PRGMERR_FLAG:	外部闪存编程错误标志
FLASH_SPIIM_EPPERR_FLAG:	外部闪存擦写错误标志

示例

```
flash_flag_clear(FLASH_ODF_FLAG);
```

## 5.11.3 函数 flash\_operation\_status\_get

下表描述了函数 flash\_operation\_status\_get

表 194. 函数 flash\_operation\_status\_get

项目	描述
函数名	flash_operation_status_get
函数原型	flash_status_type flash_operation_status_get(void);
功能描述	获取操作状态
输入参数	无
输出参数	无
返回值	操作状态，该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

**flash\_status\_type**

FLASH\_OPERATE\_BUSY: 闪存操作忙  
 FLASH\_PROGRAM\_ERROR: 闪存编程错误  
 FLASH\_EPP\_ERROR: 闪存擦写错误  
 FLASH\_OPERATE\_DONE: 闪存操作完成  
 FLASH\_OPERATE\_TIMEOUT: 闪存操作超时

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
/* check for the flash status */
status = flash_operation_status_get();
```

**5.11.4 函数 flash\_bank1\_operation\_status\_get**

下表描述了函数 flash\_bank1\_operation\_status\_get

表 195. 函数 flash\_bank1\_operation\_status\_get

项目	描述
函数名	flash_bank1_operation_status_get
函数原型	flash_status_type flash_bank1_operation_status_get (void);
功能描述	获取内部闪存块 1 操作状态
输入参数	无
输出参数	无
返回值	操作状态，该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
/* check for the flash status */
status = flash_bank1_operation_status_get();
```

**5.11.5 函数 flash\_bank2\_operation\_status\_get**

下表描述了函数 flash\_bank2\_operation\_status\_get

表 196. 函数 flash\_bank2\_operation\_status\_get

项目	描述
函数名	flash_bank2_operation_status_get
函数原型	flash_status_type flash_bank2_operation_status_get (void);
功能描述	获取内部闪存块 2 操作状态
输入参数	无
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
/* check for the flash status */
status = flash_bank2_operation_status_get();
```

### 5.11.6 函数 flash\_spim\_operation\_status\_get

下表描述了函数 flash\_spim\_operation\_status\_get

表 197. 函数 flash\_spim\_operation\_status\_get

项目	描述
函数名	flash_spim_operation_status_get
函数原型	flash_status_type flash_spim_operation_status_get (void);
功能描述	获取外部闪存操作状态
输入参数	无
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
/* check for the flash status */
status = flash_spim_operation_status_get();
```

### 5.11.7 函数 flash\_operation\_wait\_for

下表描述了函数 flash\_operation\_wait\_for

表 198. 函数 flash\_operation\_wait\_for

项目	描述
函数名	flash_operation_wait_for
函数原型	flash_status_type flash_operation_wait_for(uint32_t time_out);
功能描述	等待闪存操作
输入参数	time_out: 等待的超时退出时间 该参数在 flash.h 头文件中定义了部分常用的超时时间, 详细描述见 <a href="#">flash_time_out</a>
输出参数	无

项目	描述
返回值	操作状态，该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## flash\_time\_out

ERASE\_TIMEOUT: 擦除超时  
 PROGRAMMING\_TIMEOUT: 编程超时  
 SPIM\_ERASE\_TIMEOUT: 外部闪存擦除超时  
 SPIM\_PROGRAMMING\_TIMEOUT: 外部闪存编程超时  
 OPERATION\_TIMEOUT: 一般操作超时

### 示例

```
/* wait for operation to be completed */
status = flash_operation_wait_for(PROGRAMMING_TIMEOUT);
```

## 5.11.8 函数 flash\_bank1\_operation\_wait\_for

下表描述了函数 flash\_bank1\_operation\_wait\_for

表 199. 函数 flash\_bank1\_operation\_wait\_for

项目	描述
函数名	flash_bank1_operation_wait_for
函数原型	flash_status_type flash_bank1_operation_wait_for(uint32_t time_out);
功能描述	等待内部闪存块 1 操作
输入参数	time_out: 等待的超时退出时间 该参数在 flash.h 头文件中定义了部分常用的超时时间，详细描述见 <a href="#">flash_time_out</a>
输出参数	无
返回值	操作状态，该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

### 示例

```
/* wait for operation to be completed */
status = flash_bank1_operation_wait_for(PROGRAMMING_TIMEOUT);
```

## 5.11.9 函数 flash\_bank2\_operation\_wait\_for

下表描述了函数 flash\_bank2\_operation\_wait\_for

表 200. 函数 flash\_bank2\_operation\_wait\_for

项目	描述
函数名	flash_bank2_operation_wait_for
函数原型	flash_status_type flash_bank2_operation_wait_for(uint32_t time_out);
功能描述	等待内部闪存块 2 操作
输入参数	time_out: 等待的超时退出时间 该参数在 flash.h 头文件中定义了部分常用的超时时间，详细描述见 <a href="#">flash_time_out</a>
输出参数	无
返回值	操作状态，该参数详细描述见 <a href="#">flash_status_type</a>

项目	描述
先决条件	无
被调用函数	无

## 示例

```
/* wait for operation to be completed */
status = flash_bank2_operation_wait_for(PROGRAMMING_TIMEOUT);
```

### 5.11.10 函数 flash\_spim\_operation\_wait\_for

下表描述了函数 flash\_spim\_operation\_wait\_for

表 201. 函数 flash\_spim\_operation\_wait\_for

项目	描述
函数名	flash_spim_operation_wait_for
函数原型	flash_status_type flash_spim_operation_wait_for(uint32_t time_out);
功能描述	等待外部闪存操作
输入参数	time_out: 等待的超时退出时间 该参数在 flash.h 头文件中定义了部分常用的超时时间，详细描述见 <a href="#">flash_time_out</a>
输出参数	无
返回值	操作状态，该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## 示例

```
/* wait for operation to be completed */
status = flash_spim_operation_wait_for(PROGRAMMING_TIMEOUT);
```

### 5.11.11 函数 flash\_unlock

下表描述了函数 flash\_unlock

表 202. 函数 flash\_unlock

项目	描述
函数名	flash_unlock
函数原型	void flash_unlock(void);
功能描述	解锁内部闪存控制寄存器
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
flash_unlock();
```

### 5.11.12 函数 flash\_bank1\_unlock

下表描述了函数 flash\_bank1\_unlock

表 203. 函数 flash\_bank1\_unlock

项目	描述
函数名	flash_bank1_unlock
函数原型	void flash_bank1_unlock(void);
功能描述	解锁内部闪存块 1 控制寄存器
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
flash_bank1_unlock();
```

### 5.11.13 函数 flash\_bank2\_unlock

下表描述了函数 flash\_bank2\_unlock

表 204. 函数 flash\_bank2\_unlock

项目	描述
函数名	flash_bank2_unlock
函数原型	void flash_bank2_unlock(void);
功能描述	解锁内部闪存块 2 控制寄存器
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
flash_bank2_unlock();
```

### 5.11.14 函数 flash\_spim\_unlock

下表描述了函数 flash\_spim\_unlock

表 205. 函数 flash\_spim\_unlock

项目	描述
函数名	flash_spim_unlock
函数原型	void flash_spim_unlock(void);
功能描述	解锁外部闪存控制寄存器
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
flash_spim_unlock();
```

### 5.11.15 函数 flash\_lock

下表描述了函数 flash\_lock

表 206. 函数 flash\_lock

项目	描述
函数名	flash_lock
函数原型	void flash_lock(void);
功能描述	锁定内部闪存控制寄存器
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

flash_lock();
---------------

### 5.11.16 函数 flash\_bank1\_lock

下表描述了函数 flash\_bank1\_lock

表 207. 函数 flash\_bank1\_lock

项目	描述
函数名	flash_bank1_lock
函数原型	void flash_bank1_lock(void);
功能描述	锁定内部闪存块 1 控制寄存器
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

flash_bank1_lock();
---------------------

### 5.11.17 函数 flash\_bank2\_lock

下表描述了函数 flash\_bank2\_lock

表 208. 函数 flash\_bank2\_lock

项目	描述
函数名	flash_bank2_lock
函数原型	void flash_bank2_lock(void);
功能描述	锁定内部闪存块 2 控制寄存器
输入参数	无
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

示例

<code>flash_bank2_lock();</code>
----------------------------------

### 5.11.18 函数 flash\_spim\_lock

下表描述了函数 flash\_spim\_lock

表 209. 函数 flash\_spim\_lock

项目	描述
函数名	flash_spim_lock
函数原型	void flash_spim_lock(void);
功能描述	锁定外部闪存控制寄存器
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

<code>flash_spim_lock();</code>
---------------------------------

### 5.11.19 函数 flash\_sector\_erase

下表描述了函数 flash\_sector\_erase

表 210. 函数 flash\_sector\_erase

项目	描述
函数名	flash_sector_erase
函数原型	flash_status_type flash_sector_erase(uint32_t sector_address);
功能描述	擦除指定地址所在扇区的闪存数据
输入参数	sector_address: 需要擦除的扇区所在地址, 通常输入扇区的起始地址
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

示例

<code>flash_status_type status = FLASH_OPERATE_DONE;</code> <code>flash_unlock();</code> <code>status = flash_sector_erase(0x08001000);</code>
--

### 5.11.20 函数 flash\_internal\_all\_erase

下表描述了函数 flash\_internal\_all\_erase

表 211. 函数 flash\_internal\_all\_erase

项目	描述
函数名	flash_internal_all_erase
函数原型	flash_status_type flash_internal_all_erase(void);
功能描述	擦除内部闪存数据
输入参数	无
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
flash_unlock();
status = flash_internal_all_erase();
```

## 5.11.21 函数 flash\_bank1\_erase

下表描述了函数 flash\_bank1\_erase

表 212. 函数 flash\_bank1\_erase

项目	描述
函数名	flash_bank1_erase
函数原型	flash_status_type flash_bank1_erase(void);
功能描述	擦除内部闪存块 1 数据
输入参数	无
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
flash_bank1_unlock();
status = flash_bank1_erase();
```

## 5.11.22 函数 flash\_bank2\_erase

下表描述了函数 flash\_bank2\_erase

表 213. 函数 flash\_bank2\_erase

项目	描述
函数名	flash_bank2_erase
函数原型	flash_status_type flash_bank2_erase(void);
功能描述	擦除内部闪存块 2 数据
输入参数	无
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>

项目	描述
先决条件	无
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
flash_bank2_unlock();
status = flash_bank2_erase();
```

### 5.11.23 函数 flash\_spim\_all\_erase

下表描述了函数 flash\_spim\_all\_erase

表 214. 函数 flash\_spim\_all\_erase

项目	描述
函数名	flash_spim_all_erase
函数原型	flash_status_type flash_spim_all_erase(void);
功能描述	擦除外部闪存数据
输入参数	无
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
flash_spim_unlock();
status = flash_spim_all_erase();
```

### 5.11.24 函数 flash\_user\_system\_data\_erase

下表描述了函数 flash\_user\_system\_data\_erase

表 215. 函数 flash\_user\_system\_data\_erase

项目	描述
函数名	flash_user_system_data_erase
函数原型	flash_status_type flash_user_system_data_erase(void);
功能描述	擦除用户系统数据区数据
输入参数	无
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

注意: 该函数会保持执行前闪存访问保护 (FAP) 的状态, 仅擦除用户系统数据区除了FAP之外的其余数据

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
flash_unlock();
```

```
status = flash_user_system_data_erase();
```

### 5.11.25 函数 flash\_word\_program

下表描述了函数 flash\_word\_program

表 216. 函数 flash\_word\_program

项目	描述
函数名	flash_word_program
函数原型	flash_status_type flash_word_program(uint32_t address, uint32_t data);
功能描述	编程一个字的数据到指定的地址
输入参数 1	address: 编程的地址, 需字对齐
输入参数 2	data: 编程的数据
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	该地址的闪存数据必须全是 0xFF 才允许编程
被调用函数	无

#### 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
uint32_t i;
flash_unlock();
status = flash_sector_erase(0x08001000);
if(status == FLASH_OPERATE_DONE)
{
    /* program 256 words */
    for(i = 0; i < 256; i++)
    {
        status = flash_word_program(0x08001000 + i*4, i);
    }
}
```

### 5.11.26 函数 flash\_halfword\_program

下表描述了函数 flash\_halfword\_program

表 217. 函数 flash\_halfword\_program

项目	描述
函数名	flash_halfword_program
函数原型	flash_status_type flash_halfword_program(uint32_t address, uint16_t data);
功能描述	编程一个半字的数据到指定的地址
输入参数 1	address: 编程的地址, 需半字对齐
输入参数 2	data: 编程的数据
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	该地址的闪存数据必须全是 0xFF 才允许编程
被调用函数	无

## 示例

```

flash_status_type status = FLASH_OPERATE_DONE;
uint32_t i;
flash_unlock();
status = flash_sector_erase(0x08001000);
if(status == FLASH_OPERATE_DONE)
{
    /* program 256 halfwords */
    for(i = 0; i < 256; i++)
    {
        status = flash_halfword_program(0x08001000 + i*2, (uint16_t)i);
    }
}

```

### 5.11.27 函数 flash\_byte\_program

下表描述了函数 flash\_byte\_program

表 218. 函数 flash\_byte\_program

项目	描述
函数名	flash_byte_program
函数原型	flash_status_type flash_byte_program(uint32_t address, uint8_t data);
功能描述	编程一个字节的的数据到指定的地址
输入参数 1	address: 编程的地址
输入参数 2	data: 编程的数据
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	该地址的闪存数据必须是 0xFF 才允许编程
被调用函数	无

## 示例

```

flash_status_type status = FLASH_OPERATE_DONE;
uint32_t i;
flash_unlock();
status = flash_sector_erase(0x08001000);
if(status == FLASH_OPERATE_DONE)
{
    /* program 256 bytes */
    for(i = 0; i < 256; i++)
    {
        status = flash_byte_program(0x08001000 + i*2, (uint8_t)i);
    }
}

```

### 5.11.28 函数 flash\_user\_system\_data\_program

下表描述了函数 flash\_user\_system\_data\_program

表 219. 函数 flash\_user\_system\_data\_program

项目	描述
函数名	flash_user_system_data_program
函数原型	flash_status_type flash_user_system_data_program (uint32_t address, uint8_t data);
功能描述	编程一个字节的数据到指定的用户系统数据区地址
输入参数 1	address: 编程的地址
输入参数 2	data: 编程的数据
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	该地址的用户系统数据及其反码数据必须都是 0xFF 才允许编程
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
flash_unlock();
status = flash_user_system_data_erase();
if(status == FLASH_OPERATE_DONE)
{
    /* program user system data */
    status = flash_user_system_data_program(0x1FFFF804, 0x55);
}
```

## 5.11.29 函数 flash\_epp\_set

下表描述了函数 flash\_epp\_set

表 220. 函数 flash\_epp\_set

项目	描述
函数名	flash_epp_set
函数原型	flash_status_type flash_epp_set(uint32_t *sector_bits);
功能描述	配置擦除编程保护
输入参数	*sector_bits: 擦除编程保护扇区地址范围的指针, 每一位保护 4KB 范围的扇区, 最后一位保护剩余的扇区, 位置 1 表示开启对应范围扇区的保护
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
uint32_t epp_val;
flash_unlock();
status = flash_user_system_data_erase();
if(status == FLASH_OPERATE_DONE)
{
    epp_val = 0x00000001;
    /* program epp */
}
```

```

status = flash_epp_set(&epp_val);
}

```

### 5.11.30 函数 flash\_epp\_status\_get

下表描述了函数 flash\_epp\_status\_get

表 221. 函数 flash\_epp\_status\_get

项目	描述
函数名	flash_epp_status_get
函数原型	void flash_epp_status_get(uint32_t *sector_bits);
功能描述	获取擦除编程保护状态
输入参数	无
输出参数	*sector_bits: 擦除编程保护扇区地址范围的指针, 每一位保护 4KB 范围的扇区, 最后一位保护剩余的扇区, 位置 1 表示开启对应范围扇区的保护
返回值	无
先决条件	无
被调用函数	无

示例

```

uint32_t epp_val;
/* get epp status */
flash_epp_status_get(&epp_val);

```

### 5.11.31 函数 flash\_fap\_enable

下表描述了函数 flash\_fap\_enable

表 222. 函数 flash\_fap\_enable

项目	描述
函数名	flash_fap_enable
函数原型	flash_status_type flash_fap_enable(confirm_state new_state);
功能描述	配置访问保护
输入参数	new_state: 配置访问保护状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

注意: 该函数将擦除所有用户系统数据区数据, 如果调用之前有编程其他用户系统数据, 调用后需重新编程

示例

```

flash_status_type status = FLASH_OPERATE_DONE;
flash_unlock();
status = flash_fap_enable(TRUE);

```

### 5.11.32 函数 flash\_fap\_status\_get

下表描述了函数 flash\_fap\_status\_get

表 223. 函数 flash\_fap\_status\_get

项目	描述
函数名	flash_fap_status_get
函数原型	flag_status flash_fap_status_get(void);
功能描述	获取访问保护状态
输入参数	无
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET, RESET.
先决条件	无
被调用函数	无

示例

```
flag_status status;
status = flash_fap_status_get();
```

### 5.11.33 函数 flash\_ssb\_set

下表描述了函数 flash\_ssb\_set

表 224. 函数 flash\_ssb\_set

项目	描述
函数名	flash_ssb_set
函数原型	flash_status_type flash_ssb_set(uint8_t usd_ssb);
功能描述	配置系统配置字节
输入参数	usd_ssb: 系统配置字节值, 是其各组数据组合后的值, 必须包括其所有组数据。 各 bit 定义见 <a href="#">ssb_data_define</a>
输出参数	无
返回值	操作状态, 该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

ssb\_data\_define

type 1:

USD\_WDT\_ATO\_DISABLE: 看门狗自动启动失能

USD\_WDT\_ATO\_ENABLE: 看门狗自动启动使能

type 2:

USD\_DEPSLP\_NO\_RST: 进入深度睡眠时不产生复位

USD\_DEPSLP\_RST: 进入深度睡眠时产生复位

type 3:

USD\_STDBY\_NO\_RST: 进入待机模式时不产生复位

USD\_STDBY\_RST: 进入待机模式时产生复位

type 4:

FLASH\_BOOT\_FROM\_BANK1: 闪存从内部闪存块 1 启动

FLASH\_BOOT\_FROM\_BANK2: 闪存从内部闪存块 2 启动

## 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
flash_unlock();
status = flash_user_system_data_erase();
if(status == FLASH_OPERATE_DONE)
{
    status = flash_ssb_set(USD_WDT_ATO_DISABLE | USD_DEPSLP_NO_RST | USD_STDBY_RST |
FLASH_BOOT_FROM_BANK1);
}
```

### 5.11.34 函数 flash\_ssb\_status\_get

下表描述了函数 flash\_ssb\_status\_get

表 225. 函数 flash\_ssb\_status\_get

项目	描述
函数名	flash_ssb_status_get
函数原型	uint8_t flash_ssb_status_get(void);
功能描述	获取系统配置字节状态
输入参数	无
输出参数	无
返回值	系统配置字节值，该值对应 bit 含义可参考 <a href="#">ssb_data_define</a>
先决条件	无
被调用函数	无

## 示例

```
uint8_t ssb_val;
ssb_val = flash_ssb_status_get();
```

### 5.11.35 函数 flash\_interrupt\_enable

下表描述了函数 flash\_interrupt\_enable

表 226. 函数 flash\_interrupt\_enable

项目	描述
函数名	flash_interrupt_enable
函数原型	void flash_interrupt_enable(uint32_t flash_int, confirm_state new_state);
功能描述	配置闪存中断
输入参数 1	flash_int: 闪存中断类型，可以是任意类型组合，详细类型描述可见 <a href="#">flash_interrupt_type</a>
输入参数 2	new_state: 配置中断状态 该参数可以选取自其中之一：TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### flash\_interrupt\_type

FLASH_ERR_INT:	闪存错误中断
FLASH_ODF_INT:	闪存操作完成中断
FLASH_BANK1_ERR_INT:	内部闪存块 1 错误中断
FLASH_BANK1_ODF_INT:	内部闪存块 1 操作完成中断
FLASH_BANK2_ERR_INT:	内部闪存块 2 错误中断
FLASH_BANK2_ODF_INT:	内部闪存块 2 操作完成中断
FLASH_SPIM_ERR_INT:	外部闪存错误中断
FLASH_SPIM_ODF_INT:	外部闪存操作完成中断

示例

```
flash_interrupt_enable(FLASH_BANK1_ERR_INT | FLASH_BANK1_ODF_INT, TRUE);
```

### 5.11.36 函数 flash\_spim\_model\_select

下表描述了函数 flash\_spim\_model\_select

表 227. 函数 flash\_spim\_model\_select

项目	描述
函数名	flash_spim_model_select
函数原型	void flash_spim_model_select(flash_spim_model_type mode);
功能描述	选择外部闪存类型
输入参数	mode: 外部闪存类型, 类型种类见 <a href="#">flash_spim_mode_type</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**flash\_spim\_mode\_type**

FLASH\_SPIM\_MODEL1: 外部闪存类型 1

FLASH\_SPIM\_MODEL2: 外部闪存类型 2

示例

```
flash_spim_model_select(FLASH_SPIM_MODEL1);
```

### 5.11.37 函数 flash\_spim\_encryption\_range\_set

下表描述了函数 flash\_spim\_encryption\_range\_set

表 228. 函数 flash\_spim\_encryption\_range\_set

项目	描述
函数名	flash_spim_encryption_range_set
函数原型	void flash_spim_encryption_range_set(uint32_t decode_address);
功能描述	配置外部闪存数据加密范围
输入参数	decode_address: 加密范围地址, 需按字对齐, 该地址之前的数据为密文存储
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
flash_spim_encryption_range_set(0x08401000);
```

### 5.11.38 函数 flash\_slib\_enable

下表描述了函数 flash\_slib\_enable

表 229. 函数 flash\_slib\_enable

项目	描述
函数名	flash_slib_enable
函数原型	flash_status_type flash_slib_enable(uint32_t pwd, uint16_t start_sector, uint16_t data_start_sector, uint16_t end_sector);
功能描述	使能安全库区功能，并配置其地址范围
输入参数 1	pwd: 安全库区密码，安全库区数据为密文存储，加密计算跟其相关联，解除时需输入正确的密码
输入参数 2	start_sector: 安全库区开始扇区号码
输入参数 3	data_start_sector: 安全库区数据区开始扇区号码
输入参数 4	end_sector: 安全库区结束扇区号码
输出参数	无
返回值	操作状态，该参数详细描述见 <a href="#">flash_status_type</a>
先决条件	无
被调用函数	无

#### 示例

```
flash_status_type status = FLASH_OPERATE_DONE;
status = flash_slib_enable(0x12345678, 0x04, 0x05, 0x06);
```

### 5.11.39 函数 flash\_slib\_disable

下表描述了函数 flash\_slib\_disable

表 230. 函数 flash\_slib\_disable

项目	描述
函数名	flash_slib_disable
函数原型	error_status flash_slib_disable(uint32_t pwd);
功能描述	失能安全库区功能
输入参数	pwd: 安全库区密码，需输入正确的密码，否则必须复位后才能再次输入
输出参数	无
返回值	错误状态 该值为其中之一: ERROE, SUCCESS.
先决条件	无
被调用函数	无

注意: 调用该函数成功后会执行内部闪存全擦除操作

#### 示例

```
error_status status;
status = flash_slib_disable(0x12345678);
```

### 5.11.40 函数 flash\_slib\_remaining\_count\_get

下表描述了函数 flash\_slib\_remaining\_count\_get

表 231. 函数 flash\_slib\_remaining\_count\_get

项目	描述
函数名	flash_slib_remaining_count_get
函数原型	uint32_t flash_slib_remaining_count_get(void);
功能描述	获取安全库区功能剩余可使用次数
输入参数	无
输出参数	无
返回值	安全库区功能剩余可使用次数.
先决条件	无
被调用函数	无

示例

```
uint32_t num;
num = flash_slib_remaining_count_get();
```

### 5.11.41 函数 flash\_slib\_state\_get

下表描述了函数 flash\_slib\_state\_get

表 232. 函数 flash\_slib\_state\_get

项目	描述
函数名	flash_slib_state_get
函数原型	flag_status flash_slib_state_get(void);
功能描述	获取安全库区功能状态
输入参数	无
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET, RESET.
先决条件	无
被调用函数	无

示例

```
flag_status status;
status = flash_slib_state_get();
```

### 5.11.42 函数 flash\_slib\_start\_sector\_get

下表描述了函数 flash\_slib\_start\_sector\_get

表 233. 函数 flash\_slib\_start\_sector\_get

项目	描述
函数名	flash_slib_start_sector_get
函数原型	uint16_t flash_slib_start_sector_get(void);
功能描述	获取安全库区起始扇区号码
输入参数	无

项目	描述
输出参数	无
返回值	安全库区起始扇区号码
先决条件	无
被调用函数	无

## 示例

```
uint16_t num;
num = flash_slrb_start_sector_get();
```

### 5.11.43 函数 flash\_slrb\_datastart\_sector\_get

下表描述了函数 flash\_slrb\_datastart\_sector\_get

表 234. 函数 flash\_slrb\_datastart\_sector\_get

项目	描述
函数名	flash_slrb_datastart_sector_get
函数原型	uint16_t flash_slrb_datastart_sector_get(void);
功能描述	获取安全库区数据区起始扇区号码
输入参数	无
输出参数	无
返回值	安全库区数据区起始扇区号码
先决条件	无
被调用函数	无

## 示例

```
uint16_t num;
num = flash_slrb_datastart_sector_get();
```

### 5.11.44 函数 flash\_slrb\_end\_sector\_get

下表描述了函数 flash\_slrb\_end\_sector\_get

表 235. 函数 flash\_slrb\_end\_sector\_get

项目	描述
函数名	flash_slrb_end_sector_get
函数原型	uint16_t flash_slrb_end_sector_get(void);
功能描述	获取安全库区结束扇区号码
输入参数	无
输出参数	无
返回值	安全库区结束扇区号码
先决条件	无
被调用函数	无

## 示例

```
uint16_t num;
num = flash_slrb_end_sector_get();
```

### 5.11.45 函数 flash\_crc\_calibrate

下表描述了函数 flash\_crc\_calibrate

表 236. 函数 flash\_crc\_calibrate

项目	描述
函数名	flash_crc_calibrate
函数原型	uint32_t flash_crc_calibrate(uint32_t start_sector, uint32_t sector_cnt);
功能描述	内部闪存指定范围扇区的 CRC 计算
输入参数 1	start_sector: CRC 计算开始扇区号码
输入参数 2	sector_cnt: CRC 计算扇区个数
输出参数	无
返回值	计算的 CRC 值
先决条件	无
被调用函数	无

注意：计算的扇区不能既包括安全库区又包括普通区域，必须只能单一区域

示例

```
uint32_t crc_val;
crc_val = flash_crc_calibrate(0, 10);
```

## 5.12 通用和复用功能输入输出（GPIO/IOMUX）

GPIO 和 IOMUX 寄存器结构 gpio\_type 和 iomux\_type，定义于文件“at32f403a\_407\_gpio.h”如下：

```
/**
 * @brief type define gpio register all
 */
typedef struct
{

} gpio_type;

/**
 * @brief type define iomux register all
 */
typedef struct
{

} iomux_type;
```

下表给出了 GPIO 寄存器总览：

表 237. GPIO 寄存器对应表

寄存器	描述
cfglr	GPIO 配置低寄存器

寄存器	描述
cfghr	GPIO 配置高寄存器
idt	GPIO 输入数据寄存器
odt	GPIO 输出数据寄存器
scr	GPIO 设置/清除寄存器
clr	GPIO 清除寄存器
wpr	GPIO 写保护寄存器
hdrv	GPIO 极大电流推动/吸入能力切换控制寄存器

下表给出了 IOMUX 寄存器总览：

表 238. IOMUX 寄存器对应表

寄存器	描述
evtout	事件输出控制寄存器
remap	IO 复用重映射寄存器
exintc1	复用外部中断配置寄存器 1
exintc2	复用外部中断配置寄存器 2
exintc3	复用外部中断配置寄存器 3
exintc4	复用外部中断配置寄存器 4
remap2	IO 复用重映射寄存器 2
remap3	IO 复用重映射寄存器 3
remap4	IO 复用重映射寄存器 4
remap5	IO 复用重映射寄存器 5
remap6	IO 复用重映射寄存器 6
remap7	IO 复用重映射寄存器 7
remap8	IO 复用重映射寄存器 8

下表给出了 GPIO 和 IOMUX 库函数总览：

表 239. GPIO 和 IOMUX 库函数总览

函数名	描述
gpio_reset	GPIO 由 CRM 复位寄存器复位
gpio_iomux_reset	IOMUX 由 CRM 复位寄存器复位
gpio_init	初始化 GPIO 外设
gpio_default_para_init	初始化 GPIO 默认参数
gpio_input_data_bit_read	读取指定的 GPIO 输入端口的引脚
gpio_input_data_read	读取指定的 GPIO 输入端口
gpio_output_data_bit_read	读取指定的 GPIO 输出端口的引脚
gpio_output_data_read	读取指定的 GPIO 输出端口
gpio_bits_set	置位 GPIO 引脚
gpio_bits_reset	复位 GPIO 引脚
gpio_bits_write	写 GPIO 引脚值
gpio_port_write	写 GPIO 端口值
gpio_pin_wp_config	配置 GPIO 引脚写保护
gpio_pins_huge_driven_config	配置 GPIO 引脚极大电流推动/吸入能力

gpio_event_output_config	配置 GPIO 事件输出功能
gpio_event_output_enable	启用或禁用 GPIO 事件输出功能
gpio_pin_remap_config	配置引脚 IOMUX 功能
gpio_exint_line_config	配置 GPIO 外部中断线

### 5.12.1 函数 gpio\_reset

下表描述了函数 gpio\_reset

表 240. 函数 gpio\_reset

项目	描述
函数名	gpio_reset
函数原型	void gpio_reset(gpio_type *gpio_x);
功能描述	GPIO 由 CRM 复位寄存器复位
输入参数	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输出参数	无
返回值	无
先决条件	无
被调用函数	crm_periph_reset();

示例

gpio_reset(GPIOA);
--------------------

### 5.12.2 函数 gpio\_iomux\_reset

下表描述了函数 gpio\_iomux\_reset

表 241. 函数 gpio\_iomux\_reset

项目	描述
函数名	gpio_iomux_reset
函数原型	void gpio_iomux_reset ();
功能描述	IOMUX 由 CRM 复位寄存器复位
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	crm_periph_reset();

示例

gpio_iomux_reset();
---------------------

### 5.12.3 函数 gpio\_init

下表描述了函数 gpio\_init

表 242. 函数 gpio\_init

项目	描述
函数名	gpio_init

项目	描述
函数原型	void gpio_init(gpio_type *gpio_x, gpio_init_type *gpio_init_struct);
功能描述	初始化 GPIO 外设
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输入参数 2	gpio_init_struct: 指向结构体 gpio_init_type 的指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## gpio\_init\_type structure

gpio\_init\_type 在 at32f403a\_407\_gpio.h 中

typedef struct

```
{
    uint32_t          gpio_pins;
    gpio_output_type  gpio_out_type;
    gpio_pull_type    gpio_pull;
    gpio_mode_type    gpio_mode;
    gpio_drive_type   gpio_drive_strength;
} gpio_init_type;
```

## gpio\_pins

选择需要配置的 GPIO 引脚

GPIO\_PINS\_0: GPIO 引脚 0  
 GPIO\_PINS\_1: GPIO 引脚 1  
 GPIO\_PINS\_2: GPIO 引脚 2  
 GPIO\_PINS\_3: GPIO 引脚 3  
 GPIO\_PINS\_4: GPIO 引脚 4  
 GPIO\_PINS\_5: GPIO 引脚 5  
 GPIO\_PINS\_6: GPIO 引脚 6  
 GPIO\_PINS\_7: GPIO 引脚 7  
 GPIO\_PINS\_8: GPIO 引脚 8  
 GPIO\_PINS\_9: GPIO 引脚 9  
 GPIO\_PINS\_10: GPIO 引脚 10  
 GPIO\_PINS\_11: GPIO 引脚 11  
 GPIO\_PINS\_12: GPIO 引脚 12  
 GPIO\_PINS\_13: GPIO 引脚 13  
 GPIO\_PINS\_14: GPIO 引脚 14  
 GPIO\_PINS\_15: GPIO 引脚 15

## gpio\_out\_type

设置 GPIO 输出类型

GPIO\_OUTPUT\_PUSH\_PULL: GPIO 推挽输出模式  
 GPIO\_OUTPUT\_OPEN\_DRAIN: GPIO 开漏输出模式

## gpio\_pull

设置 GPIO 上下拉模式

GPIO\_PULL\_NONE: GPIO 无上下拉  
 GPIO\_PULL\_UP: GPIO 上拉模式

GPIO\_PULL\_DOWN: GPIO 下拉模式

### gpio\_mode

设置 GPIO 模式

GPIO\_MODE\_INPUT: 配置 GPIO 为输入模式

GPIO\_MODE\_OUTPUT: 配置 GPIO 为输出模式

GPIO\_MODE\_MUX: 配置 GPIO 为复用模式

GPIO\_MODE\_ANALOG: 配置 GPIO 为模拟模式

### gpio\_drive\_strength

设置 GPIO 驱动能力

GPIO\_DRIVE\_STRENGTH\_STRONGER: 较大电流推动/吸入能力

GPIO\_DRIVE\_STRENGTH\_MODERATE: 适中电流推动/吸入能力

示例

```
gpio_init_type gpio_init_struct;
gpio_init_struct.gpio_pins = GPIO_PINS_0;
gpio_init_struct.gpio_mode = GPIO_MODE_MUX;
gpio_init_struct.gpio_out_type = GPIO_OUTPUT_PUSH_PULL;
gpio_init_struct.gpio_pull = GPIO_PULL_NONE;
gpio_init_struct.gpio_drive_strength = GPIO_DRIVE_STRENGTH_STRONGER;
gpio_init(GPIOA, &gpio_init_struct);
```

## 5.12.4 函数 gpio\_default\_para\_init

下表描述了函数 gpio\_default\_para\_init

表 243. 函数 gpio\_default\_para\_init

项目	描述
函数名	gpio_default_para_init
函数原型	void gpio_default_para_init(gpio_init_type *gpio_init_struct);
功能描述	初始化 GPIO 默认参数
输入参数	gpio_init_struct: 指向结构体 gpio_init_type 的指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

下表描述了 gpio\_init\_struct 各个成员的默认值

表 244. gpio\_init\_struct 默认值

成员	默认值
gpio_pins	GPIO_PINS_ALL
gpio_mode	GPIO_MODE_INPUT
gpio_out_type	GPIO_OUTPUT_PUSH_PULL
gpio_pull	GPIO_PULL_NONE
gpio_drive_strength	GPIO_DRIVE_STRENGTH_STRONGER

示例

```
gpio_init_type gpio_init_struct;
gpio_default_para_init(&gpio_init_struct);
```

### 5.12.5 函数 gpio\_input\_data\_bit\_read

下表描述了函数 gpio\_input\_data\_bit\_read

表 245. 函数 gpio\_input\_data\_bit\_read

项目	描述
函数名	gpio_input_data_bit_read
函数原型	flag_status gpio_input_data_bit_read(gpio_type *gpio_x, uint16_t pins);
功能描述	读取指定的 GPIO 输入端口的引脚
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输入参数 2	pins: 将要配置的 GPIO 引脚, 参考 <a href="#">gpio_pins</a> 查看取值范围
输出参数	读取的 GPIO 输入引脚状态
返回值	无
先决条件	无
被调用函数	无

示例

```
gpio_input_data_bit_read(GPIOA, GPIO_PINS_0);
```

### 5.12.6 函数 gpio\_input\_data\_read

下表描述了函数 gpio\_input\_data\_read

表 246. 函数 gpio\_input\_data\_read

项目	描述
函数名	gpio_input_data_read
函数原型	uint16_t gpio_input_data_read(gpio_type *gpio_x);
功能描述	读取指定的 GPIO 输入端口
输入参数	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输出参数	读取的 GPIO 输入端口状态
返回值	无
先决条件	无
被调用函数	无

示例

```
gpio_input_data_read(GPIOA);
```

### 5.12.7 函数 gpio\_output\_data\_bit\_read

下表描述了函数 gpio\_output\_data\_bit\_read

表 247. 函数 gpio\_output\_data\_bit\_read

项目	描述
函数名	gpio_output_data_bit_read
函数原型	uint16_t gpio_output_data_bit_read(gpio_type *gpio_x);
功能描述	读取指定的 GPIO 输出端口的引脚

项目	描述
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输入参数 2	pins: 将要配置的 GPIO 引脚, 参考 <a href="#">gpio_pins</a> 查看取值范围
输出参数	读取的 GPIO 输出引脚状态
返回值	无
先决条件	无
被调用函数	无

### 示例

```
gpio_output_data_bit_read(GPIOA, GPIO_PINS_0);
```

## 5.12.8 函数 gpio\_output\_data\_read

下表描述了函数 gpio\_output\_data\_read

表 248. 函数 gpio\_output\_data\_read

项目	描述
函数名	gpio_output_data_read
函数原型	uint16_t gpio_output_data_read(gpio_type *gpio_x);
功能描述	读取指定的 GPIO 输出端口
输入参数	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输出参数	读取的 GPIO 输出端口状态
返回值	无
先决条件	无
被调用函数	无

### 示例

```
gpio_output_data_read(GPIOA);
```

## 5.12.9 函数 gpio\_bits\_set

下表描述了函数 gpio\_bits\_set

表 249. 函数 gpio\_bits\_set

项目	描述
函数名	gpio_bits_set
函数原型	void gpio_bits_set(gpio_type *gpio_x, uint16_t pins);
功能描述	置位 GPIO 引脚
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输入参数 2	pins: 将要配置的 GPIO 引脚, 参考 <a href="#">gpio_pins</a> 查看取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
gpio_bits_set(GPIOA, GPIO_PINS_0);
```

### 5.12.10 函数 gpio\_bits\_reset

下表描述了函数 gpio\_bits\_reset

表 250. 函数 gpio\_bits\_reset

项目	描述
函数名	gpio_bits_reset
函数原型	void gpio_bits_reset(gpio_type *gpio_x, uint16_t pins);
功能描述	复位 GPIO 引脚
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输入参数 2	pins: 将要配置的 GPIO 引脚, 参考 <a href="#">gpio_pins</a> 查看取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
gpio_bits_reset(GPIOA, GPIO_PINS_0);
```

### 5.12.11 函数 gpio\_bits\_write

下表描述了函数 gpio\_bits\_write

表 251. 函数 gpio\_bits\_write

项目	描述
函数名	gpio_bits_write
函数原型	void gpio_bits_write(gpio_type *gpio_x, uint16_t pins, confirm_state bit_state);
功能描述	写 GPIO 引脚值
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输入参数 2	pins: 将要配置的 GPIO 引脚, 参考 <a href="#">gpio_pins</a> 查看取值范围
输入参数 3	bit_state: 将要写入的 GPIO 引脚值, 可选择 1 (TRUE) 或 0 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
gpio_bits_write(GPIOA, GPIO_PINS_0, TRUE);
```

### 5.12.12 函数 gpio\_port\_write

下表描述了函数 gpio\_port\_write

表 252. 函数 gpio\_port\_write

项目	描述
函数名	gpio_port_write
函数原型	void gpio_port_write(gpio_type *gpio_x, uint16_t port_value);
功能描述	写 GPIO 端口值
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输入参数 2	port_value: 将要写入的端口值, 可取 0x0000~0xFFFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
gpio_port_write(GPIOA, 0xFFFF);
```

### 5.12.13 函数 gpio\_pin\_wp\_config

下表描述了函数 gpio\_pin\_wp\_config

表 253. 函数 gpio\_pin\_wp\_config

项目	描述
函数名	gpio_pin_wp_config
函数原型	void gpio_pin_wp_config(gpio_type *gpio_x, uint16_t pins);
功能描述	配置 GPIO 引脚写保护
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE
输入参数 2	pins: 将要配置的 GPIO 引脚, 参考 <a href="#">gpio_pins</a> 查看取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
gpio_pin_wp_config(GPIOA, GPIO_PINS_0);
```

### 5.12.14 函数 gpio\_pins\_huge\_driven\_config

下表描述了函数 gpio\_pins\_huge\_driven\_config

表 254. 函数 gpio\_pins\_huge\_driven\_config

项目	描述
函数名	gpio_pins_huge_driven_config
函数原型	void gpio_pins_huge_driven_config(gpio_type *gpio_x, uint16_t pins, confirm_state new_state);
功能描述	配置 GPIO 引脚极大电流推动/吸入能力
输入参数 1	gpio_x: 所选择的 GPIO 外设, 该参数可以选取自其中之一: GPIOA, GPIOB, GPIOC, GPIOD, GPIOE

项目	描述
输入参数 2	pins: 将要配置的 GPIO 引脚, 参考 <a href="#">gpio_pins</a> 查看取值范围
输入参数 3	new_state: 将要配置的极大电流推动/吸入能力状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
gpio_pins_huge_driven_config(GPIOA, GPIO_PINS_0, TRUE);
```

## 5.12.15 函数 gpio\_event\_output\_config

下表描述了函数 `gpio_event_output_config`

表 255. 函数 `gpio_event_output_config`

项目	描述
函数名	<code>gpio_event_output_config</code>
函数原型	<code>void gpio_event_output_config(gpio_port_source_type gpio_port_source, gpio_pins_source_type gpio_pin_source);</code>
功能描述	配置 GPIO 事件输出功能
输入参数 1	<code>gpio_port_source</code> : 将要配置的 GPIO 端口
输入参数 2	<code>gpio_pin_source</code> : 将要配置的 GPIO 引脚
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### gpio\_port\_source

设置 GPIO 端口

GPIO\_PORT\_SOURCE\_GPIOA: 选择 GPIO 端口 A

GPIO\_PORT\_SOURCE\_GPIOB: 选择 GPIO 端口 B

GPIO\_PORT\_SOURCE\_GPIOC: 选择 GPIO 端口 C

GPIO\_PORT\_SOURCE\_GPIOD: 选择 GPIO 端口 D

GPIO\_PORT\_SOURCE\_GPIOE: 选择 GPIO 端口 E

### gpio\_pin\_source

设置 GPIO 引脚

GPIO\_PINS\_SOURCE0: GPIO 引脚 0

GPIO\_PINS\_SOURCE1: GPIO 引脚 1

GPIO\_PINS\_SOURCE2: GPIO 引脚 2

GPIO\_PINS\_SOURCE3: GPIO 引脚 3

GPIO\_PINS\_SOURCE4: GPIO 引脚 4

GPIO\_PINS\_SOURCE5: GPIO 引脚 5

GPIO\_PINS\_SOURCE6: GPIO 引脚 6

GPIO\_PINS\_SOURCE7: GPIO 引脚 7

GPIO\_PINS\_SOURCE8: GPIO 引脚 8

GPIO\_PINS\_SOURCE9: GPIO 引脚 9

GPIO\_PINS\_SOURCE10: GPIO 引脚 10  
 GPIO\_PINS\_SOURCE11: GPIO 引脚 11  
 GPIO\_PINS\_SOURCE12: GPIO 引脚 12  
 GPIO\_PINS\_SOURCE13: GPIO 引脚 13  
 GPIO\_PINS\_SOURCE14: GPIO 引脚 14  
 GPIO\_PINS\_SOURCE15: GPIO 引脚 15

示例

```
gpio_event_output_config(GPIO_PORT_SOURCE_GPIOA, GPIO_PINS_SOURCE0);
```

## 5.12.16 函数 gpio\_event\_output\_enable

下表描述了函数 gpio\_event\_output\_enable

表 256. 函数 gpio\_event\_output\_enable

项目	描述
函数名	gpio_event_output_enable
函数原型	void gpio_event_output_enable(confirm_state new_state);
功能描述	启用或禁用 GPIO 事件输出功能
输入参数	new_state: 将要配置的 GPIO 事件输出状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
gpio_event_output_enable(TRUE);
```

## 5.12.17 函数 gpio\_pin\_remap\_config

下表描述了函数 gpio\_pin\_remap\_config

表 257. 函数 gpio\_pin\_remap\_config

项目	描述
函数名	gpio_pin_remap_config
函数原型	void gpio_pin_remap_config(uint32_t gpio_remap, confirm_state new_state);
功能描述	配置引脚 IOMUX 功能
输入参数 1	gpio_remap: 将要配置的 IOMUX 外设选项
输入参数 2	new_state: 将要配置的 IOMUX 功能状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### gpio\_remap

选择要配置的 IOMUX 外设, 由于参数选择很多, 这里就不一一列举, 详情可在参考手册进行查看

SPI1\_MUX\_01: spi1\_cs/i2s1\_ws(pa15), spi1\_sck/i2s1\_ck(pb3), spi1\_miso(pb4),  
 spi1\_mosi/i2s1\_sd(pb5), i2s1\_mck(pb0)

```
SPI1_MUX_10: spi1_cs/i2s1_ws(pa4), spi1_sck/i2s1_ck(pa5), spi1_miso(pa6),
spi1_mosi/i2s1_sd(pa7), i2s1_mck(pb6)
```

.....

```
USART6_GMUX: usart6_tx(pa4), usart6_rx(pa5)
```

```
UART7_GMUX: uart7_tx(pb4), uart7_rx(pb3)
```

示例

```
gpio_pin_remap_config(SPI1_MUX_01, TRUE);
```

## 5.12.18 函数 gpio\_exint\_line\_config

下表描述了函数 gpio\_exint\_line\_config

表 258. 函数 gpio\_exint\_line\_config

项目	描述
函数名	gpio_exint_line_config
函数原型	void gpio_exint_line_config(gpio_port_source_type gpio_port_source, gpio_pins_source_type gpio_pin_source);
功能描述	配置 GPIO 外部中断线
输入参数 1	gpio_port_source: 将要配置的 GPIO 端口
输入参数 2	gpio_pin_source: 将要配置的 GPIO 引脚
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### gpio\_port\_source

设置 GPIO 端口，参考 [gpio\\_port\\_source](#)

查看取值范围

### gpio\_pin\_source

设置 GPIO 引脚，参考 [gpio\\_pin\\_source](#)

查看取值范围

示例

```
gpio_exint_line_config(GPIO_PORT_SOURCE_GPIOA, GPIO_PINS_SOURCE0);
```

## 5.13 I2C 接口 (I2C)

I2C 寄存器结构 i2c\_type，定义于文件“at32f403a\_407\_i2c.h”如下：

```
/**
 * @brief type define i2c register all
 */
typedef struct
{

} i2c_type;
```

下表给出了 I2C 寄存器总览：

表 259. I2C 寄存器对应表

寄存器	描述
ctrl1	I2C 控制寄存器 1
ctrl2	I2C 控制寄存器 2
oaddr1	I2C 本机地址寄存器 1
oaddr2	I2C 本机地址寄存器 2
dt	I2C 数据寄存器
sts1	I2C 状态寄存器 1
sts2	I2C 状态寄存器 2
clkctrl	I2C 时钟控制寄存器
tmrise	I2C 上升时间寄存器

下表给出了 I2C 库函数总览：

表 260. I2C 库函数总览

函数名	描述
i2c_reset	I2C 外设复位
i2c_software_reset	I2C 外设复位
i2c_init	设置 I2C 总线速度
i2c_own_address1_set	设置本机地址 1
i2c_own_address2_set	设置本机地址 2
i2c_own_address2_enable	本机地址 2 使能
i2c_smbus_enable	Smbus 模式使能
i2c_enable	I2C 外设使能
i2c_fast_mode_duty_set	设置快速模式占空比
i2c_clock_stretch_enable	时钟延展使能
i2c_ack_enable	ACK 响应使能
i2c_master_receive_ack_set	设置主机接收模式应答控制
i2c_pec_position_set	在 smbus 模式并且在主机接收模式下，用于设置 PEC 的位置
i2c_general_call_enable	广播地址使能
i2c_arp_mode_enable	SMBus ARP 地址使能
i2c_smbus_mode_set	SMBus 设备模式选择
i2c_smbus_alert_set	SMBus 提醒引脚电平设置
i2c_pec_transmit_enable	PEC 传输使能
i2c_pec_calculate_enable	PEC 计算使能
i2c_pec_value_get	获取当前 PEC 值
i2c_dma_end_transfer_set	DMA 传输结束指示
i2c_dma_enable	DMA 传输使能
i2c_interrupt_enable	I2C 中断使能
i2c_start_generate	产生起始条件
i2c_stop_generate	产生停止条件
i2c_7bit_address_send	发送 7 位从机地址
i2c_data_send	发送数据
i2c_data_receive	接收数据
i2c_flag_get	获取标志

i2c_flag_clear	清除标志
----------------	------

表 261. I2C 应用层库函数总览

函数名	描述
i2c_config	I2C 应用初始化
i2c_lowlevel_init	I2C 底层初始化
i2c_wait_end	I2C 等待数据传输结束
i2c_wait_flag	I2C 等待标志
i2c_master_transmit	I2C 主机发送数据 (轮询模式)
i2c_master_receive	I2C 主机接收数据 (轮询模式)
i2c_slave_transmit	I2C 从机发送数据 (轮询模式)
i2c_slave_receive	I2C 从机接收数据 (轮询模式)
i2c_master_transmit_int	I2C 主机发送数据 (中断模式)
i2c_master_receive_int	I2C 主机接收数据 (中断模式)
i2c_slave_transmit_int	I2C 从机发送数据 (中断模式)
i2c_slave_receive_int	I2C 从机接收数据 (中断模式)
i2c_master_transmit_dma	I2C 主机发送数据 (DMA 模式)
i2c_master_receive_dma	I2C 主机接收数据 (DMA 模式)
i2c_slave_transmit_dma	I2C 从机发送数据 (DMA 模式)
i2c_slave_receive_dma	I2C 从机接收数据 (DMA 模式)
i2c_memory_write	I2C 写数据到 EEPROM (轮询模式)
i2c_memory_write_int	I2C 写数据到 EEPROM (中断模式)
i2c_memory_write_dma	I2C 写数据到 EEPROM (DMA 模式)
i2c_memory_read	I2C 从 EEPROM 读数据 (轮询模式)
i2c_memory_read_int	I2C 从 EEPROM 读数据 (中断模式)
i2c_memory_read_dma	I2C 从 EEPROM 读数据 (DMA 模式)
i2c_evt_irq_handler	I2C 事件中断函数
i2c_err_irq_handler	I2C 错误中断函数
i2c_dma_tx_irq_handler	I2C DMA 发送中断函数
i2c_dma_rx_irq_handler	I2C DMA 接收中断函数

### 5.13.1 函数 i2c\_reset

下表描述了函数 i2c\_reset

表 262. 函数 i2c\_reset

项目	描述
函数名	i2c_reset
函数原型	void i2c_reset(i2c_type *i2c_x)
功能描述	通过 CRM (时钟和复位管理) 复位 I2C 外设, 把 I2C 所有寄存器复位成初始值
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输出参数	无
返回值	无
先决条件	无
被调用函数	void crm_periph_reset(crm_periph_reset_type value, confirm_state new_state);

## 示例

```
i2c_reset(I2C1);
```

### 5.13.2 函数 i2c\_software\_reset

下表描述了函数 i2c\_software\_reset

表 263. 函数 i2c\_software\_reset

项目	描述
函数名	i2c_software_reset
函数原型	void i2c_software_reset(i2c_type *i2c_x, confirm_state new_state);
功能描述	通过 I2C 外设的内部软复位，复位 I2C 外设，实际效果和 i2c_reset(i2c_type *i2c_x)一样
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: 软件复位状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
i2c_software_reset(I2C1, TRUE);
i2c_software_reset(I2C1, FALSE);
```

### 5.13.3 函数 i2c\_init

下表描述了函数 i2c\_init

表 264. 函数 i2c\_init

项目	描述
函数名	i2c_init
函数原型	void i2c_init(i2c_type *i2c_x, i2c_fsmode_duty_cycle_type duty, uint32_t speed);
功能描述	设置 I2C 总线速度，以及快速模式下的占空比
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	duty: 快速模式下 SCL 总线占空比 参阅章节: duty 查阅更多该参数允许取值范围
输入参数 3	speed: 总线速度，单位 Hz
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## duty

快速模式（总线速度≥400kHz）下 SCL 总线占空比

I2C\_FSMODE\_DUTY\_2\_1: 快速模式下 SCL 总线占空比为 2: 1

I2C\_FSMODE\_DUTY\_16\_9: 快速模式下 SCL 总线占空比为 16: 9

示例

```
i2c_init(I2C1, I2C_FSMODE_DUTY_2_1, 100000);
```

### 5.13.4 函数 i2c\_own\_address1\_set

下表描述了函数 i2c\_own\_address1\_set

表 265. 函数 i2c\_own\_address1\_set

项目	描述
函数名	i2c_own_address1_set
函数原型	void i2c_own_address1_set(i2c_type *i2c_x, i2c_address_mode_type mode, uint16_t address);
功能描述	设置本机地址 1
输入参数 1	mode: 本机地址 1 地址模式 参阅章节: mode 查阅更多该参数允许取值范围
输入参数 2	address: 本机地址 1
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**mode**

本机地址 1 地址模式

I2C\_ADDRESS\_MODE\_7BIT: 7 位地址模式

I2C\_ADDRESS\_MODE\_10BIT: 10 位地址模式

示例

```
i2c_own_address1_set(I2C1, I2C_ADDRESS_MODE_7BIT, 0xA0);
```

### 5.13.5 函数 i2c\_own\_address2\_set

下表描述了函数 i2c\_own\_address2\_set

表 266. 函数 i2c\_own\_address2\_set

项目	描述
函数名	i2c_own_address2_set
函数原型	void i2c_own_address2_set(i2c_type *i2c_x, uint8_t address);
功能描述	设置本机地址 2, 只有在本机地址 2 使能后, 此地址才有效。需要注意的是该地址只支持 7 位地址, 不支持 10 位地址
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	address: 本机地址 2
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
i2c_own_address2_set(I2C1, 0xB0);
```

### 5.13.6 函数 i2c\_own\_address2\_enable

下表描述了函数 i2c\_own\_address2\_enable

表 267. 函数 i2c\_own\_address2\_enable

项目	描述
函数名	i2c_own_address2_enable
函数原型	void i2c_own_address2_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	本机地址 2 使能，只有在本机地址 2 使能了之后本机地址 2 才有效，需要和 i2c_own_address2_set 配合使用
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: 地址 2 使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
i2c_own_address2_enable(I2C1, TRUE);
```

### 5.13.7 函数 i2c\_smbus\_enable

下表描述了函数 i2c\_smbus\_enable

表 268. 函数 i2c\_smbus\_enable

项目	描述
函数名	i2c_smbus_enable
函数原型	void i2c_smbus_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	SMBus 模式使能，上电复位后默认是 I2C 模式
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: SMBus 模式使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
i2c_smbus_enable(I2C1, TRUE);
```

### 5.13.8 函数 i2c\_enable

下表描述了函数 i2c\_enable

表 269. 函数 i2c\_enable

项目	描述
函数名	i2c_enable
函数原型	void i2c_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	I2C 外设使能
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: I2C 外设使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
i2c_enable(I2C1, TRUE);
```

### 5.13.9 函数 i2c\_fast\_mode\_duty\_set

下表描述了函数 i2c\_fast\_mode\_duty\_set

表 270. 函数 i2c\_fast\_mode\_duty\_set

项目	描述
函数名	i2c_fast_mode_duty_set
函数原型	void i2c_fast_mode_duty_set(i2c_type *i2c_x, i2c_fsmode_duty_cycle_type duty);
功能描述	设置快速模式下的 SCL 低电平与高电平宽度比值, 该函数功能和初始化函数 void i2c_init(i2c_type *i2c_x, i2c_fsmode_duty_cycle_type duty, uint32_t speed)里的参数 duty 功能一样
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	duty: 快速模式下 SCL 总线占空比 参阅章节: duty 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**duty**

快速模式 (总线速度 $\geq 400\text{kHz}$ ) 下 SCL 总线占空比

I2C\_FSMODE\_DUTY\_2\_1: 快速模式下 SCL 总线占空比为 2: 1

I2C\_FSMODE\_DUTY\_16\_9: 快速模式下 SCL 总线占空比为 16: 9

## 示例

```
i2c_fast_mode_duty_set(I2C1, I2C_FSMODE_DUTY_2_1);
```

### 5.13.10 函数 i2c\_clock\_stretch\_enable

下表描述了函数 i2c\_clock\_stretch\_enable

表 271. 函数 i2c\_clock\_stretch\_enable

项目	描述
函数名	i2c_clock_stretch_enable
函数原型	void i2c_clock_stretch_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	时钟延展模式使能，该函数用于从机，对主机无效，在大多数应用场景下，建议开启时钟延展，因为这样可以避免从机可能由于处理速度太慢导致数据来不及接收或发送而丢失数据，使用时需注意从机使用此功能的前提是主机要支持时钟延展，例如一些主机是用 IO 模拟的，那么一般是不支持这个特性的
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: 时钟延展模式使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
i2c_clock_stretch_enable(I2C1, TRUE);
```

### 5.13.11 函数 i2c\_ack\_enable

下表描述了函数 i2c\_ack\_enable

表 272. 函数 i2c\_ack\_enable

项目	描述
函数名	i2c_ack_enable
函数原型	void i2c_ack_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	设置 ACK 和 NACK 的响应，该函数用于主机和从机控制每一个字节的 ACK 或 NACK，关于 I2C 通讯协议上的 ACK 响应可以去看 I2C 协议或者是 AT32 参考手册
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: ACK 响应状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
i2c_ack_enable(I2C1, TRUE);
```

### 5.13.12 函数 i2c\_master\_receive\_ack\_set

下表描述了函数 i2c\_master\_receive\_ack\_set

表 273. 函数 i2c\_master\_receive\_ack\_set

项目	描述
函数名	i2c_master_receive_ack_set
函数原型	void i2c_master_receive_ack_set(i2c_type *i2c_x, i2c_master_ack_type pos)
功能描述	主机接收模式应答控制，在主机接收模式下，用于设置函数 void i2c_ack_enable(i2c_type *i2c_x, confirm_state new_state) 的生效位置。该函数的作用主要是为了在主机接收模式下接收两个字节时，能够正确的回复 NACK
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	pos: ACKEN 生效位置 参阅章节: pos 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**pos**

ACKEN 生效位置

I2C\_MASTER\_ACK\_CURRENT: ACKEN 位效果作用于当前传字节

I2C\_MASTER\_ACK\_NEXT: ACKEN 位效果作用于第二个传输字节

## 示例

```
i2c_master_receive_ack_set(I2C1, TRUE);
```

### 5.13.13 函数 i2c\_pec\_position\_set

下表描述了函数 i2c\_pec\_position\_set

表 274. 函数 i2c\_pec\_position\_set

项目	描述
函数名	i2c_pec_position_set
函数原型	void i2c_pec_position_set(i2c_type *i2c_x, i2c_pec_position_type pos);
功能描述	在 SMBus 模式并且在主机接收模式下，用于设置 PEC 的位置，该函数的作用主要是为了在主机接收模式下接收两个字节时，能够正确的接收 PEC 并回复 NACK
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	pos: PEC 位置 参阅章节: pos 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**pos**

ACKEN 生效位置

I2C\_PEC\_POSITION\_CURRENT: 当前字节是 PEC

I2C\_PEC\_POSITION\_NEXT: 下一个字节是 PEC

## 示例

```
i2c_pec_position_set(I2C1, I2C_PEC_POSITION_CURRENT);
```

### 5.13.14 函数 i2c\_general\_call\_enable

下表描述了函数 i2c\_general\_call\_enable

表 275. 函数 i2c\_general\_call\_enable

项目	描述
函数名	i2c_general_call_enable
函数原型	void i2c_general_call_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	广播地址使能，使能了后会响应广播地址 0x00
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: 广播地址使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
i2c_general_call_enable(I2C1, TRUE);
```

### 5.13.15 函数 i2c\_arp\_mode\_enable

下表描述了函数 i2c\_arp\_mode\_enable

表 276. 函数 i2c\_arp\_mode\_enable

项目	描述
函数名	i2c_arp_mode_enable
函数原型	void i2c_arp_mode_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	SMBus ARP 地址使能，使能了后 如果是 SMBus 主机：响应主机地址 0001000x 如果是 SMBus 设备：响应设备默认地址 0001100x 有关 ARP 协议的使用请参考 SMBUS 协议
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: ARP 地址使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
i2c_arp_mode_enable(I2C1, TRUE);
```

### 5.13.16 函数 i2c\_smbus\_mode\_set

下表描述了函数 i2c\_smbus\_mode\_set

表 277. 函数 i2c\_smbus\_mode\_set

项目	描述
函数名	i2c_smbus_mode_set
函数原型	void i2c_smbus_mode_set(i2c_type *i2c_x, i2c_smbus_mode_set_type mode);
功能描述	SMBus 设备模式选择, 可以选择 SMBus 主机或者 SMBus 设备
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	mode: SMBus 设备模式 参阅章节: mode 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### mode

SMBus 设备模式

I2C\_SMBUS\_MODE\_DEVICE: SMBus 设备

I2C\_SMBUS\_MODE\_HOST: SMBus 主机

#### 示例

```
i2c_smbus_mode_set(I2C1, I2C_SMBUS_MODE_HOST);
```

### 5.13.17 函数 i2c\_smbus\_alert\_set

下表描述了函数 i2c\_smbus\_alert\_set

表 278. 函数 i2c\_smbus\_alert\_set

项目	描述
函数名	i2c_smbus_alert_set
函数原型	void i2c_smbus_alert_set(i2c_type *i2c_x, i2c_smbus_alert_set_type level);
功能描述	SMBus 提醒引脚电平设置, 可以将提醒引脚设置成高电平或低电平
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	level: SMBus 提醒引脚电平 参阅章节: level 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### level

SMBus 提醒引脚电平

I2C\_SMBUS\_ALERT\_LOW: SMBus 提醒引脚输出低电平

I2C\_SMBUS\_ALERT\_HIGH: SMBus 提醒引脚输出高电平

#### 示例

```
i2c_smbus_alert_set(I2C1, I2C_SMBUS_ALERT_LOW);
```

### 5.13.18 函数 i2c\_pec\_transmit\_enable

下表描述了函数 i2c\_pec\_transmit\_enable

表 279. 函数 i2c\_pec\_transmit\_enable

项目	描述
函数名	i2c_pec_transmit_enable
函数原型	void i2c_pec_transmit_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	PEC 传输使能，发送/接收 PEC，当调用此函数后，PEC 将会被立即发送或接收
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一：I2C1, I2C2, I2C3
输入参数 2	new_state: PEC 传输使能状态 该参数可以选取自其中之一：TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
i2c_pec_transmit_enable(I2C1, TRUE);
```

### 5.13.19 函数 i2c\_pec\_calculate\_enable

下表描述了函数 i2c\_pec\_calculate\_enable

表 280. 函数 i2c\_pec\_calculate\_enable

项目	描述
函数名	i2c_pec_calculate_enable
函数原型	void i2c_pec_calculate_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	使能 PEC 计算
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一：I2C1, I2C2, I2C3
输入参数 2	new_state: PEC 计算使能状态 该参数可以选取自其中之一：TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
i2c_pec_calculate_enable(I2C1, TRUE);
```

### 5.13.20 函数 i2c\_pec\_value\_get

下表描述了函数 i2c\_pec\_value\_get

表 281. 函数 i2c\_pec\_value\_get

项目	描述
函数名	i2c_pec_value_get
函数原型	uint8_t i2c_pec_value_get(i2c_type *i2c_x);
功能描述	获取当前 PEC 值
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输出参数	uint8_t: 当前 PEC 值
返回值	无
先决条件	无
被调用函数	无

## 示例

```
Pec_value = i2c_pec_value_get(I2C1);
```

### 5.13.21 函数 i2c\_dma\_end\_transfer\_set

下表描述了函数 i2c\_dma\_end\_transfer\_set

表 282. 函数 i2c\_dma\_end\_transfer\_set

项目	描述
函数名	i2c_dma_end_transfer_set
函数原型	void i2c_dma_end_transfer_set(i2c_type *i2c_x, confirm_state new_state);
功能描述	DMA 传输结束指示, 指示当前传输是否是最后一笔数据
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: 是否是最后一笔数据 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
i2c_dma_end_transfer_set(I2C1, TRUE);
```

### 5.13.22 函数 i2c\_dma\_enable

下表描述了函数 i2c\_dma\_enable

表 283. 函数 i2c\_dma\_enable

项目	描述
函数名	i2c_dma_enable
函数原型	void i2c_dma_enable(i2c_type *i2c_x, confirm_state new_state);
功能描述	DMA 传输使能
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	new_state: DMA 使能状态

项目	描述
	该参数可以选取自其中之一：TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
i2c_dma_enable(I2C1, TRUE);
```

### 5.13.23 函数 i2c\_interrupt\_enable

下表描述了函数 i2c\_interrupt\_enable

表 284. 函数 i2c\_interrupt\_enable

项目	描述
函数名	i2c_interrupt_enable
函数原型	void i2c_interrupt_enable(i2c_type *i2c_x, uint16_t source, confirm_state new_state)
功能描述	I2C 中断使能
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一：I2C1, I2C2, I2C3
输入参数 2	source: 中断源 参阅章节: source 查阅更多该参数允许取值范围
输入参数 3	new_state: 中断使能状态 该参数可以选取自其中之一：TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## source

中断源

I2C\_DATA\_INT: 数据中断

I2C\_EV\_INT: 事件中断

I2C\_ERR\_INT: 错误中断

## 示例

```
i2c_interrupt_enable(I2C1, I2C_DATA_INT, TRUE);
```

### 5.13.24 函数 i2c\_start\_generate

下表描述了函数 i2c\_start\_generate

表 285. 函数 i2c\_start\_generate

项目	描述
函数名	i2c_start_generate
函数原型	void i2c_start_generate(i2c_type *i2c_x);
功能描述	产生起始条件（主机使用）

项目	描述
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
i2c_start_generate(I2C1);
```

### 5.13.25 函数 i2c\_stop\_generate

下表描述了函数 i2c\_stop\_generate

表 286. 函数 i2c\_stop\_generate

项目	描述
函数名	i2c_stop_generate
函数原型	void i2c_stop_generate(i2c_type *i2c_x);
功能描述	产生停止条件
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
i2c_stop_generate(I2C1);
```

### 5.13.26 函数 i2c\_7bit\_address\_send

下表描述了函数 i2c\_7bit\_address\_send

表 287. 函数 i2c\_7bit\_address\_send

项目	描述
函数名	i2c_7bit_address_send
函数原型	void i2c_7bit_address_send(i2c_type *i2c_x, uint8_t address, i2c_direction_type direction);
功能描述	发送 7 位从机地址 (主机使用)
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	address: 从机地址
输入参数 3	direction: 数据传输方向 参阅章节: direction 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

**direction**

数据传输方向

I2C\_DIRECTION\_TRANSMIT: 主机发送

I2C\_DIRECTION\_RECEIVE: 主机接收

**示例**

```
i2c_7bit_address_send(I2C1, 0xB0, I2C_DIRECTION_TRANSMIT);
```

### 5.13.27 函数 i2c\_data\_send

下表描述了函数 i2c\_data\_send

表 288. 函数 i2c\_data\_send

项目	描述
函数名	i2c_data_send
函数原型	void i2c_data_send(i2c_type *i2c_x, uint8_t data);
功能描述	发送数据
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	data: 传输数据
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
i2c_data_send(I2C1, 0x55);
```

### 5.13.28 函数 i2c\_data\_receive

下表描述了函数 i2c\_data\_receive

表 289. 函数 i2c\_data\_receive

项目	描述
函数名	i2c_data_receive
函数原型	uint8_t i2c_data_receive(i2c_type *i2c_x);
功能描述	接收数据
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输出参数	uint8_t: 接收数据
返回值	无
先决条件	无
被调用函数	无

**示例**

```
data_value = i2c_data_receive(I2C1);
```

### 5.13.29 函数 i2c\_flag\_get

下表描述了函数 i2c\_flag\_get

表 290. 函数 i2c\_flag\_get

项目	描述
函数名	i2c_flag_get
函数原型	flag_status i2c_flag_get(i2c_type *i2c_x, uint32_t flag);
功能描述	获取标志位状态
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	flag: 需要获取状态的标志选择 该参数详细描述见 flag
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET、RESET
先决条件	无
被调用函数	无

#### flag

用于选择需要获取状态的标志，其可选参数罗列如下

I2C_STARTF_FLAG:	起始条件产生完成标志
I2C_ADDR7F_FLAG:	0~7 位地址匹配标志
I2C_TDC_FLAG:	数据传输完成标志
I2C_ADDRHF_FLAG:	主机 9~8 位地址头匹配标志
I2C_STOPF_FLAG:	停止条件产生完成标志
I2C_RDBF_FLAG:	接收数据缓冲器满标志
I2C_TDBE_FLAG:	发送缓冲器空标志
I2C_BUSERR_FLAG:	总线错误标志
I2C_ARLOST_FLAG:	仲裁丢失标志
I2C_ACKFAIL_FLAG:	应答失败标志
I2C_OUF_FLAG:	溢出标志
I2C_PECERR_FLAG:	PEC 接收错误标志
I2C_TMOUT_FLAG:	SMBus 超时标志
I2C_ALERTF_FLAG:	SMBus 提醒标志
I2C_TRMODE_FLAG:	传输模式
I2C_BUSYF_FLAG:	总线忙标志
I2C_DIRF_FLAG:	传输方向标志
I2C_GCADDRF_FLAG:	广播地址接收标志
I2C_DEVADDRF_FLAG:	SMBus 设备地址接收标志
I2C_HOSTADDRF_FLAG:	SMBus 主机地址接收标志
I2C_ADDR2_FLAG:	接收到地址 2 标志

#### 示例

```
i2c_flag_get(I2C1, I2C_STARTF_FLAG);
```

### 5.13.30 函数 i2c\_flag\_clear

下表描述了函数 i2c\_flag\_clear

表 291. 函数 i2c\_flag\_clear

项目	描述
函数名	i2c_flag_clear
函数原型	void i2c_flag_clear(i2c_type *i2c_x, uint32_t flag);
功能描述	清除标志位
输入参数 1	i2c_x: 所选择的 I2C 外设 该参数可以选取自其中之一: I2C1, I2C2, I2C3
输入参数 2	flag: 待清除的标志选择 该参数详细描述见 flag
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### flag

用于选择需要清除状态的标志，其可选参数罗列如下

- I2C\_BUSERR\_FLAG: 总线错误标志
- I2C\_ARLOST\_FLAG: 仲裁丢失标志
- I2C\_ACKFAIL\_FLAG: 应答失败标志
- I2C\_OUF\_FLAG: 溢出标志
- I2C\_PECERR\_FLAG: PEC 接收错误标志
- I2C\_TMOUT\_FLAG: SMBus 超时标志
- I2C\_ALERTF\_FLAG: SMBus 提醒标志
- I2C\_ADDR7F\_FLAG: 0~7 位地址匹配标志
- I2C\_STOPF\_FLAG: 停止条件产生完成标志

#### 示例

```
i2c_flag_clear(I2C1, I2C_ACKFAIL_FLAG);
```

### 5.13.31 函数 i2c\_config

下表描述了函数 i2c\_config

表 292. 函数 i2c\_config

项目	描述
函数名	i2c_config
函数原型	void i2c_config(i2c_handle_type* hi2c);
功能描述	I2C 初始化函数，用于初始化 I2C，函数内部调用 i2c_lowlevel_init() 函数，实现 I2C 外设、GPIO、DMA、中断等初始化
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输出参数	无
返回值	无

项目	描述
先决条件	无
被调用函数	void i2c_lowlevel_init(i2c_handle_type* hi2c);

**i2c\_handle\_type\* hi2c**

i2c\_handle\_type 在 i2c\_application.h 中

typedef struct

```
{
    i2c_type          *i2cx;
    uint8_t          *pbuff;
    __IO uint16_t    pcount;
    __IO uint32_t    mode;
    __IO uint32_t    timeout;
    __IO uint32_t    status;
    __IO i2c_status_type error_code;
    dma_channel_type *dma_tx_channel;
    dma_channel_type *dma_rx_channel;
    dma_init_type    dma_init_struct;
}i2c_handle_type;
```

**i2cx**

所选择的 I2C 外设，该参数可以选取自其中之一：I2C1，I2C2，I2C3

**pbuff**

发送/接收数据的数组

**pcount**

发送/接收数据的个数

**mode**

I2C 通讯模式，内部的状态机使用，用户无需关心

**timeout**

通讯超时时间

**status**

传输状态，内部的状态机使用，用户无需关心

**error\_code**

枚举 i2c\_status\_type 类型错误代码，当通讯发生错误后，此变量记录错误代码

```
I2C_OK:                没有错误,通讯正常
I2C_ERR_STEP_1:       步骤 1 错误
I2C_ERR_STEP_2:       步骤 2 错误
I2C_ERR_STEP_3:       步骤 3 错误
I2C_ERR_STEP_4:       步骤 4 错误
I2C_ERR_STEP_5:       步骤 5 错误
I2C_ERR_STEP_6:       步骤 6 错误
I2C_ERR_STEP_7:       步骤 7 错误
I2C_ERR_STEP_8:       步骤 8 错误
I2C_ERR_STEP_9:       步骤 9 错误
I2C_ERR_STEP_10:      步骤 10 错误
I2C_ERR_STEP_11:      步骤 11 错误
I2C_ERR_STEP_12:      步骤 12 错误
```

**I2C\_ERR\_START:** START 条件发送错误  
**I2C\_ERR\_ADDR10:** 10 位地址头 (bit9~8) 发送错误  
**I2C\_ERR\_ADDR:** 地址发送错误  
**I2C\_ERR\_STOP:** STOP 条件发送错误  
**I2C\_ERR\_ACKFAIL:** 应答错误  
**I2C\_ERR\_TIMEOUT:** 超时错误  
**I2C\_ERR\_INTERRUPT:** 有错误事件发生, 并进入了错误中断

**dma\_tx\_channel**  
 I2C 发送 DMA 通道

**dma\_rx\_channel**  
 I2C 接收 DMA 通道

**dma\_init\_struct**  
 DMA 初始化结构体

示例

```

i2c_handle_type hi2c;
hi2c.i2cx = I2C1;
i2c_config(&hi2c);
    
```

## 5.13.32 函数 i2c\_lowlevel\_init

下表描述了函数 i2c\_lowlevel\_init

表 293. 函数 i2c\_lowlevel\_init

项目	描述
函数名	i2c_lowlevel_init
函数原型	void i2c_lowlevel_init(i2c_handle_type* hi2c);
功能描述	I2C 底层初始化回调函数, 在函数 i2c_config 内部调用, 用于实现初始化 I2C 外设、GPIO、DMA、中断等初始化, 需要用户在函数内部实现 I2C 初始化过程
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```

void i2c_lowlevel_init(i2c_handle_type* hi2c)
{
    if(hi2c->i2cx == I2C1)
    {
        实现 I2C1 的初始化
    }
    else if(hi2c->i2cx == I2C2)
    {
        实现 I2C2 的初始化
    }
}
    
```

## 5.13.33 函数 i2c\_wait\_end

下表描述了函数 i2c\_wait\_end

表 294. 函数 i2c\_wait\_end

项目	描述
函数名	i2c_wait_end
函数原型	i2c_status_type i2c_wait_end(i2c_handle_type* hi2c, uint32_t timeout);
功能描述	等待通讯结束，该函数用于 DMA 以及中断传输模式，因为这两种传输模式函数是非阻塞的，所以可以使用这个函数来等待传输结束
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

### 示例

```

if (i2c_master_transmit_dma(&hi2c, 0xB0, tx_buf, 8, 0xFFFFFFFF) != I2C_OK)
{
    error_handler(i2c_status);
}

/* 等待通讯结束 */
if(i2c_wait_end(&hi2c, 0xFFFFFFFF) != I2C_OK)
{
    error_handler(i2c_status);
}
    
```

## 5.13.34 函数 i2c\_wait\_flag

下表描述了函数 i2c\_wait\_flag

表 295. 函数 i2c\_wait\_flag

项目	描述
函数名	i2c_wait_flag
函数原型	i2c_status_type i2c_wait_flag(i2c_handle_type* hi2c, uint32_t flag, uint32_t event_check, uint32_t timeout)
功能描述	等待标志置起或者复位 只有等待 BUSYF 标志是等待标志复位，其余标志均是等待标志置起
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 参阅章节: 0 查阅更多该参数允许取值范围
输入参数 2	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 3	event_check: 等待标志的同时检测该事件是否发生

项目	描述
	参阅章节: <code>event_check</code> 查阅更多该参数允许取值范围
输入参数 4	<code>timeout</code> : 等待超时时间
输出参数	无
返回值	<code>i2c_status_type</code> : 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## flag

需要等待的标志

<code>I2C_STARTF_FLAG</code> :	起始条件产生完成标志
<code>I2C_ADDR7F_FLAG</code> :	0~7 位地址匹配标志
<code>I2C_TDC_FLAG</code> :	数据传输完成标志
<code>I2C_ADDRHF_FLAG</code> :	主机 9~8 位地址头匹配标志
<code>I2C_STOPF_FLAG</code> :	停止条件产生完成标志
<code>I2C_RDBF_FLAG</code> :	接收数据缓冲器满标志
<code>I2C_TDBE_FLAG</code> :	发送缓冲器空标志
<code>I2C_BUSERR_FLAG</code> :	总线错误标志
<code>I2C_ARLOST_FLAG</code> :	仲裁丢失标志
<code>I2C_ACKFAIL_FLAG</code> :	应答失败标志
<code>I2C_OUF_FLAG</code> :	溢出标志
<code>I2C_PECERR_FLAG</code> :	PEC 接收错误标志
<code>I2C_TMOUT_FLAG</code> :	SMBus 超时标志
<code>I2C_ALERTF_FLAG</code> :	SMBus 提醒标志
<code>I2C_TRMODE_FLAG</code> :	传输模式
<code>I2C_BUSYF_FLAG</code> :	总线忙标志
<code>I2C_DIRF_FLAG</code> :	传输方向标志
<code>I2C_GCADDRF_FLAG</code> :	广播地址接收标志
<code>I2C_DEVADDRF_FLAG</code> :	SMBus 设备地址接收标志
<code>I2C_HOSTADDRF_FLAG</code> :	SMBus 主机地址接收标志
<code>I2C_ADDR2_FLAG</code> :	接收到地址 2 标志

## event\_check

等待标志的同时检测该事件是否发生

<code>I2C_EVENT_CHECK_NONE</code> :	不检查事件
<code>I2C_EVENT_CHECK_ACKFAIL</code> :	检查 ACKFAIL 事件
<code>I2C_EVENT_CHECK_STOP</code> :	检查 STOP 事件

## 示例

```
i2c_wait_flag(&hi2c, I2C_BUSYF_FLAG, I2C_EVENT_CHECK_NONE, 0xFFFFFFFF);
```

### 5.13.35 函数 `i2c_master_transmit`

下表描述了函数 `i2c_master_transmit`

表 296. 函数 `i2c_master_transmit`

项目	描述
函数名	<code>i2c_master_transmit</code>

项目	描述
函数原型	i2c_status_type i2c_master_transmit(i2c_handle_type* hi2c, uint16_t address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	主机发送数据（轮询方式），该函数是阻塞方式，执行完成后，I2C 也传输完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	address: 从机地址
输入参数 3	pdata: 待发送数据的数组地址
输入参数 4	size: 数据发送个数
输入参数 5	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_master_transmit(&hi2c, 0xB0, tx_buf, 8, 0xFFFFFFFF);
```

### 5.13.36 函数 i2c\_master\_receive

下表描述了函数 i2c\_master\_receive

表 297. 函数 i2c\_master\_receive

项目	描述
函数名	i2c_master_receive
函数原型	i2c_status_type i2c_master_receive(i2c_handle_type* hi2c, uint16_t address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	主机接收数据（轮询方式），该函数是阻塞方式，执行完成后，I2C 也传输完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	address: 从机地址
输入参数 3	pdata: 接收数据的数组地址
输入参数 4	size: 数据接收个数
输入参数 5	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_master_receive(&hi2c, 0xB0, rx_buf, 8, 0xFFFFFFFF);
```

### 5.13.37 函数 i2c\_slave\_transmit

下表描述了函数 i2c\_slave\_transmit

表 298. 函数 i2c\_slave\_transmit

项目	描述
函数名	i2c_slave_transmit
函数原型	i2c_status_type i2c_slave_transmit(i2c_handle_type* hi2c, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	从机发送数据（轮询方式），该函数是阻塞方式，执行完成后，I2C 也传输完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	pdata: 待发送数据的数组地址
输入参数 3	size: 数据发送个数
输入参数 4	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_slave_transmit(&hi2c, tx_buf, 8, 0xFFFFFFFF);
```

### 5.13.38 函数 i2c\_slave\_receive

下表描述了函数 i2c\_slave\_receive

表 299. 函数 i2c\_slave\_receive

项目	描述
函数名	i2c_slave_receive
函数原型	i2c_status_type i2c_slave_receive(i2c_handle_type* hi2c, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	从机接收数据（轮询方式），该函数是阻塞方式，执行完成后，I2C 也传输完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	pdata: 接收数据的数组地址
输入参数 3	size: 数据接收个数
输入参数 4	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_slave_receive(&hi2c, rx_buf, 8, 0xFFFFFFFF);
```

### 5.13.39 函数 i2c\_master\_transmit\_int

下表描述了函数 i2c\_master\_transmit\_int

表 300. 函数 i2c\_master\_transmit\_int

项目	描述
函数名	i2c_master_transmit_int
函数原型	i2c_status_type i2c_master_transmit_int(i2c_handle_type* hi2c, uint16_t address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	主机发送数据（中断方式）该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end() 等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	address: 从机地址
输入参数 3	pdata: 待发送数据的数组地址
输入参数 4	size: 数据发送个数
输入参数 5	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_master_transmit_int(&hi2c, 0xB0, tx_buf, 8, 0xFFFFFFFF);
```

### 5.13.40 函数 i2c\_master\_receive\_int

下表描述了函数 i2c\_master\_receive\_int

表 301. 函数 i2c\_master\_receive\_int

项目	描述
函数名	i2c_master_receive_int
函数原型	i2c_status_type i2c_master_receive_int(i2c_handle_type* hi2c, uint16_t address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	主机接收数据（中断方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end() 等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	address: 从机地址
输入参数 3	pdata: 接收数据的数组地址
输入参数 4	size: 数据接收个数
输入参数 5	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_master_receive_int(&hi2c, 0xB0, rx_buf, 8, 0xFFFFFFFF);
```

### 5.13.41 函数 i2c\_slave\_transmit\_int

下表描述了函数 i2c\_slave\_transmit\_int

表 302. 函数 i2c\_slave\_transmit\_int

项目	描述
函数名	i2c_slave_transmit_int
函数原型	i2c_status_type i2c_slave_transmit_int(i2c_handle_type* hi2c, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	从机发送数据（中断方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end()等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	pdata: 待发送数据的数组地址
输入参数 3	size: 数据发送个数
输入参数 4	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

示例

```
i2c_slave_transmit_int(&hi2c, tx_buf, 8, 0xFFFFFFFF);
```

### 5.13.42 函数 i2c\_slave\_receive\_int

下表描述了函数 i2c\_slave\_receive\_int

表 303. 函数 i2c\_slave\_receive\_int

项目	描述
函数名	i2c_slave_receive_int
函数原型	i2c_status_type i2c_slave_receive_int(i2c_handle_type* hi2c, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	从机接收数据（中断方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end()等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	pdata: 接收数据的数组地址
输入参数 3	size: 数据接收个数
输入参数 4	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

示例

```
i2c_slave_receive_int(&hi2c, rx_buf, 8, 0xFFFFFFFF);
```

### 5.13.43 函数 i2c\_master\_transmit\_dma

下表描述了函数 i2c\_master\_transmit\_dma

表 304. 函数 i2c\_master\_transmit\_dma

项目	描述
函数名	i2c_master_transmit_dma
函数原型	i2c_status_type i2c_master_transmit_dma(i2c_handle_type* hi2c, uint16_t address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	主机发送数据（DMA 方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end()等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	address: 从机地址
输入参数 3	pdata: 待发送数据的数组地址
输入参数 4	size: 数据发送个数
输入参数 5	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

示例

```
i2c_master_transmit_dma(&hi2c, 0xB0, tx_buf, 8, 0xFFFFFFFF);
```

### 5.13.44 函数 i2c\_master\_receive\_dma

下表描述了函数 i2c\_master\_receive\_dma

表 305. 函数 i2c\_master\_receive\_dma

项目	描述
函数名	i2c_master_receive_dma
函数原型	i2c_status_type i2c_master_receive_dma(i2c_handle_type* hi2c, uint16_t address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	主机接收数据（DMA 方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end()等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	address: 从机地址
输入参数 3	pdata: 接收数据的数组地址
输入参数 4	size: 数据接收个数
输入参数 5	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码

项目	描述
	参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_master_receive_dma(&hi2c, 0xB0, rx_buf, 8, 0xFFFFFFFF);
```

### 5.13.45 函数 i2c\_slave\_transmit\_dma

下表描述了函数 i2c\_slave\_transmit\_dma

表 306. 函数 i2c\_slave\_transmit\_dma

项目	描述
函数名	i2c_slave_transmit_dma
函数原型	i2c_status_type i2c_slave_transmit_dma(i2c_handle_type* hi2c, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	从机发送数据（DMA 方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end() 等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	pdata: 待发送数据的数组地址
输入参数 3	size: 数据发送个数
输入参数 4	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_slave_transmit_dma(&hi2c, tx_buf, 8, 0xFFFFFFFF);
```

### 5.13.46 函数 i2c\_slave\_receive\_dma

下表描述了函数 i2c\_slave\_receive\_dma

表 307. 函数 i2c\_slave\_receive\_dma

项目	描述
函数名	i2c_slave_receive_dma
函数原型	i2c_status_type i2c_slave_receive_dma(i2c_handle_type* hi2c, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	从机接收数据（DMA 方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end() 等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	pdata: 接收数据的数组地址
输入参数 3	size: 数据接收个数

项目	描述
输入参数 4	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

## 示例

```
i2c_slave_receive_dma(&hi2c, rx_buf, 8, 0xFFFFFFFF);
```

### 5.13.47 函数 i2c\_memory\_write

下表描述了函数 i2c\_memory\_write

表 308. 函数 i2c\_memory\_write

项目	描述
函数名	i2c_memory_write
函数原型	i2c_status_type i2c_memory_write(i2c_handle_type* hi2c, i2c_mem_address_width_type mem_address_width, uint16_t address, uint16_t mem_address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	向 EEPROM 写数据（轮询方式），该函数是阻塞方式，执行完成后，I2C 也传输完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	mem_address_width: EEPROM 存储地址宽度 参阅章节: mem_address_width 查阅更多该参数允许取值范围
输入参数 3	address: EEPROM 地址
输入参数 4	mem_address: EEPROM 数据存储地址
输入参数 5	pdata: 待发送数据的数组地址
输入参数 6	size: 数据发送个数
输入参数 7	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

#### mem\_address\_width

EEPROM 存储地址宽度

I2C\_MEM\_ADDR\_WIDIH\_8: 8 位地址宽度

I2C\_MEM\_ADDR\_WIDIH\_16: 16 位地址宽度

## 示例

```
i2c_memory_write(&hi2c, 0xA0, 0x05, tx_buf, 8, 0xFFFFFFFF);
```

### 5.13.48 函数 i2c\_memory\_write\_int

下表描述了函数 i2c\_memory\_write\_int

表 309. 函数 i2c\_memory\_write\_int

项目	描述
函数名	i2c_memory_write_int
函数原型	i2c_status_type i2c_memory_write_int(i2c_handle_type* hi2c, i2c_mem_address_width_type mem_address_width, uint16_t address, uint16_t mem_address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	向 EEPROM 写数据（中断方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end() 等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	mem_address_width: EEPROM 存储地址宽度 参阅章节: mem_address_width 查阅更多该参数允许取值范围
输入参数 3	address: EEPROM 地址
输入参数 4	mem_address: EEPROM 数据存储地址
输入参数 5	pdata: 待发送数据的数组地址
输入参数 6	size: 数据发送个数
输入参数 7	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

**mem\_address\_width**

EEPROM 存储地址宽度

I2C\_MEM\_ADDR\_WIDIH\_8: 8 位地址宽度

I2C\_MEM\_ADDR\_WIDIH\_16: 16 位地址宽度

## 示例

```
i2c_memory_write_int(&hi2c, 0xA0, 0x05, tx_buf, 8, 0xFFFFFFFF);
```

**5.13.49 函数 i2c\_memory\_write\_dma**

下表描述了函数 i2c\_memory\_write\_dma

表 310. 函数 i2c\_memory\_write\_dma

项目	描述
函数名	i2c_memory_write_dma
函数原型	i2c_status_type i2c_memory_write_dma(i2c_handle_type* hi2c, i2c_mem_address_width_type mem_address_width, uint16_t address, uint16_t mem_address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	向 EEPROM 写数据（DMA 方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end() 等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	mem_address_width: EEPROM 存储地址宽度 参阅章节: mem_address_width 查阅更多该参数允许取值范围
输入参数 3	address: EEPROM 地址

项目	描述
输入参数 4	mem_address: EEPROM 数据存储地址
输入参数 5	pdata: 待发送数据的数组地址
输入参数 6	size: 数据发送个数
输入参数 7	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

**mem\_address\_width**

EEPROM 存储地址宽度

I2C\_MEM\_ADDR\_WIDIH\_8: 8 位地址宽度

I2C\_MEM\_ADDR\_WIDIH\_16: 16 位地址宽度

## 示例

```
i2c_memory_write_dma(&hi2c, 0xA0, 0x05, tx_buf, 8, 0xFFFFFFFF);
```

**5.13.50 函数 i2c\_memory\_read**

下表描述了函数 i2c\_memory\_read

表 311. 函数 i2c\_memory\_read

项目	描述
函数名	i2c_memory_read
函数原型	i2c_status_type i2c_memory_read(i2c_handle_type* hi2c, i2c_mem_address_width_type mem_address_width, uint16_t address, uint16_t mem_address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	从 EEPROM 读数据（轮询方式），该函数是阻塞方式，执行完成后，I2C 也传输完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	mem_address_width: EEPROM 存储地址宽度 参阅章节: mem_address_width 查阅更多该参数允许取值范围
输入参数 3	address: EEPROM 地址
输入参数 4	mem_address: EEPROM 数据存储地址
输入参数 5	pdata: 读取数据的数组地址
输入参数 6	size: 数据读取个数
输入参数 7	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

**mem\_address\_width**

EEPROM 存储地址宽度

I2C\_MEM\_ADDR\_WIDIH\_8: 8 位地址宽度

I2C\_MEM\_ADDR\_WIDIH\_16: 16 位地址宽度

示例

```
i2c_memory_read(&hi2c, 0xA0, 0x05, rx_buf, 8, 0xFFFFFFFF);
```

### 5.13.51 函数 i2c\_memory\_read\_int

下表描述了函数 i2c\_memory\_read\_int

表 312. 函数 i2c\_memory\_read\_int

项目	描述
函数名	i2c_memory_read_int
函数原型	i2c_status_type i2c_memory_read_int(i2c_handle_type* hi2c, i2c_mem_address_width_type mem_address_width, uint16_t address, uint16_t mem_address, uint8_t* pdata, uint16_t size, uint32_t timeout);
功能描述	从 EEPROM 读数据（中断方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 i2c_wait_end() 等待通讯完成
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	mem_address_width: EEPROM 存储地址宽度 参阅章节: mem_address_width 查阅更多该参数允许取值范围
输入参数 3	address: EEPROM 地址
输入参数 4	mem_address: EEPROM 数据存储地址
输入参数 5	pdata: 读取数据的数组地址
输入参数 6	size: 数据读取个数
输入参数 7	timeout: 等待超时时间
输出参数	无
返回值	i2c_status_type: 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

#### mem\_address\_width

EEPROM 存储地址宽度

I2C\_MEM\_ADDR\_WIDIH\_8: 8 位地址宽度

I2C\_MEM\_ADDR\_WIDIH\_16: 16 位地址宽度

示例

```
i2c_memory_read_int(&hi2c, 0xA0, 0x05, rx_buf, 8, 0xFFFFFFFF);
```

### 5.13.52 函数 i2c\_memory\_read\_dma

下表描述了函数 i2c\_memory\_read\_dma

表 313. 函数 i2c\_memory\_read\_dma

项目	描述
函数名	i2c_memory_read_dma
函数原型	i2c_status_type i2c_memory_read_dma(i2c_handle_type* hi2c, i2c_mem_address_width_type mem_address_width, uint16_t address, uint16_t mem_address, uint8_t* pdata, uint16_t size, uint32_t timeout);

项目	描述
功能描述	从 EEPROM 读数据（DMA 方式），该函数是非阻塞方式，该函数执行完成后 I2C 通讯还未结束，可以通过调用函数 <code>i2c_wait_end()</code> 等待通讯完成
输入参数 1	hi2c: 指向 <code>i2c_handle_type</code> 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输入参数 2	mem_address_width: EEPROM 存储地址宽度 参阅章节: <code>mem_address_width</code> 查阅更多该参数允许取值范围
输入参数 3	address: EEPROM 地址
输入参数 4	mem_address: EEPROM 数据存储地址
输入参数 5	pdata: 读取数据的数组地址
输入参数 6	size: 数据读取个数
输入参数 7	timeout: 等待超时时间
输出参数	无
返回值	<code>i2c_status_type</code> : 错误代码 参阅章节 5.13.31 查阅更多该参数允许取值范围
先决条件	无
被调用函数	无

**mem\_address\_width**

EEPROM 存储地址宽度

I2C\_MEM\_ADDR\_WIDIH\_8: 8 位地址宽度

I2C\_MEM\_ADDR\_WIDIH\_16: 16 位地址宽度

**示例**

```
i2c_memory_read_dma(&hi2c, 0xA0, 0x05, rx_buf, 8, 0xFFFFFFFF);
```

**5.13.53 函数 i2c\_evt\_irq\_handler**下表描述了函数 `i2c_evt_irq_handler`**表 314. 函数 i2c\_evt\_irq\_handler**

项目	描述
函数名	<code>i2c_evt_irq_handler</code>
函数原型	<code>void i2c_evt_irq_handler(i2c_handle_type* hi2c);</code>
功能描述	事件中断函数，用于处理 I2C 事件中断
输入参数 1	hi2c: 指向 <code>i2c_handle_type</code> 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
void I2C1_EVT_IRQHandler(void)
{
    i2c_evt_irq_handler(&hi2c);
}
```

### 5.13.54 函数 i2c\_err\_irq\_handler

下表描述了函数 i2c\_err\_irq\_handler

表 315. 函数 i2c\_err\_irq\_handler

项目	描述
函数名	i2c_err_irq_handler
函数原型	void i2c_err_irq_handler(i2c_handle_type* hi2c);
功能描述	错误中断函数，用于处理 I2C 错误中断
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
void I2C1_ERR_IRQHandler(void)
{
    i2c_err_irq_handler(&hi2c);
}
```

### 5.13.55 函数 i2c\_dma\_tx\_irq\_handler

下表描述了函数 i2c\_dma\_tx\_irq\_handler

表 316. 函数 i2c\_dma\_tx\_irq\_handler

项目	描述
函数名	i2c_dma_tx_irq_handler
函数原型	void i2c_dma_tx_irq_handler(i2c_handle_type* hi2c);
功能描述	DMA 发送中断函数，用于处理 DMA 发送中断
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
void DMA1_Channel6_IRQHandler(void)
{
    i2c_dma_tx_irq_handler(&hi2c);
}
```

### 5.13.56 函数 i2c\_dma\_rx\_irq\_handler

下表描述了函数 i2c\_dma\_rx\_irq\_handler

表 317. 函数 i2c\_dma\_rx\_irq\_handler

项目	描述
函数名	i2c_dma_rx_irq_handler
函数原型	void i2c_dma_rx_irq_handler(i2c_handle_type* hi2c);
功能描述	DMA 接收中断函数，用于处理 DMA 接收中断
输入参数 1	hi2c: 指向 i2c_handle_type 类型的结构体 该参数详细描述见 <a href="#">i2c_handle_type</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
void DMA1_Channel7_IRQHandler(void)
{
    i2c_dma_tx_irq_handler(&hi2c);
}
```

## 5.14 嵌套的向量式中断控制器（NVIC）

NVIC 寄存器结构 NVIC\_Type，定义于文件“core\_cm4.h”如下：

```
/**
 * @brief Structure type to access the Nested Vectored Interrupt Controller (NVIC).
 */
typedef struct
{
    .....
} NVIC_Type;
```

下表给出了 NVIC 寄存器总览：

表 318. PWC 寄存器对应表

寄存器	描述
iser	中断使能设置寄存器
icer	中断使能清除寄存器
ispr	中断挂起设置寄存器
icpr	中断挂起清除寄存器
iabr	中断激活位寄存器
ip	中断优先级寄存器
stir	软件触发中断寄存器

下表给出了 NVIC 库函数总览：

表 319. PWC 库函数总览

函数名	描述
nvic_system_reset	系统软件复位命令
nvic_irq_enable	NVIC 中断使能及优先级配置

nvic_irq_disable	NVIC 中断失能
nvic_priority_group_config	NVIC 中断优先级分组配置
nvic_vector_table_set	NVIC 中断向量表基地址及偏移地址设定
nvic_lowpower_mode_config	NVIC 低功耗模式相关配置

### 5.14.1 函数 nvic\_system\_reset

下表描述了函数 nvic\_system\_reset

表 320. 函数 nvic\_system\_reset

项目	描述
函数名	nvic_system_reset
函数原型	void nvic_system_reset(void)
功能描述	系统软件复位命令
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	NVIC_SystemReset()

示例

<pre>/* system reset */ nvic_system_reset();</pre>
--

### 5.14.2 函数 nvic\_irq\_enable

下表描述了函数 nvic\_irq\_enable

表 321. 函数 nvic\_irq\_enable

项目	描述
函数名	nvic_irq_enable
函数原型	void nvic_irq_enable(IRQn_Type irqn, uint32_t preempt_priority, uint32_t sub_priority)
功能描述	NVIC 中断使能及优先级配置
输入参数 1	irqn: 中断向量选择 该参数详细描述见 <a href="#">irqn</a> .
输入参数 2	preempt_priority: 抢占优先级设定 该参数的数值不可超过 NVIC_PRIORITY_GROUP_x 定义的最大抢占优先级
输入参数 3	sub_priority: 响应优先级设定 该参数的数值不可超过 NVIC_PRIORITY_GROUP_x 定义的最大响应优先级
输出参数	无
返回值	无
先决条件	无
被调用函数	NVIC_SetPriority() NVIC_EnableIRQ()

**irqn**

irqn 用于选择需要操作的中断向量，其可选参数罗列如下

WWDT\_IRQn: 窗口定时器中断  
 PVM\_IRQn: 连到 EXINT 的电源电压检测 (PVM) 中断  
 .....  
 UART7\_IRQn: UART7 全局中断  
 UART8\_IRQn: UART8 全局中断

示例

```
/* enable nvic irq */
nvic_irq_enable(ADC1_2_IRQn, 0, 0);
```

### 5.14.3 函数 nvic\_irq\_disable

下表描述了函数 nvic\_irq\_disable

表 322. 函数 nvic\_irq\_disable

项目	描述
函数名	nvic_irq_disable
函数原型	void nvic_irq_disable(IRQn_Type irqn)
功能描述	NVIC 中断失能
输入参数	irqn: 中断向量选择 该参数详细描述见 <a href="#">irqn</a> .
输出参数	无
返回值	无
先决条件	无
被调用函数	NVIC_DisableIRQ()

示例

```
/* disable nvic irq */
nvic_irq_disable(ADC1_2_IRQn);
```

### 5.14.4 函数 nvic\_priority\_group\_config

下表描述了函数 nvic\_priority\_group\_config

表 323. 函数 nvic\_priority\_group\_config

项目	描述
函数名	nvic_priority_group_config
函数原型	void nvic_priority_group_config(nvic_priority_group_type priority_group)
功能描述	NVIC 中断优先级分组配置
输入参数	priority_group: 中断优先级分组选择 该参数可以选取 nvic_priority_group_type 内的任意一个枚举值.
输出参数	无
返回值	无
先决条件	无
被调用函数	NVIC_SetPriorityGrouping()

**priority\_group**

priority\_group 用于选择中断优先级分组，其可选参数罗列如下

NVIC\_PRIORITY\_GROUP\_0: 优先级组 0 (0 位用于抢占优先级，4 位用于响应优先级)

NVIC\_PRIORITY\_GROUP\_1: 优先级组 1 (1 位用于抢占优先级, 3 位用于响应优先级)  
 NVIC\_PRIORITY\_GROUP\_2: 优先级组 2 (2 位用于抢占优先级, 2 位用于响应优先级)  
 NVIC\_PRIORITY\_GROUP\_3: 优先级组 3 (3 位用于抢占优先级, 1 位用于响应优先级)  
 NVIC\_PRIORITY\_GROUP\_4: 优先级组 4 (4 位用于抢占优先级, 0 位用于响应优先级)

示例

```
/* config nvic priority group */
nvic_priority_group_config(NVIC_PRIORITY_GROUP_4);
```

### 5.14.5 函数 nvic\_vector\_table\_set

下表描述了函数 nvic\_vector\_table\_set

表 324. 函数 nvic\_vector\_table\_set

项目	描述
函数名	nvic_vector_table_set
函数原型	void nvic_vector_table_set(uint32_t base, uint32_t offset)
功能描述	NVIC 中断向量表基地址及偏移地址设定
输入参数 1	base: 中断向量表基地址 该参数可选择设定基地址位于 RAM 或是 FLASH.
输入参数 2	offset: 中断向量表偏移地址 该参数决定实际中断向量表起始地址, 必须要设定为 0x200 的倍数
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**base**

base 用于选择中断向量表的基地址, 其可选参数罗列如下

NVIC\_VECTTAB\_RAM: 中断向量表基地址位于 RAM

NVIC\_VECTTAB\_FLASH: 中断向量表基地址位于 FLASH

示例

```
/* config vector table offset */
nvic_vector_table_set(NVIC_VECTTAB_FLASH, 0x4000);
```

### 5.14.6 函数 nvic\_lowpower\_mode\_config

下表描述了函数 nvic\_lowpower\_mode\_config

表 325. 函数 nvic\_lowpower\_mode\_config

项目	描述
函数名	nvic_lowpower_mode_config
函数原型	void nvic_lowpower_mode_config(nvic_lowpower_mode_type lp_mode, confirm_state new_state)
功能描述	NVIC 低功耗模式相关配置
输入参数 1	lp_mode: 选择需要配置的低功耗模式 该参数可以选取 nvic_lowpower_mode_type 内的任意一个枚举值.
输入参数 2	new_state: 电池供电区域的预设状态

项目	描述
	该参数可以选取自其中之一：TRUE，FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## lp\_mode

lp\_mode 用于选择需要配置的低功耗模式，其可选参数罗列如下

NVIC\_LP\_SEVONPEND: 当中断挂起时发送唤醒事件（此项通常与 WFE 组合使用）

NVIC\_LP\_SLEEPDEEP: 深度睡眠模式控制位（控制内核时钟的开关状态）

NVIC\_LP\_SLEEPONEXIT: 系统从最低优先级中断退出时，立即进入睡眠模式

示例

```
/* enable sleep-on-exit feature */
nvic_lowpower_mode_config(NVIC_LP_SLEEPONEXIT, TRUE);
```

## 5.15 电源控制（PWC）

PWC 寄存器结构 pwc\_type，定义于文件“at32f403a\_407\_pwc.h”如下：

```
/**
 * @brief type define pwc register all
 */
typedef struct
{
    .....
} pwc_type;
```

下表给出了 PWC 寄存器总览：

表 326. PWC 寄存器对应表

寄存器	描述
ctrl	电源控制寄存器
ctrlsts	电源控制及状态寄存器

下表给出了 PWC 库函数总览：

表 327. PWC 库函数总览

函数名	描述
pwc_reset	复位 PWC 使其所有寄存器保持复位值
pwc_battery_powered_domain_access	电池供电区域的写入使能
pwc_pvm_level_select	电压监测器的监测电压临界值选择
pwc_power_voltage_monitor_enable	电压监测器的电压监测使能
pwc_wakeup_pin_enable	待机唤醒管脚使能
pwc_flag_clear	清除已置位的标志位
pwc_flag_get	获取标志位状态
pwc_sleep_mode_enter	进入睡眠模式
pwc_deep_sleep_mode_enter	进入深度睡眠模式

pwc_voltage_regulate_set	深度睡眠模式下电压调节器状态选择
pwc_standby_mode_enter	进入待机模式

### 5.15.1 函数 pwc\_reset

下表描述了函数 pwc\_reset

表 328. 函数 pwc\_reset

项目	描述
函数名	pwc_reset
函数原型	void pwc_reset(void)
功能描述	复位 PWC 使其所有寄存器保持复位值
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	crm_periph_reset()

示例

<pre>/* deinitialize pwc */ pwc_reset();</pre>
--

### 5.15.2 函数 pwc\_battery\_powered\_domain\_access

下表描述了函数 pwc\_battery\_powered\_domain\_access

表 329. 函数 pwc\_battery\_powered\_domain\_access

项目	描述
函数名	pwc_battery_powered_domain_access
函数原型	void pwc_battery_powered_domain_access(confirm_state new_state)
功能描述	电池供电区域的写入使能
输入参数	<b>new_state</b> : 电池供电区域的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

<pre>/* enable the battery-powered domain write operations */ pwc_battery_powered_domain_access(TRUE);</pre>
--

*注意: 只有通过此函数进行电池供电区域的写使能后, 才能操作电池供电区域, 比如RTC。*

### 5.15.3 函数 pwc\_pvm\_level\_select

下表描述了函数 pwc\_pvm\_level\_select

表 330. 函数 pwc\_pvm\_level\_select

项目	描述
函数名	pwc_pvm_level_select
函数原型	void pwc_pvm_level_select(pwc_pvm_voltage_type pvm_voltage)
功能描述	电压监测器的监测电压临界值选择
输入参数	pvm_voltage: 监测电压临界值选择 该参数可以选取 pwc_pvm_voltage_type 内的任意一个枚举值。
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**pvm\_voltage**

pvm\_voltage 用于设置电压监测器的监测电压临界值，其可选参数罗列如下

PWC\_PVM\_VOLTAGE\_2V3: 监测电压临界值为 2.3V

PWC\_PVM\_VOLTAGE\_2V4: 监测电压临界值为 2.4V

PWC\_PVM\_VOLTAGE\_2V5: 监测电压临界值为 2.5V

PWC\_PVM\_VOLTAGE\_2V6: 监测电压临界值为 2.6V

PWC\_PVM\_VOLTAGE\_2V7: 监测电压临界值为 2.7V

PWC\_PVM\_VOLTAGE\_2V8: 监测电压临界值为 2.8V

PWC\_PVM\_VOLTAGE\_2V9: 监测电压临界值为 2.9V

**示例**

```
/* set the threshold voltage to 2.9v */
pwc_pvm_level_select(PWC_PVM_VOLTAGE_2V9);
```

**5.15.4 函数 pwc\_power\_voltage\_monitor\_enable**

下表描述了函数 pwc\_power\_voltage\_monitor\_enable

表 331. 函数 pwc\_power\_voltage\_monitor\_enable

项目	描述
函数名	pwc_power_voltage_monitor_enable
函数原型	void pwc_power_voltage_monitor_enable(confirm_state new_state)
功能描述	电压监测器的电压监测使能
输入参数	new_state: 电压监测的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
/* enable power voltage monitor */
pwc_power_voltage_monitor_enable(TRUE);
```

**5.15.5 函数 pwc\_wakeup\_pin\_enable**

下表描述了函数 pwc\_wakeup\_pin\_enable

表 332. 函数 pwc\_wakeup\_pin\_enable

项目	描述
函数名	pwc_wakeup_pin_enable
函数原型	void pwc_wakeup_pin_enable(uint32_t pin_num, confirm_state new_state)
功能描述	待机唤醒管脚使能
输入参数 1	pin_num: 需要配置的待机唤醒管脚 该参数可以选取任意具备待机唤醒功能的管脚.
输入参数 2	new_state: 待机唤醒管脚的预设状态 该参数可以选取自其中之一: TRUE, FALSE.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**pin\_num**

pin\_num 用于选择需要配置的待机唤醒管脚，其可选参数罗列如下

PWC\_WAKEUP\_PIN\_1: 待机唤醒管脚 1（对应 GPIO 为 PA0）

**示例**

```
/* enable wakeup pin - pa0 */
pwc_wakeup_pin_enable(PWC_WAKEUP_PIN_1, TRUE);
```

## 5.15.6 函数 pwc\_flag\_clear

下表描述了函数 pwc\_flag\_clear

表 333. 函数 pwc\_flag\_clear

项目	描述
函数名	pwc_flag_clear
函数原型	void pwc_flag_clear(uint32_t pwc_flag)
功能描述	清除已置位的标志位
输入参数	pwc_flag: 待清除的标志选择 该参数详细描述见 <a href="#">pwc_flag</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**pwc\_flag**

pwc\_flag 用于选择需要被清除的标志，其可选参数罗列如下

PWC\_WAKEUP\_FLAG: 待机唤醒事件标志

PWC\_STANDBY\_FLAG: 进入待机模式标志

PWC\_PVM\_OUTPUT\_FLAG: 电源电压检测输出标志（此参数不支持软件清除）

**示例**

```
/* wakeup event flag clear */
pwc_flag_clear(PWC_WAKEUP_FLAG);
```

### 5.15.7 函数 pwc\_flag\_get

下表描述了函数 pwc\_flag\_get

表 334. 函数 pwc\_flag\_get

项目	描述
函数名	pwc_flag_get
函数原型	flag_status pwc_flag_get(uint32_t pwc_flag)
功能描述	获取标志位状态
输入参数	pwc_flag: 需要获取状态的标志选择 该参数详细描述见 <a href="#">pwc_flag</a>
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为罗列的其中之一: SET, RESET.
先决条件	无
被调用函数	无

示例

```
/* check if wakeup event flag is set */
if(pwc_flag_get(PWC_WAKEUP_FLAG) != RESET)
```

### 5.15.8 函数 pwc\_sleep\_mode\_enter

下表描述了函数 pwc\_sleep\_mode\_enter

表 335. 函数 pwc\_sleep\_mode\_enter

项目	描述
函数名	pwc_sleep_mode_enter
函数原型	void pwc_sleep_mode_enter(pwc_sleep_enter_type pwc_sleep_enter)
功能描述	进入睡眠模式
输入参数	pwc_sleep_enter: 睡眠模式进入方式选择 该参数可以选取 pwc_sleep_enter_type 内的任意一个枚举值.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**pwc\_sleep\_enter**

pwc\_sleep\_enter 用于选择睡眠模式进入的方式，其可选参数罗列如下

PWC\_SLEEP\_ENTER\_WFI: 通过 WFI 命令进入睡眠模式

PWC\_SLEEP\_ENTER\_WFE: 通过 WFE 命令进入睡眠模式

示例

```
/* enter sleep mode */
pwc_sleep_mode_enter(PWC_SLEEP_ENTER_WFI);
```

### 5.15.9 函数 pwc\_deep\_sleep\_mode\_enter

下表描述了函数 pwc\_deep\_sleep\_mode\_enter

表 336. 函数 pwc\_deep\_sleep\_mode\_enter

项目	描述
函数名	pwc_deep_sleep_mode_enter
函数原型	void pwc_deep_sleep_mode_enter(pwc_deep_sleep_enter_type pwc_deep_sleep_enter)
功能描述	进入深度睡眠模式
输入参数	pwc_deep_sleep_enter: 深度睡眠模式进入方式选择 该参数可以选取 pwc_deep_sleep_enter_type 内的任意一个枚举值.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**pwc\_deep\_sleep\_enter**

pwc\_deep\_sleep\_enter 用于选择深度睡眠模式进入的方式，其可选参数罗列如下

PWC\_DEEP\_SLEEP\_ENTER\_WFI: 通过 WFI 命令进入深度睡眠模式

PWC\_DEEP\_SLEEP\_ENTER\_WFE: 通过 WFE 命令进入深度睡眠模式

**示例**

```
/* enter deep sleep mode */
pwc_deep_sleep_mode_enter(PWC_DEEP_SLEEP_ENTER_WFI);
```

**5.15.10 函数 pwc\_voltage\_regulate\_set**

下表描述了函数 pwc\_voltage\_regulate\_set

表 337. 函数 pwc\_voltage\_regulate\_set

项目	描述
函数名	pwc_voltage_regulate_set
函数原型	void pwc_voltage_regulate_set(pwc_regulator_type pwc_regulator)
功能描述	深度睡眠模式下电压调节器状态选择
输入参数	pwc_regulator: 电压调节器状态选择 该参数可以选取 pwc_regulator_type 内的任意一个枚举值.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**pwc\_regulator**

pwc\_regulator 用于选择电压调节器的状态，其可选参数罗列如下

PWC\_REGULATOR\_ON: 深度睡眠模式下电压调节器正常开启

PWC\_REGULATOR\_LOW\_POWER: 深度睡眠模式下电压调节器处于低功耗模式

**示例**

```
/* congfig the voltage regulator mode */
pwc_voltage_regulate_set(PWC_REGULATOR_LOW_POWER);
```

**5.15.11 函数 pwc\_standby\_mode\_enter**

下表描述了函数 pwc\_standby\_mode\_enter

表 338. 函数 pwc\_standby\_mode\_enter

项目	描述
函数名	pwc_standby_mode_enter
函数原型	void pwc_standby_mode_enter(void)
功能描述	进入待机模式
输入参数	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```

/* enter standby mode */
pwc_standby_mode_enter();
    
```

## 5.16 实时时钟 (RTC)

RTC 寄存器结构 rtc\_type，定义于文件“at32f403a\_407\_rtc.h”如下：

```

/**
 * @brief type define rtc register all
 */
typedef struct
{

} rtc_type;
    
```

下表给出了 RTC 寄存器总览：

表 339. RTC 寄存器对应表

寄存器	描述
ctrlh	RTC 控制寄存器高位
ctrll	RTC 控制寄存器低位
divh	RTC 分频系数寄存器高位
divl	RTC 分频系数寄存器低位
divcnth	RTC 分频计数寄存器高位
divcntl	RTC 分频计数寄存器低位
cnth	RTC 计数值寄存器高位
cntl	RTC 计数值寄存器低位
tah	RTC 闹钟寄存器高位
tal	RTC 闹钟寄存器低位

下表给出了 RTC 库函数总览：

表 340. RTC 库函数总览

函数名	描述
rtc_counter_set	RTC 计数值设置

rtc_counter_get	RTC 计数值获取
rtc_divider_set	RTC 分频器设置
rtc_divider_get	RTC 分频值获取
rtc_alarm_set	RTC 闹钟设置
rtc_interrupt_enable	RTC 中断使能
rtc_flag_get	RTC 标志获取
rtc_flag_clear	RTC 标志清除
rtc_wait_config_finish	RTC 等待配置完成
rtc_wait_update_finish	RTC 等待时间更新完成

### 5.16.1 函数 rtc\_counter\_set

下表描述了函数 rtc\_counter\_set

表 341. 函数 rtc\_counter\_set

项目	描述
函数名	rtc_counter_set
函数原型	void rtc_counter_set(uint32_t counter_value);
功能描述	计数值设置
输入参数 1	counter_value: RTC 计数值, 范围 (0~0xFFFFFFFF)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
rtc_counter_set(0x00000008);
```

### 5.16.2 函数 rtc\_counter\_get

下表描述了函数 rtc\_counter\_get

表 342. 函数 rtc\_counter\_get

项目	描述
函数名	rtc_counter_get
函数原型	uint32_t rtc_counter_get(void);
功能描述	计数值获取
输入参数 1	无
输出参数	无
返回值	uint32_t: 当前计数值, 计数值通常情况下 1 秒加 1
先决条件	无
被调用函数	无

示例

```
value = rtc_counter_get();
```

### 5.16.3 函数 rtc\_divider\_set

下表描述了函数 rtc\_divider\_set

表 343. 函数 rtc\_divider\_set

项目	描述
函数名	rtc_divider_set
函数原型	void rtc_divider_set(uint32_t div_value);
功能描述	分频器设置
输入参数 1	div_value: RTC 分频值, 范围 (0~0x000FFFFFF)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
rtc_divider_set(32767);
```

### 5.16.4 函数 rtc\_divider\_get

下表描述了函数 rtc\_divider\_get

表 344. 函数 rtc\_divider\_get

项目	描述
函数名	rtc_divider_get
函数原型	uint32_t rtc_divider_get(void);
功能描述	分频值获取
输入参数 1	无
输出参数	无
返回值	uint32_t: 当前分频值
先决条件	无
被调用函数	无

示例

```
value = rtc_divider_get();
```

### 5.16.5 函数 rtc\_alarm\_set

下表描述了函数 rtc\_alarm\_set

表 345. 函数 rtc\_alarm\_set

项目	描述
函数名	rtc_alarm_set
函数原型	void rtc_alarm_set(uint32_t alarm_value);
功能描述	闹钟设置
输入参数 1	alarm_value: RTC 闹钟值, 范围 (0~0xFFFFFFFF), 当 RTC 计数值等于闹钟值时, 将会发生闹钟事件
输出参数	无
返回值	无

项目	描述
先决条件	无
被调用函数	无

## 示例

```
rtc_alarm_set(0x00000006);
```

### 5.16.6 函数 rtc\_interrupt\_enable

下表描述了函数 rtc\_interrupt\_enable

表 346. 函数 rtc\_interrupt\_enable

项目	描述
函数名	rtc_interrupt_enable
函数原型	void rtc_interrupt_enable(uint16_t source, confirm_state new_state);
功能描述	中断使能
输入参数 1	<b>source:</b> 中断源 参阅章节: <b>source</b> 查阅更多该参数允许取值范围
输入参数 2	<b>new_state:</b> 中断使能状态 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### source

中断源

RTC\_TS\_INT: 秒钟中断

RTC\_TA\_INT: 闹钟中断

RTC\_OVF\_INT: 计数器溢出中断

## 示例

```
rtc_interrupt_enable(RTC_TS_INT, TRUE);
```

### 5.16.7 函数 rtc\_flag\_get

下表描述了函数 rtc\_flag\_get

表 347. 函数 rtc\_flag\_get

项目	描述
函数名	rtc_flag_get
函数原型	flag_status rtc_flag_get(uint16_t flag);
功能描述	获取标志位状态
输入参数 1	<b>flag:</b> 需要获取状态的标志选择 该参数详细描述见 <b>flag</b>
输出参数	无
返回值	<b>flag_status:</b> 标志位的状态 该返回值可为其中之一: SET、RESET
先决条件	无

项目	描述
被调用函数	无

**flag**

用于选择需要获取状态的标志，其可选参数罗列如下

RTC_TS_FLAG:	秒钟标志
RTC_TA_FLAG:	闹钟标志
RTC_OVF_FLAG:	计数值溢出标志
RTC_UPDF_FLAG:	时间更新标志
RTC_CFGF_FLAG:	RTC 寄存器配置完成标志

**示例**

```
rtc_flag_get(RTC_TS_FLAG);
```

### 5.16.8 函数 rtc\_flag\_clear

下表描述了函数 rtc\_flag\_clear

表 348. 函数 rtc\_flag\_clear

项目	描述
函数名	rtc_flag_clear
函数原型	void rtc_flag_clear(uint16_t flag);
功能描述	清除标志位
输入参数 1	<b>flag:</b> 待清除的标志选择 该参数详细描述见 flag
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**flag**

用于选择需要清除状态的标志，其可选参数罗列如下

RTC_TS_FLAG:	秒钟标志
RTC_TA_FLAG:	闹钟标志
RTC_OVF_FLAG:	计数值溢出标志
RTC_UPDF_FLAG:	时间更新标志

**示例**

```
rtc_flag_clear(RTC_TS_FLAG);
```

### 5.16.9 函数 rtc\_wait\_config\_finish

下表描述了函数 rtc\_wait\_config\_finish

表 349. 函数 rtc\_wait\_config\_finish

项目	描述
函数名	rtc_wait_config_finish
函数原型	void rtc_wait_config_finish(void);
功能描述	RTC 等待配置完成
输入参数 1	无

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
rtc_wait_config_finish();
```

## 5.16.10 函数 rtc\_wait\_update\_finish

下表描述了函数 rtc\_wait\_update\_finish

表 350. 函数 rtc\_wait\_update\_finish

项目	描述
函数名	rtc_wait_update_finish
函数原型	void rtc_wait_update_finish(void);
功能描述	RTC 等待时间更新完成
输入参数 1	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
rtc_wait_update_finish();
```

## 5.17 SDIO 接口 (SDIO)

SDIO 寄存器结构 crm\_type，定义于文件“at32f403a\_407\_sdio.h”如下：

```
/**
 * @brief type define sdio register all
 */
typedef struct
{
    ...
} sdio_type;
```

下表给出了 SDIO 寄存器总览：

表 351. SDIO 寄存器对应表

寄存器	描述
pwrctrl	电源控制寄存器
clkctrl	时钟控制寄存器
arg	参数寄存器
cmd	命名寄存器
rspcmd	命令响应寄存器

寄存器	描述
rsp1	响应寄存器 1
rsp2	响应寄存器 2
rsp3	响应寄存器 3
rsp4	响应寄存器 4
dttmr	数据定时器寄存器
dtlen	数据长度寄存器
dtctrl	数据控制寄存器
dtcntr	数据计算器寄存器
sts	状态寄存器
intclr	清除中断寄存器
inten	中断屏蔽寄存器
bufcntr	BUF 计数器寄存器
buf	数据 BUF 寄存器

下表给出了 SDIO 库函数总览：

表 352. SDIO 库函数总览

函数名	描述
sdio_reset	将 SDIO 外设的寄存器和控制状态复位
sdio_power_set	设置控制器的电源状态
sdio_power_status_get	获取控制器的电源状态
sdio_clock_config	时钟参数配置
sdio_bus_width_config	总线宽度配置
sdio_clock_bypass	时钟旁路模式使能设置
sdio_power_saving_mode_enable	控制器省电模式使能设置
sdio_flow_control_enable	流控模式使能设置
sdio_clock_enable	时钟使能设置
sdio_dma_enable	dma 使能设置
sdio_interrupt_enable	中断使能设置
sdio_flag_get	读取判断指定的标志是否置起
sdio_flag_clear	清除指定的标志位
sdio_command_config	命令参数配置
sdio_command_state_machine_enable	命令状态机使能设置
sdio_command_response_get	返回收到的命令响应所对应的命令号
sdio_response_get	返回卡的命令响应
sdio_data_config	数据参数配置
sdio_data_state_machine_enable	数据状态机使能设置
sdio_data_counter_get	返回待传输的数据字节数
sdio_data_read	从接收 fifo 读取一个 word 数据
sdio_buffer_counter_get	返回将要写入 BUF 或将从 BUF 读出数据字的数目
sdio_data_write	写一个 word 数据到发送 fifo
sdio_read_wait_mode_set	读等待模式设置
sdio_read_wait_start	读等待开始设置

sdio_read_wait_stop	读等待停止设置
sdio_io_function_enable	IO 功能模式使能设置
sdio_io_suspend_command_set	IO 功能模式下的挂起命令使能设置

### 5.17.1 函数 sdio\_reset

下表描述了函数 sdio\_reset

表 353. 函数 sdio\_reset

项目	描述
函数名	sdio_reset
函数原型	void sdio_reset(sdio_type *sdio_x);
功能描述	将 SDIO 外设的寄存器和控制状态复位
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* reset sdio */
sdio_reset(SDIO1);
```

### 5.17.2 函数 sdio\_power\_set

下表描述了函数 sdio\_power\_set

表 354. 函数 sdio\_power\_set

项目	描述
函数名	sdio_power_set
函数原型	void sdio_power_set(sdio_type *sdio_x, sdio_power_state_type power_state);
功能描述	设置控制器的电源状态
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	power_state: 控制器电源状态
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**power\_state**

控制器电源状态

SDIO\_POWER\_ON: 控制器电源开

SDIO\_POWER\_OFF: 控制器电源关

示例

```
/* sdio power on */
sdio_power_set(SDIO1, SDIO_POWER_ON);
```

### 5.17.3 函数 sdio\_power\_status\_get

下表描述了函数 sdio\_power\_status\_get

表 355. 函数 sdio\_power\_status\_get

项目	描述
函数名	sdio_power_status_get
函数原型	sdio_power_state_type sdio_power_status_get(sdio_type *sdio_x);
功能描述	获取控制器的电源状态
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	无
输出参数	无
返回值	sdio_power_state_type: 控制器电源状态
先决条件	无
被调用函数	无

#### 示例

```

/* check power status */
if(sdio_power_status_get(SDIO1) == SDIO_POWER_OFF)
{
    return SD_REQ_NOT_APPLICABLE;
}

```

### 5.17.4 函数 sdio\_clock\_config

下表描述了函数 sdio\_clock\_config

表 356. 函数 sdio\_clock\_config

项目	描述
函数名	sdio_clock_config
函数原型	void sdio_clock_config(sdio_type *sdio_x, uint16_t clk_div, sdio_edge_phase_type clk_edg);
功能描述	时钟参数配置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	clk_div: 时钟分频设置, 范围 0~0x3FF
输入参数 2	clk_edg: 时钟边沿设置
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### clk\_edg

指定时钟边沿

SDIO\_CLOCK\_EDGE\_RISING: 时钟上升沿

SDIO\_CLOCK\_EDGE\_FALLING: 时钟下降沿

#### 示例

```

/* config sdio clock divide and edge phase */
sdio_clock_config(SDIO1, 0x2, SDIO_CLOCK_EDGE_FALLING);

```

### 5.17.5 函数 sdio\_bus\_width\_config

下表描述了函数 sdio\_bus\_width\_config

表 357. 函数 sdio\_bus\_width\_config

项目	描述
函数名	sdio_bus_width_config
函数原型	void sdio_bus_width_config(sdio_type *sdio_x, sdio_bus_width_type width);
功能描述	总线宽度配置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	width: 指定设置的总线宽度
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### width

数据总线宽度定义

SDIO\_BUS\_WIDTH\_D1: 1-bit 数据总线宽度

SDIO\_BUS\_WIDTH\_D4: 4-bit 数据总线宽度

SDIO\_BUS\_WIDTH\_D8: 8-bit 数据总线宽度

#### 示例

```
/* config sdio bus width */
sdio_bus_width_config(SDIOx, SDIO_BUS_WIDTH_D1);
```

### 5.17.6 函数 sdio\_clock\_bypass

下表描述了函数 sdio\_clock\_bypass

表 358. 函数 sdio\_clock\_bypass

项目	描述
函数名	sdio_clock_bypass
函数原型	void sdio_clock_bypass(sdio_type *sdio_x, confirm_state new_state);
功能描述	时钟旁路模式使能设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	new_state: 新的设置状态。旁路开启 (TRUE), 旁路关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* disable clock bypass */
sdio_clock_bypass(SDIO1, FALSE);
```

### 5.17.7 函数 sdio\_power\_saving\_mode\_enable

下表描述了函数 sdio\_power\_saving\_mode\_enable

表 359. 函数 sdio\_power\_saving\_mode\_enable

项目	描述
函数名	sdio_power_saving_mode_enable
函数原型	void sdio_power_saving_mode_enable(sdio_type *sdio_x, confirm_state new_state);
功能描述	控制器省电模式使能设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* disable power saving mode */
sdio_power_saving_mode_enable(SDIO1, FALSE);
```

### 5.17.8 函数 sdio\_flow\_control\_enable

下表描述了函数 sdio\_flow\_control\_enable

表 360. 函数 sdio\_flow\_control\_enable

项目	描述
函数名	sdio_flow_control_enable
函数原型	void sdio_flow_control_enable(sdio_type *sdio_x, confirm_state new_state);
功能描述	流控模式使能设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* disable flow control */
sdio_flow_control_enable(SDIO1, FALSE);
```

### 5.17.9 函数 sdio\_clock\_enable

下表描述了函数 sdio\_clock\_enable

表 361. 函数 sdio\_clock\_enable

项目	描述
函数名	sdio_clock_enable
函数原型	void sdio_clock_enable(sdio_type *sdio_x, confirm_state new_state);
功能描述	时钟使能设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable to output sdio_ck */
sdio_clock_enable(SDIO1, TRUE);
```

### 5.17.10 函数 sdio\_dma\_enable

下表描述了函数 sdio\_dma\_enable

表 362. 函数 sdio\_dma\_enable

项目	描述
函数名	sdio_dma_enable
函数原型	void sdio_dma_enable(sdio_type *sdio_x, confirm_state new_state);
功能描述	dma 使能设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable sdio dma */
sdio_dma_enable(SDIO1, TRUE);
```

### 5.17.11 函数 sdio\_interrupt\_enable

下表描述了函数 sdio\_interrupt\_enable

表 363. 函数 crm\_flag\_clear

项目	描述
函数名	sdio_interrupt_enable
函数原型	void sdio_interrupt_enable(sdio_type *sdio_x, uint32_t int_opt, confirm_state new_state);
功能描述	中断使能设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	int_opt: 指定的中断类型
输入参数 3	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## int\_opt

指定的中断类型

SDIO_CMDFAIL_INT:	命令 CRC 检测失败中断
SDIO_DTFAIL_INT:	数据块 CRC 检测失败中断
SDIO_CMDCMDTIMEOUT_INT:	命令超时中断
SDIO_DTTIMEOUT_INT:	数据超时中断
SDIO_TXERRU_INT:	发送 BUF 下溢错误中断
SDIO_RXERRO_INT:	接收 BUF 上溢错误中断
SDIO_CMDRSPCMPL_INT:	接收到命令响应中断
SDIO_CMDCMPL_INT:	命令发送完成中断
SDIO_DTCMP_INT:	数据传输完成中断
SDIO_SBITERR_INT:	起始位错误中断
SDIO_DTBLKCMPL_INT:	数据块传输完成中断
SDIO_DOCMD_INT:	正在传输命令中断
SDIO_DOTX_INT:	正在传输数据中断
SDIO_DORX_INT:	正在接收数据中断
SDIO_TXBUFH_INT:	发送 BUF 半空中断
SDIO_RXBUFH_INT:	接收 BUF 半空中断
SDIO_TXBUFF_INT:	发送 BUF 满中断
SDIO_RXBUFF_INT:	接收 BUF 满中断
SDIO_TXBUFE_INT:	发送 BUF 空中断
SDIO_RXBUFE_INT:	接收 BUF 空中断
SDIO_TXBUF_INT:	发送 BUF 中的数据有效中断
SDIO_RXBUF_INT:	接收 BUF 中的数据有效中断
SDIO_SDIOIF_INT:	SD I/O 模式接收中断

示例

```
/* disable interrupt */
sdio_interrupt_enable(SDIO1, (SDIO_DTFAIL_INT | SDIO_DTTIMEOUT_INT | \
                             SDIO_DTCMP_INT | SDIO_TXBUFH_INT | SDIO_RXBUFH_INT | \
                             SDIO_TXERRU_INT | SDIO_RXERRO_INT | SDIO_SBITERR_INT), FALSE);
```

### 5.17.12 函数 sdio\_flag\_get

下表描述了函数 sdio\_flag\_get

表 364. 函数 sdio\_flag\_get

项目	描述
函数名	sdio_flag_get
函数原型	flag_status sdio_flag_get(sdio_type *sdio_x, uint32_t flag);
功能描述	读取判断指定的标志是否置起
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	flag: 指定的中断类型
输出参数	无
返回值	flag_status: 返回标志位的状态, 置起 (SET) 未置起 (RESET)
先决条件	无
被调用函数	无

flag

指定的 flag 标志

SDIO_CMDFAIL_FLAG:	命令 CRC 检测失败标志
SDIO_DTFAIL_FLAG:	数据块 CRC 检测失败标志
SDIO_CMDCMDTIMEOUT_FLAG:	命令超时标志
SDIO_DTTIMEOUT_FLAG:	数据超时标志
SDIO_TXERRU_FLAG:	发送 BUF 下溢错误标志
SDIO_RXERRO_FLAG:	接收 BUF 上溢错误标志
SDIO_CMDRSPCMPL_FLAG:	接收到命令响应标志
SDIO_CMDCMPL_FLAG:	命令发送完成标志
SDIO_DTCMP_FLAG:	数据传输完成标志
SDIO_SBITERR_FLAG:	起始位错误标志
SDIO_DTBLKCMPL_FLAG:	数据块传输完成标志
SDIO_DOCMD_FLAG:	正在传输命令标志
SDIO_DOTX_FLAG:	正在传输数据标志
SDIO_DORX_FLAG:	正在接收数据标志
SDIO_TXBUFH_FLAG:	发送 BUF 半空标志
SDIO_RXBUFH_FLAG:	接收 BUF 半空标志
SDIO_TXBUFF_FLAG:	发送 BUF 满标志
SDIO_RXBUFF_FLAG:	接收 BUF 满标志
SDIO_TXBUFE_FLAG:	发送 BUF 空标志
SDIO_RXBUFE_FLAG:	接收 BUF 空标志
SDIO_TXBUF_FLAG:	发送 BUF 中的数据有效标志
SDIO_RXBUF_FLAG:	接收 BUF 中的数据有效标志
SDIO_SDIOIF_FLAG:	SD I/O 模式接收标志

示例

```
/* check dttimeout flag */
if(sdio_flag_get(SDIOx, SDIO_DTTIMEOUT_FLAG) != RESET)
{
}
```

### 5.17.13 函数 sdio\_flag\_clear

下表描述了函数 sdio\_flag\_clear

表 365. 函数 sdio\_flag\_clear

项目	描述
函数名	sdio_flag_clear
函数原型	void sdio_flag_clear(sdio_type *sdio_x, uint32_t flag);
功能描述	清除指定的标志位
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	flag: 指定的中断类型
输出参数	无
返回值	无
先决条件	无
被调用函数	无

flag

指定的 flag 标志

SDIO_CMDFAIL_FLAG:	命令 CRC 检测失败标志
SDIO_DTFAIL_FLAG:	数据块 CRC 检测失败标志
SDIO_CMDCMDTIMEOUT_FLAG:	命令超时标志
SDIO_DTTIMEOUT_FLAG:	数据超时标志
SDIO_TXERRU_FLAG:	发送 BUF 下溢错误标志
SDIO_RXERRO_FLAG:	接收 BUF 上溢错误标志
SDIO_CMDRSPCMPL_FLAG:	接收到命令响应标志
SDIO_CMDCMPL_FLAG:	命令发送完成标志
SDIO_DTCMP_FLAG:	数据传输完成标志
SDIO_SBITERR_FLAG:	起始位错误标志
SDIO_DTBLKCMPL_FLAG:	数据块传输完成标志
SDIO_SDIOIF_FLAG:	SD I/O 模式接收标志

示例

```

/* clear flags */
#define SDIO_STATIC_FLAGS          ((uint32_t)0x000005FF)
sdio_flag_clear(SDIO1, SDIO_STATIC_FLAGS);
    
```

## 5.17.14 函数 sdio\_command\_config

下表描述了函数 sdio\_command\_config

表 366. 函数 sdio\_command\_config

项目	描述
函数名	sdio_command_config
函数原型	void sdio_command_config(sdio_type *sdio_x, sdio_command_struct_type *command_struct);
功能描述	命令参数配置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	command_struct: 指向结构体 sdio_command_struct_type 的指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### command\_struct

sdio\_command\_struct\_type 结构体定义在 at32f403a\_407\_sdio.h 文件中, 内容如下:

```

typedef struct
{
    uint32_t          argument;
    uint8_t           cmd_index;
    sdio_reponse_type  rsp_type;
    sdio_wait_type    wait_type;
} sdio_command_struct_type;
    
```

### argument

命令参数作为发送给卡的命令信息的一部分, 由各命令类型来决定

### cmd\_index

发送的命令编号

#### rsp\_type

响应类型参数，由各命令类型来决定，可选的类型如下

SDIO\_RESPONSE\_NO: 无响应

SDIO\_RESPONSE\_SHORT: 短响应

SDIO\_RESPONSE\_LONG: 长响应

#### wait\_type

等待类型参数，由各命令类型来决定，可选的类型如下

SDIO\_WAIT\_FOR\_NO: 无等待

SDIO\_WAIT\_FOR\_INT: 等待中断请求

SDIO\_WAIT\_FOR\_PEND: 等待传输结束

示例

```
/* send cmd16, set block length */
sdio_command_struct_type sdio_command_init_struct;
sdio_command_init_struct.argument = (uint32_t)8;
sdio_command_init_struct.cmd_index = SD_CMD_SET_BLOCKLEN;
sdio_command_init_struct.rsp_type = SDIO_RESPONSE_SHORT;
sdio_command_init_struct.wait_type = SDIO_WAIT_FOR_NO;
/* sdio command config */
sdio_command_config(SDIOx, &sdio_command_init_struct);
```

### 5.17.15 函数 sdio\_command\_state\_machine\_enable

下表描述了函数 sdio\_command\_state\_machine\_enable

表 367. 函数 sdio\_command\_state\_machine\_enable

项目	描述
函数名	sdio_command_state_machine_enable
函数原型	void sdio_command_state_machine_enable(sdio_type *sdio_x, confirm_state new_state);
功能描述	命令状态机使能设置
输入参数 1	sdio_x: 指定的 SDIO 外设，如：SDIO1
输入参数 2	new_state: 新的设置状态。开启 (TRUE)，关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable ccsn */
sdio_command_state_machine_enable(SDIO1, TRUE);
```

### 5.17.16 函数 sdio\_command\_response\_get

下表描述了函数 sdio\_command\_response\_get

表 368. 函数 `sdio_command_response_get`

项目	描述
函数名	<code>sdio_command_response_get</code>
函数原型	<code>uint8_t sdio_command_response_get(sdio_type *sdio_x);</code>
功能描述	返回收到的命令响应所对应的命令号
输入参数 1	<code>sdio_x</code> : 指定的 SDIO 外设, 如: SDIO1
输入参数 2	无
输出参数	无
返回值	<code>uint8_t</code> : 返回收到的命令响应所对应的命令号
先决条件	无
被调用函数	无

## 示例

```
/* get response of command index */
uint8_t rsp_cmd = 0;
rsp_cmd = sdio_command_response_get(SDIO1);
```

5.17.17 函数 `sdio_response_get`

下表描述了函数 `sdio_response_get`

表 369. 函数 `sdio_response_get`

项目	描述
函数名	<code>sdio_response_get</code>
函数原型	<code>uint32_t sdio_response_get(sdio_type *sdio_x, sdio_rsp_index_type reg_index);</code>
功能描述	返回卡的命令响应
输入参数 1	<code>sdio_x</code> : 指定的 SDIO 外设, 如: SDIO1
输入参数 2	<code>reg_index</code> : 响应寄存器编号, 有编号 1/2/3/4 响应寄存器, 获取对应寄存器的响应值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**reg\_div**

响应寄存器编号类型

SDIO\_RSP1\_INDEX: 响应寄存器编号 1

SDIO\_RSP2\_INDEX: 响应寄存器编号 2

SDIO\_RSP3\_INDEX: 响应寄存器编号 3

SDIO\_RSP4\_INDEX: 响应寄存器编号 4

## 示例

```
/* get response register1 */
response = sdio_response_get(SDIO1, SDIO_RSP1_INDEX);
```

5.17.18 函数 `sdio_data_config`

下表描述了函数 `sdio_data_config`

表 370. 函数 `sdio_data_config`

项目	描述
函数名	<code>sdio_data_config</code>
函数原型	<code>void sdio_data_config(sdio_type *sdio_x, sdio_data_struct_type *data_struct);</code>
功能描述	数据参数配置
输入参数 1	<code>sdio_x</code> : 指定的 SDIO 外设, 如: SDIO1
输入参数 2	<code>data_struct</code> : 指向结构体 <code>sdio_data_struct_type</code> 的指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**data\_struct**

`sdio_data_struct_type` 结构体定义在 `at32f403a_407_sdio.h` 文件中, 内容如下:

```
typedef struct
{
    uint32_t          timeout;
    uint32_t          data_length;
    sdio_block_size_type block_size;
    sdio_transfer_mode_type transfer_mode;
    sdio_transfer_direction_type transfer_direction;
} sdio_data_struct_type;
```

**timeout**

进行数据传输的超时周期值, 由总线时钟作为计数基准

**data\_length**

要传输的数据长度字节数目

**block\_size**

块 size 大小, 有如下类型

<code>SDIO_DATA_BLOCK_SIZE_1B:</code>	块大小为 1-bit
<code>SDIO_DATA_BLOCK_SIZE_2B:</code>	块大小为 2-bit
<code>SDIO_DATA_BLOCK_SIZE_4B:</code>	块大小为 4-bit
<code>SDIO_DATA_BLOCK_SIZE_8B:</code>	块大小为 8-bit
<code>SDIO_DATA_BLOCK_SIZE_16B:</code>	块大小为 16-bit
<code>SDIO_DATA_BLOCK_SIZE_32B:</code>	块大小为 32-bit
<code>SDIO_DATA_BLOCK_SIZE_64B:</code>	块大小为 64-bit
<code>SDIO_DATA_BLOCK_SIZE_128B:</code>	块大小为 128-bit
<code>SDIO_DATA_BLOCK_SIZE_256B:</code>	块大小为 256-bit
<code>SDIO_DATA_BLOCK_SIZE_512B:</code>	块大小为 512-bit
<code>SDIO_DATA_BLOCK_SIZE_1024B:</code>	块大小为 1024-bit
<code>SDIO_DATA_BLOCK_SIZE_2048B:</code>	块大小为 2048-bit
<code>SDIO_DATA_BLOCK_SIZE_4096B:</code>	块大小为 4096-bit
<code>SDIO_DATA_BLOCK_SIZE_8192B:</code>	块大小为 8192-bit
<code>SDIO_DATA_BLOCK_SIZE_16384B:</code>	块大小为 16384-bit

**transfer\_mode**

数据传输模式类型

<code>SDIO_DATA_BLOCK_TRANSFER:</code>	数据按块模式传输
<code>SDIO_DATA_STREAM_TRANSFER:</code>	数据按流模式传输

**transfer\_direction**

数据传输方向类型

SDIO\_DATA\_TRANSFER\_TO\_CARD: 数据由控制器到卡

SDIO\_DATA\_TRANSFER\_TO\_CONTROLLER: 数据由卡到控制器

示例

```

sdio_data_struct_type sdio_data_init_struct;
sdio_data_init_struct.block_size = SDIO_DATA_BLOCK_SIZE_512B;
sdio_data_init_struct.data_length = 8 ;
sdio_data_init_struct.timeout = SD_DATATIMEOUT ;
sdio_data_init_struct.transfer_direction = SDIO_DATA_TRANSFER_TO_CARD;
sdio_data_init_struct.transfer_mode = SDIO_DATA_BLOCK_TRANSFER;
/* config sdio data */
sdio_data_config(SDIO1, &sdio_data_init_struct);

```

**5.17.19 函数 sdio\_data\_state\_machine\_enable**

下表描述了函数 sdio\_data\_state\_machine\_enable

表 371. 函数 sdio\_data\_state\_machine\_enable

项目	描述
函数名	sdio_data_state_machine_enable
函数原型	void sdio_data_state_machine_enable(sdio_type *sdio_x, confirm_state new_state);
功能描述	数据状态机使能设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```

/* enable dcsn */
sdio_data_state_machine_enable(SDIO1, TRUE);

```

**5.17.20 函数 sdio\_data\_counter\_get**

下表描述了函数 sdio\_data\_counter\_get

表 372. 函数 sdio\_data\_counter\_get

项目	描述
函数名	sdio_data_counter_get
函数原型	uint32_t sdio_data_counter_get(sdio_type *sdio_x);
功能描述	返回待传输的数据字节数
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	无
输出参数	无

项目	描述
返回值	uint32_t: 返回待传输的数据字节数
先决条件	无
被调用函数	无

## 示例

```
/* get data counter */
uint32_t count = 0;
count = sdio_data_counter_get (SDIO1);
```

### 5.17.21 函数 sdio\_data\_read

下表描述了函数 sdio\_data\_read

表 373. 函数 sdio\_data\_read

项目	描述
函数名	sdio_data_read
函数原型	uint32_t sdio_data_read(sdio_type *sdio_x);
功能描述	从接收 fifo 读取一个 word 数据
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	无
输入参数 3	无
输出参数	无
返回值	uint32_t: 读取的一个 word 数据
先决条件	无
被调用函数	无

## 示例

```
/* read data */
uint32_t data = 0;
data = sdio_data_read(SDIO1);
```

### 5.17.22 函数 sdio\_buffer\_counter\_get

下表描述了函数 sdio\_buffer\_counter\_get

表 374. 函数 sdio\_buffer\_counter\_get

项目	描述
函数名	sdio_buffer_counter_get
函数原型	uint32_t sdio_buffer_counter_get(sdio_type *sdio_x);
功能描述	返回将要写入 BUF 或将从 BUF 读出数据字的数目
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```

/* get buffer count */
uint32_t count = 0;
count = sdio_buffer_counter_get(SDIO1);

```

### 5.17.23 函数 sdio\_data\_write

下表描述了函数 sdio\_data\_write

表 375. 函数 sdio\_data\_write

项目	描述
函数名	sdio_data_write
函数原型	void sdio_data_write(sdio_type *sdio_x, uint32_t data);
功能描述	写一个 word 数据到发送 fifo
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```

/* write data */
uint32_t data = 0x11223344;
sdio_data_write(SDIO1, data);

```

### 5.17.24 函数 sdio\_read\_wait\_mode\_set

下表描述了函数 sdio\_read\_wait\_mode\_set

表 376. 函数 sdio\_read\_wait\_mode\_set

项目	描述
函数名	sdio_read_wait_mode_set
函数原型	void sdio_read_wait_mode_set(sdio_type *sdio_x, sdio_read_wait_mode_type mode);
功能描述	读等待模式设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	mode: 读等待模式
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### mode

SDIO\_READ\_WAIT\_CONTROLLED\_BY\_D2: 读等待由 DATA Line2 控制

SDIO\_READ\_WAIT\_CONTROLLED\_BY\_CK: 读等待由时钟线控制

#### 示例

```

/* config read wait mode */
sdio_read_wait_mode_set(SDIO1, SDIO_READ_WAIT_CONTROLLED_BY_D2);

```

### 5.17.25 函数 sdio\_read\_wait\_start

下表描述了函数 sdio\_read\_wait\_start

表 377. 函数 sdio\_read\_wait\_start

项目	描述
函数名	sdio_read_wait_start
函数原型	void sdio_read_wait_start(sdio_type *sdio_x, confirm_state new_state);
功能描述	读等待开始设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

此函数调用开启表示开始读等待, 关闭表示无动作。

示例

```
/* start read wait mode */
sdio_read_wait_start (SDIO1, TRUE);
```

### 5.17.26 函数 sdio\_read\_wait\_stop

下表描述了函数 sdio\_read\_wait\_stop

表 378. 函数 sdio\_read\_wait\_stop

项目	描述
函数名	sdio_read_wait_stop
函数原型	void sdio_read_wait_stop(sdio_type *sdio_x, confirm_state new_state);
功能描述	读等待停止设置
输入参数 1	sdio_x: 指定的 SDIO 外设, 如: SDIO1
输入参数 2	new_state: 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

此函数调用开启表示关闭读等待, 关闭表示持续读等待。

示例

```
/* stop read wait mode */
sdio_read_wait_stop (SDIO1, TRUE);
```

### 5.17.27 函数 sdio\_io\_function\_enable

下表描述了函数 sdio\_io\_function\_enable

表 379. 函数 `sdio_io_function_enable`

项目	描述
函数名	<code>sdio_io_function_enable</code>
函数原型	<code>void sdio_io_function_enable(sdio_type *sdio_x, confirm_state new_state);</code>
功能描述	IO 功能模式使能设置
输入参数 1	<code>sdio_x</code> : 指定的 SDIO 外设, 如: SDIO1
输入参数 2	<code>new_state</code> : 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable sdio IO mode */
sdio_io_function_enable (SDIO1, TRUE);
```

### 5.17.28 函数 `sdio_io_suspend_command_set`

下表描述了函数 `sdio_io_suspend_command_set`

表 380. 函数 `sdio_io_suspend_command_set`

项目	描述
函数名	<code>sdio_io_suspend_command_set</code>
函数原型	<code>void sdio_io_suspend_command_set(sdio_type *sdio_x, confirm_state new_state);</code>
功能描述	IO 功能模式下的挂起命令使能设置
输入参数 1	<code>sdio_x</code> : 指定的 SDIO 外设, 如: SDIO1
输入参数 2	<code>new_state</code> : 新的设置状态。开启 (TRUE), 关闭 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* send suspend command */
sdio_io_suspend_command_set (SDIO1, TRUE);
```

## 5.18 串行外设口 (SPI) / 音频接口 (I<sup>2</sup>S)

SPI 寄存器结构 `spi_type`, 定义于文件“`at32f403a_407_spi.h`”如下:

```
/**
 * @brief type define spi register all
 */
typedef struct
{
    ...
} spi_type;
```

下表给出了 SPI 寄存器总览：

表 381. SPI 寄存器总览

寄存器	描述
ctrl1	SPI 控制寄存器 1
ctrl2	SPI 控制寄存器 2
sts	SPI 状态寄存器
dt	SPI 数据寄存器
cpoly	SPI CRC 多项式寄存器
rcrc	SPI RxCRC 寄存器
tcrc	SPI TxCRC 寄存器
i2sctrl	SPI_I2S 配置寄存器
i2sclkp	SPI_I2S 预分频寄存器

下表给出了 SPI 库函数总览：

表 382. SPI 库函数总览

函数名	描述
spi_i2s_reset	将 SPI/I <sup>2</sup> S 所有寄存器值恢复到复位值
spi_default_para_init	给 SPI 初始化结构体赋初值
spi_init	SPI 初始化
spi_crc_next_transmit	下一笔数据传输 CRC 命令
spi_crc_polynomial_set	SPI CRC 多项式设置
spi_crc_polynomial_get	获取 SPI CRC 多项式
spi_crc_enable	SPI CRC 使能
spi_crc_value_get	获取 SPI 接收/发送 CRC 结果
spi_hardware_cs_output_enable	硬件 CS 输出使能
spi_software_cs_internal_level_set	设置软件 CS 内部电平
spi_frame_bit_num_set	设置帧位数
spi_half_duplex_direction_set	设置单线双向半双工模式的传输方向
spi_enable	SPI 使能
i2s_default_para_init	给 I <sup>2</sup> S 初始化结构体赋初值
i2s_init	I <sup>2</sup> S 初始化
i2s_enable	I <sup>2</sup> S 使能
spi_i2s_interrupt_enable	使能选定的 SPI/I <sup>2</sup> S 中断
spi_i2s_dma_transmitter_enable	SPI/I <sup>2</sup> S DMA 发送使能
spi_i2s_dma_receiver_enable	SPI/I <sup>2</sup> S DMA 接收使能
spi_i2s_data_transmit	SPI/I <sup>2</sup> S 发送一笔数据
spi_i2s_data_receive	SPI/I <sup>2</sup> S 接收一笔数据
spi_i2s_flag_get	读取选定的 SPI/I <sup>2</sup> S 标志
spi_i2s_flag_clear	清除选定的 SPI/I <sup>2</sup> S 标志

### 5.18.1 函数 spi\_i2s\_reset

下表描述了函数 spi\_i2s\_reset

表 383. 函数 spi\_i2s\_reset

项目	描述
函数名	spi_i2s_reset
函数原型	void spi_i2s_reset(spi_type *spi_x);
功能描述	将 SPI/I <sup>2</sup> S 所有寄存器值恢复到复位值
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输出参数	无
返回值	无
先决条件	无
被调用函数	crm_periph_reset();

## 示例

```
spi_i2s_reset (SPI1);
```

### 5.18.2 函数 spi\_default\_para\_init

下表描述了函数 spi\_default\_para\_init

表 384. 函数 spi\_default\_para\_init

项目	描述
函数名	spi_default_para_init
函数原型	void spi_default_para_init(spi_init_type* spi_init_struct);
功能描述	给 SPI 初始化结构体赋初值
输入参数 1	spi_init_struct: 指向 <a href="#">spi_init_type</a> 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 spi_init_type 类型的变量
被调用函数	无

## 示例

```
spi_init_type spi_init_struct;
spi_default_para_init (&spi_init_struct);
```

### 5.18.3 函数 spi\_init

下表描述了函数 spi\_init

表 385. 函数 spi\_init

项目	描述
函数名	spi_init
函数原型	void spi_init(spi_type* spi_x, spi_init_type* spi_init_struct);
功能描述	SPI 初始化
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	spi_init_struct: 指向 <a href="#">spi_init_type</a> 类型的指针

项目	描述
输出参数	无
返回值	无
先决条件	需要先定义一个 <code>spi_init_type</code> 类型的变量
被调用函数	无

`spi_init_type` 在 `at32f403a_407_spi.h` 中定义:

typedef struct

{

```

    spi_transmission_mode_type    transmission_mode;
    spi_master_slave_mode_type    master_slave_mode;
    spi_mclk_freq_div_type        mclk_freq_division;
    spi_first_bit_type            first_bit_transmission;
    spi_frame_bit_num_type        frame_bit_num;
    spi_clock_polarity_type       clock_polarity;
    spi_clock_phase_type          clock_phase;
    spi_cs_mode_type              cs_mode_selection;

```

} `spi_init_type`;

### **spi\_transmission\_mode**

SPI 传输模式

`SPI_TRANSMIT_FULL_DUPLEX`: 双线单向全双工模式

`SPI_TRANSMIT_SIMPLEX_RX`: 双线单向只收模式

`SPI_TRANSMIT_HALF_DUPLEX_RX`: 单线双向只收模式

`SPI_TRANSMIT_HALF_DUPLEX_TX`: 单线双向只发模式

### **master\_slave\_mode**

主从模式选择

`SPI_MODE_SLAVE`: 从机模式

`SPI_MODE_MASTER`: 主机模式

### **mclk\_freq\_division**

分频系数选择

`SPI_MCLK_DIV_2`: 2 分频

`SPI_MCLK_DIV_4`: 4 分频

`SPI_MCLK_DIV_8`: 8 分频

`SPI_MCLK_DIV_16`: 16 分频

`SPI_MCLK_DIV_32`: 32 分频

`SPI_MCLK_DIV_64`: 64 分频

`SPI_MCLK_DIV_128`: 128 分频

`SPI_MCLK_DIV_256`: 256 分频

`SPI_MCLK_DIV_512`: 512 分频

`SPI_MCLK_DIV_1024`: 1024 分频

### **first\_bit\_transmission**

SPI 先发送高位/低位

`SPI_FIRST_BIT_MSB`: 先发送高位

`SPI_FIRST_BIT_LSB`: 先发送低位

### **frame\_bit\_num**

设置帧位个数

SPI\_FRAME\_8BIT: 一帧包含 8bit 数据  
 SPI\_FRAME\_16BIT: 一帧包含 16bit 数据

### clock\_polarity

时钟极性

SPI\_CLOCK\_POLARITY\_LOW: 空闲时, 时钟输出低电平  
 SPI\_CLOCK\_POLARITY\_HIGH: 空闲时, 时钟输出高电平

### clock\_phase

时钟相位

SPI\_CLOCK\_PHASE\_1EDGE: SPI 第一个时钟沿进行数据采样  
 SPI\_CLOCK\_PHASE\_2EDGE: SPI 第二个时钟沿进行数据采样

### cs\_mode\_selection

时钟相位

SPI\_CS\_HARDWARE\_MODE: 硬件 CS 模式  
 SPI\_CS\_SOFTWARE\_MODE: 软件 CS 模式

### 示例

```
spi_init_type spi_init_struct;
spi_default_para_init(&spi_init_struct);
spi_init_struct.transmission_mode = SPI_TRANSMIT_FULL_DUPLEX;
spi_init_struct.master_slave_mode = SPI_MODE_MASTER;
spi_init_struct.mclk_freq_division = SPI_MCLK_DIV_8;
spi_init_struct.first_bit_transmission = SPI_FIRST_BIT_MSB;
spi_init_struct.frame_bit_num = SPI_FRAME_16BIT;
spi_init_struct.clock_polarity = SPI_CLOCK_POLARITY_LOW;
spi_init_struct.clock_phase = SPI_CLOCK_PHASE_2EDGE;
spi_init_struct.cs_mode_selection = SPI_CS_SOFTWARE_MODE;
spi_init(SPI1, &spi_init_struct);
```

## 5.18.4 函数 spi\_crc\_next\_transmit

下表描述了函数 spi\_crc\_next\_transmit

表 386. 函数 spi\_crc\_next\_transmit

项目	描述
函数名	spi_crc_next_transmit
函数原型	void spi_crc_next_transmit(spi_type* spi_x);
功能描述	下一笔数据传输 CRC 命令
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
spi_crc_next_transmit (SPI1);
```

### 5.18.5 函数 spi\_crc\_polynomial\_set

下表描述了函数 spi\_crc\_polynomial\_set

表 387. 函数 spi\_crc\_polynomial\_set

项目	描述
函数名	spi_crc_polynomial_set
函数原型	void spi_crc_polynomial_set(spi_type* spi_x, uint16_t crc_poly);
功能描述	SPI CRC 多项式设置
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	crc_poly: CRC 多项式 取值范围: 0x0000~0xFFFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/*set spi crc polynomial value */
spi_crc_polynomial_set (SPI1, 0x07);
```

### 5.18.6 函数 spi\_crc\_polynomial\_get

下表描述了函数 spi\_crc\_polynomial\_get

表 388. 函数 spi\_crc\_polynomial\_get

项目	描述
函数名	spi_crc_polynomial_get
函数原型	uint16_t spi_crc_polynomial_get(spi_type* spi_x);
功能描述	获取 SPI CRC 多项式
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输出参数	无
返回值	CRC 多项式 取值范围: 0x0000~0xFFFF
先决条件	无
被调用函数	无

#### 示例

```
/*get spi crc polynomial value */
uint16_t crc_poly;
crc_poly = spi_crc_polynomial_get (SPI1);
```

### 5.18.7 函数 spi\_crc\_enable

下表描述了函数 spi\_crc\_enable

表 389. 函数 spi\_crc\_enable

项目	描述
函数名	spi_crc_enable
函数原型	void spi_crc_enable(spi_type* spi_x, confirm_state new_state);
功能描述	SPI CRC 使能
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* spi crc enable */
spi_crc_enable (SPI1, TRUE);
```

## 5.18.8 函数 spi\_crc\_value\_get

下表描述了函数 spi\_crc\_value\_get

表 390. 函数 spi\_crc\_value\_get

项目	描述
函数名	spi_crc_value_get
函数原型	uint16_t spi_crc_value_get(spi_type* spi_x, spi_crc_direction_type crc_direction);
功能描述	获取 SPI 接收/发送 CRC 结果
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	<b>spi_crc_direction</b> : 接收/发送 CRC 选择
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**spi\_crc\_direction**

接收/发送 CRC 选择

SPI\_CRC\_RX: 选择接收 CRC

SPI\_CRC\_TX: 选择发送 CRC

## 示例

```
/* get spi rx & tx crc enable */
uint16_t spi_rx_crc, spi_tx_crc;
spi_rx_crc = spi_crc_value_get (SPI1, SPI_CRC_RX);
spi_tx_crc = spi_crc_value_get (SPI1, SPI_CRC_TX);
```

### 5.18.9 函数 spi hardware\_cs\_output\_enable

下表描述了函数 spi hardware\_cs\_output\_enable

表 391. 函数 spi hardware\_cs\_output\_enable

项目	描述
函数名	spi hardware_cs_output_enable
函数原型	void spi hardware_cs_output_enable(spi_type* spi_x, confirm_state new_state);
功能描述	硬件 CS 输出使能
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	SPI 必须为主机模式时, 此项设置才有效
被调用函数	无

#### 示例

```
/* enable the hardware cs output */
spi hardware_cs_output_enable (SPI1, TRUE);
```

### 5.18.10 函数 spi software\_cs\_internal\_level\_set

下表描述了函数 spi software\_cs\_internal\_level\_set

表 392. 函数 spi software\_cs\_internal\_level\_set

项目	描述
函数名	spi software_cs_internal_level_set
函数原型	void spi software_cs_internal_level_set(spi_type* spi_x, spi software_cs_level_type level);
功能描述	设置软件 CS 内部电平
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	level: 设置软件 CS 内部电平
输出参数	无
返回值	无
先决条件	1、 仅在软件 CS 模式下有效; 2、 主机模式下, level 值必须为“SPI_SWCS_INTERNAL_LEVEL_HIGHT”。
被调用函数	无

#### level

设置软件 CS 内部电平

SPI\_SWCS\_INTERNAL\_LEVEL\_LOW: 设置软件 CS 内部电平为低电平

SPI\_SWCS\_INTERNAL\_LEVEL\_HIGHT: 设置软件 CS 内部电平为高电平

#### 示例

```
/* set the internal level high */
spi_software_cs_internal_level_set (SPI1, SPI_SWCS_INTERNAL_LEVEL_HIGHT);
```

### 5.18.11 函数 spi\_frame\_bit\_num\_set

下表描述了函数 spi\_frame\_bit\_num\_set

表 393. 函数 spi\_frame\_bit\_num\_set

项目	描述
函数名	spi_frame_bit_num_set
函数原型	void spi_frame_bit_num_set(spi_type* spi_x, spi_frame_bit_num_type bit_num);
功能描述	设置 SPI 帧位个数
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	bit_num: 设置帧位个数
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### bit\_num

设置帧位个数

SPI\_FRAME\_8BIT: 一帧包含 8bit 数据

SPI\_FRAME\_16BIT: 一帧包含 16bit 数据

#### 示例

```
/* set the data frame bit num as 8 */
spi_frame_bit_num_set (SPI1, SPI_FRAME_8BIT);
```

### 5.18.12 函数 spi\_half\_duplex\_direction\_set

下表描述了函数 spi\_half\_duplex\_direction\_set

表 394. 函数 spi\_half\_duplex\_direction\_set

项目	描述
函数名	spi_half_duplex_direction_set
函数原型	void spi_half_duplex_direction_set(spi_type* spi_x, spi_half_duplex_direction_type direction);
功能描述	设置单线双向半双工模式的传输方向
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	direction: 传输方向
输出参数	无
返回值	无
先决条件	仅在单线双向半双工模式下有效
被调用函数	无

**direction**

传输方向

SPI\_HALF\_DUPLEX\_DIRECTION\_RX: 接收

SPI\_HALF\_DUPLEX\_DIRECTION\_TX: 发送

**示例**

```
/* set the data transmission direction as transmit */
spi_half_duplex_direction_set (SPI1, SPI_HALF_DUPLEX_DIRECTION_TX);
```

**5.18.13 函数 spi\_enable**

下表描述了函数 spi\_enable

表 395. 函数 spi\_enable

项目	描述
函数名	spi_enable
函数原型	void spi_enable(spi_type* spi_x, confirm_state new_state);
功能描述	SPI 使能
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
/* enable spi */
spi_enable (SPI1, TRUE);
```

**5.18.14 函数 i2s\_default\_para\_init**

下表描述了函数 i2s\_default\_para\_init

表 396. 函数 i2s\_default\_para\_init

项目	描述
函数名	i2s_default_para_init
函数原型	void i2s_default_para_init(i2s_init_type* i2s_init_struct);
功能描述	给 I <sup>2</sup> S 初始化结构体赋初值
输入参数 1	i2s_init_struct: 指向 <a href="#">spi_i2s_flag</a> 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 i2s_init_type 类型的变量
被调用函数	无

**示例**

```
i2s_init_type i2s_init_struct;
i2s_default_para_init (&i2s_init_struct);
```

## 5.18.15 函数 i2s\_init

下表描述了函数 i2s\_init

表 397. 函数 i2s\_init

项目	描述
函数名	i2s_init
函数原型	void i2s_init(spi_type* spi_x, i2s_init_type* i2s_init_struct);
功能描述	I <sup>2</sup> S 初始化
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输入参数 2	i2s_init_struct: 指向 spi_i2s_flag 类型的指针
输出参数	无
返回值	无
先决条件	需要先定义一个 i2s_init_type 类型的变量
被调用函数	无

i2s\_init\_type 在 at32f403a\_407\_spi.h 中定义:

```
typedef struct
```

```
{
```

```
    i2s_operation_mode_type          operation_mode;
    i2s_audio_protocol_type          audio_protocol;
    i2s_audio_sampling_freq_type     audio_sampling_freq;
    i2s_data_channel_format_type     data_channel_format;
    i2s_clock_polarity_type          clock_polarity;
    confirm_state                    mclk_output_enable;
```

```
} i2s_init_type;
```

### operation\_mode

I<sup>2</sup>S 传输模式

I2S\_MODE\_SLAVE\_TX: I2S 从机发送模式

I2S\_MODE\_SLAVE\_RX: I2S 从机接收模式

I2S\_MODE\_MASTER\_TX: I2S 主机发送模式

I2S\_MODE\_MASTER\_RX: I2S 主机接收模式

### audio\_protocol

I<sup>2</sup>S 音频协议标准

I2S\_AUDIO\_PROTOCOL\_PHILLIPS: 飞利浦标准

I2S\_AUDIO\_PROTOCOL\_MSB: 高字节对齐标准 (左对齐)

I2S\_AUDIO\_PROTOCOL\_LSB: 低字节对齐标准 (右对齐)

I2S\_AUDIO\_PROTOCOL\_PCM\_SHORT: PCM 短帧同步标准

I2S\_AUDIO\_PROTOCOL\_PCM\_LONG: PCM 长帧同步标准

### audio\_sampling\_freq

I<sup>2</sup>S 音频采样率选择

I2S\_AUDIO\_FREQUENCY\_DEFAULT: 保持复位值 (采样率会随 SCLK 变化而变化)

I2S\_AUDIO\_FREQUENCY\_8K: I2S 采样率 8K  
 I2S\_AUDIO\_FREQUENCY\_11\_025K: I2S 采样率 11.025K  
 I2S\_AUDIO\_FREQUENCY\_16K: I2S 采样率 16K  
 I2S\_AUDIO\_FREQUENCY\_22\_05K: I2S 采样率 22.05K  
 I2S\_AUDIO\_FREQUENCY\_32K: I2S 采样率 32K  
 I2S\_AUDIO\_FREQUENCY\_44\_1K: I2S 采样率 44.1K  
 I2S\_AUDIO\_FREQUENCY\_48K: I2S 采样率 48K  
 I2S\_AUDIO\_FREQUENCY\_96K: I2S 采样率 96K  
 I2S\_AUDIO\_FREQUENCY\_192K: I2S 采样率 192K

**data\_channel\_format**

I<sup>2</sup>S 数据/声道位数格式

I2S\_DATA\_16BIT\_CHANNEL\_16BIT: 数据位数 16bit, 声道位数 16bit  
 I2S\_DATA\_16BIT\_CHANNEL\_32BIT: 数据位数 16bit, 声道位数 32bit  
 I2S\_DATA\_24BIT\_CHANNEL\_32BIT: 数据位数 24bit, 声道位数 32bit  
 I2S\_DATA\_32BIT\_CHANNEL\_32BIT: 数据位数 32bit, 声道位数 32bit

**clock\_polarity**

I<sup>2</sup>S 时钟极性

I2S\_CLOCK\_POLARITY\_LOW: 空闲时, 时钟输出低电平  
 I2S\_CLOCK\_POLARITY\_HIGH: 空闲时, 时钟输出高电平

**mclk\_output\_enable**

mclk 主时钟输出使能

取值范围: FALSE, TRUE。

**示例**

```
i2s_init_type i2s_init_struct;
i2s_default_para_init(&i2s_init_struct);
i2s_init_struct.audio_protocol = I2S_AUDIO_PROTOCOL_PHILLIPS;
i2s_init_struct.data_channel_format = I2S_DATA_16BIT_CHANNEL_32BIT;
i2s_init_struct.mclk_output_enable = FALSE;
i2s_init_struct.audio_sampling_freq = I2S_AUDIO_FREQUENCY_48K;
i2s_init_struct.clock_polarity = I2S_CLOCK_POLARITY_LOW;
i2s_init_struct.operation_mode = I2S_MODE_MASTER_TX;
i2s_init(SPI2, &i2s_init_struct);
```

## 5.18.16 函数 i2s\_enable

下表描述了函数 i2s\_enable

表 398. 函数 i2s\_enable

项目	描述
函数名	i2s_enable
函数原型	void i2s_enable(spi_type* spi_x, confirm_state new_state);
功能描述	I <sup>2</sup> S 使能
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
/* enable i2s*/
i2s_enable (SPI1, TRUE);
```

### 5.18.17 函数 spi\_i2s\_interrupt\_enable

下表描述了函数 spi\_i2s\_interrupt\_enable

表 399. 函数 spi\_i2s\_interrupt\_enable

项目	描述
函数名	spi_i2s_interrupt_enable
函数原型	void spi_i2s_interrupt_enable(spi_type* spi_x, uint32_t spi_i2s_int, confirm_state new_state);
功能描述	使能选定的 SPI/I <sup>2</sup> S 中断
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输入参数 2	spi_i2s_int: SPI 中断选择
输入参数 3	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### spi\_i2s\_int

SPI/I<sup>2</sup>S 中断选择

SPI\_I2S\_ERROR\_INT: SPI/I<sup>2</sup>S 错误中断（包含 CRC 校验错误，上溢错误，下溢错误，模式错误）。

SPI\_I2S\_RDBF\_INT: 接收数据缓冲器满中断

SPI\_I2S\_TDBE\_INT: 发送数据缓冲器空中断

#### 示例

```
/* enable the specified spi/i2s interrupts */
spi_i2s_interrupt_enable (SPI1, SPI_I2S_ERROR_INT);
spi_i2s_interrupt_enable (SPI1, SPI_I2S_RDBF_INT);
spi_i2s_interrupt_enable (SPI1, SPI_I2S_TDBE_INT);
```

### 5.18.18 函数 spi\_i2s\_dma\_transmitter\_enable

下表描述了函数 spi\_i2s\_dma\_transmitter\_enable

表 400. 函数 spi\_i2s\_dma\_transmitter\_enable

项目	描述
函数名	spi_i2s_dma_transmitter_enable
函数原型	void spi_i2s_dma_transmitter_enable(spi_type* spi_x, confirm_state new_state);
功能描述	SPI/I <sup>2</sup> S DMA 发送使能
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable spi transmitter dma */
spi_i2s_dma_transmitter_enable (SPI1, TRUE);
```

## 5.18.19 函数 spi\_i2s\_dma\_receiver\_enable

下表描述了函数 spi\_i2s\_dma\_receiver\_enable

表 401. 函数 spi\_i2s\_dma\_receiver\_enable

项目	描述
函数名	spi_i2s_dma_receiver_enable
函数原型	void spi_i2s_dma_receiver_enable(spi_type* spi_x, confirm_state new_state);
功能描述	SPI/I <sup>2</sup> S DMA 接收使能
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输入参数 2	new_state: 使能或关闭 该参数可以选取自其中之一: FALSE, TRUE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable spi dma transmitter */
spi_i2s_dma_transmitter_enable (SPI1, TRUE);
```

## 5.18.20 函数 spi\_i2s\_data\_transmit

下表描述了函数 spi\_i2s\_data\_transmit

表 402. 函数 spi\_i2s\_data\_transmit

项目	描述
函数名	spi_i2s_data_transmit
函数原型	void spi_i2s_data_transmit(spi_type* spi_x, uint16_t tx_data);
功能描述	SPI/I <sup>2</sup> S 发送一笔数据
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输入参数 2	tx_data: 待发送的数据 取值范围 (帧位个数为 8bit 时): 0x00~0xFF 取值范围 (帧位个数为 16bit 时): 0x0000~0xFFFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* spi data transmit */
uint16_t tx_data = 0x6666;
spi_i2s_data_transmit (SPI1, tx_data);
```

## 5.18.21 函数 spi\_i2s\_data\_receive

下表描述了函数 spi\_i2s\_data\_receive

表 403. 函数 spi\_i2s\_data\_receive

项目	描述
函数名	spi_i2s_data_receive
函数原型	uint16_t spi_i2s_data_receive(spi_type* spi_x);
功能描述	SPI/I <sup>2</sup> S 接收一笔数据
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输出参数	rx_data: 接收到的数据 参数范围 (帧位个数为 8bit 时): 0x00~0xFF 参数范围 (帧位个数为 16bit 时): 0x0000~0xFFFF
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* spi data receive */
uint16_t rx_data = 0;
rx_data = spi_i2s_data_receive (SPI1);
```

## 5.18.22 函数 spi\_i2s\_flag\_get

下表描述了函数 spi\_i2s\_flag\_get

表 404. 函数 spi\_i2s\_flag\_get

项目	描述
函数名	spi_i2s_flag_get
函数原型	flag_status spi_i2s_flag_get(spi_type* spi_x, uint32_t spi_i2s_flag);
功能描述	读取选定的 SPI/I <sup>2</sup> S 标志
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输入参数 2	spi_i2s_flag: 需要获取状态的标志选择 该参数详细描述见 spi_i2s_flag
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET, RESET.
先决条件	无
被调用函数	无

**spi\_i2s\_flag**

SPI/I<sup>2</sup>S 用于选择需要获取状态的标志，其可选参数罗列如下：

SPI_I2S_RDBF_FLAG:	SPI/I2S 接收数据缓冲器满标志
SPI_I2S_TDBE_FLAG:	SPI/I2S 发送数据缓冲器空标志
I2S_ACS_FLAG:	I2S 音频通道状态标志（指示左/右声道）
I2S_TUERR_FLAG:	I2S 发送器欠载错误标志
SPI_CCERR_FLAG:	SPI CRC 校验错误标志
SPI_MMERR_FLAG:	SPI 主模式错误标志
SPI_I2S_ROERR_FLAG:	SPI/I2S 接收器溢出错误标志
SPI_I2S_BF_FLAG:	SPI/I2S 通信忙标志

**示例**

```
/* get receive data buffer full flag */
flag_status status;
status = spi_i2s_flag_get(SPI, SPI_I2S_RDBF_FLAG);
```

**5.18.23 函数 spi\_i2s\_flag\_clear**

下表描述了函数 spi\_i2s\_flag\_clear

表 405. 函数 spi\_i2s\_flag\_clear

项目	描述
函数名	spi_i2s_flag_clear
函数原型	void spi_i2s_flag_clear(spi_type* spi_x, uint32_t spi_i2s_flag)
功能描述	清除选定的 SPI/I <sup>2</sup> S 标志
输入参数 1	spi_x: 所选择的 SPI 外设 该参数可以选取自其中之一: SPI1, SPI2, SPI3, SPI4, I2S2EXT, I2S3EXT.
输入参数 2	spi_i2s_flag: 待清除的标志选择 该参数详细描述见 spi_i2s_flag
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

**spi\_i2s\_flag:**

SPI/I2S 用于选择需要清除的标志，其可选参数罗列如下：

SPI\_I2S\_RDBF\_FLAG: SPI/I2S 接收数据缓冲器满标志

I2S\_TUERR\_FLAG: I2S 发送器欠载错误标志

SPI\_CCERR\_FLAG: SPI CRC 校验错误标志

SPI\_MMERR\_FLAG: SPI 主模式错误标志

SPI\_I2S\_ROERR\_FLAG: SPI/I2S 接收器溢出错误标志

注意：SPI\_I2S\_TDBE\_FLAG（SPI/I2S发送数据缓冲器空标志）、I2S\_ACS\_FLAG（I2S音频通道状态标志）和SPI\_I2S\_BF\_FLAG（SPI/I2S通信忙标志）全由硬件置位和清除，用以指示通信状态，无需软件清除。

**示例**

```
/* clear receive data buffer full flag */
spi_i2s_flag_clear (SPI, SPI_I2S_RDBF_FLAG);
```

## 5.19 系统滴答（SysTick）

SysTick 寄存器结构 SysTick\_Type，定义于文件“core\_cm4.h”如下：

```
typedef struct
{
    ...
} SysTick_Type;
```

下表给出了 SysTick 寄存器总览：

**表 406. SysTick 寄存器对应表**

寄存器	描述
ctrl	控制状态寄存器
load	重载值寄存器
val	当前计数值寄存器
calib	校准寄存器

下表给出了 SysTick 库函数总览：

**表 407. SysTick 库函数总览**

函数名	描述
systick_clock_source_config	系统滴答时钟源配置
SysTick_Config	系统滴答计数重载值设置及中断使能

### 5.19.1 函数 systick\_clock\_source\_config

下表描述了函数 systick\_clock\_source\_config

表 408. 函数 systick\_clock\_source\_config

项目	描述
函数名	systick_clock_source_config
函数原型	void systick_clock_source_config(systick_clock_source_type source);
功能描述	系统滴答时钟源配置
输入参数 1	source: 配置的 systick 时钟源
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**source**

SYSTICK\_CLOCK\_SOURCE\_AHBCLK\_DIV8: AHB 总线时钟 8 分频作为 SysTick 时钟

SYSTICK\_CLOCK\_SOURCE\_AHBCLK\_NODIV: AHB 总线时钟不分频作为 SysTick 时钟

**示例**

```
/* config systick clock source */
systick_clock_source_config(SYSTICK_CLOCK_SOURCE_AHBCLK_NODIV);
```

## 5.19.2 函数 SysTick\_Config

下表描述了函数 SysTick\_Config

表 409. 函数 SysTick\_Config

项目	描述
函数名	SysTick_Config
函数原型	uint32_t SysTick_Config(uint32_t ticks);
功能描述	系统滴答计数重载值设置及中断使能
输入参数 1	ticks: 系统滴答计数中断重载值
输入参数 2	
输出参数	无
返回值	返回函数设置状态, 成功 (0), 失败 (1)
先决条件	无
被调用函数	无

**示例**

```
/* config systick reload value and enable interrupt */
SysTick_Config(1000);
```

## 5.20 定时器 (TMR)

TMR 寄存器结构 tmr\_type, 定义于文件“at32f403a\_407\_tmr.h”如下:

```
/**
 * @brief type define tmr register all
 */
typedef struct
{
```

```
} tmr_type;
```

下表给出了 TMR 寄存器总览：

表 410. TMR 寄存器对应表

寄存器	描述
ctrl1	TMR 控制寄存器 1
ctrl2	TMR 控制寄存器 2
stctrl	TMR 次定时器控制寄存器
iden	TMR DMA/中断使能寄存器
ists	TMR 中断状态寄存器
swevt	TMR 软件事件寄存器
cm1	TMR 通道模式寄存器 1
cm2	TMR 通道模式寄存器 2
cctrl	TMR 通道控制寄存器
cval	TMR 计数值
div	TMR 预分频器
pr	TMR 周期寄存器
rpr	TMR 重复周期寄存器
c1dt	TMR 通道 1 数据寄存器
c2dt	TMR 通道 2 数据寄存器
c3dt	TMR 通道 3 数据寄存器
c4dt	TMR 通道 4 数据寄存器
brk	TMR 刹车寄存器
dmactrl	TMR DMA 控制寄存器
dmadt	TMR DMA 数据寄存器

下表给出了 TMR 库函数总览：

表 411. TMR 库函数总览

函数名	描述
tmr_reset	TMR 由 CRM 复位寄存器复位
tmr_counter_enable	启用或禁用 TMR 计数器
tmr_output_default_para_init	初始化 TMR 输出默认参数
tmr_input_default_para_init	初始化 TMR 输入默认参数
tmr_brkdt_default_para_init	初始化 TMR brkdt 默认参数
tmr_base_init	初始化 TMR 周期、分频
tmr_clock_source_div_set	设置 TMR 时钟源分频系数
tmr_cnt_dir_set	设置 TMR 计数器计数方向
tmr_repetition_counter_set	设置重复周期寄存器（rpr）的值
tmr_counter_value_set	设置 TMR 计数器值
tmr_counter_value_get	获取 TMR 计数器值
tmr_div_value_set	设置 TMR 分频器值
tmr_div_value_get	获取 TMR 分频器值

函数名	描述
tmr_output_channel_config	配置 TMR 输出通道
tmr_output_channel_mode_select	选择 TMR 输出通道模式
tmr_period_value_set	设置 TMR 周期值
tmr_period_value_get	获取 TMR 周期值
tmr_channel_value_set	设置 TMR 通道值
tmr_channel_value_get	获取 TMR 通道值
tmr_period_buffer_enable	启用或禁用 TMR 周期缓冲区
tmr_output_channel_buffer_enable	启用或禁用 TMR 输出通道缓冲区
tmr_output_channel_immediately_set	设置 TMR 输出通道立即使能
tmr_output_channel_switch_set	设置 TMR 输出通道开关
tmr_one_cycle_mode_enable	启用或禁用 TMR 单周期模式
tmr_32_bit_function_enable	启用或禁用 TMR 32 位功能 (plus 模式)
tmr_overflow_request_source_set	选择 TMR 溢出事件源
tmr_overflow_event_disable	启用或禁用 TMR 溢出事件产生
tmr_input_channel_init	初始化 TMR 输入通道
tmr_channel_enable	启用或禁用 TMR 通道
tmr_input_channel_filter_set	设置 TMR 输入通道过滤器
tmr_pwm_input_config	配置 TMR pwm 输入
tmr_channel1_input_select	选择 TMR 通道 1 输入
tmr_input_channel_divider_set	设置 TMR 输入通道分频器
tmr_primary_mode_select	选择 TMR 主模式
tmr_sub_mode_select	选择 TMR 次定时器模式
tmr_channel_dma_select	选择 TMR 通道的 DMA 请求源
tmr_hall_select	选择 TMR hall 模式
tmr_channel_buffer_enable	启用或禁用 TMR 通道缓冲区
tmr_trigger_input_select	选择 TMR 次定时器触发输入
tmr_sub_sync_mode_set	设置 TMR 次定时器同步模式
tmr_dma_request_enable	启用或禁用 TMR DMA 请求
tmr_interrupt_enable	启用或禁用 TMR 中断
tmr_flag_get	获取 TMR 标记
tmr_flag_clear	清除 TMR 标记
tmr_event_sw_trigger	软件触发 TMR 事件
tmr_output_enable	启用或禁用 TMR 输出使能
tmr_internal_clock_set	设置 TMR 内部时钟
tmr_output_channel_polarity_set	设置 TMR 输出通道极性
tmr_external_clock_config	配置 TMR 外部时钟
tmr_external_clock_mode1_config	配置 TMR 外部时钟模式 1
tmr_external_clock_mode2_config	配置 TMR 外部时钟模式 2
tmr_encoder_mode_config	配置 TMR 编码器模式
tmr_force_output_set	设置 TMR 强制输出
tmr_dma_control_config	配置 TMR DMA 控制
tmr_brkdt_config	配置 TMR 刹车模式和死区时间

### 5.20.1 函数 tmr\_reset

下表描述了函数 tmr\_reset

表 412. 函数 tmr\_reset

项目	描述
函数名	tmr_reset
函数原型	void tmr_reset(tmr_type *tmr_x);
功能描述	TMR 由 CRM 复位寄存器复位
输入参数	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输出参数	无
返回值	无
先决条件	无
被调用函数	crm_periph_reset();

示例

```
tmr_reset(TMR1);
```

### 5.20.2 函数 tmr\_counter\_enable

下表描述了函数 tmr\_counter\_enable

表 413. 函数 tmr\_counter\_enable

项目	描述
函数名	tmr_counter_enable
函数原型	void tmr_counter_enable(tmr_type *tmr_x, confirm_state new_state);
功能描述	启用或禁用 TMR 计数器
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	new_state: 将要配置的计数器状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
tmr_counter_enable(TMR1, TRUE);
```

### 5.20.3 函数 tmr\_output\_default\_para\_init

下表描述了函数 tmr\_output\_default\_para\_init

表 414. 函数 tmr\_output\_default\_para\_init

项目	描述
函数名	tmr_output_default_para_init
函数原型	void tmr_output_default_para_init(tmr_output_config_type *tmr_output_struct);

项目	描述
功能描述	初始化 tmr 输出默认参数
输入参数	tmr_output_struct: 指向结构体 tmr_output_config_type 的待初始化指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

下表描述了 tmr\_output\_struct 各个成员的默认值

表 415. tmr\_output\_struct 默认值

成员	默认值
oc_mode	TMR_OUTPUT_CONTROL_OFF
oc_idle_state	FALSE
occ_idle_state	FALSE
oc_polarity	TMR_OUTPUT_ACTIVE_HIGH
occ_polarity	TMR_OUTPUT_ACTIVE_HIGH
oc_output_state	FALSE
occ_output_state	FALSE

示例

```
tmr_output_config_type tmr_output_struct;
tmr_output_default_para_init(&tmr_output_struct);
```

## 5.20.4 函数 tmr\_input\_default\_para\_init

下表描述了函数 tmr\_input\_default\_para\_init

表 416. 函数 tmr\_input\_default\_para\_init

项目	描述
函数名	tmr_input_default_para_init
函数原型	void tmr_input_default_para_init(tmr_input_config_type *tmr_input_struct);
功能描述	初始化 TMR 输入默认参数
输入参数	tmr_input_struct: 指向结构体 tmr_input_config_type 的待初始化指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

下表描述了 tmr\_input\_struct 各个成员的默认值

表 417. tmr\_input\_struct 默认值

成员	默认值
input_channel_select	TMR_SELECT_CHANNEL_1
input_polarity_select	TMR_INPUT_RISING_EDGE
input_mapped_select	TMR_CC_CHANNEL_MAPPED_DIRECT
input_filter_value	0x0

示例

```
tmr_input_config_type tmr_input_struct;
```

```
tmr_input_default_para_init(&tmr_input_struct);
```

## 5.20.5 函数 tmr\_brkdt\_default\_para\_init

下表描述了函数 tmr\_brkdt\_default\_para\_init

表 418. 函数 tmr\_brkdt\_default\_para\_init

项目	描述
函数名	tmr_brkdt_default_para_init
函数原型	void tmr_brkdt_default_para_init(tmr_brkdt_config_type *tmr_brkdt_struct);
功能描述	初始化 TMR brkdt 默认参数
输入参数	tmr_brkdt_struct: 指向结构体 tmr_brkdt_config_type 的待初始化指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

下表描述了 tmr\_brkdt\_struct 各个成员的默认值

表 419. tmr\_brkdt\_struct 默认值

成员	默认值
deadtime	0x0
brk_polarity	TMR_BRK_INPUT_ACTIVE_LOW
wp_level	TMR_WP_OFF
auto_output_enable	FALSE
fcsoen_state	FALSE
fcsodis_state	FALSE
brk_enable	FALSE

示例

```
tmr_brkdt_config_type tmr_brkdt_struct;
tmr_brkdt_default_para_init(&tmr_brkdt_struct);
```

## 5.20.6 函数 tmr\_base\_init

下表描述了函数 tmr\_base\_init

表 420. 函数 tmr\_base\_init

项目	描述
函数名	tmr_base_init
函数原型	void tmr_base_init(tmr_type* tmr_x, uint32_t tmr_pr, uint32_t tmr_div);
功能描述	初始化 TMR 周期、分频
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_pr: 定时器周期值, 16 位定时器可取 0x0000~0xFFFF, 32 位定时器可取 0x0000_0000~0xFFFF_FFFF
输入参数 3	tmr_div: 定时器分频值, 0x0000~0xFFFF
输出参数	无

项目	描述
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_base_init(TMR1, 0xFFFF, 0xFFFF);
```

## 5.20.7 函数 tmr\_clock\_source\_div\_set

下表描述了函数 tmr\_clock\_source\_div\_set

表 421. 函数 tmr\_clock\_source\_div\_set

项目	描述
函数名	tmr_clock_source_div_set
函数原型	void tmr_clock_source_div_set(tmr_type *tmr_x, tmr_clock_division_type tmr_clock_div);
功能描述	设置 TMR 时钟源分频系数
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_clock_div: 定时器时钟源分频系数
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### tmr\_clock\_div

设置 TMR 时钟源分频系数

TMR\_CLOCK\_DIV1: 定时器时钟源分频系数为 1

TMR\_CLOCK\_DIV2: 定时器时钟源分频系数为 2

TMR\_CLOCK\_DIV4: 定时器时钟源分频系数为 4

## 示例

```
tmr_clock_source_div_set(TMR1, TMR_CLOCK_DIV4);
```

## 5.20.8 函数 tmr\_cnt\_dir\_set

下表描述了函数 tmr\_cnt\_dir\_set

表 422. 函数 tmr\_cnt\_dir\_set

项目	描述
函数名	tmr_cnt_dir_set
函数原型	void tmr_cnt_dir_set(tmr_type *tmr_x, tmr_count_mode_type tmr_cnt_dir);
功能描述	设置 TMR 计数器计数方向
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_cnt_dir: 定时器计数方向, 详细描述见 <a href="#">错误!未找到引用源。</a>

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**tmr\_cnt\_dir**

设置定时器计数方向**错误!未找到引用源。**

TMR_COUNT_UP:	定时器计数器向上计数
TMR_COUNT_DOWN:	定时器计数器向下计数
TMR_COUNT_TWO_WAY_1:	定时器计数器中央双向对齐计数模式 1
TMR_COUNT_TWO_WAY_2:	定时器计数器中央双向对齐计数模式 2
TMR_COUNT_TWO_WAY_3:	定时器计数器中央双向对齐计数模式 3

**示例**

```
tmr_cnt_dir_set(TMR1, TMR_COUNT_UP);
```

**5.20.9 函数 tmr\_repetition\_counter\_set**

下表描述了函数 tmr\_repetition\_counter\_set

**表 423. 函数 tmr\_repetition\_counter\_set**

项目	描述
函数名	tmr_repetition_counter_set
函数原型	void tmr_repetition_counter_set(tmr_type *tmr_x, uint8_t tmr_rpr_value);
功能描述	设置重复周期寄存器 (rpr) 的值
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR8
输入参数 2	tmr_rpr_value: 定时器重复周期值, 可取 0x00~0xFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
tmr_repetition_counter_set(TMR1, 0x10);
```

**5.20.10 函数 tmr\_counter\_value\_set**

下表描述了函数 tmr\_counter\_value\_set

**表 424. 函数 tmr\_counter\_value\_set**

项目	描述
函数名	tmr_counter_value_set
函数原型	void tmr_counter_value_set(tmr_type *tmr_x, uint32_t tmr_cnt_value);
功能描述	设置 TMR 计数器值
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14

项目	描述
输入参数 2	tmr_cnt_value: 定时器计数器值, 16 位定时器可取 0x0000~0xFFFF, 32 位定时器可取 0x0000_0000~0xFFFF_FFFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_counter_value_set(TMR1, 0xFFFF);
```

## 5.20.11 函数 tmr\_counter\_value\_get

下表描述了函数 tmr\_counter\_value\_get

表 425. 函数 tmr\_counter\_value\_get

项目	描述
函数名	tmr_counter_value_get
函数原型	uint32_t tmr_counter_value_get(tmr_type *tmr_x);
功能描述	获取 TMR 计数器值
输入参数	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输出参数	无
返回值	定时器计数器值
先决条件	无
被调用函数	无

## 示例

```
uint32_t counter_value;
counter_value = tmr_counter_value_get(TMR1);
```

## 5.20.12 函数 tmr\_div\_value\_set

下表描述了函数 tmr\_div\_value\_set

表 426. 函数 tmr\_div\_value\_set

项目	描述
函数名	tmr_div_value_set
函数原型	void tmr_div_value_set(tmr_type *tmr_x, uint32_t tmr_div_value);
功能描述	设置 TMR 分频器值
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_div_value: 定时器分频器值, 16 位定时器可取 0x0000~0xFFFF, 32 位定时器可取 0x0000_0000~0xFFFF_FFFF
输出参数	无
返回值	无

项目	描述
先决条件	无
被调用函数	无

## 示例

```
tmr_div_value_set(TMR1, 0xFFFF);
```

### 5.20.13 函数 tmr\_div\_value\_get

下表描述了函数 tmr\_div\_value\_get

表 427. 函数 tmr\_div\_value\_get

项目	描述
函数名	tmr_div_value_get
函数原型	uint32_t tmr_div_value_get(tmr_type *tmr_x);
功能描述	获取 TMR 分频器值
输入参数	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输出参数	无
返回值	定时器分频器值
先决条件	无
被调用函数	无

## 示例

```
uint32_t div_value;
div_value = tmr_div_value_get(TMR1);
```

### 5.20.14 函数 tmr\_output\_channel\_config

下表描述了函数 tmr\_output\_channel\_config

表 428. 函数 tmr\_output\_channel\_config

项目	描述
函数名	tmr_output_channel_config
函数原型	void tmr_output_channel_config(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, tmr_output_config_type *tmr_output_struct);
功能描述	配置 TMR 输出通道
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>
输入参数 3	tmr_output_struct: 指向结构体 tmr_output_config_type 的指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### tmr\_channel

设置 TMR 通道，tmr\_channel 可选择的值如下

TMR\_SELECT\_CHANNEL\_1: 选择定时器通道 1

TMR\_SELECT\_CHANNEL\_2: 选择定时器通道 2

TMR\_SELECT\_CHANNEL\_3: 选择定时器通道 3

TMR\_SELECT\_CHANNEL\_4: 选择定时器通道 4

### tmr\_output\_config\_type structure

tmr\_output\_config\_type 在 at32f403a\_407\_tmr.h 中

typedef struct

```
{
    tmr_output_control_mode_type  oc_mode;
    confirm_state                 oc_idle_state;
    confirm_state                 occ_idle_state;
    tmr_output_polarity_type      oc_polarity;
    tmr_output_polarity_type      occ_polarity;
    confirm_state                 oc_output_state;
    confirm_state                 occ_output_state;
} tmr_output_config_type;
```

### oc\_mode

配置输出通道模式，即对通道原始信号（CxORAW）进行配置

TMR_OUTPUT_CONTROL_OFF:	断开通道输出（CxOUT）与 CxORAW 的连接
TMR_OUTPUT_CONTROL_HIGH:	设置 CxORAW 为高
TMR_OUTPUT_CONTROL_LOW:	设置 CxORAW 为低
TMR_OUTPUT_CONTROL_SWITCH:	切换 CxORAW 的电平
TMR_OUTPUT_CONTROL_FORCE_LOW:	固定 CxORAW 为低
TMR_OUTPUT_CONTROL_FORCE_HIGH:	固定 CxORAW 为高
TMR_OUTPUT_CONTROL_PWM_MODE_A:	PWM 模式 A
TMR_OUTPUT_CONTROL_PWM_MODE_B:	PWM 模式 B

### oc\_idle\_state

配置输出通道空闲状态

FALSE: 输出通道空闲状态为 0

TRUE: 输出通道空闲状态为 1

### occ\_idle\_state

配置互补输出通道空闲状态

FALSE: 互补输出通道空闲状态为 0

TRUE: 互补输出通道空闲状态为 1

### oc\_polarity

配置输出通道极性

TMR\_OUTPUT\_ACTIVE\_HIGH: 输出通道极性高

TMR\_OUTPUT\_ACTIVE\_LOW: 输出通道极性低

### occ\_polarity

配置互补输出通道极性

TMR\_OUTPUT\_ACTIVE\_HIGH: 互补输出通道极性高

TMR\_OUTPUT\_ACTIVE\_LOW: 互补输出通道极性低

### oc\_output\_state

配置输出通道状态

FALSE: 输出通道关闭

TRUE: 输出通道开启

### occ\_output\_state

配置互补输出通道状态

FALSE: 互补输出通道关闭

TRUE: 互补输出通道开启

示例

```

tmr_output_config_type tmr_output_struct;
tmr_output_struct.oc_mode = TMR_OUTPUT_CONTROL_OFF;
tmr_output_struct.oc_output_state = TRUE;
tmr_output_struct.oc_polarity = TMR_OUTPUT_ACTIVE_HIGH;
tmr_output_struct.oc_idle_state = TRUE;
tmr_output_struct.occ_output_state = TRUE;
tmr_output_struct.occ_polarity = TMR_OUTPUT_ACTIVE_HIGH;
tmr_output_struct.occ_idle_state = TRUE;
tmr_output_channel_config(TMR1, TMR_SELECT_CHANNEL_1, &tmr_output_struct);

```

## 5.20.15 函数 tmr\_output\_channel\_mode\_select

下表描述了函数 tmr\_output\_channel\_mode\_select

表 429. 函数 tmr\_output\_channel\_mode\_select

项目	描述
函数名	tmr_output_channel_mode_select
函数原型	void tmr_output_channel_mode_select(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, tmr_output_control_mode_type oc_mode);
功能描述	选择 TMR 输出通道模式
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>
输入参数 3	oc_mode: 输出模式 <a href="#">oc_mode</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
tmr_output_channel_mode_select(TMR1, TMR_SELECT_CHANNEL_1, TMR_OUTPUT_CONTROL_SWITCH);
```

## 5.20.16 函数 tmr\_period\_value\_set

下表描述了函数 tmr\_period\_value\_set

表 430. 函数 tmr\_period\_value\_set

项目	描述
函数名	tmr_period_value_set
函数原型	void tmr_period_value_set(tmr_type *tmr_x, uint32_t tmr_pr_value);
功能描述	设置 TMR 周期值

项目	描述
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_pr_value: 定时器周期值, 16 位定时器可取 0x0000~0xFFFF, 32 位定时器可取 0x0000_0000~0xFFFF_FFFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_period_value_set(TMR1, 0xFFFF);
```

## 5.20.17 函数 tmr\_period\_value\_get

下表描述了函数 tmr\_period\_value\_get

表 431. 函数 tmr\_period\_value\_get

项目	描述
函数名	tmr_period_value_get
函数原型	uint32_t tmr_period_value_get(tmr_type *tmr_x);
功能描述	获取 TMR 周期值
输入参数	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输出参数	无
返回值	定时器周期值
先决条件	无
被调用函数	无

## 示例

```
uint32_t pr_value;
pr_value = tmr_period_value_get(TMR1);
```

## 5.20.18 函数 tmr\_channel\_value\_set

下表描述了函数 tmr\_channel\_value\_set

表 432. 函数 tmr\_channel\_value\_set

项目	描述
函数名	tmr_channel_value_set
函数原型	void tmr_channel_value_set(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, uint32_t tmr_channel_value);
功能描述	设置 TMR 通道值
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14

项目	描述
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>
输入参数 3	tmr_channel_value: 定时器通道值, 16 位定时器可取 0x0000~0xFFFF, 32 位定时器可取 0x0000_0000~0xFFFF_FFFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_channel_value_set(TMR1, TMR_SELECT_CHANNEL_1, 0xFFFF);
```

## 5.20.19 函数 tmr\_channel\_value\_get

下表描述了函数 tmr\_channel\_value\_get

表 433. 函数 tmr\_channel\_value\_get

项目	描述
函数名	tmr_channel_value_get
函数原型	uint32_t tmr_channel_value_get(tmr_type *tmr_x, tmr_channel_select_type tmr_channel);
功能描述	获取 TMR 通道值
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>
输出参数	无
返回值	定时器通道值
先决条件	无
被调用函数	无

## 示例

```
uint32_t ch_value;
ch_value = tmr_channel_value_get(TMR1, TMR_SELECT_CHANNEL_1);
```

## 5.20.20 函数 tmr\_period\_buffer\_enable

下表描述了函数 tmr\_period\_buffer\_enable

表 434. 函数 tmr\_period\_buffer\_enable

项目	描述
函数名	tmr_period_buffer_enable
函数原型	void tmr_period_buffer_enable(tmr_type *tmr_x, confirm_state new_state);
功能描述	启用或禁用 TMR 周期缓冲区
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	new_state: 将要配置的周期缓冲区状态, 可选择启用 (TRUE) 或禁用

项目	描述
	(FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_period_buffer_enable(TMR1, TRUE);
```

### 5.20.21 函数 tmr\_output\_channel\_buffer\_enable

下表描述了函数 tmr\_output\_channel\_buffer\_enable

表 435. 函数 tmr\_output\_channel\_buffer\_enable

项目	描述
函数名	tmr_output_channel_buffer_enable
函数原型	void tmr_output_channel_buffer_enable(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, confirm_state new_state);
功能描述	启用或禁用 TMR 输出通道缓冲区
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>
输入参数 3	new_state: 将要配置的输出通道缓冲区状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_output_channel_buffer_enable(TMR1, TMR_SELECT_CHANNEL_1, TRUE);
```

### 5.20.22 函数 tmr\_output\_channel\_immediately\_set

下表描述了函数 tmr\_output\_channel\_immediately\_set

表 436. 函数 tmr\_output\_channel\_immediately\_set

项目	描述
函数名	tmr_output_channel_immediately_set
函数原型	void tmr_output_channel_immediately_set(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, confirm_state new_state);
功能描述	设置 TMR 输出通道立即使能
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>

项目	描述
输入参数 3	new_state: 将要配置的输出通道立即使能状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_output_channel_immediately_set(TMR1, TMR_SELECT_CHANNEL_1, TRUE);
```

### 5.20.23 函数 tmr\_output\_channel\_switch\_set

下表描述了函数 tmr\_output\_channel\_switch\_set

表 437. 函数 tmr\_output\_channel\_switch\_set

项目	描述
函数名	tmr_output_channel_switch_set
函数原型	void tmr_output_channel_switch_set(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, confirm_state new_state);
功能描述	设置 TMR 输出通道开关
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>
输入参数 3	new_state: 将要配置的输出通道开关状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_output_channel_switch_set(TMR1, TMR_SELECT_CHANNEL_1, TRUE);
```

### 5.20.24 函数 tmr\_one\_cycle\_mode\_enable

下表描述了函数 tmr\_one\_cycle\_mode\_enable

表 438. 函数 tmr\_one\_cycle\_mode\_enable

项目	描述
函数名	tmr_one_cycle_mode_enable
函数原型	void tmr_one_cycle_mode_enable(tmr_type *tmr_x, confirm_state new_state);
功能描述	启用或禁用 TMR 单周期模式
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	new_state: 将要配置的单周期模式状态, 可选择启用 (TRUE) 或禁用

项目	描述
	(FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_one_cycle_mode_enable(TMR1, TRUE);
```

### 5.20.25 函数 tmr\_32\_bit\_function\_enable

下表描述了函数 tmr\_32\_bit\_function\_enable

表 439. 函数 tmr\_32\_bit\_function\_enable

项目	描述
函数名	tmr_32_bit_function_enable
函数原型	void tmr_32_bit_function_enable(tmr_type *tmr_x, confirm_state new_state);
功能描述	启用或禁用 TMR 32 位功能 (plus 模式)
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR2, TMR5
输入参数 2	new_state: 将要配置的 32 位模式状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_32_bit_function_enable(TMR1, TRUE);
```

### 5.20.26 函数 tmr\_overflow\_request\_source\_set

下表描述了函数 tmr\_overflow\_request\_source\_set

表 440. 函数 tmr\_overflow\_request\_source\_set

项目	描述
函数名	tmr_overflow_request_source_set
函数原型	void tmr_overflow_request_source_set(tmr_type *tmr_x, confirm_state new_state);
功能描述	选择 TMR 溢出事件源
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	new_state: 将要配置的溢出事件源
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**new\_state**

将要配置的溢出事件源

FALSE: 来源于计数器溢出、设置 OVFSWTR 位或次定时器控制器产生的溢出事件

TRUE: 只能来源于计数器溢出

**示例**

```
tmr_overflow_request_source_set(TMR1, TRUE);
```

**5.20.27 函数 tmr\_overflow\_event\_disable**

下表描述了函数 tmr\_overflow\_event\_disable

表 441. 函数 tmr\_overflow\_event\_disable

项目	描述
函数名	tmr_overflow_event_disable
函数原型	void tmr_overflow_event_disable(tmr_type *tmr_x, confirm_state new_state);
功能描述	启用或禁用 TMR 溢出事件产生
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	new_state: 将要配置的溢出事件产生状态
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**new\_state**

将要配置的溢出事件产生状态

FALSE: 允许溢出事件产生, 溢出事件可以由下列事件产生:

- 计数器溢出
- 将 OVFSWTR 位置 1
- 通过次定时器控制器产生的溢出事件

TRUE: 禁止溢出事件产生

**示例**

```
tmr_overflow_event_disable(TMR1, TRUE);
```

**5.20.28 函数 tmr\_input\_channel\_init**

下表描述了函数 tmr\_input\_channel\_init

表 442. 函数 tmr\_input\_channel\_init

项目	描述
函数名	tmr_input_channel_init
函数原型	void tmr_input_channel_init(tmr_type *tmr_x, tmr_input_config_type *input_struct, tmr_channel_input_divider_type divider_factor);
功能描述	初始化 TMR 输入通道
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14

项目	描述
输入参数 2	input_struct: 指向结构体 tmr_input_config_type 的指针
输入参数 3	divider_factor: 输入通道分频系数
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## tmr\_input\_config\_type structure

tmr\_input\_config\_type 在 at32f403a\_407\_tmr.h 中

typedef struct

```
{
    tmr_channel_select_type          input_channel_select;
    tmr_input_polarity_type          input_polarity_select;
    tmr_input_direction_mapped_type  input_mapped_select;
    uint8_t                          input_filter_value;
} tmr_input_config_type;
```

### input\_channel\_select

选择 TMR 输入通道 [tmr\\_channel](#)

### input\_polarity\_select

选择输入通道极性

TMR\_INPUT\_RISING\_EDGE: 输入通道有效边沿为上升沿

TMR\_INPUT\_FALLING\_EDGE: 输入通道有效边沿为下降沿

TMR\_INPUT\_BOTH\_EDGE: 输入通道有效边沿为上升沿和下降沿

### input\_mapped\_select

选择输入通道映射

TMR\_CC\_CHANNEL\_MAPPED\_DIRECT: 选择 TMR 输入通道 1, 2, 3 和 4 对应地与 C1IRAW, C2IRAW, C3IRAW 和 C4IRAW 相连

TMR\_CC\_CHANNEL\_MAPPED\_INDIRECT: 选择 TMR 输入通道 1, 2, 3 和 4 对应地与 C2IRAW, C1IRAW, C4IRAW 和 C3IRAW 相连

TMR\_CC\_CHANNEL\_MAPPED\_STI: 选择 TMR 输入通道映射在 STI 上

### input\_filter\_value

配置输入通道滤波值, 可取 0x00~0x0F

### divider\_factor

输入通道分频系数

TMR\_CHANNEL\_INPUT\_DIV\_1: 输入通道分频系数为 1

TMR\_CHANNEL\_INPUT\_DIV\_2: 输入通道分频系数为 2

TMR\_CHANNEL\_INPUT\_DIV\_4: 输入通道分频系数为 4

TMR\_CHANNEL\_INPUT\_DIV\_8: 输入通道分频系数为 8

### 示例

```
tmr_input_config_type tmr_input_config_struct;
tmr_input_config_struct.input_channel_select = TMR_SELECT_CHANNEL_2;
tmr_input_config_struct.input_mapped_select = TMR_CC_CHANNEL_MAPPED_DIRECT;
tmr_input_config_struct.input_polarity_select = TMR_INPUT_RISING_EDGE;
tmr_input_config_struct.input_filter_value = 0x00;
tmr_input_channel_init(TMR1, &tmr_input_config_struct, TMR_CHANNEL_INPUT_DIV_1);
```

### 5.20.29 函数 tmr\_channel\_enable

下表描述了函数 tmr\_channel\_enable

表 443. 函数 tmr\_channel\_enable

项目	描述
函数名	tmr_channel_enable
函数原型	void tmr_channel_enable(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, confirm_state new_state);
功能描述	启用或禁用 TMR 通道
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道
输入参数 3	new_state: 将要配置的通道状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### tmr\_channel

设置 TMR 通道, tmr\_channel 可选值如下

- TMR\_SELECT\_CHANNEL\_1: 选择定时器通道 1
- TMR\_SELECT\_CHANNEL\_1C: 选择定时器互补通道 1
- TMR\_SELECT\_CHANNEL\_2: 选择定时器通道 2
- TMR\_SELECT\_CHANNEL\_2C: 选择定时器互补通道 2
- TMR\_SELECT\_CHANNEL\_3: 选择定时器通道 3
- TMR\_SELECT\_CHANNEL\_3C: 选择定时器互补通道 3
- TMR\_SELECT\_CHANNEL\_4: 选择定时器通道 4

示例

```
tmr_channel_enable(TMR1, TMR_SELECT_CHANNEL_1, TRUE);
```

### 5.20.30 函数 tmr\_input\_channel\_filter\_set

下表描述了函数 tmr\_input\_channel\_filter\_set

表 444. 函数 tmr\_input\_channel\_filter\_set

项目	描述
函数名	tmr_input_channel_filter_set
函数原型	void tmr_input_channel_filter_set(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, uint16_t filter_value);
功能描述	设置 TMR 输入通道过滤器
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道, 见 <a href="#">tmr_channel</a>
输入参数 3	filter_value: 配置输入通道滤波值, 可取 0x00~0x0F

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
tmr_input_channel_filter_set(TMR1, TMR_SELECT_CHANNEL_1, 0x0F);
```

### 5.20.31 函数 tmr\_pwm\_input\_config

下表描述了函数 tmr\_pwm\_input\_config

表 445. 函数 tmr\_pwm\_input\_config

项目	描述
函数名	tmr_pwm_input_config
函数原型	void tmr_pwm_input_config(tmr_type *tmr_x, tmr_input_config_type *input_struct, tmr_channel_input_divider_type divider_factor);
功能描述	配置 TMR pwm 输入
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	input_struct: 指向结构体 tmr_input_config_type 的指针
输入参数 3	divider_factor: 输入通道分频系数
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### input\_struct

指向结构体 tmr\_input\_config\_type 的指针, 参考 [tmr\\_input\\_config\\_type](#) 查看取值范围

#### divider\_factor

输入通道分频系数

TMR\_CHANNEL\_INPUT\_DIV\_1: 输入通道分频系数为 1

TMR\_CHANNEL\_INPUT\_DIV\_2: 输入通道分频系数为 2

TMR\_CHANNEL\_INPUT\_DIV\_4: 输入通道分频系数为 4

TMR\_CHANNEL\_INPUT\_DIV\_8: 输入通道分频系数为 8

## 示例

```
tmr_input_config_type tmr_ic_init_structure;
tmr_ic_init_structure.input_filter_value = 0;
tmr_ic_init_structure.input_channel_select = TMR_SELECT_CHANNEL_2;
tmr_ic_init_structure.input_mapped_select = TMR_CC_CHANNEL_MAPPED_DIRECT;
tmr_ic_init_structure.input_polarity_select = TMR_INPUT_RISING_EDGE;
tmr_pwm_input_config(TMR1, &tmr_ic_init_structure, TMR_CHANNEL_INPUT_DIV_1);
```

### 5.20.32 函数 tmr\_channel1\_input\_select

下表描述了函数 tmr\_channel1\_input\_select

表 446. 函数 tmr\_channel1\_input\_select

项目	描述
函数名	tmr_channel1_input_select
函数原型	void tmr_channel1_input_select(tmr_type *tmr_x, tmr_channel1_input_connected_type ch1_connect);
功能描述	选择 TMR 通道 1 输入
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8
输入参数 2	ch1_connect: 通道 1 输入选择
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**ch1\_connect**

将要配置的通道 1 输入连接

TMR\_CHANNEL1\_CONNECTED\_C1IRAW: 将 CH1 管脚连到 C1IRAW 输入

TMR\_CHANNEL1\_2\_3\_CONNECTED\_C1IRAW\_XOR: 将 CH1、CH2 和 CH3 管脚异或结果连到 C1IRAW 输入

**示例**

```
tmr_channel1_input_select(TMR1, TMR_CHANNEL1_2_3_CONNECTED_C1IRAW_XOR);
```

**5.20.33 函数 tmr\_input\_channel\_divider\_set**

下表描述了函数 tmr\_input\_channel\_divider\_set

表 447. 函数 tmr\_input\_channel\_divider\_set

项目	描述
函数名	tmr_input_channel_divider_set
函数原型	void tmr_input_channel_divider_set(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, tmr_channel_input_divider_type divider_factor);
功能描述	设置 TMR 输入通道分频器
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>
输入参数 3	divider_factor: 输入通道分频系数
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**divider\_factor**

输入通道分频系数

TMR\_CHANNEL\_INPUT\_DIV\_1: 输入通道分频系数为 1

TMR\_CHANNEL\_INPUT\_DIV\_2: 输入通道分频系数为 2

TMR\_CHANNEL\_INPUT\_DIV\_4: 输入通道分频系数为 4

TMR\_CHANNEL\_INPUT\_DIV\_8: 输入通道分频系数为 8

示例

```
tmr_input_channel_divider_set(TMR1, TMR_SELECT_CHANNEL_1, TMR_CHANNEL_INPUT_DIV_2);
```

### 5.20.34 函数 tmr\_primary\_mode\_select

下表描述了函数 tmr\_primary\_mode\_select

表 448. 函数 tmr\_primary\_mode\_select

项目	描述
函数名	tmr_primary_mode_select
函数原型	void tmr_primary_mode_select(tmr_type *tmr_x, tmr_primary_select_type primary_mode);
功能描述	选择 TMR 主模式
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8
输入参数 2	primary_mode: 将要配置的主模式
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### primary\_mode

将要配置的主模式, 即主定时器输出信号选择

TMR\_PRIMARY\_SEL\_RESET: 主模式的输出信号选择复位  
 TMR\_PRIMARY\_SEL\_ENABLE: 主模式的输出信号选择使能  
 TMR\_PRIMARY\_SEL\_OVERFLOW: 主模式的输出信号选择溢出  
 TMR\_PRIMARY\_SEL\_COMPARE: 主模式的输出信号选择比较脉冲  
 TMR\_PRIMARY\_SEL\_C1ORAW: 主模式的输出信号选择 C1ORAW 信号  
 TMR\_PRIMARY\_SEL\_C2ORAW: 主模式的输出信号选择 C2ORAW 信号  
 TMR\_PRIMARY\_SEL\_C3ORAW: 主模式的输出信号选择 C3ORAW 信号  
 TMR\_PRIMARY\_SEL\_C4ORAW: 主模式的输出信号选择 C4ORAW 信号

示例

```
tmr_primary_mode_select(TMR1, TMR_PRIMARY_SEL_RESET);
```

### 5.20.35 函数 tmr\_sub\_mode\_select

下表描述了函数 tmr\_sub\_mode\_select

表 449. 函数 tmr\_sub\_mode\_select

项目	描述
函数名	tmr_sub_mode_select
函数原型	void tmr_sub_mode_select(tmr_type *tmr_x, tmr_sub_mode_select_type sub_mode);
功能描述	选择 TMR 次定时器模式
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR12
输入参数 2	sub_mode: 将要配置的次定时器模式

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**primary\_mode**

选择要配置的次定时器模式

TMR_SUB_MODE_DISABLE:	关闭次定时器模式
TMR_SUB_ENCODER_MODE_A:	选择编码器模式 A
TMR_SUB_ENCODER_MODE_B:	选择编码器模式 B
TMR_SUB_ENCODER_MODE_C:	选择编码器模式 C
TMR_SUB_RESET_MODE:	选择复位模式
TMR_SUB_HANG_MODE:	选择挂起模式
TMR_SUB_TRIGGER_MODE:	选择触发模式
TMR_SUB_EXTERNAL_CLOCK_MODE_A:	选择外部时钟模式 A

示例

```
tmr_sub_mode_select(TMR1, TMR_SUB_HANG_MODE);
```

**5.20.36 函数 tmr\_channel\_dma\_select**

下表描述了函数 tmr\_channel\_dma\_select

表 450. 函数 tmr\_channel\_dma\_select

项目	描述
函数名	tmr_channel_dma_select
函数原型	void tmr_channel_dma_select(tmr_type *tmr_x, tmr_dma_request_source_type cc_dma_select);
功能描述	选择 TMR 通道的 DMA 请求源
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR12
输入参数 2	cc_dma_select: 将要选择的 TMR 通道的 DMA 请求源
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**cc\_dma\_select**

选择 TMR 通道的 DMA 请求源

TMR_DMA_REQUEST_BY_CHANNEL:	当发生通道事件 (CxIF = 1) 时产生 DMA 请求
TMR_DMA_REQUEST_BY_OVERFLOW:	当发生溢出事件 (OVFIF = 1) 时产生 DMA 请求

示例

```
tmr_channel_dma_select(TMR1, TMR_DMA_REQUEST_BY_OVERFLOW);
```

**5.20.37 函数 tmr\_hall\_select**

下表描述了函数 tmr\_hall\_select

表 451. 函数 tmr\_hall\_select

项目	描述
函数名	tmr_hall_select
函数原型	void tmr_hall_select(tmr_type *tmr_x, confirm_state new_state);
功能描述	选择 TMR hall 模式
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR8
输入参数 2	new_state: 将要选择的 TMR hall 模式状态
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**new\_state**

选择 TMR hall 模式状态, 用于通道控制位刷新选择

FALSE: 通过设置 HALL 位刷新控制位

TRUE: 通过设置 HALL 位或 TRGIN 的上升沿刷新控制位

**示例**

```
tmr_hall_select(TMR1, TRUE);
```

**5.20.38 函数 tmr\_channel\_buffer\_enable**

下表描述了函数 tmr\_channel\_buffer\_enable

表 452. 函数 tmr\_channel\_buffer\_enable

项目	描述
函数名	tmr_channel_buffer_enable
函数原型	void tmr_channel_buffer_enable(tmr_type *tmr_x, confirm_state new_state);
功能描述	启用或禁用 TMR 通道缓冲区
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR8
输入参数 2	new_state: 将要配置的 TMR 通道缓冲区状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
tmr_channel_buffer_enable(TMR1, TRUE);
```

**5.20.39 函数 tmr\_trigger\_input\_select**

下表描述了函数 tmr\_trigger\_input\_select

表 453. 函数 tmr\_trigger\_input\_select

项目	描述
函数名	tmr_trigger_input_select

项目	描述
函数原型	void tmr_trigger_input_select(tmr_type *tmr_x, sub_tmr_input_sel_type trigger_select);
功能描述	选择 TMR 次定时器触发输入
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR12
输入参数 2	trigger_select: 将要配置的 TMR 次定时器触发输入
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## trigger\_select

选择 TMR 次定时器触发输入

- TMR\_SUB\_INPUT\_SEL\_IS0: 选择内部输入 0
- TMR\_SUB\_INPUT\_SEL\_IS1: 选择内部输入 1
- TMR\_SUB\_INPUT\_SEL\_IS2: 选择内部输入 2
- TMR\_SUB\_INPUT\_SEL\_IS3: 选择内部输入 3
- TMR\_SUB\_INPUT\_SEL\_C1INC: 选择 C1IRAW 的输入检测器
- TMR\_SUB\_INPUT\_SEL\_C1DF1: 选择滤波输入通道 1
- TMR\_SUB\_INPUT\_SEL\_C2DF2: 选择滤波输入通道 2
- TMR\_SUB\_INPUT\_SEL\_EXTIN: 选择外部输入通道 EXT

示例

```
tmr_trigger_input_select(TMR1, TMR_SUB_INPUT_SEL_IS0);
```

## 5.20.40 函数 tmr\_sub\_sync\_mode\_set

下表描述了函数 tmr\_sub\_sync\_mode\_set

表 454. 函数 tmr\_sub\_sync\_mode\_set

项目	描述
函数名	tmr_sub_sync_mode_set
函数原型	void tmr_sub_sync_mode_set(tmr_type *tmr_x, confirm_state new_state);
功能描述	设置 TMR 次定时器同步模式
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR12
输入参数 2	new_state: 将要配置的 TMR 次定时器同步模式状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
tmr_sub_sync_mode_set(TMR1, TRUE);
```

### 5.20.41 函数 tmr\_dma\_request\_enable

下表描述了函数 tmr\_dma\_request\_enable

表 455. 函数 tmr\_dma\_request\_enable

项目	描述
函数名	tmr_dma_request_enable
函数原型	void tmr_dma_request_enable(tmr_type *tmr_x, tmr_dma_request_type dma_request, confirm_state new_state);
功能描述	启用或禁用 TMR DMA 请求
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	dma_request: 将要配置的 DMA 请求
输入参数 3	new_state: 将要配置的 DMA 请求状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### dma\_request

设置 DMA 请求

- TMR\_OVERFLOW\_DMA\_REQUEST: 溢出事件的 DMA 请求
- TMR\_C1\_DMA\_REQUEST: 通道 1 的 DMA 请求
- TMR\_C2\_DMA\_REQUEST: 通道 2 的 DMA 请求
- TMR\_C3\_DMA\_REQUEST: 通道 3 的 DMA 请求
- TMR\_C4\_DMA\_REQUEST: 通道 4 的 DMA 请求
- TMR\_HALL\_DMA\_REQUEST: HALL 事件的 DMA 请求
- TMR\_TRIGGER\_DMA\_REQUEST: 触发事件的 DMA 请求

示例

```
tmr_dma_request_enable(TMR1, TMR_OVERFLOW_DMA_REQUEST, TRUE);
```

### 5.20.42 函数 tmr\_interrupt\_enable

下表描述了函数 tmr\_interrupt\_enable

表 456. 函数 tmr\_interrupt\_enable

项目	描述
函数名	tmr_interrupt_enable
函数原型	void tmr_interrupt_enable(tmr_type *tmr_x, uint32_t tmr_interrupt, confirm_state new_state);
功能描述	启用或禁用 TMR 中断
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_interrupt: 将要配置的 TMR 中断
输入参数 3	new_state: 将要配置的 TMR 中断状态, 可选择启用 (TRUE) 或禁用 (FALSE)

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## tmr\_interrupt

设置 TMR 中断

TMR_OVF_INT:	溢出事件中断
TMR_C1_INT:	通道 1 事件中断
TMR_C2_INT:	通道 2 事件中断
TMR_C3_INT:	通道 3 事件中断
TMR_C4_INT:	通道 4 事件中断
TMR_HALL_INT:	HALL 事件中断
TMR_TRIGGER_INT:	触发事件中断
TMR_BRK_INT:	刹车事件中断

示例

```
tmr_interrupt_enable(TMR1, TMR_OVF_INT, TRUE);
```

## 5.20.43 函数 tmr\_flag\_get

下表描述了函数 tmr\_flag\_get

表 457. 函数 tmr\_flag\_get

项目	描述
函数名	tmr_flag_get
函数原型	flag_status tmr_flag_get(tmr_type *tmr_x, uint32_t tmr_flag);
功能描述	获取标志位状态
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_flag: 需要获取状态的标志选择 该参数详细描述见 tmr_flag
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET, RESET
先决条件	无
被调用函数	无

## tmr\_flag

用于选择需要获取状态的标志, 其可选参数罗列如下

TMR_OVF_FLAG:	溢出中断标记
TMR_C1_FLAG:	通道 1 中断标记
TMR_C2_FLAG:	通道 2 中断标记
TMR_C3_FLAG:	通道 3 中断标记
TMR_C4_FLAG:	通道 4 中断标记
TMR_HALL_FLAG:	HALL 中断标记
TMR_TRIGGER_FLAG:	触发中断标记

TMR\_BRK\_FLAG: 刹车中断标记  
 TMR\_C1\_RECAPTURE\_FLAG: 通道 1 再捕获标记  
 TMR\_C2\_RECAPTURE\_FLAG: 通道 2 再捕获标记  
 TMR\_C3\_RECAPTURE\_FLAG: 通道 3 再捕获标记  
 TMR\_C4\_RECAPTURE\_FLAG: 通道 4 再捕获标记

示例

```
if(tmr_flag_get(TMR1, TMR_OVF_FLAG) != RESET)
```

## 5.20.44 函数 tmr\_flag\_clear

下表描述了函数 tmr\_flag\_clear

表 458. 函数 tmr\_flag\_clear

项目	描述
函数名	tmr_flag_clear
函数原型	void tmr_flag_clear(tmr_type *tmr_x, uint32_t tmr_flag);
功能描述	清除标志位
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_flag: 待清除的标志选择 该参数详细描述见 <a href="#">tmr_flag</a>
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
tmr_flag_clear(TMR1, TMR_OVF_FLAG);
```

## 5.20.45 函数 tmr\_event\_sw\_trigger

下表描述了函数 tmr\_event\_sw\_trigger

表 459. 函数 tmr\_event\_sw\_trigger

项目	描述
函数名	tmr_event_sw_trigger
函数原型	void tmr_event_sw_trigger(tmr_type *tmr_x, tmr_event_trigger_type tmr_event);
功能描述	软件触发 TMR 事件
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR6, TMR7, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_event: 将要通过软件触发的 TMR 事件
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**tmr\_event**

设置软件触发的 TMR 事件

TMR_OVERFLOW_SWTRIG:	软件触发溢出事件
TMR_C1_SWTRIG:	软件触发通道 1 事件
TMR_C2_SWTRIG:	软件触发通道 2 事件
TMR_C3_SWTRIG:	软件触发通道 3 事件
TMR_C4_SWTRIG:	软件触发通道 4 事件
TMR_HALL_SWTRIG:	软件触发 HALL 事件
TMR_TRIGGER_SWTRIG:	软件触发触发事件
TMR_BRK_SWTRIG:	软件触发刹车事件

**示例**

```
tmr_event_sw_trigger(TMR1, TMR_OVERFLOW_SWTRIG);
```

**5.20.46 函数 tmr\_output\_enable**

下表描述了函数 tmr\_output\_enable

**表 460. 函数 tmr\_output\_enable**

项目	描述
函数名	tmr_output_enable
函数原型	void tmr_output_enable(tmr_type *tmr_x, confirm_state new_state);
功能描述	启用或禁用 TMR 输出使能
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR8
输入参数 2	new_state: 将要配置的 TMR 输出状态, 可选择启用 (TRUE) 或禁用 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
tmr_output_enable(TMR1, TRUE);
```

**5.20.47 函数 tmr\_internal\_clock\_set**

下表描述了函数 tmr\_internal\_clock\_set

**表 461. 函数 tmr\_internal\_clock\_set**

项目	描述
函数名	tmr_internal_clock_set
函数原型	void tmr_internal_clock_set(tmr_type *tmr_x);
功能描述	设置 TMR 内部时钟
输入参数	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR12
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

示例

```
tmr_internal_clock_set(TMR1);
```

## 5.20.48 函数 tmr\_output\_channel\_polarity\_set

下表描述了函数 tmr\_output\_channel\_polarity\_set

表 462. 函数 tmr\_output\_channel\_polarity\_set

项目	描述
函数名	tmr_output_channel_polarity_set
函数原型	void tmr_output_channel_polarity_set(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, tmr_polarity_active_type oc_polarity);
功能描述	设置 TMR 输出通道极性
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道 <a href="#">tmr_channel</a>
输入参数 3	oc_polarity: 将要配置的输出通道极性
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### oc\_polarity

设置 TMR 通道极性

TMR\_POLARITY\_ACTIVE\_HIGH: 输出通道极性高

TMR\_POLARITY\_ACTIVE\_LOW: 输出通道极性低

示例

```
tmr_output_channel_polarity_set(TMR1, TMR_SELECT_CHANNEL_1, TMR_POLARITY_ACTIVE_HIGH);
```

## 5.20.49 函数 tmr\_external\_clock\_config

下表描述了函数 tmr\_external\_clock\_config

表 463. 函数 tmr\_external\_clock\_config

项目	描述
函数名	tmr_external_clock_config
函数原型	void tmr_external_clock_config(tmr_type *tmr_x, tmr_external_signal_divider_type es_divide, tmr_external_signal_polarity_type es_polarity, uint16_t es_filter);
功能描述	配置 TMR 外部时钟
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8
输入参数 2	es_divide: 外部信号分频系数
输入参数 3	es_polarity: 外部信号极性
输入参数 4	es_filter: 外部信号滤波值, 可取 0x00~0x0F

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**es\_divide**

设置 TMR 外部信号分频系数

TMR\_ES\_FREQUENCY\_DIV\_1: 外部信号分频系数为 1

TMR\_ES\_FREQUENCY\_DIV\_2: 外部信号分频系数为 2

TMR\_ES\_FREQUENCY\_DIV\_4: 外部信号分频系数为 4

TMR\_ES\_FREQUENCY\_DIV\_8: 外部信号分频系数为 8

**es\_polarity**

设置 TMR 外部信号极性

TMR\_ES\_POLARITY\_NON\_INVERTED: 外部信号极性为高电平或上升沿

TMR\_ES\_POLARITY\_INVERTED: 外部信号极性为低电平或下降沿

示例

```
tmr_external_clock_config(TMR1, TMR_ES_FREQUENCY_DIV_1, TMR_ES_POLARITY_INVERTED, 0x0F);
```

## 5.20.50 函数 tmr\_external\_clock\_mode1\_config

下表描述了函数 tmr\_external\_clock\_mode1\_config

表 464. 函数 tmr\_external\_clock\_mode1\_config

项目	描述
函数名	tmr_external_clock_mode1_config
函数原型	void tmr_external_clock_mode1_config(tmr_type *tmr_x, tmr_external_signal_divider_type es_divide, tmr_external_signal_polarity_type es_polarity, uint16_t es_filter);
功能描述	配置 TMR 外部时钟模式 1 (对应参考手册中的外部时钟模式 A)
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8
输入参数 2	es_divide: 外部信号分频系数
输入参数 3	es_polarity: 外部信号极性
输入参数 4	es_filter: 外部信号滤波值, 可取 0x00~0x0F
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**es\_divide**

设置 TMR 外部信号分频系数, 参考 [es\\_divide](#) 查看取值范围

**es\_polarity**

设置 TMR 外部信号极性, 参考 [es\\_polarity](#) 查看取值范围

示例

```
tmr_external_clock_mode1_config(TMR1, TMR_ES_FREQUENCY_DIV_1, TMR_ES_POLARITY_INVERTED, 0x0F);
```

### 5.20.51 函数 tmr\_external\_clock\_mode2\_config

下表描述了函数 tmr\_external\_clock\_mode2\_config

表 465. 函数 tmr\_external\_clock\_mode2\_config

项目	描述
函数名	tmr_external_clock_mode2_config
函数原型	void tmr_external_clock_mode2_config(tmr_type *tmr_x, tmr_external_signal_divider_type es_divide, tmr_external_signal_polarity_type es_polarity, uint16_t es_filter);
功能描述	配置 TMR 外部时钟模式 2（对应参考手册中的外部时钟模式 B）
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8
输入参数 2	es_divide: 外部信号分频系数
输入参数 3	es_polarity: 外部信号极性
输入参数 4	es_filter: 外部信号滤波值, 可取 0x00~0x0F
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### es\_divide

设置 TMR 外部信号分频系数, 参考 [es\\_divide](#) 查看取值范围

#### es\_polarity

设置 TMR 外部信号极性, 参考函数 [es\\_polarity](#) 查看取值范围

#### 示例

```
tmr_external_clock_mode2_config(TMR1, TMR_ES_FREQUENCY_DIV_1, TMR_ES_POLARITY_INVERTED, 0x0F);
```

### 5.20.52 函数 tmr\_encoder\_mode\_config

下表描述了函数 tmr\_encoder\_mode\_config

表 466. 函数 tmr\_encoder\_mode\_config

项目	描述
函数名	tmr_encoder_mode_config
函数原型	void tmr_encoder_mode_config(tmr_type *tmr_x, tmr_encoder_mode_type encoder_mode, tmr_input_polarity_type ic1_polarity, tmr_input_polarity_type ic2_polarity);
功能描述	配置 TMR 编码器模式
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8
输入参数 2	encoder_mode: 将要配置的编码器模式
输入参数 3	ic1_polarity: 输入通道 1 极性
输入参数 4	ic2_polarity: 输入通道 2 极性
输出参数	无
返回值	无

项目	描述
先决条件	无
被调用函数	无

**encoder\_mode**

设置 TMR 编码器模式

TMR\_ENCODER\_MODE\_A: 编码器模式 A

TMR\_ENCODER\_MODE\_B: 编码器模式 B

TMR\_ENCODER\_MODE\_C: 编码器模式 C

**ic1\_polarity**

设置 TMR 输入通道 1 极性

TMR\_INPUT\_RISING\_EDGE: 输入通道的有效边沿为上升沿

TMR\_INPUT\_FALLING\_EDGE: 输入通道的有效边沿为下降沿

TMR\_INPUT\_BOTH\_EDGE: 输入通道的有效边沿为上升沿和下降沿

**ic2\_polarity**

设置 TMR 输入通道 2 极性

TMR\_INPUT\_RISING\_EDGE: 输入通道的有效边沿为上升沿

TMR\_INPUT\_FALLING\_EDGE: 输入通道的有效边沿为下降沿

TMR\_INPUT\_BOTH\_EDGE: 输入通道的有效边沿为上升沿和下降沿

示例

```
tmr_encoder_mode_config(TMR1, TMR_ENCODER_MODE_A, TMR_INPUT_RISING_EDGE,
TMR_INPUT_FALLING_EDGE);
```

### 5.20.53 函数 tmr\_force\_output\_set

下表描述了函数 tmr\_force\_output\_set

表 467. 函数 tmr\_force\_output\_set

项目	描述
函数名	tmr_force_output_set
函数原型	void tmr_force_output_set(tmr_type *tmr_x, tmr_channel_select_type tmr_channel, tmr_force_output_type force_output);
功能描述	设置 TMR 强制输出
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8, TMR9, TMR10, TMR11, TMR12, TMR13, TMR14
输入参数 2	tmr_channel: 定时器通道, 见 <a href="#">tmr_channel</a>
输入参数 3	force_output: 强制输出电平
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**force\_output**

输出通道的强制输出电平

TMR\_FORCE\_OUTPUT\_HIGH: 强制 CxORAW 为高

TMR\_FORCE\_OUTPUT\_LOW: 强制 CxORAW 为低

示例

```
tmr_force_output_set(TMR1, TMR_SELECT_CHANNEL_1, TMR_FORCE_OUTPUT_HIGH);
```

## 5.20.54 函数 tmr\_dma\_control\_config

下表描述了函数 tmr\_dma\_control\_config

表 468. 函数 tmr\_dma\_control\_config

项目	描述
函数名	tmr_dma_control_config
函数原型	void tmr_dma_control_config(tmr_type *tmr_x, tmr_dma_transfer_length_type dma_length, tmr_dma_address_type dma_base_address);
功能描述	配置 TMR DMA 控制
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR2, TMR3, TMR4, TMR5, TMR8
输入参数 2	dma_length: DMA 传输字节数
输入参数 3	dma_base_address: DMA 传输偏移地址
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### dma\_length

设置 DMA 传输字节数, 共 18 个可选参数

TMR\_DMA\_TRANSFER\_1BYTE: 1 个字节

TMR\_DMA\_TRANSFER\_2BYTES: 2 个字节

TMR\_DMA\_TRANSFER\_3BYTES: 3 个字节

...

TMR\_DMA\_TRANSFER\_17BYTES: 17 个字节

TMR\_DMA\_TRANSFER\_18BYTES: 18 个字节

### dma\_base\_address

设置 DMA 传输偏移地址, 从 TMR 控制寄存器 1 开始偏移, 可选参数如下

TMR\_CTRL1\_ADDRESS

TMR\_CTRL2\_ADDRESS

TMR\_STCTRL\_ADDRESS

TMR\_IDEN\_ADDRESS

TMR\_ISTS\_ADDRESS

TMR\_SWEVT\_ADDRESS

TMR\_CM1\_ADDRESS

TMR\_CM2\_ADDRESS

TMR\_CCTRL\_ADDRESS

TMR\_CVAL\_ADDRESS

TMR\_DIV\_ADDRESS

TMR\_PR\_ADDRESS

TMR\_RPR\_ADDRESS

TMR\_C1DT\_ADDRESS

TMR\_C2DT\_ADDRESS

TMR\_C3DT\_ADDRESS

TMR\_C4DT\_ADDRESS  
 TMR\_BRK\_ADDRESS  
 TMR\_DMACTRL\_ADDRESS

示例

```
tmr_dma_control_config(TMR1, TMR_DMA_TRANSFER_8BYTES, TMR_CTRL1_ADDRESS);
```

## 5.20.55 函数 tmr\_brkdt\_config

下表描述了函数 tmr\_brkdt\_config

表 469. 函数 tmr\_brkdt\_config

项目	描述
函数名	tmr_brkdt_config
函数原型	void tmr_brkdt_config(tmr_type *tmr_x, tmr_brkdt_config_type *brkdt_struct);
功能描述	配置 TMR 刹车模式和死区时间
输入参数 1	tmr_x: 所选择的 TMR 外设, 该参数可以选取自其中之一: TMR1, TMR8
输入参数 2	brkdt_struct: 指向结构体 tmr_brkdt_config_type 的指针
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### tmr\_brkdt\_config\_type structure

tmr\_brkdt\_config\_type 在 at32f403a\_407\_tmr.h 中

typedef struct

```
{
    uint8_t          deadtime;
    tmr_brk_polarity_type brk_polarity;
    tmr_wp_level_type wp_level;
    confirm_state    auto_output_enable;
    confirm_state    fcsoen_state;
    confirm_state    fcsodis_state;
    confirm_state    brk_enable;
}
```

} tmr\_brkdt\_config\_type;

### deadtime

设置死区时间, 可取 0x00~0xFF

### brk\_polarity

选择刹车输入极性

TMR\_BRK\_INPUT\_ACTIVE\_LOW: 刹车输入极性为低电平

TMR\_BRK\_INPUT\_ACTIVE\_HIGH: 刹车输入极性为高电平

### wp\_level

设置写保护等级

TMR\_WP\_OFF: 关闭写保护

TMR\_WP\_LEVEL\_3: 3 级写保护, 以下 bit 位受写保护:

- TMRx\_BRK: DTC、BRKEN、BRKV 和 AOEN
- TMRx\_CTRL2: CxIOS 和 CxCIOS

TMR\_WP\_LEVEL\_2: 2 级写保护, 除 3 级写保护的内容外, 以下 bit 位也受写保护:

- TMRx\_CCTRL: CxP 和 CxCP
- TMRx\_BRK: FCSODIS 和 FCSEN

TMR\_WP\_LEVEL\_1: 1 级写保护, 除 2 级写保护的内容外, 以下 bit 位也受写保护:

- TMRx\_CMx: CxOCTRL 和 CxOEN

#### auto\_output\_enable

自动输出使能, 可选择启用 (TRUE) 或禁用 (FALSE)

#### fcsoen\_state

总输出开时的冻结状态, 用于配置具有互补输出的通道, 在定时器不工作且输出使能开启 (OEN=1) 时的通道状态

FALSE: 关闭 CxOUT/CxCOU 输出

TRUE: 开启 CxOUT/CxCOU 输出, 输出为无效电平

#### fcsodis\_state

总输出关时的冻结状态, 用于配置具有互补输出的通道, 在定时器不工作且且输出使能关闭 (OEN=0) 时的通道状态

FALSE: 关闭 CxOUT/CxCOU 输出

TRUE: 开启 CxOUT/CxCOU 输出, 输出为空闲电平

#### brk\_enable

刹车使能, 可选择启用 (TRUE) 或禁用 (FALSE)

示例

```
tmr_brkdt_config_type tmr_brkdt_config_struct;
tmr_brkdt_config_struct.brk_enable = TRUE;
tmr_brkdt_config_struct.auto_output_enable = TRUE;
tmr_brkdt_config_struct.deadtime = 0;
tmr_brkdt_config_struct.fcsodis_state = TRUE;
tmr_brkdt_config_struct.fcsoen_state = TRUE;
tmr_brkdt_config_struct.brk_polarity = TMR_BRK_INPUT_ACTIVE_HIGH;
tmr_brkdt_config_struct.wp_level = TMR_WP_OFF;
tmr_brkdt_config(TMR1, &tmr_brkdt_config_struct);
```

## 5.21 通用同步异步收发器 (USART)

USART 寄存器结构 usart\_type, 定义于文件“at32f403a\_407\_usart.h”如下:

```
/**
 * @brief type define usart register all
 */
typedef struct
{
    ...
} usart_type;
```

下表给出了 USART 寄存器总览:

**表 470. USART 寄存器对应表**

寄存器	描述
sts	状态寄存器
dt	数据寄存器
baudr	波特率寄存器
ctrl1	控制寄存器 1
ctrl2	控制寄存器 2
ctrl3	控制寄存器 3
gdiv	保护时间和预分频寄存器

下表给出了 USART 库函数总览：

**表 471. USART 库函数总览**

函数名	描述
usart_reset	将指定的 USART 外设的寄存器复位
usart_init	波特率、数据位和停止位等进行设定
usart_parity_selection_config	校验方式进行设定
usart_enable	外设使能设置
usart_transmitter_enable	外设发送使能设置
usart_receiver_enable	外设接收使能设置
usart_clock_config	同步功能的时钟极性、相位等进行设置
usart_clock_enable	同步功能时钟输出使能设置
usart_interrupt_enable	中断使能设置
usart_dma_transmitter_enable	DMA 发送使能设置
usart_dma_receiver_enable	DMA 接收使能设置
usart_wakeup_id_set	唤醒 ID 设置
usart_wakeup_mode_set	唤醒模式设置
usart_receiver_mute_enable	接收器静默模式使能
usart_break_bit_num_set	断开帧长度设置
usart_lin_mode_enable	lin 模式使能设置
usart_data_transmit	数据发送
usart_data_receive	数据接收
usart_break_send	发送断开帧设置
usart_smartcard_guard_time_set	智能卡模式保护时间设置
usart_irda_smartcard_division_set	红外和智能卡模式的分频设置
usart_smartcard_mode_enable	智能卡模式使能设置
usart_smartcard_nack_set	智能卡模式的 NACK 使能设置
usart_single_line_halfduplex_select	单线半双工模式使能设置
usart_irda_mode_enable	红外模式使能设置
usart_irda_low_power_enable	红外模式低功耗使能设置
usart_hardware_flow_control_set	外设硬件流控使能设置
usart_flag_get	检查指定的 flag 状态是否置起
usart_flag_clear	清除指定的 flag 状态标志

### 5.21.1 函数 usart\_reset

下表描述了函数 usart\_reset

表 472. 函数 usart\_reset

项目	描述
函数名	usart_reset
函数原型	void usart_reset(usart_type* usart_x);
功能描述	将指定的 USART 外设的寄存器复位
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	crm_periph_reset

示例

```
/* reset usart1 */
usart_reset(USART1);
```

### 5.21.2 函数 usart\_init

下表描述了函数 usart\_init

表 473. 函数 usart\_init

项目	描述
函数名	usart_init
函数原型	void usart_init(usart_type* usart_x, uint32_t baud_rate, usart_data_bit_num_type data_bit, usart_stop_bit_num_type stop_bit);
功能描述	波特率、数据位和停止位等进行设定
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	baud_rate: 串口使用的通讯波特率
输入参数 3	data_bit: 串口数据位宽度
输入参数 4	stop_bit: 串口停止位宽度
输出参数	无
返回值	无
先决条件	外部低速时钟在未使能的情况下进行设定
被调用函数	无

**data\_bit**

串口通讯采用的数据位宽度

USART\_DATA\_8BITS: 数据位宽度为 8-bit

USART\_DATA\_9BITS: 数据位宽度为 9-bit

**stop\_bit**

串口通讯采用的停止位宽度

USART\_STOP\_1\_BIT: 停止位宽度为 1 个 bit

USART\_STOP\_0\_5\_BIT: 停止位宽度为 0.5 个 bit

USART\_STOP\_2\_BIT: 停止位宽度为 2 个 bit

USART\_STOP\_1\_5\_BIT: 停止位宽度为 1.5 个 bit

示例

```
/* configure uart param */
uart_init(USART1, 115200, USART_DATA_8BITS, USART_STOP_1_5_BIT);
```

### 5.21.3 函数 usart\_parity\_selection\_config

下表描述了函数 usart\_parity\_selection\_config

表 474. 函数 usart\_parity\_selection\_config

项目	描述
函数名	usart_parity_selection_config
函数原型	void usart_parity_selection_config(usart_type* usart_x, usart_parity_selection_type parity);
功能描述	校验方式进行设定
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	parity: 串口通讯采用的数据校验方式
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**parity**

串口通讯采用的数据校验方式

USART\_PARITY\_NONE: 无校验

USART\_PARITY\_EVEN: 偶校验

USART\_PARITY\_ODD: 奇校验

示例

```
/* config usart even parity */
usart_parity_selection_config(USART1, USART_PARITY_EVEN);
```

### 5.21.4 函数 usart\_enable

下表描述了函数 usart\_enable

表 475. 函数 usart\_enable

项目	描述
函数名	usart_enable
函数原型	void usart_enable(usart_type* usart_x, confirm_state new_state);
功能描述	外设使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable usart1 */
usart_enable(USART1, TRUE);
```

### 5.21.5 函数 usart\_transmitter\_enable

下表描述了函数 usart\_transmitter\_enable

表 476. 函数 usart\_transmitter\_enable

项目	描述
函数名	usart_transmitter_enable
函数原型	void usart_transmitter_enable(usart_type* usart_x, confirm_state new_state);
功能描述	外设发送使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable usart1 transmitter */
usart_transmitter_enable(USART1, TRUE);
```

### 5.21.6 函数 usart\_receiver\_enable

下表描述了函数 usart\_receiver\_enable

表 477. 函数 usart\_receiver\_enable

项目	描述
函数名	usart_receiver_enable
函数原型	void usart_receiver_enable(usart_type* usart_x, confirm_state new_state);
功能描述	外设接收使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable usart1 receiver */
usart_receiver_enable(USART1, TRUE);
```

### 5.21.7 函数 usart\_clock\_config

下表描述了函数 usart\_clock\_config

表 478. 函数 usart\_clock\_config

项目	描述
函数名	usart_clock_config
函数原型	void usart_clock_config(usart_type* usart_x, usart_clock_polarity_type clk_pol, usart_clock_phase_type clk pha, usart_lbcpl_type clk_lb);
功能描述	同步功能的时钟极性、相位等进行设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	clk_pol: 同步功能所使用的时钟极性
输入参数 3	clk pha: 同步功能所使用的时钟相位
输入参数 4	clk_lb: 同步功能发送一笔数据的最后一个 bit 数据 (最高位) 的时钟是否输出
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**clk\_pol**

同步功能时钟极性

USART\_CLOCK\_POLARITY\_LOW: 时钟极性为低电平

USART\_CLOCK\_POLARITY\_HIGH: 时钟极性为高电平

**clk pha**

同步功能时钟相位

USART\_CLOCK\_PHASE\_1EDGE: 时钟相位为第一个沿

USART\_CLOCK\_PHASE\_2EDGE: 时钟相位为第二个沿

**clk\_lb**

同步功能数据最后一个 bit 时钟设定

USART\_CLOCK\_LAST\_BIT\_NONE: 无时钟输出

USART\_CLOCK\_LAST\_BIT\_OUTPUT: 有时钟输出

## 示例

```
/* config synchronous mode */
usart_clock_config(USART1, USART_CLOCK_POLARITY_HIGH, USART_CLOCK_PHASE_2EDGE,
USART_CLOCK_LAST_BIT_OUTPUT);
```

## 5.21.8 函数 usart\_clock\_enable

下表描述了函数 usart\_clock\_enable

表 479. 函数 usart\_clock\_enable

项目	描述
函数名	usart_clock_enable
函数原型	void usart_clock_enable(usart_type* usart_x, confirm_state new_state);
功能描述	同步功能时钟输出使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable clock */
usart_clock_enable(USART1, TRUE);
```

### 5.21.9 函数 usart\_interrupt\_enable

下表描述了函数 usart\_interrupt\_enable

表 480. 函数 usart\_interrupt\_enable

项目	描述
函数名	usart_interrupt_enable
函数原型	void usart_interrupt_enable(usart_type* usart_x, uint32_t usart_int, confirm_state new_state);
功能描述	中断使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	usart_int: 指定的中断类型
输入参数 3	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### usart\_int

指定的外设中断。

USART\_IDLE\_INT: 总线空闲中断  
 USART\_RDBF\_INT: 接收数据 buff 满中断  
 USART\_TDC\_INT: 发送数据完成中断  
 USART\_TDBE\_INT: 发送数据 buff 空中断  
 USART\_PERR\_INT: 校验错误中断  
 USART\_BF\_INT: 断开帧接收中断  
 USART\_ERR\_INT: 错误中断  
 USART\_CTSCF\_INT: CTS (Clear To Send 清除发送) 变化中断

## 示例

```
/* enable usart1 transmit complete interrupt */
usart_interrupt_enable (USART1, USART_TDC_INT, TRUE);
```

### 5.21.10 函数 usart\_dma\_transmitter\_enable

下表描述了函数 usart\_dma\_transmitter\_enable

表 481. 函数 usart\_dma\_transmitter\_enable

项目	描述
函数名	usart_dma_transmitter_enable
函数原型	void usart_dma_transmitter_enable(usart_type* usart_x, confirm_state new_state);
功能描述	DMA 发送使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...

项目	描述
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
/* enable dma transmitter */
usart_dma_transmitter_enable (USART1, TRUE);
```

## 5.21.11 函数 usart\_dma\_receiver\_enable

下表描述了函数 usart\_dma\_receiver\_enable

表 482. 函数 usart\_dma\_receiver\_enable

项目	描述
函数名	usart_dma_receiver_enable
函数原型	void usart_dma_receiver_enable(usart_type* usart_x, confirm_state new_state);
功能描述	DMA 接收使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
/* enable dma receiver */
usart_dma_receiver_enable (USART1, TRUE);
```

## 5.21.12 函数 usart\_wakeup\_id\_set

下表描述了函数 usart\_wakeup\_id\_set

表 483. 函数 usart\_wakeup\_id\_set

项目	描述
函数名	usart_wakeup_id_set
函数原型	void usart_wakeup_id_set(usart_type* usart_x, uint8_t usart_id);
功能描述	唤醒 ID 设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	usart_id: 需要设置的唤醒 ID
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
/* config wakeup id */
```

```
usart_wakeup_id_set (USART1, 0x88);
```

### 5.21.13 函数 usart\_wakeup\_mode\_set

下表描述了函数 usart\_wakeup\_mode\_set

表 484. 函数 usart\_wakeup\_mode\_set

项目	描述
函数名	usart_wakeup_mode_set
函数原型	void usart_wakeup_mode_set(usart_type* usart_x, usart_wakeup_mode_type wakeup_mode);
功能描述	唤醒模式设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	wakeup_mode: 设置的唤醒模式
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### wakeup\_mode

从静默状态的下唤醒的模式设置

USART\_WAKEUP\_BY\_IDLE\_FRAME: 接收到空闲帧唤醒

USART\_WAKEUP\_BY\_MATCHING\_ID: 接收到匹配 ID 进行唤醒

示例

```
/* config usart1 wakeup mode */
usart_wakeup_mode_set (USART1, USART_WAKEUP_BY_MATCHING_ID);
```

### 5.21.14 函数 usart\_receiver\_mute\_enable

下表描述了函数 usart\_receiver\_mute\_enable

表 485. 函数 usart\_receiver\_mute\_enable

项目	描述
函数名	usart_receiver_mute_enable
函数原型	void usart_receiver_mute_enable(usart_type* usart_x, confirm_state new_state);
功能描述	接收器静默模式使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* config receiver mute */
usart_receiver_mute_enable (USART1, TRUE);
```

### 5.21.15 函数 usart\_break\_bit\_num\_set

下表描述了函数 usart\_break\_bit\_num\_set

表 486. 函数 usart\_break\_bit\_num\_set

项目	描述
函数名	usart_break_bit_num_set
函数原型	void usart_break_bit_num_set(usart_type* usart_x, usart_break_bit_num_type break_bit);
功能描述	断开帧长度设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	break_bit: 断开帧长度类型
输出参数	无
返回值	无
先决条件	无
被调用函数	无

#### break\_bit

断开帧长度设定

USART\_BREAK\_10BITS: 断开帧长度设定为 10 个 bit

USART\_BREAK\_11BITS: 断开帧长度设定为 11 个 bit

示例

```
/* config break frame length 10bits */
usart_break_bit_num_set (USART1, USART_BREAK_10BITS);
```

### 5.21.16 函数 usart\_lin\_mode\_enable

下表描述了函数 usart\_lin\_mode\_enable

表 487. 函数 usart\_lin\_mode\_enable

项目	描述
函数名	usart_lin_mode_enable
函数原型	void usart_lin_mode_enable(usart_type* usart_x, confirm_state new_state);
功能描述	lin 模式使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable usart1 lin mode */
usart_lin_mode_enable (USART1, TRUE);
```

### 5.21.17 函数 usart\_data\_transmit

下表描述了函数 usart\_data\_transmit

表 488. 函数 usart\_data\_transmit

项目	描述
函数名	usart_data_transmit
函数原型	void usart_data_transmit(usart_type* usart_x, uint16_t data);
功能描述	数据发送
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	data: 需要发送数据
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* transmit data */
uint16_t data = 0x88;
usart_data_transmit (USART1, data);
```

## 5.21.18 函数 usart\_data\_receive

下表描述了函数 usart\_data\_receive

表 489. 函数 usart\_data\_receive

项目	描述
函数名	usart_data_receive
函数原型	uint16_t usart_data_receive(usart_type* usart_x);
功能描述	数据接收
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	无
输出参数	无
返回值	uint16_t: 返回接收到的数据
先决条件	无
被调用函数	无

## 示例

```
/* receive data */
uint16_t data = 0;
data = usart_data_receive (USART1);
```

## 5.21.19 函数 usart\_break\_send

下表描述了函数 usart\_break\_send

表 490. 函数 usart\_break\_send

项目	描述
函数名	usart_break_send
函数原型	void usart_break_send(usart_type* usart_x);
功能描述	发送断开帧设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...

项目	描述
输入参数 2	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* send break frame */
usart_break_send (USART1);
```

## 5.21.20 函数 usart\_smartcard\_guard\_time\_set

下表描述了函数 usart\_smartcard\_guard\_time\_set

表 491. 函数 usart\_smartcard\_guard\_time\_set

项目	描述
函数名	usart_smartcard_guard_time_set
函数原型	void usart_smartcard_guard_time_set(usart_type* usart_x, uint8_t guard_time_val);
功能描述	智能卡模式保护时间设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	guard_time_val: 需要设置的保护时间, 范围: 0x00~0xFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* usart guard time set to 2 bit */
usart_smartcard_guard_time_set(USART1, 0x2);
```

## 5.21.21 函数 usart\_irda\_smartcard\_division\_set

下表描述了函数 usart\_irda\_smartcard\_division\_set

表 492. 函数 usart\_irda\_smartcard\_division\_set

项目	描述
函数名	usart_irda_smartcard_division_set
函数原型	void usart_irda_smartcard_division_set(usart_type* usart_x, uint8_t div_val);
功能描述	红外和智能卡模式的分频设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	div_val: 分频值
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* usart clock set to (apbclk / (2 * 20)) */
usart_irda_smartcard_division_set(USART1, 20);
```

### 5.21.22 函数 usart\_smartcard\_mode\_enable

下表描述了函数 usart\_smartcard\_mode\_enable

表 493. 函数 usart\_smartcard\_mode\_enable

项目	描述
函数名	usart_smartcard_mode_enable
函数原型	void usart_smartcard_mode_enable(usart_type* usart_x, confirm_state new_state);
功能描述	智能卡模式使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable the smartcard mode */
usart_smartcard_mode_enable(USART1, TRUE);
```

### 5.21.23 函数 usart\_smartcard\_nack\_set

下表描述了函数 usart\_smartcard\_nack\_set

表 494. 函数 usart\_smartcard\_nack\_set

项目	描述
函数名	usart_smartcard_nack_set
函数原型	void usart_smartcard_nack_set(usart_type* usart_x, confirm_state new_state);
功能描述	智能卡模式的 NACK 使能设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
/* enable the nack transmission */
usart_smartcard_nack_set(USART1, TRUE);
```

### 5.21.24 函数 usart\_single\_line\_halfduplex\_select

下表描述了函数 usart\_single\_line\_halfduplex\_select

表 495. 函数 `usart_single_line_halfduplex_select`

项目	描述
函数名	<code>usart_single_line_halfduplex_select</code>
函数原型	<code>void usart_single_line_halfduplex_select(usart_type* usart_x, confirm_state new_state);</code>
功能描述	单线半双工模式使能设置
输入参数 1	<code>usart_x</code> : 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	<code>new_state</code> : 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable halfduplex */
usart_single_line_halfduplex_select(USART1, TRUE);
```

### 5.21.25 函数 `usart_irda_mode_enable`

下表描述了函数 `usart_irda_mode_enable`

表 496. 函数 `usart_irda_mode_enable`

项目	描述
函数名	<code>usart_irda_mode_enable</code>
函数原型	<code>void usart_irda_mode_enable(usart_type* usart_x, confirm_state new_state);</code>
功能描述	红外模式使能设置
输入参数 1	<code>usart_x</code> : 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	<code>new_state</code> : 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
/* enable irda mode */
usart_irda_mode_enable(USART1, TRUE);
```

### 5.21.26 函数 `usart_irda_low_power_enable`

下表描述了函数 `usart_irda_low_power_enable`

表 497. 函数 `usart_irda_low_power_enable`

项目	描述
函数名	<code>usart_irda_low_power_enable</code>
函数原型	<code>void usart_irda_low_power_enable(usart_type* usart_x, confirm_state new_state);</code>
功能描述	红外模式低功耗使能设置
输入参数 1	<code>usart_x</code> : 指定的串口外设, 如: USART1、USART2、USART3...

项目	描述
输入参数 2	new_state: 设置的新状态, 使能 (TRUE) 失能 (FALSE)
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### 示例

```
/* enable irda lowpower mode */
usart_irda_low_power_enable (USART1, TRUE);
```

## 5.21.27 函数 usart\_hardware\_flow\_control\_set

下表描述了函数 usart\_hardware\_flow\_control\_set

表 498. 函数 usart\_hardware\_flow\_control\_set

项目	描述
函数名	usart_hardware_flow_control_set
函数原型	void usart_hardware_flow_control_set(usart_type* usart_x, usart_hardware_flow_control_type flow_state);
功能描述	外设硬件流控设置
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	flow_state: 流控类型设置
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### flow\_state

USART\_HARDWARE\_FLOW\_NONE: 无硬件流控  
 USART\_HARDWARE\_FLOW\_RTS: 硬件流控仅使用 rts  
 USART\_HARDWARE\_FLOW\_CTS: 硬件流控仅使用 cts  
 USART\_HARDWARE\_FLOW\_RTS\_CTS: 硬件流控 rts 与 cts 共同使用

### 示例

```
/* hardware flow set none */
usart_hardware_flow_control_set (USART1, USART_HARDWARE_FLOW_NONE);
```

## 5.21.28 函数 usart\_flag\_get

下表描述了函数 usart\_flag\_get

表 499. 函数 usart\_flag\_get

项目	描述
函数名	usart_flag_get
函数原型	flag_status usart_flag_get(usart_type* usart_x, uint32_t flag);
功能描述	检查指定的 flag 状态是否置起
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	flag: 需检查的 flag 标志

项目	描述
输出参数	无
返回值	flag_status: 返回状态标志, 置起 (SET), 未置起 (RESET)
先决条件	无
被调用函数	无

### flag

- USART\_CTSCF\_FLAG: CTS (Clear To Send 清除发送) 变化标志
- USART\_BFF\_FLAG: 断开帧接收标志
- USART\_TDBE\_FLAG: 发送 buff 空标志
- USART\_TDC\_FLAG: 发送完成标志
- USART\_RDBF\_FLAG: 接收数据 buff 满标志
- USART\_IDLEF\_FLAG: 空闲帧标志
- USART\_ROERR\_FLAG: 接收溢出标志
- USART\_NERR\_FLAG: 噪声错误标志
- USART\_FERR\_FLAG: 帧错误标志
- USART\_PERR\_FLAG: 数据校验错误标志

### 示例

```
/* wait data transmit complete flag */
while(usart_flag_get (USART1, USART_TDC_FLAG) == RESET);
```

## 5.21.29 函数 usart\_flag\_clear

下表描述了函数 usart\_flag\_clear

表 500. 函数 usart\_flag\_clear

项目	描述
函数名	usart_flag_clear
函数原型	void usart_flag_clear(usart_type* usart_x, uint32_t flag);
功能描述	清除指定的 flag 状态标志
输入参数 1	usart_x: 指定的串口外设, 如: USART1、USART2、USART3...
输入参数 2	flag: 指定清除的 flag 标志
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### flag

- USART\_CTSCF\_FLAG: CTS (Clear To Send 清除发送) 变化标志
- USART\_BFF\_FLAG: 断开帧接收标志
- USART\_TDC\_FLAG: 发送完成标志
- USART\_RDBF\_FLAG: 接收数据 buff 满标志

### 示例

```
/* clear data transmit complete flag */
usart_flag_clear (USART1, USART_TDC_FLAG );
```

## 5.22 看门狗（WDT）

WDT 寄存器结构 wdt\_type，定义于文件“at32f403a\_407\_wdt.h”如下：

```
/**
 * @brief type define wdt register all
 */
typedef struct
{

} wdt_type;
```

下表给出了 WDT 寄存器总览：

表 501. WDT 寄存器对应表

寄存器	描述
cmd	命令寄存器
div	预分频寄存器
rld	重装载寄存器
sts	状态寄存器

下表给出了 WDT 库函数总览：

表 502. WDT 库函数总览

函数名	描述
wdt_enable	看门狗使能
wdt_counter_reload	重载计数器
wdt_reload_value_set	设置重载值
wdt_divider_set	设置分频值
wdt_register_write_enable	解锁 WDT_DIV、WDT_RLD 寄存器写保护
wdt_flag_get	获取标志

### 5.22.1 函数 wdt\_enable

下表描述了函数 wdt\_enable

表 503. 函数 wdt\_enable

项目	描述
函数名	wdt_enable
函数原型	void wdt_enable(void);
功能描述	看门狗使能
输入参数 1	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
wdt_enable();
```

### 5.22.2 函数 wdt\_counter\_reload

下表描述了函数 wdt\_counter\_reload

表 504. 函数 wdt\_counter\_reload

项目	描述
函数名	wdt_counter_reload
函数原型	void wdt_counter_reload(void);
功能描述	重载计数器
输入参数 1	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
wdt_counter_reload();
```

### 5.22.3 函数 wdt\_reload\_value\_set

下表描述了函数 wdt\_reload\_value\_set

表 505. 函数 wdt\_reload\_value\_set

项目	描述
函数名	wdt_reload_value_set
函数原型	void wdt_reload_value_set(uint16_t reload_value);
功能描述	设置重载值
输入参数 1	reload_value: 重载值, 范围 0x000~0xFFFF
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
wdt_reload_value_set(0xFFFF);
```

### 5.22.4 函数 wdt\_divider\_set

下表描述了函数 wdt\_divider\_set

表 506. 函数 wdt\_divider\_set

项目	描述
函数名	wdt_divider_set
函数原型	void wdt_divider_set(wdt_division_type division);
功能描述	设置分频值
输入参数 1	division: 看门狗分频值 参阅章节: division 查阅更多该参数允许取值范围

项目	描述
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## division

看门狗分频值

WDT_CLK_DIV_4:	4 分频
WDT_CLK_DIV_8:	8 分频
WDT_CLK_DIV_16:	16 分频
WDT_CLK_DIV_32:	32 分频
WDT_CLK_DIV_64:	64 分频
WDT_CLK_DIV_128:	128 分频
WDT_CLK_DIV_256:	256 分频

示例

```
wdt_divider_set(WDT_CLK_DIV_4);
```

## 5.22.5 函数 wdt\_register\_write\_enable

下表描述了函数 wdt\_register\_write\_enable

表 507. 函数 wdt\_register\_write\_enable

项目	描述
函数名	wdt_register_write_enable
函数原型	void wdt_register_write_enable( confirm_state new_state);
功能描述	解锁 WDT_DIV、WDT_RLD 寄存器写保护
输入参数 1	new_state: 寄存器解锁使能 该参数可以选取自其中之一: TRUE、FALSE
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
wdt_register_write_enable(TRUE);
```

## 5.22.6 函数 wdt\_flag\_get

下表描述了函数 wdt\_flag\_get

表 508. 函数 wdt\_flag\_get

项目	描述
函数名	wdt_flag_get
函数原型	flag_status wdt_flag_get(uint16_t wdt_flag);
功能描述	获取标志位状态
输入参数 1	flag: 需要获取状态的标志选择 该参数详细描述见 flag

项目	描述
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET、RESET
先决条件	无
被调用函数	无

### flag

用于选择需要获取状态的标志，其可选参数罗列如下

WDT\_DIVF\_UPDATE\_FLAG: 分频值更新完成标志

WDT\_RLDF\_UPDATE\_FLAG: 重载值更新完成标志

### 示例

```
wdt_flag_get(WDT_DIVF_UPDATE_FLAG);
```

## 5.23 窗口看门狗 (WWDT)

WWDT 寄存器结构 wwdt\_type，定义于文件“at32f403a\_407\_wwdt.h”如下：

```
/**
 * @brief type define wwdt register all
 */
typedef struct
{

} wwdt_type;
```

下表给出了 WWDT 寄存器总览：

表 509. WWDT 寄存器对应表

寄存器	描述
ctrl	控制寄存器
cfg	配置寄存器
sts	状态寄存器

下表给出了 WWDT 库函数总览：

表 510. WWDT 库函数总览

函数名	描述
wwdt_reset	窗口看门狗寄存器复位
wwdt_divider_set	分频器设置
wwdt_flag_clear	清除重载计数器中断标志
wwdt_enable	窗口看门狗使能
wwdt_interrupt_enable	重载计数器中断使能
wwdt_flag_get	标志获取
wwdt_counter_set	计数值设置
wwdt_window_counter_set	窗口值设置

### 5.23.1 函数 wwdt\_reset

下表描述了函数 wwdt\_reset

表 511. 函数 wwdt\_reset

项目	描述
函数名	wwdt_reset
函数原型	void wwdt_reset(void);
功能描述	窗口看门狗复位，将窗口看门狗寄存器复位成初始值
输入参数 1	无
输出参数	无
返回值	无
先决条件	无
被调用函数	void crm_periph_reset(crm_periph_reset_type value, confirm_state new_state);

示例

```
wwdt_reset();
```

### 5.23.2 函数 wwdt\_divider\_set

下表描述了函数 wwdt\_divider\_set

表 512. 函数 wwdt\_divider\_set

项目	描述
函数名	wwdt_divider_set
函数原型	void wwdt_divider_set(wwdt_division_type division);
功能描述	分频器设置
输入参数 1	division: 窗口看门狗分频值 参阅章节: division 查阅更多该参数允许取值范围
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**division**

窗口看门狗分频值

WWDT\_PCLK1\_DIV\_4096: 4096 分频

WWDT\_PCLK1\_DIV\_8192: 8192 分频

WWDT\_PCLK1\_DIV\_16384: 16384 分频

WWDT\_PCLK1\_DIV\_32768: 32768 分频

示例

```
wwdt_divider_set(WWDT_PCLK1_DIV_4096);
```

### 5.23.3 函数 wwdt\_enable

下表描述了函数 wwdt\_enable

表 513. 函数 wwdt\_enable

项目	描述
函数名	wwdt_enable
函数原型	void wwdt_enable(uint8_t wwdt_cnt);
功能描述	窗口看门狗使能
输入参数 1	wwdt_cnt: 窗口看门狗计数器初值, 范围 0x40~0x7F
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
wwdt_enable(0x7F);
```

### 5.23.4 函数 wwdt\_interrupt\_enable

下表描述了函数 wwdt\_interrupt\_enable

表 514. 函数 wwdt\_interrupt\_enable

项目	描述
函数名	wwdt_interrupt_enable
函数原型	void wwdt_interrupt_enable(void);
功能描述	重载计数器中断使能
输入参数 1	无
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
wwdt_interrupt_enable();
```

### 5.23.5 函数 wwdt\_counter\_set

下表描述了函数 wwdt\_counter\_set

表 515. 函数 wwdt\_counter\_set

项目	描述
函数名	wwdt_counter_set
函数原型	void wwdt_counter_set(uint8_t wwdt_cnt);
功能描述	计数值设置
输入参数 1	wwdt_cnt: 窗口看门狗计数值, 范围 0x40~0x7F
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## 示例

```
wwdt_counter_set(0x7F);
```

### 5.23.6 函数 wwdt\_window\_counter\_set

下表描述了函数 wwdt\_window\_counter\_set

表 516. 函数 wwdt\_window\_counter\_set

项目	描述
函数名	wwdt_window_counter_set
函数原型	void wwdt_window_counter_set(uint8_t window_cnt);
功能描述	窗口值设置
输入参数 1	wwdt_cnt: 窗口看门狗窗口值, 范围 0x40~0x7F
输出参数	无
返回值	无
先决条件	无
被调用函数	无

示例

```
wwdt_window_counter_set(0x6F);
```

### 5.23.7 函数 wwdt\_flag\_get

下表描述了函数 wwdt\_flag\_get

表 517. 函数 wwdt\_flag\_get

项目	描述
函数名	wwdt_flag_get
函数原型	flag_status wwdt_flag_get(void);
功能描述	获取重载计数器中断标志状态
输入参数 1	无
输出参数	无
返回值	flag_status: 标志位的状态 该返回值可为其中之一: SET、RESET
先决条件	无
被调用函数	无

示例

```
wwdt_flag_get();
```

### 5.23.8 函数 wwdt\_flag\_clear

下表描述了函数 wwdt\_flag\_clear

表 518. 函数 wwdt\_flag\_clear

项目	描述
函数名	wwdt_flag_clear
函数原型	void wwdt_flag_clear(void);
功能描述	清除重载计数器中断标志
输入参数 1	无
输出参数	无

项目	描述
返回值	无
先决条件	无
被调用函数	无

#### 示例

```
wwdt_flag_clear();
```

## 5.24 外部存储控制器（XMC）

XMC bank1 片选控制寄存器和片选时序寄存器结构 `xmc_bank1_ctrl_tmg_reg_type`，定义于文件“at32f403a\_407\_xmc.h”如下：

```
/**
 * @brief type define xmc bank1 ctrl and tmg register
 */
typedef struct
{
    ...
} xmc_bank1_ctrl_tmg_reg_type;
```

XMC bank1 写时序寄存器结构 `xmc_bank1_tmgwr_reg_type`，定义于文件“at32f403a\_407\_xmc.h”如下：

```
/**
 * @brief type define xmc bank1 tmgwr register
 */
typedef struct
{
    ...
} xmc_bank1_tmgwr_reg_type;
```

XMC bank1 寄存器结构 `xmc_bank1_type`，定义于文件“at32f403a\_407\_xmc.h”如下：

```
/**
 * @brief xmc bank1 registers
 */
typedef struct
{
    ...
} xmc_bank1_type;
```

XMC bank2 寄存器结构 `xmc_bank2_type`，定义于文件“at32f403a\_407\_xmc.h”如下：

```
/**
 * @brief xmc bank2 registers
 */
typedef struct
```

```
{
    ...
} xmc_bank2_type;
```

下表给出了 XMC 寄存器总览：

**表 519. XMC 寄存器对应表**

寄存器	描述
xmc_bk1ctrl1	SRAM/NOR 闪存片选控制寄存器 1
xmc_bk1tmg1	SRAM/NOR 闪存片选时序寄存器 1
xmc_bk1ctrl4	SRAM/NOR 闪存片选控制寄存器 4
xmc_bk1tmg4	SRAM/NOR 闪存片选时序寄存器 4
xmc_bk2ctrl	Nand 闪存控制寄存器 2
xmc_bk2is	中断使能和 FIFO 状态寄存器 2
xmc_bk2tmgrg	常规空间时序寄存器 2
xmc_bk2tmgsp	特殊空间时序寄存器 2
xmc_bk2ecc	ECC 结果寄存器 2
xmc_bk1tmgwr1	SRAM/NOR 闪存写时序寄存器 1
xmc_bk1tmgwr4	SRAM/NOR 闪存写时序寄存器 4
xmc_ext1	SRAM/NOR 额外扩展寄存器 1
xmc_ext4	SRAM/NOR 额外扩展寄存器 4

下表给出了 XMC 库函数总览：

**表 520. XMC 库函数总览**

函数名	描述
xmc_nor_sram_reset	复位指定 nor/sram 控制器
xmc_nor_sram_init	初始化指定 nor/sram 控制器
xmc_nor_sram_timing_config	配置指定 nor/sram 控制器时序
xmc_norsram_default_para_init	将 xmc_nor_sram_init_struct 中的参数初始化
xmc_norsram_timing_default_para_init	将 xmc_rw_timing_struct 和 xmc_w_timing_struct 中的参数初始化
xmc_nor_sram_enable	使能指定 nor/sram 控制器
xmc_ext_timing_config	配置指定 nor/sram 扩展控制器
xmc_nand_reset	复位 nand 控制器
xmc_nand_init	初始化 nand 控制器
xmc_nand_timing_config	配置 nand 控制器时序
xmc_nand_default_para_init	将 xmc_nand_init_struct 中的参数初始化
xmc_nand_timing_default_para_init	将 xmc_common_spacetime_struct 和 xmc_attribute_spacetime_struct 中的参数初始化
xmc_nand_enable	使能 nand 控制器
xmc_nand_ecc_enable	使能 nand 控制器 ECC 功能
xmc_ecc_get	获取 ECC 值
xmc_interrupt_enable	使能 XMC 控制器中断
xmc_flag_status_get	获取 XMC 控制器中断标志
xmc_flag_clear	清除 XMC 控制器中断

## 5.24.1 函数 xmc\_nor\_sram\_reset

下表描述了函数 xmc\_nor\_sram\_reset

表 521. 函数 xmc\_nor\_sram\_reset

项目	描述
函数名	xmc_nor_sram_reset
函数原型	void xmc_nor_sram_reset(xmc_nor_sram_subbank_type xmc_subbank);
功能描述	复位指定 nor/sram 控制器
输入参数 1	xmc_subbank: 指定是哪个 subbank
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### xmc\_subbank

指定需要复位的 subbank

XMC\_BANK1\_NOR\_SRAM1: xmc 的 subbank1

XMC\_BANK1\_NOR\_SRAM4: xmc 的 subbank4

示例

```
/* reset nor/sram subbank1 */
xmc_nor_sram_reset(XMC_BANK1_NOR_SRAM1);
```

## 5.24.2 函数 xmc\_nor\_sram\_init

下表描述了函数 xmc\_nor\_sram\_init

表 522. 函数 xmc\_nor\_sram\_init

项目	描述
函数名	xmc_nor_sram_init
函数原型	void xmc_nor_sram_init(xmc_norsram_init_type* xmc_norsram_init_struct);
功能描述	初始化指定 nor/sram 控制器
输入参数 1	xmc_norsram_init_struct: 指向 xmc_norsram_init_type 的结构体
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### xmc\_norsram\_init\_type struct

xmc\_norsram\_init\_type 在 at32f403a\_407\_xmc.h 中

typedef struct

```
{
    xmc_nor_sram_subbank_type    subbank;
    xmc_data_addr_mux_type       data_addr_multiplex;
    xmc_memory_type              device;
    xmc_data_width_type          bus_type;
    xmc_burst_access_mode_type   burst_mode_enable;
```

```

xmc_asyn_wait_type      asynwait_enable;
xmc_wait_signal_polarity_type  wait_signal_lv;
xmc_wrap_mode_type     wrapped_mode_enable;
xmc_wait_timing_type   wait_signal_config;
xmc_write_operation_type  write_enable;
xmc_wait_signal_type    wait_signal_enable;
xmc_extended_mode_type  write_timing_enable;
xmc_write_burst_type    write_burst_syn;
} xmc_norsram_init_type;

```

**subbank**

指定需要复位的 subbank

XMC\_BANK1\_NOR\_SRAM1: xmc 的 subbank1

XMC\_BANK1\_NOR\_SRAM4: xmc 的 subbank4

**data\_addr\_multiplex**

xmc 地址线低 16 位是否和数据线复用

XMC\_DATA\_ADDR\_MUX\_DISABLE: 不复用

XMC\_DATA\_ADDR\_MUX\_ENABLE: 复用

**Device**

指定控制器驱动何种外部存储器

XMC\_DEVICE\_SRAM: 外部存储器为 sram

XMC\_DEVICE\_PSRAM: 外部存储器为 psram

XMC\_DEVICE\_NOR: 外部存储器为 nor

**bus\_type**

xmc 数据总线位宽定义

XMC\_BUSTYPE\_8\_BITS: xmc 数据总线为 8bit

XMC\_BUSTYPE\_16\_BITS: xmc 数据总线为 16bit

**burst\_mode\_enable**

突发模式配置

XMC\_BURST\_MODE\_DISABLE: 不使能突发模式

XMC\_BURST\_MODE\_ENABLE: 使能突发模式

**asynwait\_enable**

异步传输期间等待信号使能控制

XMC\_ASYN\_WAIT\_DISABLE: 不使能

XMC\_ASYN\_WAIT\_ENABLE: 使能

**wait\_signal\_lv**

等待信号极性，在同步模式下，此位设置 NWAIT 信号极性

XMC\_WAIT\_SIGNAL\_LEVEL\_LOW: 低电平有效

XMC\_WAIT\_SIGNAL\_LEVEL\_HIGH: 高电平有效

**wrapped\_mode\_enable**

支持非对齐的成组模式，XMC 于同步模式时是否支持将非对齐的 AHB 成组操作拆成 2 次操作

XMC\_WRAPPED\_MODE\_DISABLE: 不允许直接的非对齐成组操作

XMC\_WRAPPED\_MODE\_ENABLE: 允许直接的非对齐成组操作

**wait\_signal\_config**

等待时序配置，仅在同步模式有效

XMC\_WAIT\_SIGNAL\_SYN\_BEFORE: NWAIT 信号在等待状态前的一个数据周期有效

XMC\_WAIT\_SIGNAL\_SYN\_DURING : NWAIT 信号在等待状态期间有效

### write\_enable

写使能位

XMC\_WRITE\_OPERATION\_DISABLE: 禁止

XMC\_WRITE\_OPERATION\_ENABLE: 使能

### wait\_signal\_enable

同步传输期间等待信号使能位

XMC\_WAIT\_SIGNAL\_DISABLE: 禁用 NWAIT 信号

XMC\_WAIT\_SIGNAL\_ENABLE: 使能 NWAIT 信号

### write\_timing\_enable

读写时序不同控制位，读存储器与写存储器使用不同的时序进行操作，即 SRAM/NOR 闪存写时序寄存器 (XMC\_BKxTMGWR) 被开放

XMC\_WRITE\_TIMING\_DISABLE: 读写时序相同

XMC\_WRITE\_TIMING\_ENABLE: 读写时序不同

### write\_burst\_syn

对存储器写操作位

XMC\_WRITE\_BURST\_SYN\_DISABLE: 写操作为异步模式

XMC\_WRITE\_BURST\_SYN\_ENABLE: 写操作为同步模式

示例

```
xmc_norsram_init_type xmc_norsram_init_struct;
xmc_norsram_init_struct.subbank           = XMC_BANK1_NOR_SRAM1;
xmc_norsram_init_struct.data_addr_mux     = XMC_DATA_ADDR_MUX_ENABLE;
xmc_norsram_init_struct.device            = XMC_DEVICE_PSRAM;
xmc_norsram_init_struct.bus_type          = XMC_BUSTYPE_16_BITS;
xmc_norsram_init_struct.burst_mode_enable = XMC_BURST_MODE_DISABLE;
xmc_norsram_init_struct.asynwait_enable   = XMC_ASYN_WAIT_DISABLE;
xmc_norsram_init_struct.wait_signal_lv    = XMC_WAIT_SIGNAL_LEVEL_LOW;
xmc_norsram_init_struct.wrapped_mode_enable = XMC_WRAPPED_MODE_DISABLE;
xmc_norsram_init_struct.wait_signal_config = XMC_WAIT_SIGNAL_SYN_BEFORE;
xmc_norsram_init_struct.write_enable      = XMC_WRITE_OPERATION_ENABLE;
xmc_norsram_init_struct.wait_signal_enable = XMC_WAIT_SIGNAL_DISABLE;
xmc_norsram_init_struct.write_burst_syn   = XMC_WRITE_BURST_SYN_DISABLE;
xmc_norsram_init_struct.write_timing_enable = XMC_WRITE_TIMING_DISABLE;
xmc_nor_sram_init(&xmc_norsram_init_struct);
```

## 5.24.3 函数 xmc\_nor\_sram\_timing\_config

下表描述了函数 xmc\_nor\_sram\_reset

表 523. 函数 xmc\_nor\_sram\_timing\_config

项目	描述
函数名	xmc_nor_sram_timing_config
函数原型	void xmc_nor_sram_timing_config(xmc_norsram_timing_init_type* xmc_rw_timing_struct, xmc_norsram_timing_init_type* xmc_w_timing_struct);
功能描述	配置指定 nor/sram 控制器时序
输入参数 1	xmc_rw_timing_struct: 指向 xmc_norsram_timing_init_type 结构体，在不使能单独写时序

项目	描述
	时，读写时序都由此结构体配置
输入参数 2	xmc_w_timing_struct: 指向 xmc_norsram_timing_init_type 结构体，在使能单独写时序时，写时序都由此结构体配置
输出参数	无
返回值	无
先决条件	无
被调用函数	无

## xmc\_norsram\_timing\_init\_type struct

xmc\_norsram\_timing\_init\_type 在 at32f403a\_407\_xmc.h 中

typedef struct

```
{
    xmc_nor_sram_subbank_type    subbank;
    xmc_extended_mode_type      write_timing_enable;
    uint32_t                     addr_setup_time;
    uint32_t                     addr_hold_time;
    uint32_t                     data_setup_time;
    uint32_t                     bus_latency_time;
    uint32_t                     clk_psc;
    uint32_t                     data_latency_time;
    xmc_access_mode_type         mode;
} xmc_norsram_timing_init_type;
```

## subbank

指定需要复位的 subbank

XMC\_BANK1\_NOR\_SRAM1: xmc 的 subbank1

XMC\_BANK1\_NOR\_SRAM4: xmc 的 subbank4

## write\_timing\_enable

读写时序不同控制位，读存储器与写存储器使用不同的时序进行操作，即 SRAM/NOR 闪存写时序寄存器（XMC\_BKxTMGWR）被开放

XMC\_WRITE\_TIMING\_DISABLE: 读写时序相同

XMC\_WRITE\_TIMING\_ENABLE: 读写时序不同

## addr\_setup\_time

地址建立时间

0000: 额外插入 0 个 HCLK 周期

0001: 额外插入 1 个 HCLK 周期

.....

1111: 额外插入 15 个 HCLK 周期

## addr\_hold\_time

地址保持时间

0000: 额外插入 0 个 HCLK 周期

0001: 额外插入 1 个 HCLK 周期

.....

1111: 额外插入 15 个 HCLK 周期

## data\_setup\_time

数据建立时间

- 0000: 额外插入 0 个 HCLK 周期
- 0001: 额外插入 1 个 HCLK 周期

.....

- 1111: 额外插入 15 个 HCLK 周期

### bus\_latency\_time

总线延迟时间，为了防止数据总线发生冲突，在复用模式或同步模式时，一次读操作之后 XMC 在数据总线上插入延迟

- 0000: 额外插入 1 个 HCLK 周期
- 0001: 额外插入 2 个 HCLK 周期

.....

- 1111: 额外插入 16 个 HCLK 周期

### clk\_psc

时钟分频系数，仅在同步模式有效，定义 XMC\_CLK 时钟的频率

- 0000: 保留
- 0001: XMC\_CLK 周期为 HCLK 周期的 2 倍
- 0010: XMC\_CLK 周期为 HCLK 周期的 3 倍

.....

- 1111: XMC\_CLK 周期为 HCLK 周期的 16 倍

### data\_latency\_time

数据延迟，仅在同步模式有效

- 0000: 额外插入 0 个 XMC\_CLK 周期
- 0001: 额外插入 1 个 XMC\_CLK 周期

.....

- 1111: 额外插入 15 个 XMC\_CLK 周期

### Mode

异步访问模式选择位，只在 RWTD 位使能时有效

- 00: 模式 A
- 01: 模式 B
- 10: 模式 C
- 11: 模式 D

### 示例

```

xmc_norsram_timing_init_type rw_timing_struct, w_timing_struct;

rw_timing_struct.subbank      = XMC_BANK1_NOR_SRAM1;
rw_timing_struct.mode        = XMC_ACCESS_MODE_A;
rw_timing_struct.write_timing_enable = XMC_WRITE_TIMING_DISABLE;
rw_timing_struct.addr_hold_time   = 0x08;
rw_timing_struct.addr_setup_time  = 0x09;
rw_timing_struct.data_setup_time  = 0x0F;
rw_timing_struct.data_latency_time = 0x0;
rw_timing_struct.bus_latency_time = 0x0;
rw_timing_struct.clk_psc        = 0x0;

w_timing_struct.subbank      = XMC_BANK1_NOR_SRAM1;
    
```

```

w_timing_struct.mode           = XMC_ACCESS_MODE_A;
w_timing_struct.write_timing_enable = XMC_WRITE_TIMING_DISABLE;
w_timing_struct.addr_hold_time  = 0x08;
w_timing_struct.addr_setup_time = 0x09;
w_timing_struct.data_setup_time = 0x0F;
w_timing_struct.data_latency_time = 0x0;
w_timing_struct.bus_latency_time = 0x0;
w_timing_struct.clk_psc         = 0x0;

xmc_nor_sram_timing_config(&rw_timing_struct, &w_timing_struct);

```

## 5.24.4 函数 xmc\_norsram\_default\_para\_init

下表描述了函数 xmc\_norsram\_default\_para\_init

表 524. 函数 xmc\_norsram\_default\_para\_init

项目	描述
函数名	xmc_norsram_default_para_init
函数原型	void xmc_norsram_default_para_init(xmc_norsram_init_type* xmc_nor_sram_init_struct);
功能描述	将 xmc_nor_sram_init_struct 中的参数初始化
输入参数 1	xmc_nor_sram_init_struct: 指向 xmc_norsram_init_type 结构体
输出参数	无
返回值	无
先决条件	无
被调用函数	无

结构体 xmc\_nor\_sram\_init\_struct 成员默认值如下表所示:

表 525. xmc\_nor\_sram\_init\_struct 默认值

成员	默认值
subbank	XMC_BANK1_NOR_SRAM1
data_addr_mux_enable	XMC_DATA_ADDR_MUX_ENABLE
device	XMC_DEVICE_SRAM
bus_type	XMC_BUSTYPE_8_BITS
burst_mode_enable	XMC_BURST_MODE_DISABLE
asynwait_enable	XMC_ASYN_WAIT_DISABLE
wait_signal_lv	XMC_WAIT_SIGNAL_LEVEL_LOW
wrapped_mode_enable	XMC_WRAPPED_MODE_DISABLE
wait_signal_config	XMC_WAIT_SIGNAL_SYN_BEFORE
write_enable	XMC_WRITE_OPERATION_ENABLE
wait_signal_enable	XMC_WAIT_SIGNAL_ENABLE
write_timing_enable	XMC_WRITE_TIMING_DISABLE
write_burst_syn	XMC_WRITE_BURST_SYN_DISABLE

示例

```

xmc_norsram_init_type xmc_norsram_init_struct;
/* fill each xmc_nor_sram_init_struct member with its default value */
xmc_norsram_default_para_init(&xmc_norsram_init_struct);

```

### 5.24.5 函数 xmc\_norsram\_timing\_default\_para\_init

下表描述了函数 xmc\_norsram\_timing\_default\_para\_init

表 526. 函数 xmc\_norsram\_timing\_default\_para\_init

项目	描述
函数名	xmc_norsram_timing_default_para_init
函数原型	void xmc_norsram_timing_default_para_init(xmc_norsram_timing_init_type* xmc_rw_timing_struct, xmc_norsram_timing_init_type* xmc_w_timing_struct);
功能描述	将 xmc_rw_timing_struct 和 xmc_w_timing_struct 中的参数初始化
输入参数 1	xmc_rw_timing_struct: 指向 xmc_norsram_timing_init_type 结构体 xmc_w_timing_struct: 指向 xmc_norsram_timing_init_type 结构体
输出参数	无
返回值	无
先决条件	无
被调用函数	无

结构体 xmc\_rw\_timing\_struct 和 xmc\_w\_timing\_struct 成员默认值如下表所示:

表 527. xmc\_rw\_timing\_struct 和 xmc\_w\_timing\_struct 默认值

成员	默认值
subbank	XMC_BANK1_NOR_SRAM1
write_timing_enable	XMC_WRITE_TIMING_DISABLE
addr_setup_time	0xF
addr_hold_time	0xF
data_setup_time	0xFF
bus_latency_time	0xF
clk_psc	0xF
data_latency_time	0xF
mode	XMC_ACCESS_MODE_A

示例

```
xmc_norsram_timing_init_type rw_timing_struct, w_timing_struct;
/* fill each xmc_rw_timing_struct and xmc_w_timing_struct member with its default value */
xmc_norsram_timing_default_para_init (&xmc_rw_timing_struct, &xmc_w_timing_struct);
```

### 5.24.6 函数 xmc\_nor\_sram\_enable

下表描述了函数 xmc\_nor\_sram\_enable

表 528. 函数 xmc\_nor\_sram\_enable

项目	描述
函数名	xmc_nor_sram_enable
函数原型	void xmc_nor_sram_enable(xmc_nor_sram_subbank_type xmc_subbank, confirm_state new_state);
功能描述	使能指定 nor/sram 控制器

项目	描述
输入参数 1	xmc_subbank: 指定所属 xmc 的哪个 subbank
输入参数 2	new_state: 使能或关闭控制器
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**xmc\_subbank**

指定需要使能的 subbank

XMC\_BANK1\_NOR\_SRAM1: xmc 的 subbank1

XMC\_BANK1\_NOR\_SRAM4: xmc 的 subbank4

**new\_state**

FALSE: 关闭控制器

TRUE: 使能控制器

示例

```
/* enable xmc bank1_sram bank */
xmc_nor_sram_enable(XMC_BANK1_NOR_SRAM1, TRUE);
```

## 5.24.7 函数 xmc\_ext\_timing\_config

下表描述了函数 xmc\_ext\_timing\_config

表 529. 函数 xmc\_ext\_timing\_config

项目	描述
函数名	xmc_ext_timing_config
函数原型	void xmc_ext_timing_config(xmc_nor_sram_subbank_type xmc_sub_bank, uint16_t w2w_timing, uint16_t r2r_timing);
功能描述	配置指定 nor/sram 扩展控制器
输入参数 1	xmc_subbank: 指定所属 xmc 的哪个 subbank
输入参数 2	w2w_timing: 连续写操作恢复时间
输入参数 3	r2r_timing: 连续读操作恢复时间
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**xmc\_subbank**

指定需要复位的 subbank

XMC\_BANK1\_NOR\_SRAM1: xmc 的 subbank1

XMC\_BANK1\_NOR\_SRAM4: xmc 的 subbank4

**w2w\_timing**

连续写操作恢复时间, 用于定义之连续写操作间总线恢复时间

00000000: 连续写操作额外插入 1 个 HCLK 周期

00000001: 连续写操作额外插入 2 个 HCLK 周期

.....

00001000: 连续读操作额外插入 9 个 HCLK 周期 (默认值)

.....

11111111: 连续写操作额外插入 256 个 HCLK 周期

**r2r\_timing**

连续读操作恢复时间, 用于定义之连续读操作间总线恢复时间

00000000: 连续写操作额外插入 1 个 HCLK 周期

00000001: 连续写操作额外插入 2 个 HCLK 周期

.....

00001000: 连续读操作额外插入 9 个 HCLK 周期 (默认值)

.....

11111111: 连续写操作额外插入 256 个 HCLK 周期

**示例**

```
/* bus turnaround phase for consecutive read duration and consecutive write duration */
xmc_ext_timing_config(XMC_BANK1_NOR_SRAM1, 0x08, 0x08);
```

## 5.24.8 函数 xmc\_nand\_reset

下表描述了函数 xmc\_nand\_reset

表 530. 函数 xmc\_nand\_reset

项目	描述
函数名	xmc_nand_reset
函数原型	void xmc_nand_reset(xmc_class_bank_type xmc_bank);
功能描述	复位 nand 控制器
输入参数 1	xmc_bank: 指定 nand 控制器, 可以是 XMC_BANK2_NAND
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**示例**

```
/* reset nand flash */
xmc_nand_reset(XMC_BANK2_NAND);
```

## 5.24.9 函数 xmc\_nand\_init

下表描述了函数 xmc\_nand\_init

表 531. 函数 xmc\_nand\_init

项目	描述
函数名	xmc_nand_init
函数原型	void xmc_nand_init(xmc_nand_init_type* xmc_nand_init_struct);
功能描述	初始化指定 nand 控制器
输入参数 1	xmc_nand_init_struct: 指向 xmc_nand_init_type 的结构体
输出参数	无
返回值	无

项目	描述
先决条件	无
被调用函数	无

## xmc\_nand\_init\_type struct

xmc\_nand\_init\_type 在 at32f403a\_407\_xmc.h 中

typedef struct

```

{
    xmc_class_bank_type    nand_bank;
    xmc_nand_wait_type     wait_enable;
    xmc_data_width_type    bus_type;
    xmc_ecc_enable_type    ecc_enable;
    xmc_ecc_pagesize_type  ecc_pagesize;
    uint32_t               delay_time_cycle;
    uint32_t               delay_time_ar;
} xmc_nand_init_type;
    
```

## Nand\_bank

指定需要初始化的 nand\_bank

XMC\_BANK2\_NAND: 初始化 bank2 的 nand 控制器

## wait\_enable

等待功能使能位，使能 NAND 闪存存储器块的等待功能

XMC\_WAIT\_OPERATION\_DISABLE: 不使能

XMC\_WAIT\_OPERATION\_ENABLE: 使能

## bus\_type

外部存储器数据宽度，定义外部 NAND 闪存数据总线的宽度

XMC\_BUSTYPE\_8\_BITS: 数据总线为 8bit

XMC\_BUSTYPE\_16\_BITS: 数据总线为 16bit

## ecc\_enable

xmc 数据总线位宽定义

XMC\_BUSTYPE\_8\_BITS: xmc 数据总线为 8bit

XMC\_BUSTYPE\_16\_BITS: xmc 数据总线为 16bit

## ecc\_pagesize

ECC 页面大小

000: 256 字节

001: 512 字节

010: 1024 字节

011: 2048 字节

100: 4096 字节

101: 8192 字节

## delay\_time\_cycle

CLE 至 RE 的延迟，从 CLE 下降沿至 RE 下降沿的时间

0000: 1 个 HCLK 周期

.....

1111: 16 个 HCLK 周期

## delay\_time\_ar

ALE 至 RE 的延迟时间，从 ALE 下降沿至 RE 下降沿的时间  
0000: 1 个 HCLK 周期

.....

1111: 16 个 HCLK 周期

示例

```
xmc_nand_init_type nand_init_struct;
nand_init_struct.nand_bank = XMC_BANK2_NAND;
nand_init_struct.wait_enable = XMC_WAIT_OPERATION_DISABLE;
nand_init_struct.bus_type = XMC_BUSTYPE_8_BITS;
nand_init_struct.ecc_enable = XMC_ECC_OPERATION_DISABLE;
nand_init_struct.ecc_pagesize = XMC_ECC_PAGESIZE_2048_BYTES;
nand_init_struct.delay_time_cycle = 0x10;
nand_init_struct.delay_time_ar = 0x10;
/* xmc nand flash configuration */
xmc_nand_init(&nand_init_struct);
```

## 5.24.10 函数 xmc\_nand\_timing\_config

下表描述了函数 xmc\_nand\_timing\_config

表 532. 函数 xmc\_nand\_timing\_config

项目	描述
函数名	xmc_nand_timing_config
函数原型	void xmc_nand_timing_config(xmc_nand_timinginit_type* xmc_common_spacetiming_struct, xmc_nand_timinginit_type* xmc_attribute_spacetiming_struct);
功能描述	配置指定 nand 控制器时序
输入参数 1	xmc_common_spacetiming_struct: 指向 xmc_nand_timinginit_type 的结构体，表示常规空间时序参数
输入参数 2	xmc_attribute_spacetiming_struct: 指向 xmc_nand_timinginit_type 的结构体，表示特殊空间时序参数
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### xmc\_nand\_timinginit\_type struct

xmc\_nand\_timinginit\_type 在 at32f403a\_407\_xmc.h 中

typedef struct

```
{
    xmc_class_bank_type    class_bank;
    uint32_t               mem_setup_time;
    uint32_t               mem_waite_time;
    uint32_t               mem_hold_time;
    uint32_t               mem_hiz_time;
} xmc_nand_timinginit_type;
```

**class\_bank**

指定需要配置的 nand flash bank

XMC\_BANK2\_NAND

**mem\_setup\_time**

在常规空间的建立时间, 定义在在常规空间对进行访问时, 地址线的建立时间

00000000: 连续写操作额外插入 0 个 HCLK 周期

00000001: 连续写操作额外插入 1 个 HCLK 周期

.....

11111111: 连续写操作额外插入 255 个 HCLK 周期

**mem\_waite\_time**

在常规空间的等待时间, 定义在在常规空间对进行访问时, XMC\_NWE、XMC\_NOE 为低的时间

00000000: 连续写操作额外插入 0 个 HCLK 周期

00000001: 连续写操作额外插入 1 个 HCLK 周期

.....

11111111: 连续写操作额外插入 255 个 HCLK 周期

**mem\_hold\_time**

在常规空间的保持时间, 定义在在常规空间对进行访问时, 数据总线保持的时间

00000000: 保留

00000001: 连续写操作额外插入 1 个 HCLK 周期

.....

11111111: 连续写操作额外插入 255 个 HCLK 周期

**mem\_hiz\_time**

在常规空间数据总线的高阻时间, 定义在常规空间开始执行对 NAND 闪存的写操作后数据总线的高阻时间

00000000: 连续写操作额外插入 0 个 HCLK 周期

00000001: 连续写操作额外插入 1 个 HCLK 周期

.....

11111111: 连续写操作额外插入 255 个 HCLK 周期

## 示例

```
xmc_regular_spacetimingstruct.class_bank = XMC_BANK2_NAND;
xmc_regular_spacetimingstruct.mem_setup_time = 254;
xmc_regular_spacetimingstruct.mem_hiz_time = 254;
xmc_regular_spacetimingstruct.mem_hold_time = 254;
xmc_regular_spacetimingstruct.mem_waite_time = 254;
xmc_nand_timing_config(&xmc_regular_spacetimingstruct, &xmc_regular_spacetimingstruct);
```

## 5.24.11 函数 xmc\_nand\_default\_para\_init

下表描述了函数 xmc\_nand\_default\_para\_init

表 533. 函数 xmc\_nand\_default\_para\_init

项目	描述
函数名	xmc_nand_default_para_init
函数原型	void xmc_nand_default_para_init(xmc_nand_init_type* xmc_nand_init_struct);
功能描述	将 xmc_nand_init_struct 中的参数初始化

项目	描述
输入参数 1	xmc_nand_init_struct: 指向 xmc_nand_init_type 结构体
输出参数	无
返回值	无
先决条件	无
被调用函数	无

结构体 xmc\_nand\_init\_struct 成员默认值如下表所示:

表 534. xmc\_nand\_init\_struct 默认值

成员	默认值
nand_bank	XMC_BANK2_NAND
wait_enable	XMC_WAIT_OPERATION_DISABLE
bus_type	XMC_BUSTYPE_8_BITS
ecc_enable	XMC_ECC_OPERATION_DISABLE
ecc_pagesize	XMC_ECC_PAGESIZE_256_BYTES
delay_time_cycle	0x0
delay_time_ar	0x0

示例

```
/* fill each nand_init_struct member with its default value */
xmc_nand_default_para_init(&nand_init_struct);
```

## 5.24.12 函数 xmc\_nand\_timing\_default\_para\_init

下表描述了函数 xmc\_nand\_timing\_default\_para\_init

表 535. 函数 xmc\_nand\_timing\_default\_para\_init

项目	描述
函数名	xmc_nand_timing_default_para_init
函数原型	void xmc_nand_timing_default_para_init(xmc_nand_timinginit_type* xmc_common_spacetiming_struct, xmc_nand_timinginit_type* xmc_attribute_spacetiming_struct);
功能描述	将 xmc_common_spacetiming_struct 和 xmc_attribute_spacetiming_struct 中的参数初始化
输入参数 1	xmc_common_spacetiming_struct: 指向 xmc_nand_timinginit_type 结构体 xmc_attribute_spacetiming_struct: 指向 xmc_nand_timinginit_type 结构体
输出参数	无
返回值	无
先决条件	无
被调用函数	无

结构体 xmc\_rw\_timing\_struct 和 xmc\_w\_timing\_struct 成员默认值如下表所示:

表 536. xmc\_common\_spacetiming\_struct 和 xmc\_attribute\_spacetiming\_struct 默认值

成员	默认值
class_bank	XMC_BANK2_NAND
mem_hold_time	0xFC
mem_waite_time	0xFC
mem_setup_time	0xFC

成员	默认值
mem_hiz_time	0xFC

示例

```
xmc_nand_timinginit_type xmc_regular_spacetimingstruct;
/* fill each xmc_regular_spacetimingstruct member with its default value */
xmc_nand_timing_default_para_init(&xmc_regular_spacetimingstruct, &xmc_regular_spacetimingstruct);
```

## 5.24.13 函数 xmc\_nand\_enable

下表描述了函数 xmc\_nand\_enable

表 537. 函数 xmc\_nand\_enable

项目	描述
函数名	xmc_nand_enable
函数原型	void xmc_nand_enable(xmc_class_bank_type xmc_bank, confirm_state new_state);
功能描述	使能 nand flash 控制器
输入参数 1	xmc_bank: 指定所属 xmc 的哪个 bank
输入参数 2	new_state: 使能或关闭控制器
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### xmc\_bank

指定需要使能的 bank

XMC\_BANK2\_NAND

### new\_state

FALSE: 关闭控制器

TRUE: 使能控制器

示例

```
/* xmc nand bank enable*/
xmc_nand_enable(XMC_BANK2_NAND, TRUE);
```

## 5.24.14 函数 xmc\_nand\_ecc\_enable

下表描述了函数 xmc\_nand\_ecc\_enable

表 538. 函数 xmc\_nand\_ecc\_enable

项目	描述
函数名	xmc_nand_ecc_enable
函数原型	void xmc_nand_ecc_enable(xmc_class_bank_type xmc_bank, confirm_state new_state);
功能描述	使能 nand flash 控制器的 ECC 功能
输入参数 1	xmc_bank: 指定所属 xmc 的哪个 bank
输入参数 2	new_state: 使能或关闭控制器的 ECC 功能
输出参数	无
返回值	无
先决条件	无

项目	描述
被调用函数	无

**xmc\_bank**

指定需要使能 ecc 的 bank

XMC\_BANK2\_NAND

**new\_state**

FALSE: 关闭控制器 ECC 功能

TRUE: 使能控制器 ECC 功能

示例

```
/* calculate ecc value while transmitting */
xmc_nand_ecc_enable(XMC_BANK2_NAND, TRUE);
```

### 5.24.15 函数 xmc\_ecc\_get

下表描述了函数 xmc\_ecc\_get

表 539. 函数 xmc\_ecc\_get

项目	描述
函数名	xmc_ecc_get
函数原型	uint32_t xmc_ecc_get(xmc_class_bank_type xmc_bank);
功能描述	获取 nand flash 控制器的 ECC 值
输入参数 1	xmc_bank: 指定所属 xmc 的哪个 bank
输出参数	无
返回值	ECC 值
先决条件	无
被调用函数	无

**xmc\_bank**

指定需要使能 ecc 的 bank

XMC\_BANK2\_NAND

示例

```
/* get ecc value */
xmc_ecc_get(XMC_BANK2_NAND, TRUE);
```

### 5.24.16 函数 xmc\_interrupt\_enable

下表描述了函数 xmc\_interrupt\_enable

表 540. 函数 xmc\_interrupt\_enable

项目	描述
函数名	xmc_interrupt_enable
函数原型	void xmc_interrupt_enable(xmc_class_bank_type xmc_bank, xmc_interrupt_sources_type xmc_int, confirm_state new_state);
功能描述	使能 xmc 控制器的相应中断
输入参数 1	xmc_bank: 指定所属 xmc 的哪个 bank
输入参数 2	xmc_int: 中断选择

项目	描述
输入参数 3	new_state: 使能或关闭中断
输出参数	无
返回值	无
先决条件	无
被调用函数	无

**xmc\_bank**

指定 bank

XMC\_BANK2\_NAND

**xmc\_int**

XMC\_INT\_RISING\_EDGE: XMC 上升沿检测中断

XMC\_INT\_LEVEL: XMC 高电平检测中断

XMC\_INT\_FALLING\_EDGE: XMC 下降沿检测中断

**new\_state**

FALSE: 关闭中断

TRUE: 使能中断

示例

```
/* xmc rising edge detection interrupt enable */
xmc_interrupt_enable(XMC_BANK2_NAND, XMC_INT_RISING_EDGE, TRUE);
```

## 5.24.17 函数 xmc\_flag\_status\_get

下表描述了函数 xmc\_flag\_status\_get

表 541. 函数 xmc\_flag\_status\_get

项目	描述
函数名	xmc_flag_status_get
函数原型	flag_status xmc_flag_status_get(xmc_class_bank_type xmc_bank, xmc_interrupt_flag_type xmc_flag);
功能描述	获取 XMC 相关标志位
输入参数 1	xmc_bank: xmc 对应 bank
输入参数 2	xmc_flag: 需要获取的标志位
输出参数	无
返回值	flag_status: 标志位是否置起
先决条件	无
被调用函数	无

**xmc\_bank**

指定 bank

**xmc\_flag**

xmc\_flag 用于选择需要获取状态的标志，其可选参数罗列如下：

XMC\_RISINGEDGE\_FLAG: 上升沿状态

XMC\_LEVEL\_FLAG: 高电平状态

XMC\_FALLINGEDGE\_FLAG: 下降沿状态

XMC\_FEMPT\_FLAG: FIFO 空状态

**flag\_status**

RESET: 相应标志位未置起

SET: 相应标志位置起

示例

```
if(xmc_flag_status_get (XMC_BANK2_NAND, XMC_RISINGEDGE_FLAG) != RESET)
{
    .....
}
```

## 5.24.18 函数 xmc\_flag\_clear

下表描述了函数 xmc\_flag\_clear

表 542. 函数 xmc\_flag\_clear

项目	描述
函数名	xmc_flag_clear
函数原型	void xmc_flag_clear(xmc_class_bank_type xmc_bank, xmc_interrupt_flag_type xmc_flag);
功能描述	清除相关标志位
输入参数 1	xmc_bank: xmc 对应 bank
输入参数 2	xmc_flag: 需要清除的标志位
输出参数	无
返回值	无
先决条件	无
被调用函数	无

### xmc\_bank

指定 bank

### xmc\_flag

xmc\_flag 用于选择需要获取状态的标志，其可选参数罗列如下：

XMC\_RISINGEDGE\_FLAG: 上升沿状态

XMC\_LEVEL\_FLAG: 高电平状态

XMC\_FALLINGEDGE\_FLAG: 下降沿状态

XMC\_FEMPT\_FLAG: FIFO 空状态

示例

```
if(xmc_flag_status_get (XMC_BANK2_NAND, XMC_RISINGEDGE_FLAG) != RESET)
{
    .....
    xmc_flag_clear(XMC_BANK2_NAND, XMC_RISINGEDGE_FLAG);
}
```

## 6 注意事项

### 6.1 型号切换

如若需要在已有的工程或 demo 中进行型号切换时需注意型号宏定义及 device 名的同步修改，在修改前请详细查看文中**型号宏定义对应表**内容，其中详细罗列了 MCU 型号与宏定义的对应关系。

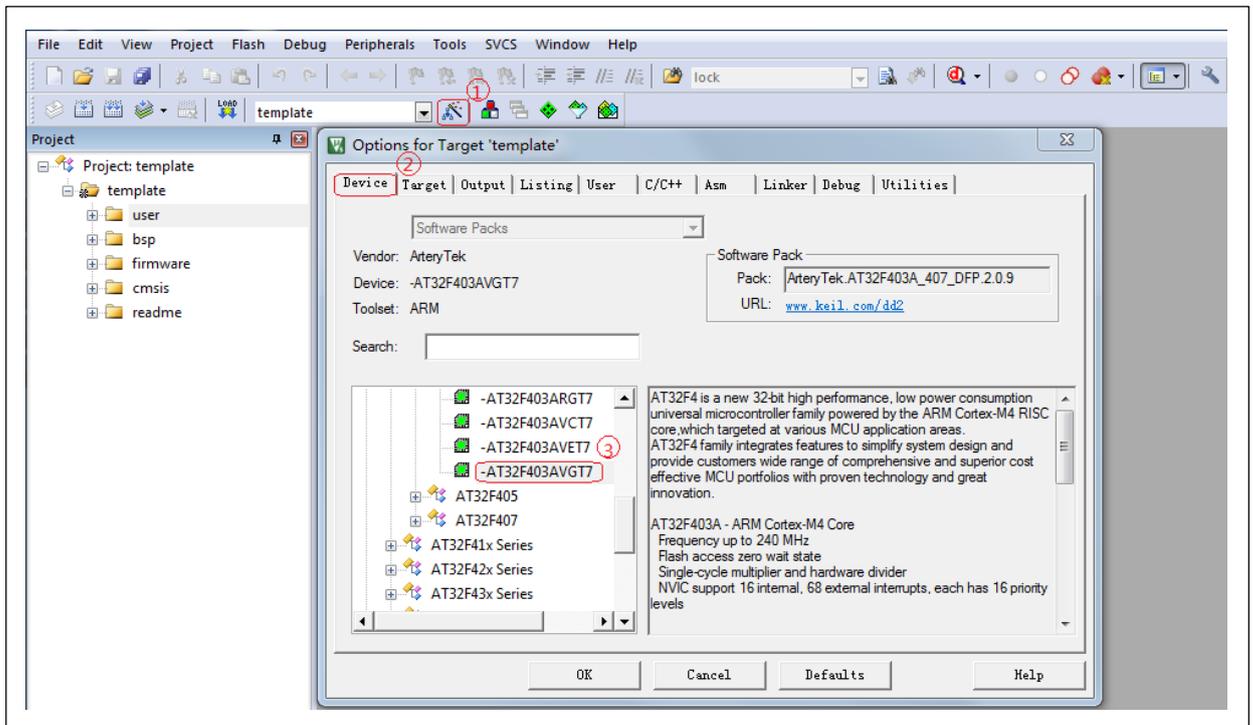
接下来将对两种常用的开发环境的修改方法来进行介绍（以下内容以 at32f403avgt7 作为示例与图示，其余系列或型号的修改方法与此类似），修改方法主要有两步：1、改 device，2、改型号宏定义。

#### 6.1.1 KEIL 上型号切换

修改 device，操作步骤和图示如下：

- ① 点击魔术棒“Options for Target”。
- ② 点击 Device 选项卡。
- ③ 选择需要切换的 Device 型号。

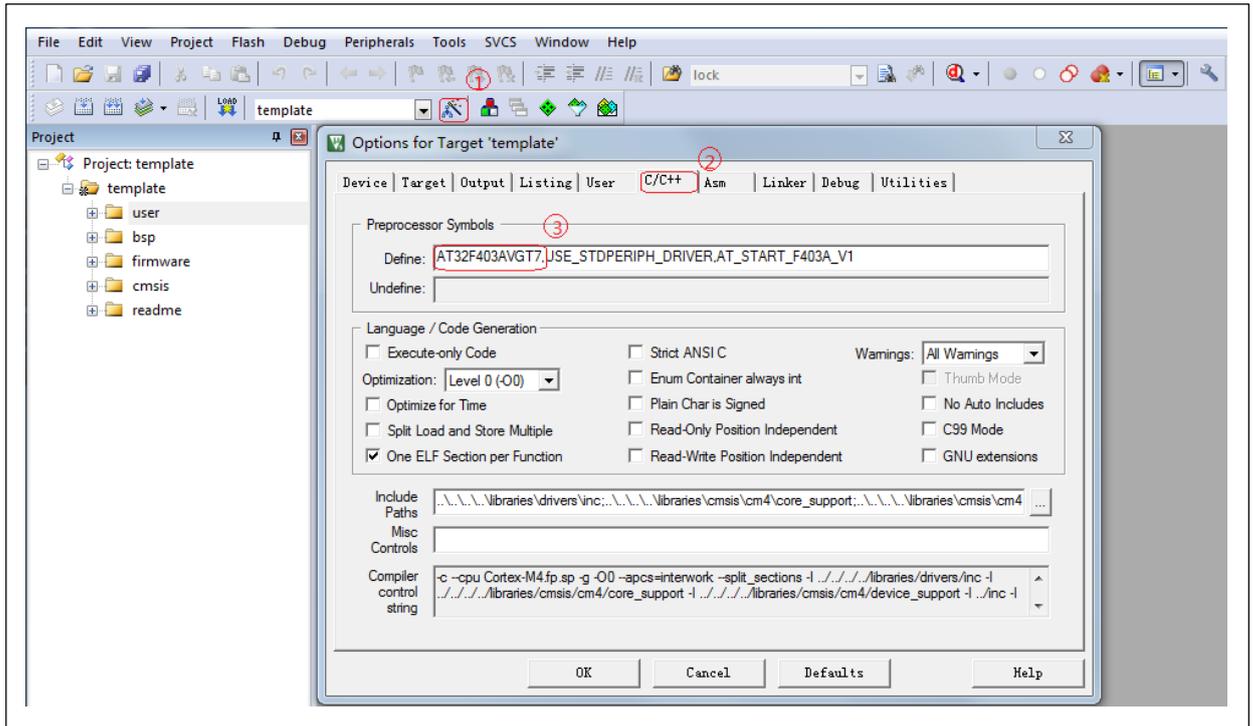
图 29. Keil 改 device



修改型号宏定义，操作步骤和图示如下：

- ① 点击魔术棒“Options for Target”。
- ② 点击 C/C++选项卡。
- ③ 将 Define 栏中将原有的型号宏定义删除，根据表 1 内容写入需要切换型号的宏定义。

图 30. Keil 改宏定义

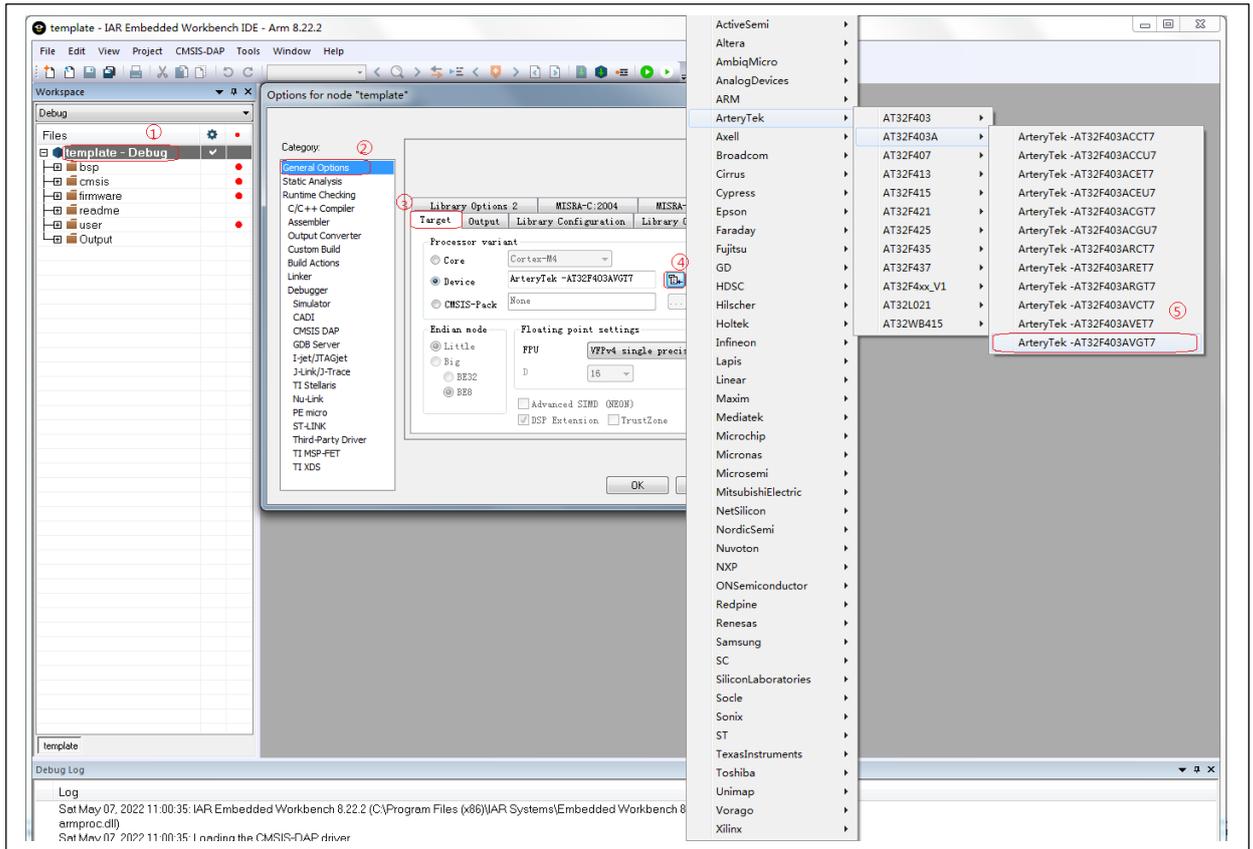


## 6.1.2 IAR 上型号切换

修改 device，操作步骤和图示如下：

- ① 鼠标右键点击工程名，并选择 Options...
- ② 选择 General Options。
- ③ 选择 Target。
- ④ 点选复选框。
- ⑤ 选择需要切换的 Device 型号。

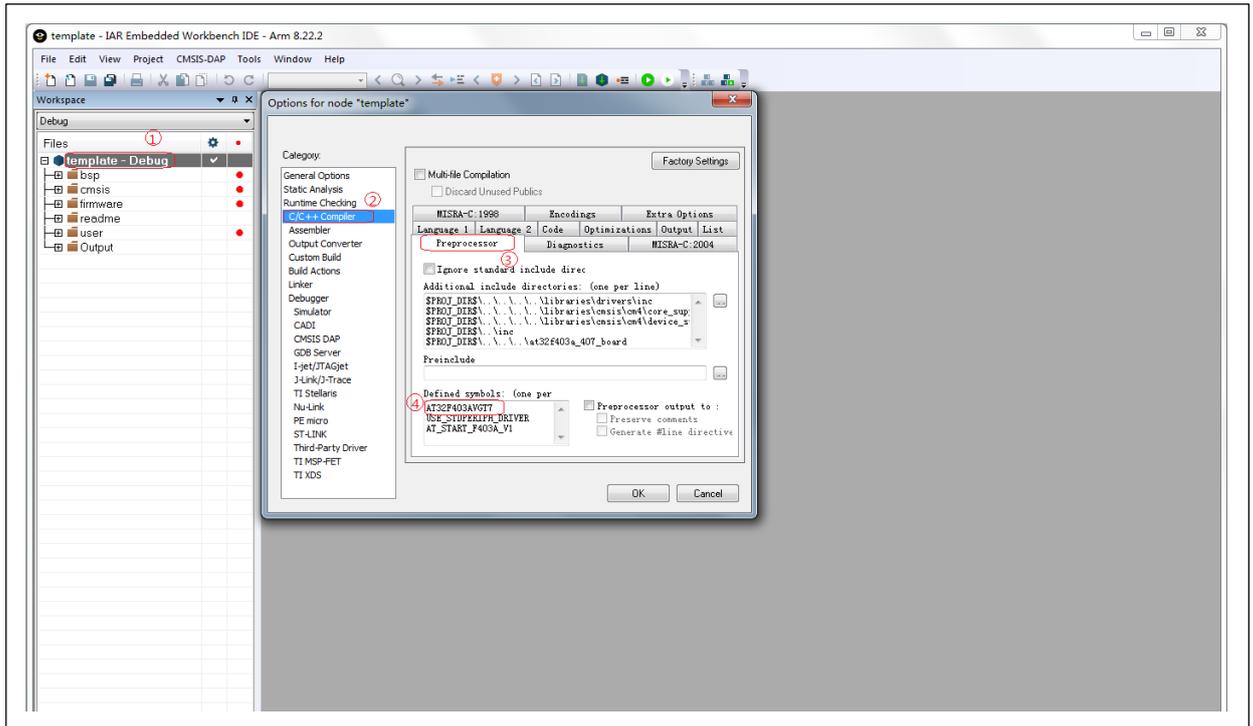
图 31. IAR 改 device



修改型号宏定义，操作步骤和图示如下：

- ① 鼠标右键点击工程名，并选择 Options...
- ② 选择 C/C++ Compiler。
- ③ 点击 Preprocessor 选项卡。
- ④ 将 Defined symbols 栏中将原有的型号宏定义删除，根据表 1 内容写入需要切换型号的宏定义。

图 32. IAR 改宏定义



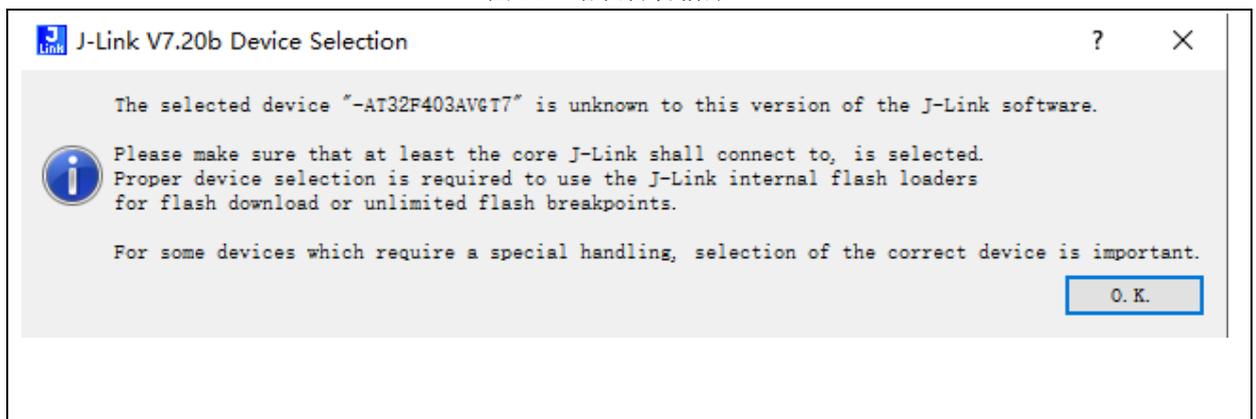
## 6.2 Keil 项目内 Jlink 无法找到 IC 问题

在一些特殊情况，工程师编译好的 Keil 下的工程项目给到其他工程人员后发现程序可以编译通过，使用 ICP 软件可以正常找到 IC，但 Jlink 找不到 IC。

例如出现如下警告

错误警告情形一

图 33. 错误警告情形一



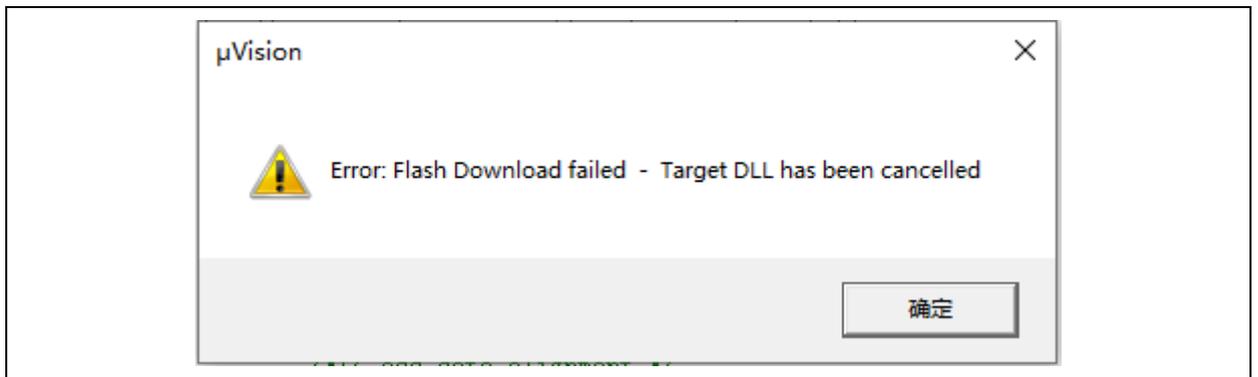
错误警告情形二

图 34. 错误警告情形二



错误警告情形三

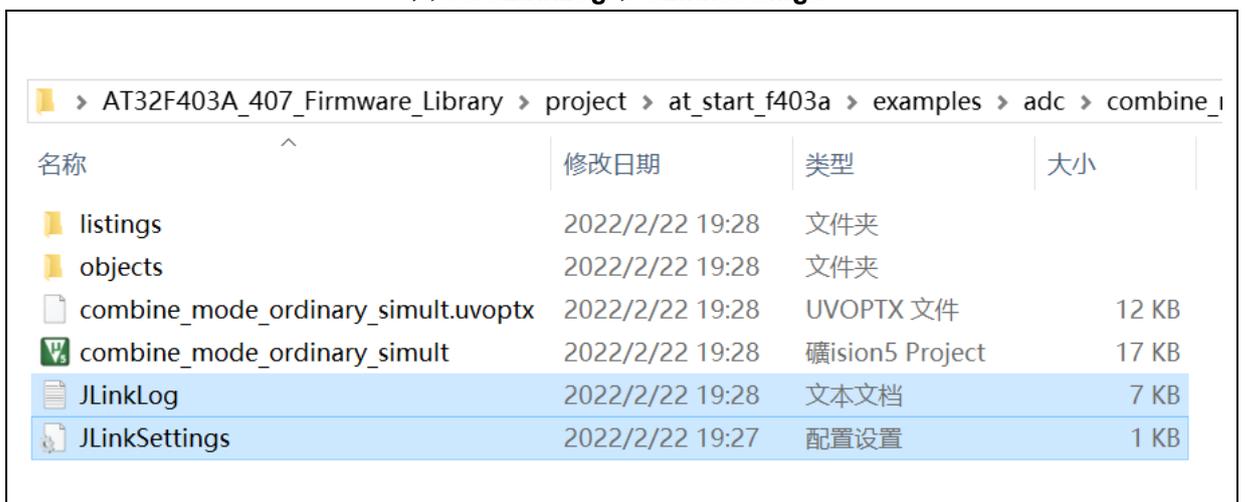
图 35. 错误警告情形三



解决方法:

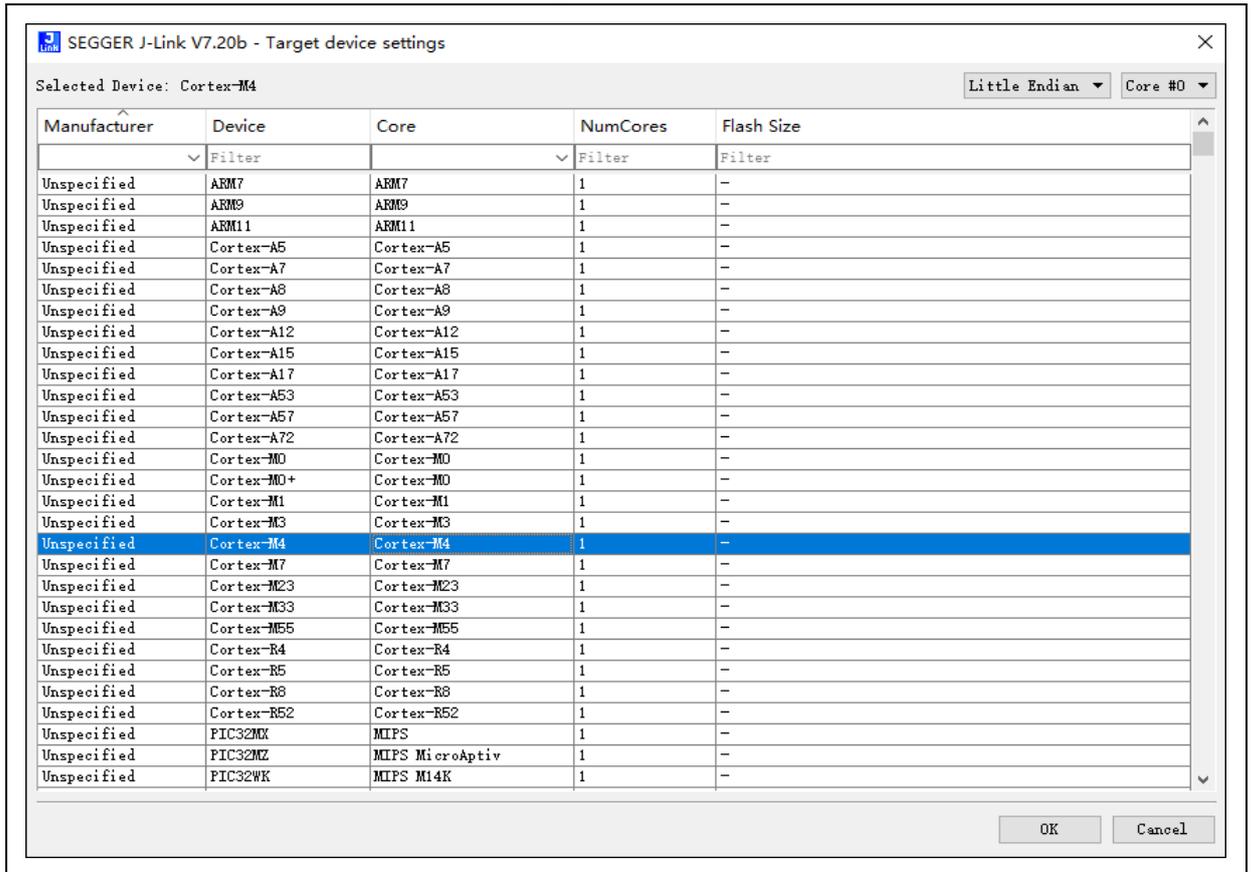
Step 1: 在工程路径内找到 JLinkLog, JLinkSettings 两个文件并删除它

图 36. JLinkLog 和 JLinkSettings



Step 2: 再点击魔法棒->Debug, 选择 “Unspecified Cortex-M4”

图 37. Unspecified Cortex-M4



## 6.3 更换外部高速晶振后异常

BSP 所有案例都是搭配开发板上 8MHz 的外部高速晶振进行倍频的。

在实际应用中如果采用了非 8 MHz 的外部晶振的话，需注意修改 BSP 中时钟配置以保证时钟频率的正确及稳定。

为此，雅特力专门开发了 AT32\_New\_Clock\_Configuration 工具（可于雅特力官网 TOOL 目录获取），用于生成用户期望的 BSP 系统时钟代码文件。如下图红框所示，外部时钟源参数、分频系数、倍频系数、时钟源选择等参数均可配置，配置完成后点击生成代码即可，避免了修改代码时繁杂的注意事项。

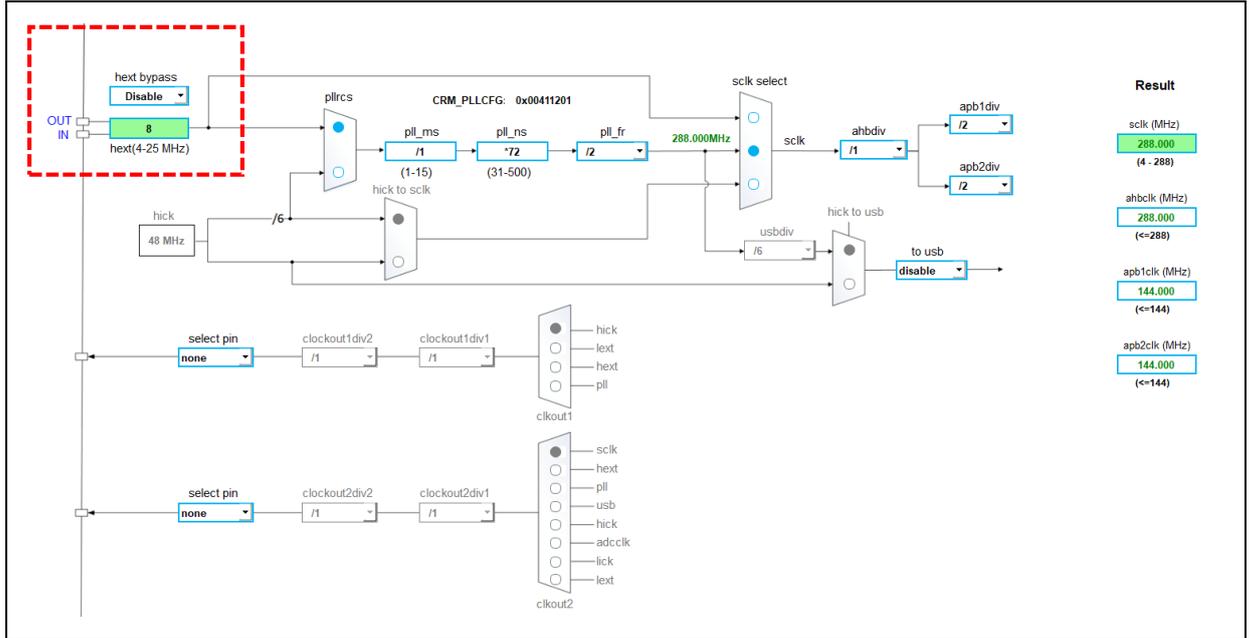
用户只需使用该工具新生成的时钟代码文件（at32f4xx\_clock.c/ at32f4xx\_clock.h/ at32f4xx\_conf.h）将原 BSP demo 中的对应文件替换，在 main 函数中进行 system\_clock\_config 函数调用即可。

其中 at32f4xx\_conf.h 中有外部高速晶振的宏定义 HEXT\_VALUE，因此也需要替换。以 AT32F403A 举例，at32f403a\_407\_conf.h 中 HEXT\_VALUE 宏定义如下

```
#define HEXT_VALUE ((uint32_t)8000000) /*!< value of the high speed external crystal in hz */
```

AT32\_New\_Clock\_Configuration 工具界面如下：

图 38. AT32\_New\_Clock\_Configuration 界面



关于 AT32\_New\_Clock\_Configuration 工具的使用以及 AT32 时钟配置流程、代码解析等详细介绍，请参考各型号的 AN，下表所列 AN 均可从雅特力官网获取。

表 543. 时钟配置应用指南

型号	应用指南
AT32F403A/407时钟配置	AN0082
AT32F435/437时钟配置	AN0084
AT32F421时钟配置	AN0116
AT32F415时钟配置	AN0117
AT32F413时钟配置	AN0118
AT32F425时钟配置	AN0121

## 7 版本历史

表 544. 文档版本历史

日期	版本	变更
2021.05.25	2.0.0	最初版本
2021.11.19	2.0.1	更新Pack安装步骤章节的部分截图与描述
2022.05.09	2.0.2	新增型号切换章节
2022.05.19	2.0.3	增加外设库函数概述等
2022.06.10	2.0.4	调整字体、版面格式 修订已知错误
2022.11.15	2.0.5	修正“外设缩写”章节I2C描述错误
2023.07.18	2.0.4	新增CRC特性功能寄存器及函数

#### 重要通知 - 请仔细阅读

买方自行负责对本文所述雅特力产品和服务的选择和使用，雅特力概不承担与选择或使用本文所述雅特力产品和服务相关的任何责任。

无论之前是否有过任何形式的表示，本文档不以任何方式对任何知识产权进行任何明示或默示的授权或许可。如果本文档任何部分涉及任何第三方产品或服务，不应被视为雅特力授权使用此类第三方产品或服务，或许可其中的任何知识产权，或者被视为涉及以任何方式使用任何此类第三方产品或服务或其中任何知识产权的保证。

除非在雅特力的销售条款中另有说明，否则，雅特力对雅特力产品的使用和/或销售不做任何明示或默示的保证，包括但不限于有关适销性、适合特定用途(及其依据任何司法管辖区的法律的对应情况)，或侵犯任何专利、版权或其他知识产权的默示保证。

雅特力产品并非设计或专门用于下列用途的产品：(A) 对安全性有特别要求的应用，例如：生命支持、主动植入设备或对产品功能安全有要求的系统；(B) 航空应用；(C) 航天应用或航天环境；(D) 武器，且/或(E)其他可能导致人身伤害、死亡及财产损失的应用。如果采购商擅自将其用于前述应用，即使采购商向雅特力发出了书面通知，风险及法律责任仍将由采购商单独承担，且采购商应独力负责在前述应用中满足所有法律和法规要求。

经销的雅特力产品如有不同于本文档中提出的声明和/或技术特点的规定，将立即导致雅特力针对本文所述雅特力产品或服务授予的任何保证失效，并且不应以任何形式造成或扩大雅特力的任何责任。

© 2023 雅特力科技 保留所有权利